

	0	1	2	3	4	5	6	7	8	9	
0	INPUT	OUTPUT									0
10											10
20											20
30											30
40											40
50											50
60											60
70											70
80											80
90											90
	0	1	2	3	4	5	6	7	8	9	

M999

Le processeur débranché

0	1				
r0	r1	r2	r3	r4	r5