

Utilisation	Pin	LQFP pin#	Partagé Avec	Discovery/ pin#
	PA0	N/A	N/A	N/A
Quartz	PA1	2	OscIn	CN1-2
Quartz	PA2	3	OscOut	CN1-3
Entrée TOR1+	PA3	9	TIM3_CH1 / TIM2_CH3	CN1-9
Entrée TOR1-	PA4	10	Exclusive	CN1-10
Entrée TOR2+	PA5	11	Exclusive	CN1-11
Entrée TOR2-	PA6	12	Exclusive	CN1-12
	PA7	N/A	N/A	N/A
Entrée manche 1	PB0	22	TIM1_CH1N / AIN0	CN3-10
Entrée manche 2	PB1	21	TIM1_CH2N / AIN1	CN3-9
Entrée manche 3	PB2	20	TIM1_CH3N / AIN2	CN3-8
Entrée manche 4	PB3	19	TIM1_ETR / AIN3	CN3-7
Entrée potar 1	PB4	18	I2C_SCL / AIN4	CN3-6
Entrée potar 2	PB5	17	I2C_SDA / AIN5	CN3-5
Mesure batterie	PB6	16	AIN6	CN3-4
	PB7	15	AIN7	CN3-3
	PC0	N/A	N/A	N/A
Touche BAS	PC1	26	TIM1_CH1 / UART2_CK	CN2-2
LCD Register Select	PC2	27	TIM1_CH2	CN2-3
LCD Enable	PC3	28	TIM1_CH3	CN2-4
LCD Bus 1	PC4	29	TIM1_CH4	CN2-5
LCD Bus 2	PC5	30	SPI_SCK	CN2-6
LCD Bus 3	PC6	33	SPI_MOSI	CN3-9
LCD Bus 4	PC7	34	SPI_MISO	CN3-10
Led discovery	PD0	41	TIM3_CH2 / TIM1_BKIN / CLK_CCO	CN4-5
SWIM	PD1	42	SWIM	CN4-6
	PD2	43	TIM3_CH1 / TIM2_CH3	CN4-7
Sortie PPM	PD3	44	TIM2_CH2 / ADC_ETR	CN4-8
Bip (buzzer)	PD4	45	TIM2_CH1 / BEEP	CN4-9
	PD5	46	UART2_TX	CN4-10
	PD6	47	UART2_RX	CN4-11
Entrée Trim Dynamique	PD7	48	TLI / TIM1_CH4	CN4-12
Entrée Sécu Moteur	PE0	40	CLK_CCO	CN4-4
Entrée Phase	PE1	39	I2C_SCL	CN4-3
Entrée DualRate	PE2	38	I2C_SDA	CN4-2
Entrée Expo	PE3	37	TIM1_BKIN	CN4-1
	PE4	N/A	N/A	N/A
Touche Droite	PE5	25	SPI_NSS	CN2-1
	PE6	24	AIN9	CN3-12
	PE7	23	AIN8	CN3-11
Touche Gauche	PG0	35	Exclusive	CN2-11
Touche Haut	PG1	36	Exclusive	CN2-12

DB9								
1	2	3	4	5	6	7	8	9
+	-	ppm+	ppm-	trimdyn	tor1+	tor1-	tor2+	tor2-