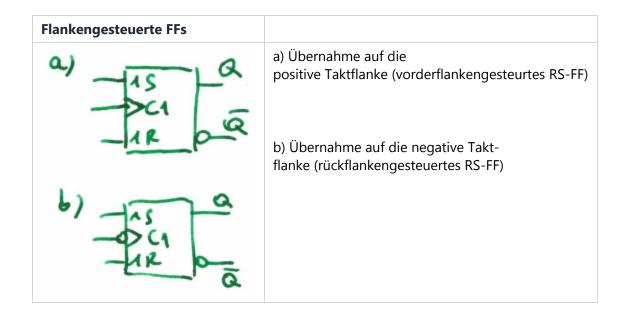
Taktflankengesteurtes RS-FF

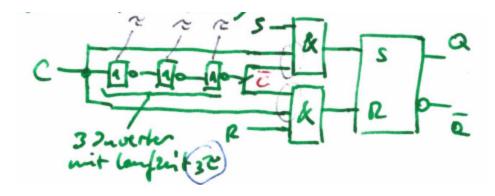
#Digitaltechnik #Q2 Erstellt am 10.04.2025 um 17:06 Uhr

Eingangsverhalten: Übernahme der Eingangssignale auf die Taktflanke Ausgangsverhalten: Ergebnis erscheint nach der Eingangsänderung sofort am Ausgang.

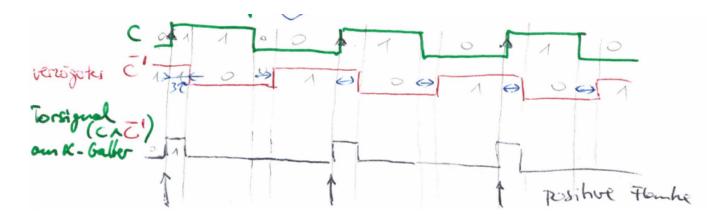
RS-FF (D-FF)



Interne Realisierung



Durch die dreifache Invertierung des Taktes entsteht durch die Laufzeit von 3τ ein verzögerter Takt \bar{C} .



Durch die Verschaltung von C und \bar{C} zu $(C \wedge \bar{C})$ ergibt sich durch die Verzögerung nur ein kurzer Zeitpunkt, wo die Eingänge S und R durchrutschen.

Nachteil des RS-FF => Verbotener Eingangszustand 1; 1.