Insper



Álgebra Booleana - 1



Adobe: Versão para impressão.

Indique o nome dos elementos lógicos a seguir:

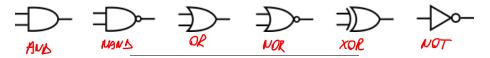


Tabela verdade

• A tabela verdade a seguir representa qual porta lógica?

1 B	OUT	В	A
1) 042	0	0	0
×00	1	1	0
xor	1	0	1
	0	1	1

• A tabela verdade a seguir representa qual porta lógica?

AB	OUT	В	A
,,	1	0	0
MAND	1	1	0
1 3109	1	0	1
	0	1	1

Aplicando a lei da Distributividade na expressão $A(B+\bar{C}+D)$ se tem:

1.
$$A.B + A.C + A.D$$

3.
$$A + B + C + D$$

$$AB + A\bar{C} + A.D$$

AB+AC+AB

Aplicando o teorema de DeMorgan na expressão \overline{ABC} , obtem:

$$\mathbf{X}$$
 $\bar{A} + \bar{B} + \bar{C}$

$$2. \ \overline{A+B+C}$$

3.
$$A + \bar{B} + C\bar{C}$$

4.
$$A.(B+C)$$

Qual simplificação está incorreta:

$$\overline{(\bar{x}+\bar{y})} = \bar{\bar{x}}*\bar{y} = x*\bar{y}$$

$$\frac{1}{\bar{x}+\bar{y}}=\bar{x}\bar{y}=xy$$

2.
$$x(\bar{x}+y) = x.\bar{x} + x.y = 0 + x.y = x.y$$

$$\textbf{X.} \ x.y + x(y+z) = x.y + x.y + z = x.y + \textbf{Z} \overset{\boldsymbol{\times}}{\smile} \overset{$$

4.
$$\bar{x}.\bar{y}.z + \bar{x}.y.z + x.\bar{y} = \bar{x}.z(\bar{y} + y) + x.\bar{y} = \bar{x}.z + x.\bar{y}$$

Qual forma canônica está correta?

Q= AB+ AB

$$1. \ Q = A\bar{B} + A\bar{B}$$

$$2. \ Q = A + B * \bar{A}\bar{B}$$

3.
$$Q = A.B$$

$$\mathbf{X} Q = \bar{A}.\bar{B} + A.B$$

Dado a seguinte tabela verdade (entradas A, B e C, e a saída Q):

$$Q = (A + B + \overline{C}) (A + \overline{B} + C) (\overline{A} + \overline{B} + \overline{C}) (\overline{A} + \overline{A} + \overline{C}) (\overline{A} + \overline{C}) ($$

- $1.\$ Crie uma fórmula em álgebra booleana que represente a tabela via SoP e PoS.
- 2. Simplifique SoP (interprete o resultado!)
- 3. Desenhe um circuito usando os ícones da álgebra booleana.

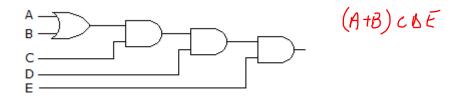
Quantas saídas com 1 existem na tabela verdade que resulta na seguinte fórmula de soma de produtos:

$$A\bar{B}\bar{C} + \bar{A}BC + \bar{A}B\bar{C} + A\bar{B}\bar{C} + ABC$$

Qual das seguintes opções é uma característica importante da forma canônica de soma de produtos?

- X Os circuitos lógicos são reduzidos a nada mais do que simples portas AND e OR.
- 2. Os tempos de atraso são muito reduzidas em relação a outras formas.
- Nenhum sinal deve passar por mais de dois portas lógicas, não incluindo inversores.
- 4. O número máximo de portas que qualquer sinal deve passar é reduzido por um factor de dois.

Qual é a expressão em álgebra booleana do seguinte circuito:



Gere a Tabela Verdade das equações a seguir:

•
$$(AandB)orC$$

01 0 0

T TO

Converta a seguinte expressão em Soma de Produtos para Produto de Somas:

$$A.B.C + A\bar{B}\bar{C} + A.\bar{B}C + A.B.\bar{C} + \bar{A}.\bar{B}.C$$
 = Q

1. Faça a tabela verdade
2. Encontre o PoS

Determine os valores de A, B, C e D que fazem a fórmula a seguir ser igual a zero (Z = 0).

$$Z = \bar{A} + B + \bar{C} + D$$

Qual das seguintes propriedades da álgebra booleana é falsa:

1.
$$A.(\bar{A} + B) = A.B$$

X. $A + (\bar{A}.B) = A + B$
3. $A + \bar{A} = 1$

4.
$$A.A = A$$

$$\bar{B}\bar{C}\left(\bar{N}+\bar{N}\right) + \bar{B}\bar{C}\left(\bar{N}+\bar{N}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{B}\bar{C}\left(\bar{N}+\bar{N}\right) + \bar{B}\bar{C}\left(\bar{N}+\bar{N}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{B}\bar{C}+\bar{B}\bar{C}+\bar{A}\bar{B}\bar{C}$$
Simplifique a seguinte expressão:
$$\bar{C}\left(\bar{B}+\bar{B}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{C}\left(\bar{B}+\bar{A}\bar{B}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{C}\left(\bar{A}\bar{B}+\bar{A}\bar{B}\bar{C}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{C}\left(\bar{C}\bar{A}\bar{B}\bar{C}\right) + \bar{A}\bar{B}\bar{C}$$

$$\bar{C}\left(\bar{C}\bar{A}\bar{B}\bar{C}\right) + \bar{A}\bar{B}\bar{C}$$

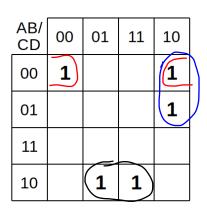
Encontre as equações para os mapas de Karnaugh a seguir:

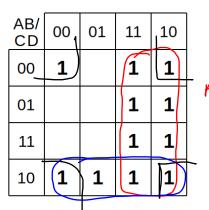
B+A

AB/ C	00	01	11	10
0		1	1	1
1		1	1	1

AB/ C	00	01	11	10
0		1		1
1	1			1

BCB+ABC+BCB





A+ CB+BD

Crie o mapa de Karnaugh e encontre a equação da tabela verdade a seguir.

	В	\mathbf{C}	OUT
	ъ		001
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

ZKB)	∞	01	17	a
D	(1	0	\ Q	0
7	(1)	4	0	1

$$\vec{A}\vec{B} + \vec{A}C + \vec{B}C$$

Crie o mapa de Karnaugh da tabela verdade de quatro entradas.

$\overline{\mathbf{A}}$	В	C	D	OUT
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	1
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	1
1	0	1	1	1
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

CU AB	00	ΘĪ	11	10
00	0	0	0	0
이	1	1	1	1
	0	0	11	1
10	0	0	0	1

Crie o mapa de Karnaugh para a expressão a seguir e simplifique:

$$ABC\bar{D} + \bar{A}\bar{B}CD + A\bar{B}\bar{C}D + \bar{A} + \bar{B} + \bar{C} + \bar{D}$$

6

Aplicando DeMorgan: ABCD

A seguinte expressão foi resultado da forma canônica do produto de somas de uma tabela verdade para a produção de um circuito lógico. O objetivo é simplificar a álgebra booleana dessa lógica para o menor número possível de portas, porém visivelmente quem fez essa fórmula não percebeu que se tivesse feito a soma de produtos já partiria com um número menor de termos. Converta essa fórmula para a soma de produtos e minimize ela.

$$(A+B+C) * (A+B+C) * (A+B+C) * (A+B+C) * (A+B+C) = \mathcal{Q}$$

Acabou? Os exercícios não param por aqui, tem a parte 2!

$$ABC Q$$
 $Q = ABC + ABC + ABC$
 $Q = ABC$