# Elementos de Sistemas Transistores e CIs

Renan Trevisoli

Engenharia da Computação

19/02/2025

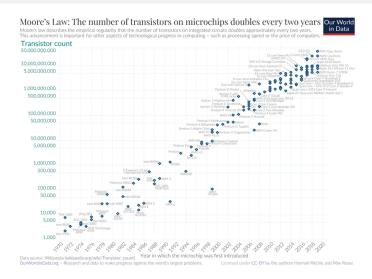
# Camadas de abstração

Aplicação
Sistema Operacional
Linguagem de Alto Nível
Linguagem de Máquina Virtual
Linguagem Assembly
Linguagem de Máquina
Unidade Central de Processamento
Lógica Sequencial (Memória)
Unidade Lógica Aritmética
Lógica Combinacional
Portas Lógicas
Transistores

#### Válvulas



## Evolução





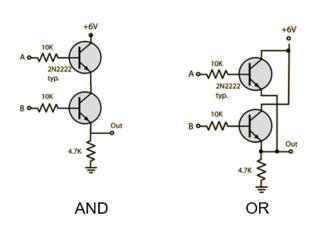
 $<sup>^{1}</sup> https://en.wikipedia.org/wiki/Transistor\_count \\ \\ & \quad \bigcirc \ \ \, \land \ \ \bigcirc \ \ \ \$ 

#### **Transistores**

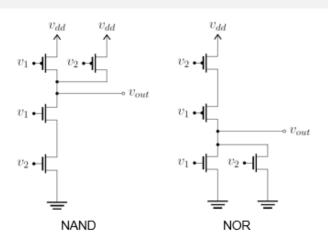
- Vários tipos de transistores
  - BJT
  - MOS
  - •

- Várias formas de realizar
  - RTL
  - TTL
  - CMOS
  - •

## **RTL**



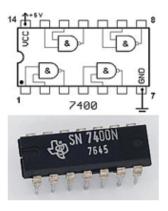
## **CMOS**





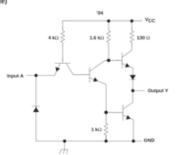
## Cls

#### • 74XX



SN5404, SN54LS04, SN54S04, SN7404, SN74LS04, SN74S04 HEX INVERTERS

schematics (each gate)



#### Prática

- Lab. 1
- APS-A

#### Próxima aula

 $\bullet \ \, \mathsf{Estudar} \colon \, \mathsf{Teoria} \to \mathsf{Componentes}$ 

ullet Estudar: VHDL ightarrow Básico