

 Alimentación	 Control e ISP
 Tierra Digital	 Ethernet
 Pin E/S GPIO	 Pin Serie
 Tierra Analógica	 Pin LCD
 Pin Analógico	 Pin Teclado

NOTA: Los pines de LCD y teclado son GPIOs comunes sin ningún periférico interno especial, es simplemente el nombre que se eligió para dichos pines. Existen otros modelos de microcontroladores LPC dentro de la misma familia que incluyen un periférico para control de LCD gráfico (que el LPC 4337 no incluye) lo cual conlleva a confusiones.



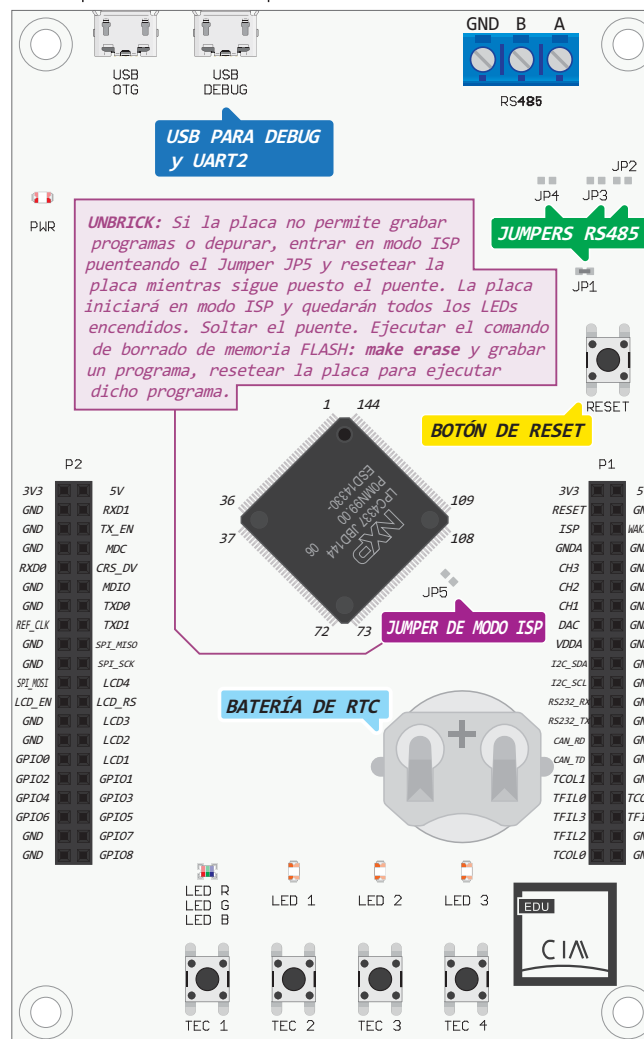
con suerte se puede sacar 500mA

Jumpers RS485
JP1 - Abierto permite recibir un eco local de lo transmitido.
Cortocircuitar para no recibir eco (default).
JP2, JP3 y JP4 - Cortocircuitar en caso que sea el último nodo de la red.

P2

3V3	1	2	5V
GND	3	4	RXD1
GND	5	6	TX_EN
GND	7	8	MDC
RXD0	9	10	CRS_DV
GND	11	12	MDIO
GND	13	14	TXD0
REF_CLK	15	16	TXD1
GND	17	18	SPI_MISO
GND	19	20	SPI_SCK
SPI_MOSI	21	22	LCD4
LCD_EN	23	24	LCD_RS
GND	25	26	LCD3
GND	27	28	LCD2
GPIO0	29	30	LCD1
GPIO2	31	32	GPIO1
GPIO4	33	34	GPIO3
GPIO6	35	36	GPIO5
GND	37	38	GPIO7
GND	39	40	GPIO8

Tira de 40 pines hembra de 0.1" (2,54 mm) de espaciado

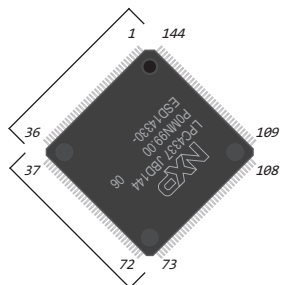
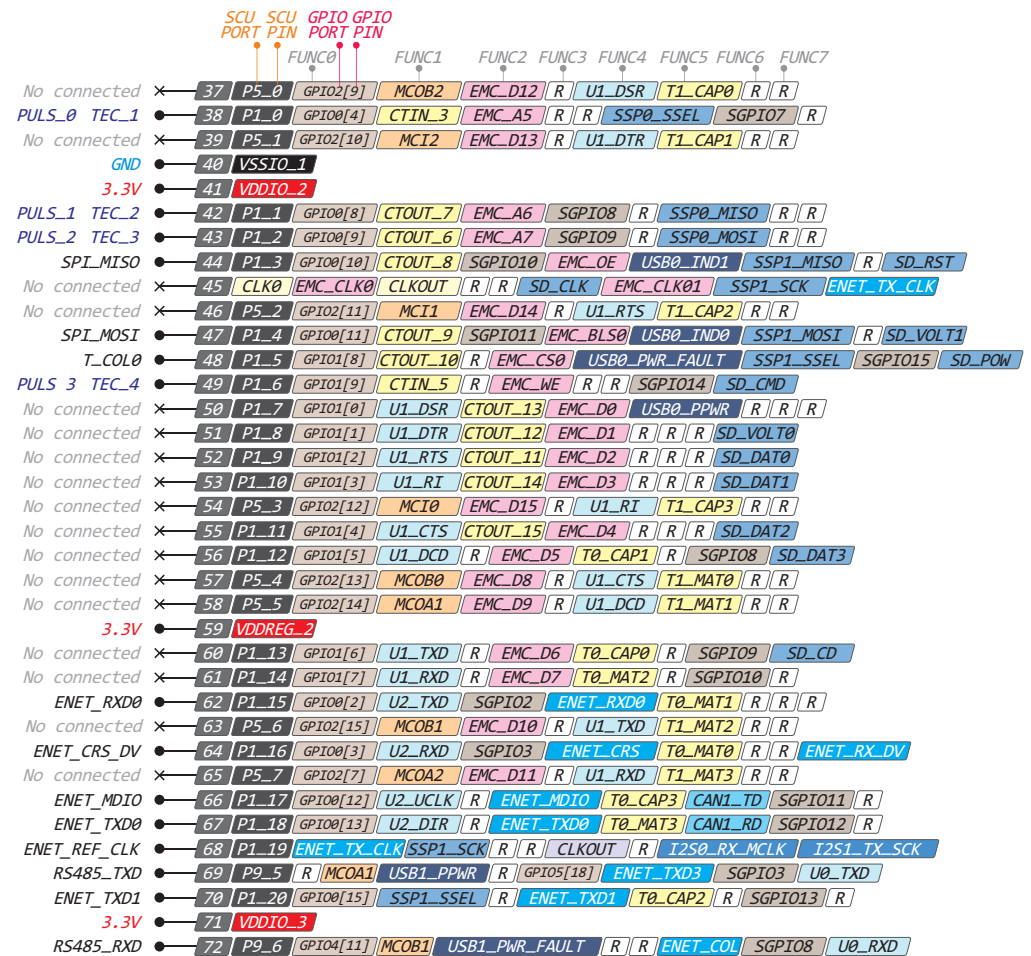
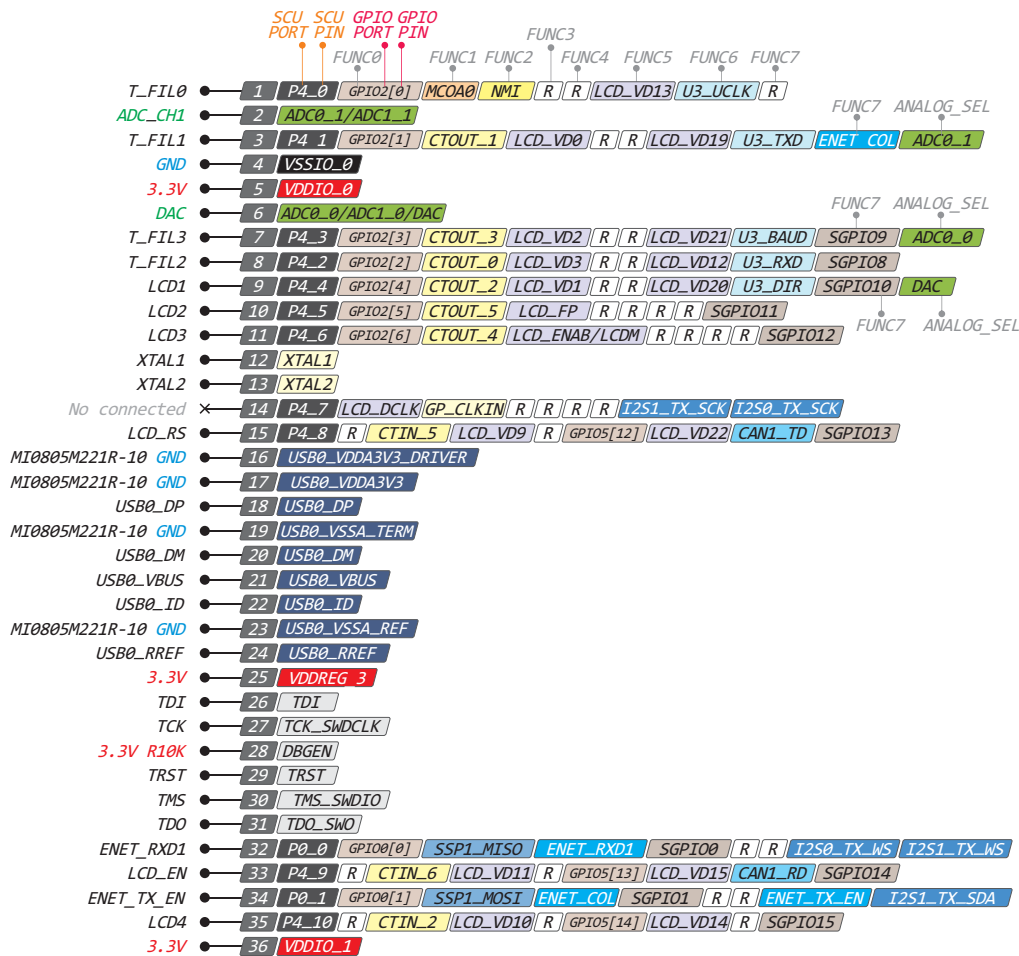


P1

3V3	1	2	5V
RESET	3	4	GND
ISP	5	6	WAKEUP
GND_A	7	8	GND_A
CH3	9	10	GND_A
CH2	11	12	GND_A
CH1	13	14	GND_A
DAC	15	16	GND_A
VDDA	17	18	GND_A
I2C_SDA	19	20	GND
I2C_SCL	21	22	GND
RS232_RX	23	24	GND
RS232_TX	25	26	GND
CAN_RD	27	28	GND
CAN_TD	29	30	GND
TCOL1	31	32	GND
TFIL0	33	34	TCOL2
TFIL3	35	36	TFIL1
TCOL0	39	40	GND

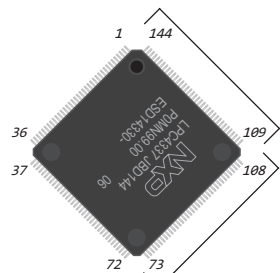
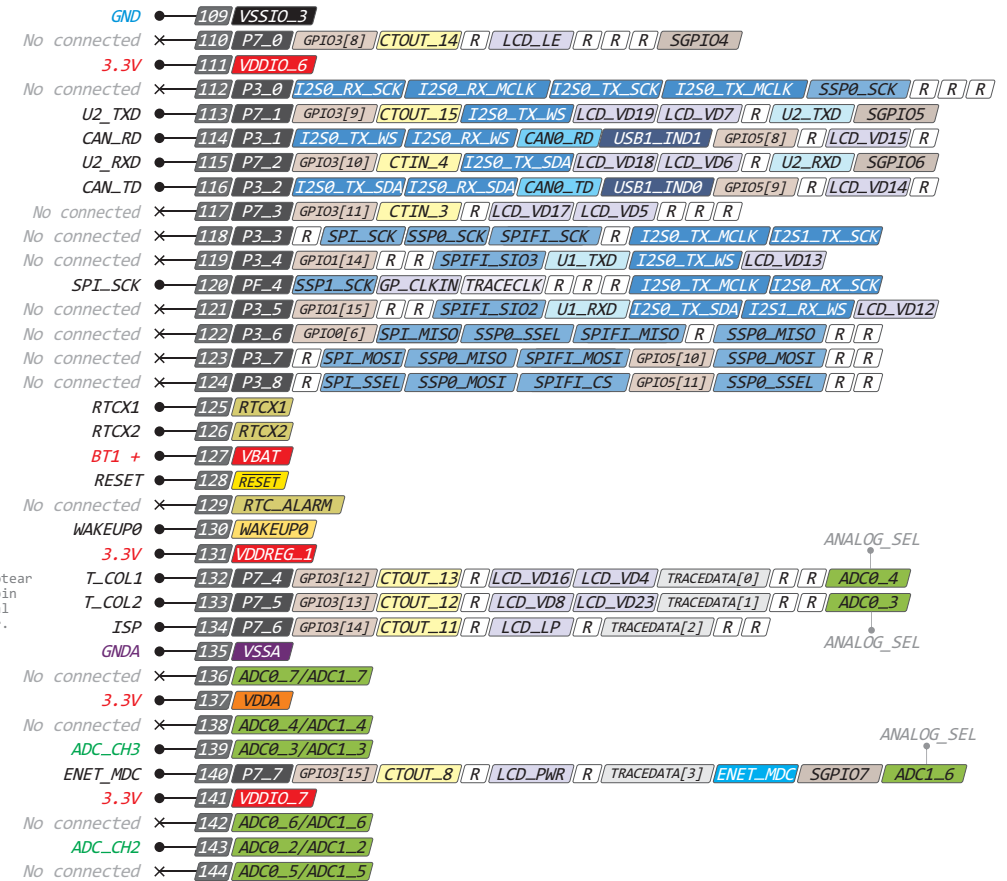
Tira de 40 pines hembra de 0.1" (2,54 mm) de espaciado

EDU-CIAA-NXP v1.1 Pines utilizados del NXP LPC4337 JBD144 (1 a 72)



- | | | |
|-------------------------------------|---------------------------------|--|
| Numero de Pin del Microcontrolador. | Entrada/Salida digital (GPIO). | LCD. |
| Nombre de Pin del Microcontrolador. | Entrada/Salida digital (SGPIO). | RTC. |
| Alimentación digital. | Analógico (ADC/DAC). | Temporizador/Contador. |
| Alimentación analógica. | USART. | Clock. |
| Tierra digital (GND). | SPI, SSP, SPFI, SD. | PWM para Control de Motor. |
| Tierra analógica (GNDA). | I2C, I2S. | Memoria externa. |
| Wakeup. | CAN. | Entrada de interrupción externa no enmascarable (NMI). |
| Reset. | Ethernet. | Función Reservada (no disponible). |
| Debug. Trace Data. | USB. | |

EDU-CIAA-NXP v1.1 Pines utilizados del NXP LPC4337 JBD144 (73 a 144)



	Numero de Pin del Microcontrolador.		Entrada/Salida digital (GPIO).		LCD.
	Nombre de Pin del Microcontrolador.		Entrada/Salida digital (SGPIO).		RTC.
	Alimentación digital.		Analogico (ADC/DAC).		Temporizador/Contador.
	Alimentación analógica.		USART.		Clock.
	Tierra digital (GND).		SPI, SSP, SPFI, SD.		PWM para Control de Motor.
	Tierra analógica (GNDA).		I2C, I2S.		Memoria externa.
	Wakeup.		CAN.		Entrada de interrupción externa no enmascarable (NMI).
	Reset.		Ethernet.		Función Reservada (no disponible).
	Debug. Trace Data.		USB.		