Assembler-level computer sketch (All registers and memory locations are 4 bytes wide)

Register bank				Stack			Data memory
R0	Move to r3	A A	1 0x00001077	movs	r0, r3	0x000007F	Ldr r3, [sp, #4]
R1		A					
R2		A	3				
R3		A	4	:]	
R4		V	1	bx	lr		
R5		V	2	add sp,	sp, #8		
R6		V	3	movs	r0, r3		
R7		V	4/WR				
R8		V	5	:			
R9		V	6/SB	:			
R10		V	7/SL				
R11		V	8/FP				
R12		IF				-	
R13		S	P				
R14		LF	₹				
R15		P	С	:			
				: : : :		-:	
						-:	
CSPR	l14			: :		-	
JOPK	114			: : :		-:	
				: ::::			
			:	: :		-	
0	0	0	0			-	
						-	
N	Z	С	V	}		-	
				<u></u>		-: :	
г				} }		-	
IR [: :		-:	
MAR			0x00001000			** *** ***	
MDR						0x00000000	

COMMENTS:

· · · · · Processor · · · · · ·