Assembler-level computer sketch (All registers and memory locations are 4 bytes wide)

	- Register ba	nk		Stack		Data memory
R0		The second of	A1 0x00001077	Caller-LR	0x000007F	
R1			\ 2	Caller-R4		
R2			\ 3		<u> </u>	
R3	0x00006	A	\4		↓	
R4		\	/1			
R5		\	/2			
R6		\	/3			
R7		\	/4/WR			
R8		\	/5			
R9		\	/6/SB			
R10		\	/7/SL			
R11		\	/8/FP			
R12			P			
R13	0x1073		SP .			
R14	Caller-LR	L	.R			
R15	0x0010	F	PC .			
			:			
٦٥٥٥			:			
CSPR						
\angle						
		0				
0	0	0	0			
					:	
N	Z	С	V		 	
				:		
ום [:	:		
IR [
MAR			0x00001000		:	
				· · · · · · · · · · · · · · · · · · ·		
MDR					0x0000000	0x0006
					J	

COMMENTS:

· · · · · · Processor · · · · · · ·