

1. ΓΕΝΙΚΑ

ΔΙΔΑΣΚΩΝ	ΒΑΣΙΛΕΙΟΣ ΠΑΠΑΕΥΣΤΑΘΙΟΥ		
ΕΞΑΜΗΝΟ ΔΙΔΑΣΚΑΛΙΑΣ	ΧΕΙΜΕΡΙΝΟ		
ΣΧΟΛΗ	ΘΕΤΙΚΩΝ ΚΑΙ ΤΕΧΝΟΛΟΓΙΚΩΝ ΕΠΙΣΤΗΜΩΝ		
ΤΜΗΜΑ	ΕΠΙΣΤΗΜΗΣ ΥΠΟΛΟΓΙΣΤΩΝ		
ΕΠΙΠΕΔΟ ΣΠΟΥΔΩΝ	ΠΡΟΠΤΥΧΙΑΚΟ		
ΚΩΔΙΚΟΣ ΜΑΘΗΜΑΤΟΣ	ΗΥ-220	ΕΞΑΜΗΝΟ ΣΠΟΥΔΩΝ	5 ^ο -8 ^ο
ΤΙΤΛΟΣ ΜΑΘΗΜΑΤΟΣ	ΕΡΓΑΣΤΗΡΙΟ ΨΗΦΙΑΚΩΝ ΚΥΚΛΩΜΑΤΩΝ		
ΑΥΤΟΤΕΛΕΙΣ ΔΙΔΑΚΤΙΚΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ		ΕΒΔΟΜΑΔΙΑΙΕΣ ΩΡΕΣ ΔΙΔΑΣΚΑΛΙΑΣ	ΠΙΣΤΩΤΙΚΕΣ ΜΟΝΑΔΕΣ
Διαλέξεις		4	6
ΤΥΠΟΣ ΜΑΘΗΜΑΤΟΣ <i>Υποβάθρου , Γενικών Γνώσεων, Επιστημονικής Περιοχής, Ανάπτυξης Δεξιοτήτων</i>	Επιστημονικής Περιοχής		
ΠΡΟΑΠΑΙΤΟΥΜΕΝΑ ΜΑΘΗΜΑΤΑ:	ΗΥ-120		
ΓΛΩΣΣΑ ΔΙΔΑΣΚΑΛΙΑΣ και ΕΞΕΤΑΣΕΩΝ:	Ελληνική.		
ΤΟ ΜΑΘΗΜΑ ΠΡΟΣΦΕΡΕΤΑΙ ΣΕ ΦΟΙΤΗΤΕΣ ERASMUS	ΟΧΙ		
ΗΛΕΚΤΡΟΝΙΚΗ ΣΕΛΙΔΑ ΜΑΘΗΜΑΤΟΣ (URL)	http://www.csd.uoc.gr/~hy220		

2. ΜΑΘΗΣΙΑΚΑ ΑΠΟΤΕΛΕΣΜΑΤΑ

Μαθησιακά Αποτελέσματα

Περιγράφονται τα μαθησιακά αποτελέσματα του μαθήματος οι συγκεκριμένες γνώσεις, δεξιότητες και ικανότητες καταλλήλου επιπέδου που θα αποκτήσουν οι φοιτητές μετά την επιτυχή ολοκλήρωση του μαθήματος.

Συμβουλευτείτε το Παράρτημα Α

Περιγραφή του Επιπέδου των Μαθησιακών Αποτελεσμάτων για κάθε ένα κύκλο σπουδών σύμφωνα με Πλαίσιο Προσόντων του Ευρωπαϊκού Χώρου Ανώτατης Εκπαίδευσης

Περιγραφικοί Δείκτες Επιπέδων 6, 7 & 8 του Ευρωπαϊκού Πλαισίου Προσόντων Διά Βίου Μάθησης και Παράρτημα Β

Περληπτικός Οδηγός συγγραφής Μαθησιακών Αποτελεσμάτων

Οι φοιτητές, μετά την επιτυχή ολοκλήρωση του μαθήματος:

- Θα κατέχουν τις θεμελιώδεις γνώσεις σχεδίασης ψηφιακών συστημάτων
- Θα έχουν μάθει τις μεθοδολογίες σχεδίασης και υλοποίησης ψηφιακών κυκλωμάτων με γλώσσες περιγραφής υλικού όπως η Verilog
- Θα έχουν εξοικειωθεί με τα εργαλεία υλοποίησης ψηφιακών κυκλωμάτων σε τεχνολογίες επαναπρογραμματιζόμενης λογικής FPGA.
- Θα είναι σε θέση να υλοποιούν και να επαληθεύουν πραγματικά ψηφιακά κυκλώματα στο εργαστήριο

Γενικές Ικανότητες

Λαμβάνοντας υπόψη τις γενικές ικανότητες που πρέπει να έχει αποκτήσει ο πτυχιούχος (όπως αυτές αναγράφονται στο Παράρτημα

<p>Διπλώματος και παρατίθενται ακολούθως) σε ποια / ποιες από αυτές αποσκοπεί το μάθημα;</p>	
<p>Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών</p> <p>Προσαρμογή σε νέες καταστάσεις</p> <p>Λήψη αποφάσεων</p> <p>Αυτόνομη εργασία</p> <p>Ομαδική εργασία</p> <p>Εργασία σε διεθνές περιβάλλον</p> <p>Εργασία σε διεπιστημονικό περιβάλλον</p> <p>Παράγωγή νέων ερευνητικών ιδεών</p>	<p>Σχεδιασμός και διαχείριση έργων</p> <p>Σεβασμός στη διαφορετικότητα και στην πολυπολιτισμικότητα</p> <p>Σεβασμός στο φυσικό περιβάλλον</p> <p>Επίδειξη κοινωνικής, επαγγελματικής και ηθικής υπευθυνότητας και ευαισθησίας σε θέματα φύλου</p> <p>Άσκηση κριτικής και αυτοκριτικής</p> <p>Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης</p>
<ul style="list-style-type: none"> Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών Προσαρμογή σε νέες καταστάσεις Λήψη αποφάσεων Αυτόνομη εργασία Άσκηση κριτικής και αυτοκριτικής Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης 	

3. ΠΕΡΙΕΧΟΜΕΝΟ ΜΑΘΗΜΑΤΟΣ

<p>Γλώσσες περιγραφής και προσομοίωσης υλικού, π.χ. Verilog. Επισκόπηση της τεχνολογίας FPGA, εργαλεία αυτόματης σύνθεσης κυκλωμάτων σε FPGA. Διαγράμματα χρονισμού, τεχνικές ελάττωσης καθυστέρησης. Τρικατάστατοι οδηγητές, αρτηρίες (δίαυλοι, λεωφόροι), πρωτόκολλα χειραψίας, παραδείγματα εμπορικών αρτηριών. Μνήμες, π.χ. SRAM και SDRAM. Γέννηση ρολογιού, απόκλιση ρολογιού, χρήση PLL. Ασύγχρονα συστήματα, διαιτησία. Μεταστάθεια, σφάλμα συγχρονισμού, συγχρονιστές, ουρές και ελαστικοί ενταμιευτές, συγχρονισμός σημάτων άδειος/γεμάτος. Σειριακή μετάδοση και λήψη, ανάκτηση ρολογιού και πλαισίου. Τεχνολογία τυπωμένων κυκλωμάτων και περιβλήματα ολοκληρωμένων κυκλωμάτων. Εργαστήριο: Ασκήσεις υλοποίησης μικρών έως μεσαίων εργασιών σε πλακέτες με FPGA, μετά από σχεδίαση και προσομοίωση σε Verilog. Εργαστηριακή εμπειρία χρήσης παλμογράφου, λογικού αναλυτή, και χειρισμού σημάτων ρολογιών, αρτηριών, μνημών, και σειριακών επικοινωνιών.</p>

4. ΔΙΔΑΚΤΙΚΕΣ και ΜΑΘΗΣΙΑΚΕΣ ΜΕΘΟΔΟΙ - ΑΞΙΟΛΟΓΗΣΗ

<p>ΤΡΟΠΟΣ ΠΑΡΑΔΟΣΗΣ</p> <p>Πρόσωπο με πρόσωπο, Εξ αποστάσεως εκπαίδευση κ.λπ.</p>	<p>Πρόσωπο με πρόσωπο (αίθουσα διδασκαλίας)</p>	
<p>ΧΡΗΣΗ ΤΕΧΝΟΛΟΓΙΩΝ ΠΛΗΡΟΦΟΡΙΑΣ ΚΑΙ ΕΠΙΚΟΙΝΩΝΙΩΝ</p> <p>Χρήση Τ.Π.Ε. στη Διδασκαλία, στην Εργαστηριακή Εκπαίδευση, στην Επικοινωνία με τους φοιτητές</p>	<ul style="list-style-type: none"> Ηλεκτρονικό ταχυδρομείο Ιστοσελίδα μαθήματος Ηλεκτρονική υποβολή ασκήσεων (E-mail) Πλατφόρμα e-learn (E-class) 	
<p>ΟΡΓΑΝΩΣΗ ΔΙΔΑΣΚΑΛΙΑΣ</p> <p>Περιγράφονται αναλυτικά ο τρόπος και μέθοδοι διδασκαλίας.</p> <p>Διαλέξεις, Σεμινάρια, Εργαστηριακή Άσκηση, Άσκηση Πεδίου, Μελέτη & ανάλυση</p>	<p>Δραστηριότητα</p>	<p>Φόρτος Εργασίας Εξαμήνου</p>
	<p>Διαλέξεις</p>	<p>52</p>

<p>βιβλιογραφία, Φροντιστήριο, Πρακτική (Τοποθέτηση), Κλινική Άσκηση, Καλλιτεχνικό Εργαστήριο, Διαδραστική διδασκαλία, Εκπαιδευτικές επισκέψεις, Εκπόνηση μελέτης (project), Συγγραφή εργασίας / εργασιών, Καλλιτεχνική δημιουργία, κ.λπ.</p> <p>Αναγράφονται οι ώρες μελέτης του φοιτητή για κάθε μαθησιακή δραστηριότητα καθώς και οι ώρες μη καθοδηγούμενης μελέτης ώστε ο συνολικός φόρτος εργασίας σε επίπεδο εξαμήνου να αντιστοιχεί στα standards του ECTS</p>	Εργαστήρια	16
	Εργαστηριακές ασκήσεις	64
	Μελέτη θεωρίας	16
	Εξετάσεις (Ασκήσεις, Πρόοδος, Τελικό Διαγώνισμα)	5
	Σύνολο Μαθήματος	153
<p>ΑΞΙΟΛΟΓΗΣΗ ΦΟΙΤΗΤΩΝ</p> <p>Περιγραφή της διαδικασίας αξιολόγησης</p> <p>Γλώσσα Αξιολόγησης, Μέθοδοι αξιολόγησης, Διαμορφωτική ή Συμπερασματική, Δοκιμασία Πολλαπλής Επιλογής, Ερωτήσεις Σύντομης Απάντησης, Ερωτήσεις Ανάπτυξης Δοκιμίων, Επίλυση Προβλημάτων, Γραπτή Εργασία, Έκθεση / Αναφορά, Προφορική Εξέταση, Δημόσια Παρουσίαση, Εργαστηριακή Εργασία, Κλινική Εξέταση Ασθενούς, Καλλιτεχνική Ερμηνεία, Άλλη / Άλλες</p> <p>Αναφέρονται ρητά προσδιορισμένα κριτήρια αξιολόγησης και εάν και που είναι προσβάσιμα από τους φοιτητές.</p>		
<p>Γλώσσα ελληνική.</p> <p>Βαθμολόγηση: Εργαστήρια/Ασκήσεις: 60% (βαθμός > 4.5) Εξέταση Προόδου: 15% (υποχρεωτική) Τελική Εξέταση: 25% (βαθμός > 4.5)</p>		

5. ΣΥΝΙΣΤΩΜΕΝΗ-ΒΙΒΛΙΟΓΡΑΦΙΑ

<p>-Προτεινόμενη Βιβλιογραφία :</p> <p>Επιλογές Συγγραμμάτων στον ΕΥΔΟΞΟ:</p> <ol style="list-style-type: none"> 1. Βιβλίο [68406394]: Ψηφιακή Σχεδίαση, 6η Έκδοση, Mano Morris, Ciletti Michael Λεπτομέρειες 2. Βιβλίο [13946]: ΨΗΦΙΑΚΗ ΣΧΕΔΙΑΣΗ: ΑΡΧΕΣ ΚΑΙ ΠΡΑΚΤΙΚΕΣ, JOHN F. WAKERLY Λεπτομέρειες <p>Επιπλέον χρησιμοποιείται υλικό από τα παρακάτω βιβλία που είναι διαθέσιμα σε ηλεκτρονική μορφή σε όλους τους φοιτητές μέσω της «Ανοικτής Πρόσβασης» του ακαδημαϊκού δικτύου HEAL-link:</p> <ul style="list-style-type: none"> • Brock J. LaMeres, Introduction to Logic Circuits & Logic Design with Verilog, Springer International Publishing 2017 [https://service.eudoxus.gr/search/#a/id:75487848/0] • Stuart Sutherland & Don Mills, Verilog and SystemVerilog Gotchas, Springer 2007 [https://service.eudoxus.gr/search/#a/id:73260405/0] <p>-Συναφή επιστημονικά περιοδικά:</p>
