

## 1. ΓΕΝΙΚΑ

ΔΙΔΑΣΚΩΝ	ΕΜΜΑΝΟΥΗΛ ΚΑΤΕΒΑΙΝΗΣ		
ΕΞΑΜΗΝΟ ΔΙΔΑΣΚΑΛΙΑΣ	ΕΑΡΙΝΟ		
ΣΧΟΛΗ	ΘΕΤΙΚΩΝ ΚΑΙ ΤΕΧΝΟΛΟΓΙΚΩΝ ΕΠΙΣΤΗΜΩΝ		
ΤΜΗΜΑ	ΕΠΙΣΤΗΜΗΣ ΥΠΟΛΟΓΙΣΤΩΝ		
ΕΠΙΠΕΔΟ ΣΠΟΥΔΩΝ	ΠΡΟΠΤΥΧΙΑΚΟ		
ΚΩΔΙΚΟΣ ΜΑΘΗΜΑΤΟΣ	ΗΥ-225	ΕΞΑΜΗΝΟ ΣΠΟΥΔΩΝ	4 <sup>ο</sup>
ΤΙΤΛΟΣ ΜΑΘΗΜΑΤΟΣ	ΟΡΓΑΝΩΣΗ ΥΠΟΛΟΓΙΣΤΩΝ		
ΑΥΤΟΤΕΛΕΙΣ ΔΙΔΑΚΤΙΚΕΣ ΔΡΑΣΤΗΡΙΟΤΗΤΕΣ	ΕΒΔΟΜΑΔΙΑΙΕΣ ΩΡΕΣ ΔΙΔΑΣΚΑΛΙΑΣ	ΠΙΣΤΩΤΙΚΕΣ ΜΟΝΑΔΕΣ	
Διαλέξεις και ασκήσεις	6	8	
ΤΥΠΟΣ ΜΑΘΗΜΑΤΟΣ	Υποβάθρου		
Υποβάθρου , Γενικών Γνώσεων, Επιστημονικής Περιοχής, Ανάπτυξης Δεξιοτήτων			
ΠΡΟΑΠΑΙΤΟΥΜΕΝΑ ΜΑΘΗΜΑΤΑ:	ΗΥ-120		
ΓΛΩΣΣΑ ΔΙΔΑΣΚΑΛΙΑΣ και ΕΞΕΤΑΣΕΩΝ:	Ελληνική.		
ΤΟ ΜΑΘΗΜΑ ΠΡΟΣΦΕΡΕΤΑΙ ΣΕ ΦΟΙΤΗΤΕΣ ERASMUS	ΟΧΙ		
ΗΛΕΚΤΡΟΝΙΚΗ ΣΕΛΙΔΑ ΜΑΘΗΜΑΤΟΣ (URL)	<a href="http://www.csd.uoc.gr/~hy225">http://www.csd.uoc.gr/~hy225</a>		

## 2. ΜΑΘΗΣΙΑΚΑ ΑΠΟΤΕΛΕΣΜΑΤΑ

### Μαθησιακά Αποτελέσματα

Περιγράφονται τα μαθησιακά αποτελέσματα του μαθήματος οι συγκεκριμένες γνώσεις, δεξιότητες και ικανότητες καταλλήλου επιπέδου που θα αποκτήσουν οι φοιτητές μετά την επιτυχή ολοκλήρωση του μαθήματος.

Συμβουλευτείτε το Παράρτημα Α

Περιγραφή του Επιπέδου των Μαθησιακών Αποτελεσμάτων για κάθε ένα κύκλο σπουδών σύμφωνα με Πλαίσιο Προσόντων του Ευρωπαϊκού Χώρου Ανώτατης Εκπαίδευσης

Περιγραφικοί Δείκτες Επιπέδων 6, 7 & 8 του Ευρωπαϊκού Πλαισίου Προσόντων Διά Βίου Μάθησης και Παράρτημα Β

Περίληπτικός Οδηγός συγγραφής Μαθησιακών Αποτελεσμάτων

Ο φοιτητής στο μάθημα αυτό

- αποκτά –μαζί με το προηγούμενο μάθημα, την Ψηφιακή Σχεδίαση– τις **ελάχιστες απαραίτητες γνώσεις** υλικού (hardware) και οργάνωσης/αρχιτεκτονικής υπολογιστών τις οποίες θα χρειαστεί στην επαγγελματική του σταδιοδρομία και για να αντιμετωπίσει τις ανάγκες των άλλων τομέων της Επιστήμης και Τεχνολογίας των Υπολογιστών.
- αποκτά στοιχειώδεις γνώσεις σχετικά με τις **γλώσσες Assembly**.
- μαθαίνει πώς κατασκευάζεται ένας ολόκληρος επεξεργαστής (αρχικά απλός και ύστερα με ομοχειρία (pipelining)), χρησιμοποιώντας μόνο τις λογικές πύλες και flip-flops που ο φοιτητής ξέρει από την Ψηφιακή Σχεδίαση. Έτσι, διαθέτει ένα στέρεο **υπόβαθρο κατανόησης** για την υλική βάση της Επιστήμης και Τεχνολογίας Υπολογιστών, και επίσης απομυθοποιεί τον υπολογιστή.

- ακούει μια στοιχειώδη εισαγωγή στην προχωρημένη αρχιτεκτονική των σημερινών υπολογιστικών συστημάτων, και στους απλοποιημένους τρόπους κατανόησης της επίδοσής τους.
- αποκτά τη **βάση** πάνω στην οποία θα στηριχτούν τα πιο προχωρημένα μαθήματα ψηφιακών συστημάτων και αρχιτεκτονικής, για την περίπτωση που επιλέξει να τα παρακολουθήσει.

### Γενικές Ικανότητες

Λαμβάνοντας υπόψη τις γενικές ικανότητες που πρέπει να έχει αποκτήσει ο πτυχιούχος (όπως αυτές αναγράφονται στο Παράρτημα Διπλώματος και παρατίθενται ακολούθως) σε ποια / ποιες από αυτές αποσκοπεί το μάθημα:

Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών

Προσαρμογή σε νέες καταστάσεις

Λήψη αποφάσεων

Αυτόνομη εργασία

Ομαδική εργασία

Εργασία σε διεθνές περιβάλλον

Εργασία σε διεπιστημονικό περιβάλλον

Παράγωγή νέων ερευνητικών ιδεών

Σχεδιασμός και διαχείριση έργων

Σεβασμός στη διαφορετικότητα και στην πολυπολιτισμικότητα

Σεβασμός στο φυσικό περιβάλλον

Επίδειξη κοινωνικής, επαγγελματικής και ηθικής υπευθυνότητας και

ευαισθησίας σε θέματα φύλου

Άσκηση κριτικής και αυτοκριτικής

Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης

- Αναζήτηση, ανάλυση και σύνθεση δεδομένων και πληροφοριών, με τη χρήση και των απαραίτητων τεχνολογιών
- Προσαρμογή σε νέες καταστάσεις
- Λήψη αποφάσεων
- Αυτόνομη εργασία
- Προαγωγή της ελεύθερης, δημιουργικής και επαγωγικής σκέψης

## 3. ΠΕΡΙΕΧΟΜΕΝΟ ΜΑΘΗΜΑΤΟΣ

- **Η γλώσσα Assembly** και η γλώσσα μηχανής, σαν το μοντέλο αφαίρεσης που το hardware παρουσιάζει προς το software. Παράδειγμα: ένα υποσύνολο της γλώσσας Assembly του επεξεργαστή MIPS. Στοιχειώδεις γνώσεις προγραμματισμού σε Assembly: if-then-else, βρόχοι, πίνακες, pointers, διαχείριση στοίβας και κλήση διαδικασιών.
- **Υλοποίηση επεξεργαστή** από καταχωρητές, πολυπλέκτες, αθροιστές, ALU's, μνήμες, συνδυαστική λογική, και FSM. Σχεδίαση του datapath. Σχεδίαση μονάδας ελέγχου. Διακοπές-Εξαιρέσεις.
- **Ομοχειρία (Pipelining)**: η κλασική pipeline 5 βαθμίδων in-order, με ανίχνευση αλληλεξαρτήσεων και εσωτερική προώθηση. Επίδοση (ταχύτητα) υπολογιστών, CPI, συναφείς εξισώσεις.
- **Σύστημα Μνήμης**: Εισαγωγή στις κρυφές μνήμες. Εικονική μνήμη. Καταστάσεις χρήστη-πυρήνα, κάλεσμα λειτουργικού συστήματος, προστασία.
- **Περιφερειακές Συσκευές** και η επικοινωνία τους με την κεντρική μονάδα. Απεικόνιση I/O σε διευθύνσεις μνήμης. Επικοινωνία με δειγματοληψία και με διακοπές. DMA.
- **Προχωρημένα θέματα** –πολύ σύντομη επισκόπηση: Πολυπύρρηνοι υπολογιστές, Συνοχή (Coherence) κρυφών μνημών, εκτέλεση εντολών εκτός σειράς, Πολυνημάτωση, GPGPU's.

Εβδομαδιαίες Ασκήσεις καθ' όλο το εξάμηνο, οι οποίες περιλαμβάνουν:

- Ασκήσεις προγραμματισμού σε **γλώσσα Assembly**, στον προσομοιωτή **SPIM** της αρχιτεκτονικής MIPS.
- Σχεδίαση και οπτικοποιημένη προσομοίωση ενός υποσυνόλου του **επεξεργαστή MIPS** (τύπου RISC) σε επίπεδο μεταφοράς καταχωρητών (RTL), σε παραλλαγές ενός κύκλου και ομοχειρίας (pipelined).
- Ασκήσεις στην ανάλυση επίδοσης επεξεργαστών, σε κρυφές μνήμες, εικονική μνήμη, και I/O.

#### 4. ΔΙΔΑΚΤΙΚΕΣ και ΜΑΘΗΣΙΑΚΕΣ ΜΕΘΟΔΟΙ - ΑΞΙΟΛΟΓΗΣΗ

<b>ΤΡΟΠΟΣ ΠΑΡΑΔΟΣΗΣ</b> <i>Πρόσωπο με πρόσωπο, Εξ αποστάσεως εκπαίδευση κ.λπ.</i>	Πρόσωπο με πρόσωπο (αίθουσα διδασκαλίας)	
<b>ΧΡΗΣΗ ΤΕΧΝΟΛΟΓΙΩΝ ΠΛΗΡΟΦΟΡΙΑΣ ΚΑΙ ΕΠΙΚΟΙΝΩΝΙΩΝ</b> <i>Χρήση Τ.Π.Ε. στη Διδασκαλία, στην Εργαστηριακή Εκπαίδευση, στην Επικοινωνία με τους φοιτητές</i>	<ul style="list-style-type: none"> <li>• Ηλεκτρονικό ταχυδρομείο</li> <li>• Ιστοσελίδα μαθήματος</li> <li>• Ηλεκτρονική υποβολή ασκήσεων</li> <li>• Πλατφόρμα e-learn</li> </ul>	
<b>ΟΡΓΑΝΩΣΗ ΔΙΔΑΣΚΑΛΙΑΣ</b> <i>Περιγράφονται αναλυτικά ο τρόπος και μέθοδοι διδασκαλίας.            Διαλέξεις, Σεμινάρια, Εργαστηριακή Άσκηση, Άσκηση Πεδίου, Μελέτη &amp; ανάλυση βιβλιογραφίας, Φροντιστήριο, Πρακτική (Τοποθέτηση), Κλινική Άσκηση, Καλλιτεχνικό Εργαστήριο, Διαδραστική διδασκαλία, Εκπαιδευτικές επισκέψεις, Εκπόνηση μελέτης (project), Συγγραφή εργασίας / εργασιών, Καλλιτεχνική δημιουργία, κ.λπ.             Αναγράφονται οι ώρες μελέτης του φοιτητή για κάθε μαθησιακή δραστηριότητα καθώς και οι ώρες μη καθοδηγούμενης μελέτης ώστε ο συνολικός φόρτος εργασίας σε επίπεδο εξαμήνου να αντιστοιχεί στα standards του ECTS</i>	<b>Δραστηριότητα</b>	<b>Φόρτος Εργασίας Εξαμήνου</b>
	Διαλέξεις	70
	Ασκήσεις	80
	Μελέτη	70
<b>ΑΞΙΟΛΟΓΗΣΗ ΦΟΙΤΗΤΩΝ</b> <i>Περιγραφή της διαδικασίας αξιολόγησης             Γλώσσα Αξιολόγησης, Μέθοδοι αξιολόγησης, Διαμορφωτική ή Συμπερασματική, Δοκιμασία Πολλαπλής Επιλογής, Ερωτήσεις Σύντομης Απάντησης, Ερωτήσεις Ανάπτυξης Δοκιμίων, Επίλυση Προβλημάτων, Γραπτή Εργασία, Έκθεση / Αναφορά, Προφορική Εξέταση, Δημόσια Παρουσίαση, Εργαστηριακή Εργασία, Κλινική Εξέταση Ασθενούς, Καλλιτεχνική Ερμηνεία, Άλλη / Άλλες             Αναφέρονται ρητά προσδιορισμένα κριτήρια αξιολόγησης και εάν και που είναι προσβάσιμα από τους φοιτητές.</i>	Γλώσσα ελληνική. <ul style="list-style-type: none"> <li>• <b>25 %</b> από τους βαθμούς <b>Ασκήσεων</b>,</li> <li>• <b>15 %</b> από τον βαθμό διαγωνισμού <b>Προόδου</b>,</li> <li>• <b>60 %</b> από τον βαθμό <b>Τελικής Εξέτασης</b> (οιασδήποτε περιόδου), όταν ο βαθμός αυτός είναι <b>τουλάχιστο τριανταπέντε</b> στα εκατό (35/100).</li> </ul>	

#### 5. ΣΥΝΙΣΤΩΜΕΝΗ-ΒΙΒΛΙΟΓΡΑΦΙΑ

-Προτεινόμενη Βιβλιογραφία :

D. Patterson, J. Hennessy: "Computer Organization and Design: the Hardware/Software Interface -- Οργάνωση και Σχεδίαση Υπολογιστών: η Διασύνδεση Υλικού και Λογισμικού", Εκδόσεις Κλειδάριθμος, 2010, ISBN 978-960-461-352-6 [Σύγγραμμα αριθμός 12561945 στο σύστημα "Εύδοξος": [service.eudoxus.gr/search/#a/id:12561945/0](http://service.eudoxus.gr/search/#a/id:12561945/0)] Ελληνική Μετάφραση της 4ης έκδοσης του Αγγλικού πρωτοτύπου (Elsevier Morgan Kaufmann Series). Το μεγαλύτερο μέρος των κεφαλαίων: 2, 4, 5, 6, 7, και του Παραρτήματος για Assembly και SPIM.

Επίσης:

- V. Hamacher, Z. Vranesic, S. Zaky: "Οργάνωση και αρχιτεκτονική ηλεκτρονικών υπολογιστών", Ελληνική μετάφραση: Εκδόσεις Επίκεντρο (2007), ISBN: 978-960-458-000-2, από το Αγγλικό πρωτότυπο: McGraw-Hill, 3rd edition, 1990, ISBN 0-07-100742-3.
- M. Mano: "Computer System Architecture", Prentice-Hall, 2nd edition, 1982, ISBN 0-13-166611-8.

Επιλογές Συγγραμμάτων στον ΕΥΔΟΞΟ:

- ο Βιβλίο [12561945]: ΟΡΓΑΝΩΣΗ ΚΑΙ ΣΧΕΔΙΑΣΗ ΥΠΟΛΟΓΙΣΤΩΝ: Η ΔΙΑΣΥΝΔΕΣΗ ΥΛΙΚΟΥ ΚΑΙ ΛΟΓΙΣΜΙΚΟΥ, DAVID A. PATTERSON, JOHN L. HENNESSY [Λεπτομέρειες](#)
- ο Βιβλίο [15120]: Οργάνωση και αρχιτεκτονική ηλεκτρονικών υπολογιστών, Hammacher Carl, Vranesic Zvonko, Zaky Safwat [Λεπτομέρειες](#)
- ο Βιβλίο [12562401]: ΟΡΓΑΝΩΣΗ ΚΑΙ ΣΧΕΔΙΑΣΗ ΥΠΟΛΟΓΙΣΤΩΝ: Η ΔΙΑΣΥΝΔΕΣΗ ΥΛΙΚΟΥ ΚΑΙ ΛΟΓΙΣΜΙΚΟΥ, DAVID A. PATTERSON, JOHN L. HENNESSY [Λεπτομέρειες](#)

-Συναφή επιστημονικά περιοδικά: