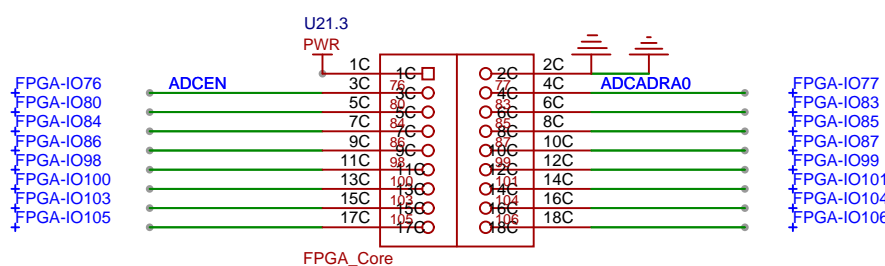
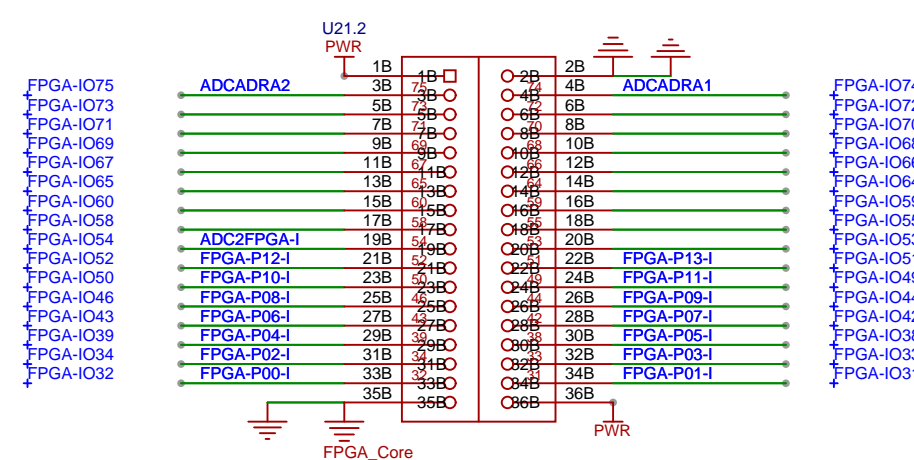
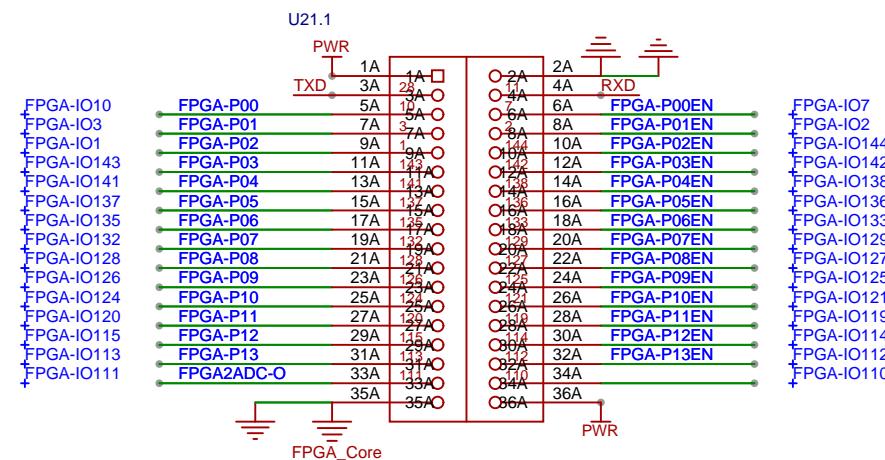

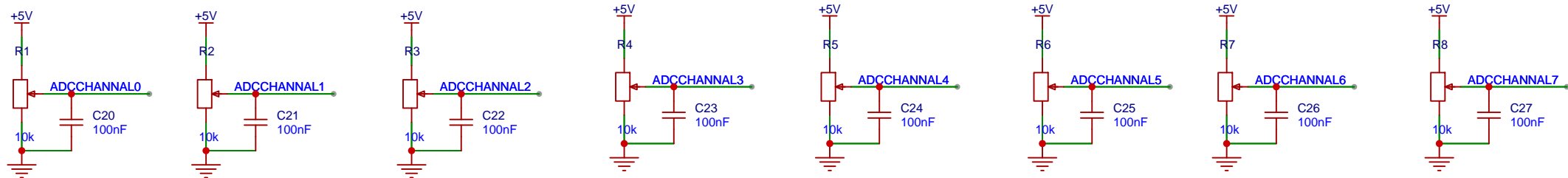


FPGA输入

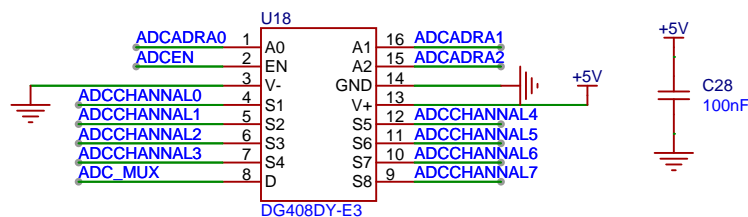


FPGA开发板

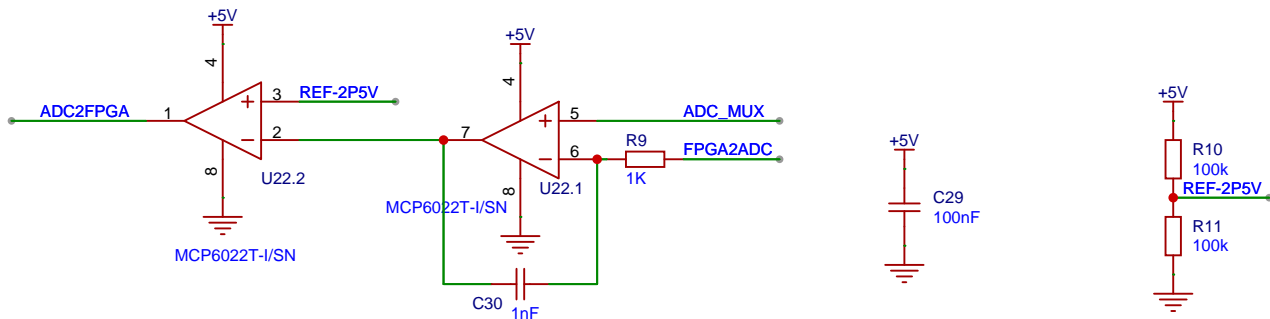
原理图	Schematic1			创建日期	2025-06-30		
				更新日期	2025-07-08		
板子	Board1			图页	FPGA		
绘制		ZH5001_FPGA开发板					
审阅							
		版本	尺寸	页 1 共 4			
		V1.0	A4	嘉立创EDA			



八路电位器



AMUX通道选择



模拟转数字电路

原理图	Schematic1			创建日期	2025-06-30
板子	Board1			更新日期	2025-07-08
绘制	ZH5001_FPGA开发板			图页	模拟电路
审阅					
		版本	尺寸	页 2 共 4	
嘉立创EDA		V1.0	A4	嘉立创EDA	

A

B

C

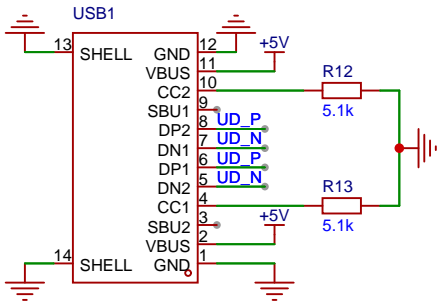
D

A

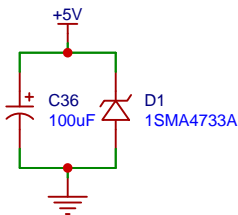
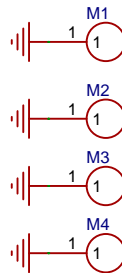
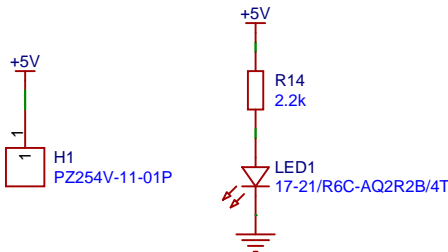
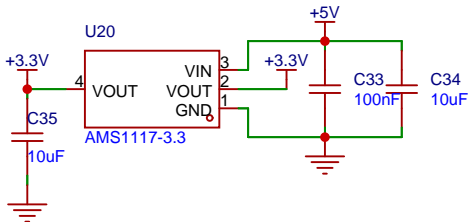
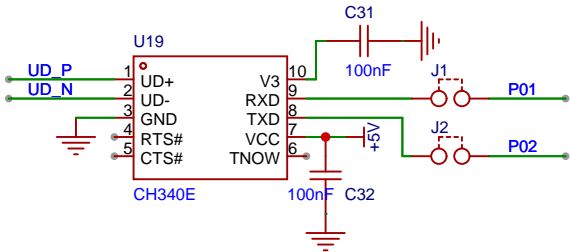
B

C

D

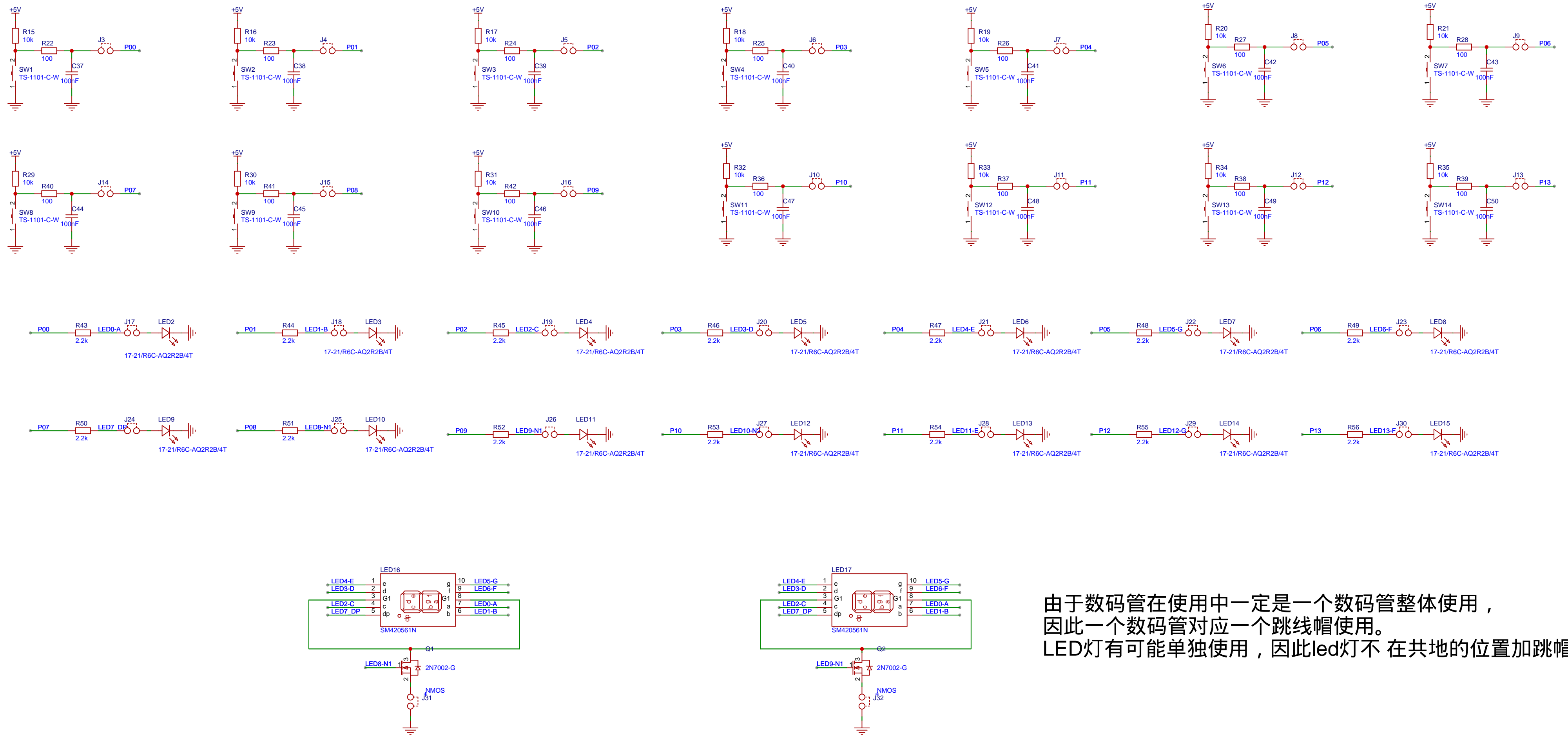


TYPE-C 16PIN 2MD(073)

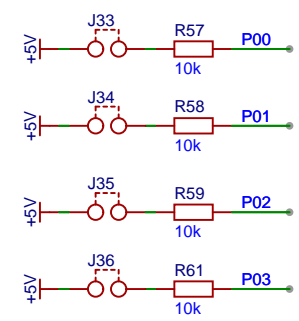


原理图	Schematic1			创建日期	2025-06-30
板子	Board1			更新日期	2025-07-08
绘制	ZH5001_FPGA开发板			图页	电源电路
审阅					
		版本	尺寸	页 3 共 4	
嘉立创EDA		V1.0	A4	嘉立创EDA	

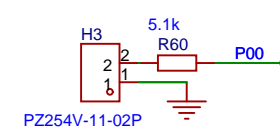
按键、LED、数码管



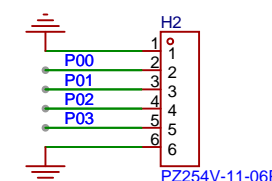
由于数码管在使用中一定是一个数码管整体使用，因此一个数码管对应一个跳线帽使用。
LED灯有可能单独使用，因此led灯不 在共地的位置加跳帽




通讯引脚作为IIC时，一般外部主机都会有上拉，这里作为备用，可以通过跳帽上拉。



OLC从机



这里不用放+5V了，
上拉的跳帽那里+5V
可以临时使用

原理图	Schematic1			创建日期	2025-06-30
				更新日期	2025-07-08
板子	Board1			图页	外设电路
绘制		ZH5001_FPGA开发板			
审阅					
		版本	尺寸	页 4 共 4	
		V1.0	A4	嘉立创EDA	