

INSTITUTO POLITÉCNICO NACIONAL

ESCUELA SUPERIOR DE CÓMPUTO

Arquitectura de computadoras

Relación de prácticas para el segundo periodo parcial

01.- Teclado matricial

02.- "ram00". Entrada el teclado matricial. Salida Display de 7 segmentos.

03.- "rom00". Salida en el display de 7 segmentos.

04.- Práctica de configuración de la pantalla lcd, "lcd00". Utilizando una ROM.

05.- Escritura en la pantalla LCD a dos renglones. Desde una ROM. **Ejercicio por parte del alumno.**

06.- Escribir desde el teclado en la LCD. **Ejercicio por parte del alumno.**

07.- Escribir y borrar desde el teclado a la pantalla LCD. **Ejercicio por parte del alumno.**

08.- Arquitectura "generic00"

Contiene como instrucciones las puertas and00 y or00

09.- RAM con salida en la pantalla LCD. **Ejercicio por parte del alumno.**

10.- Arquitectura "generic01". Contiene como instrucciones

(A).- las 7 puertas lógicas básicas

(B).- tres operaciones aritméticas suma, resta y multiplicación.

11.- Arquitectura "generic02"

Contiene como instrucciones

(A).- Las 7 puertas lógicas básicas: AND, OR, XOR, NOT, NAND, NOR, XNOR

(B).- Tres operaciones aritméticas suma, resta y multiplicación en 8 bit: ADD, SUBS, MULT

(C).- shiftR00, shiftL00, rotL00, rotR00

(D).- Barrel: BSL, BSR, BRL, BRR

(E).- Salvar y leer de memoria RAM: LOAD, STORE.

Todas ejecutadas manualmente para el segundo parcial

Ejercicio por parte del alumno.