

Inatel – Instituto Nacional de Telecomunicações

E209 L5 – Sistemas microcontrolados e microprocessados

Monitor: Pedro Luis Dionísio Fraga

Cronograma

Aula:	Assunto:	Data:
0 ^a	Apresentação do Laboratório	06/02
1 ^a	Relatório 1 - Revisão de Algoritmos	13/02
2 ^a	Relatório 2 - Máquina de Estado	27/02
3 ^a	Relatório 3 - GPIO sem Máscara	06/03
4 ^a	Relatório 4 - GPIO com Máscara	13/03
5 ^a	Relatório 5 - Exercícios de GPIO	20/03 – 27/03
6 ^a	Relatório 6 - Interrupção Externa	03/04
7 ^a	Relatório 7 - PCINT	10/04
9 ^a	Relatório 8 - Timer	17/04
10 ^a	Relatório 9 - Timer PWM	24/04
11 ^a	Relatório 10 - ADC	08/05
13 ^a	Relatório 11 - UART	15/05
14 ^a	Relatório 12 - Exercícios gerais	22/05 – 29/05
15 ^a	Projeto - Desenvolvimento	05/06 – 12/06
16 ^a	Projeto - Apresentação	19/06

Critérios de Avaliação:

NL1 = Média aritmética simples dos relatórios 1 ao 7.

PF: Projeto final

MR: Média aritmética simples dos relatórios 8 ao 12.

$NL2 = (PR * 0,70) + (MR * 0,30)$

$NPL = NL1 * 0.3 + NL2 * 0.7$