





## ACTA DE REUNIÓN N° 1

Asignatura	ESTRUCTURA DE DATOS	Fecha:	20/05/25
Responsable de grupo	Garcia Betancourt Israel Jedidias	Hora de inicio:	16:00 PM
Modalidad de Reunión	Presencial y Virtual	Hora de fin	20:11 PM

### Integrantes:

Apellidos y nombres	Asistió (Si/No)	% Participación	Firma
1. Garcia Betancourt Israel Jedidias	Si	100%	
2. Leon Armas Luis Aram	Si	100%	
3. Véliz Durand Vieri	Si	100%	
4. Ramírez Quillatupa Juan Diego	Si	100%	

Temas tratados	Acuerdos	Responsables	Fecha de entrega
Pseudocódigo	Se debe realizar el pseudocódigo en Pseint. La lógica se revisará entre todos.	Garcia Betancourt Israel Jedidias	20/05/2025
Diagrama de la Estructura de Datos	Se deben realizar los diagramas: estructura de un nodo, lista enlazada, simulación con arreglos ,entre otros.	-Ramírez Quillatupa Juan Diego -Leon Armas Luis Aram	20/05/2025
Acta de reunión	Se realiza el acta con todas las evidencias del trabajo.	Veliz Durand Vieri Del Piero	20/05/2025

### Observaciones:

- Cada participante del grupo cumplió con su parte en la fecha y hora indicada

### Evidencias de trabajo Grupal

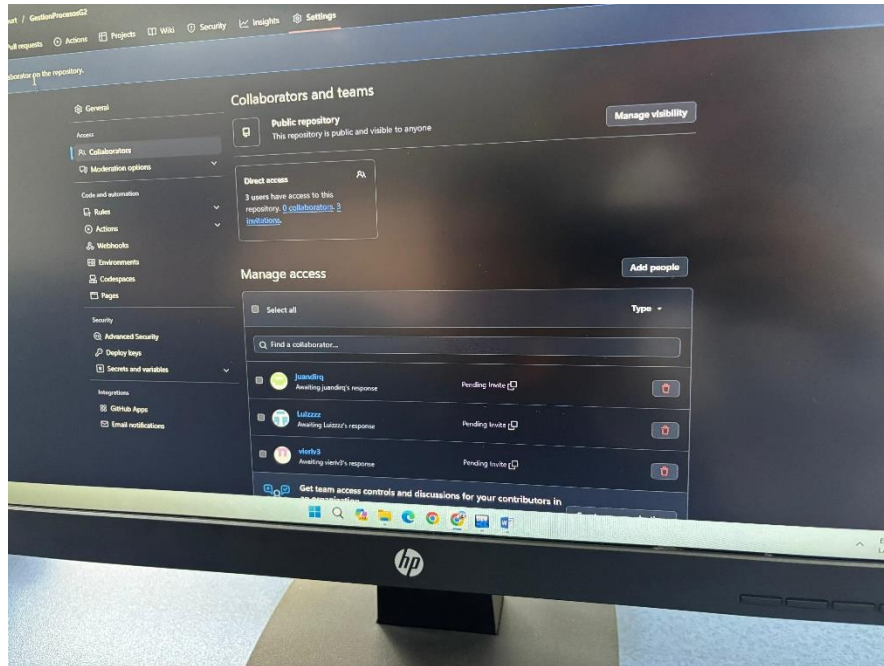
Enlace de Herramienta Colaborativa:

- 
- Firmas:  
[https://www.canva.com/design/DAGoBR\\_DOZw/NdcyQ2nLhrOYHfZ45Bxu3g/edit](https://www.canva.com/design/DAGoBR_DOZw/NdcyQ2nLhrOYHfZ45Bxu3g/edit)
  - Diagramas de las estructuras de datos a implementar:  
[https://lucid.app/lucidchart/457c69ba-9151-4eca-a34e-6c8fec21cab6/edit?viewport\\_loc=135%2C92%2C1705%2C796%2C0\\_0&invitation\\_id=inv\\_95398363-859b-4f55-9687-98137b853153](https://lucid.app/lucidchart/457c69ba-9151-4eca-a34e-6c8fec21cab6/edit?viewport_loc=135%2C92%2C1705%2C796%2C0_0&invitation_id=inv_95398363-859b-4f55-9687-98137b853153)

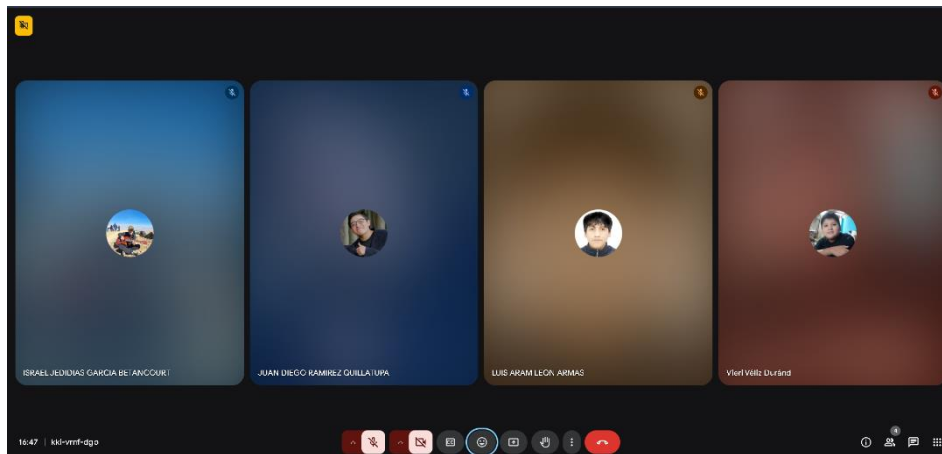
- Pseudocódigo de las principales operaciones:  
<https://sistemagestionprocesosg2.netlify.app/>

**Fotografías:**

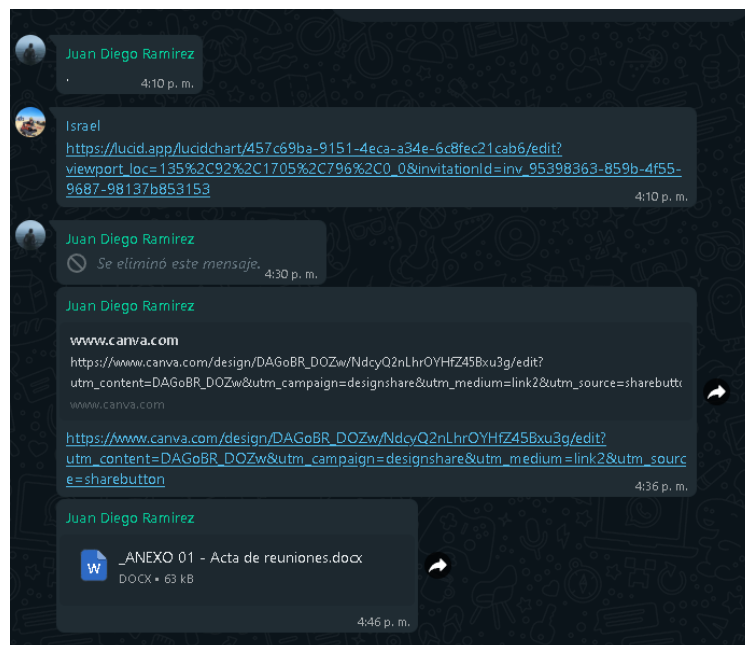
**Reunión Física:**



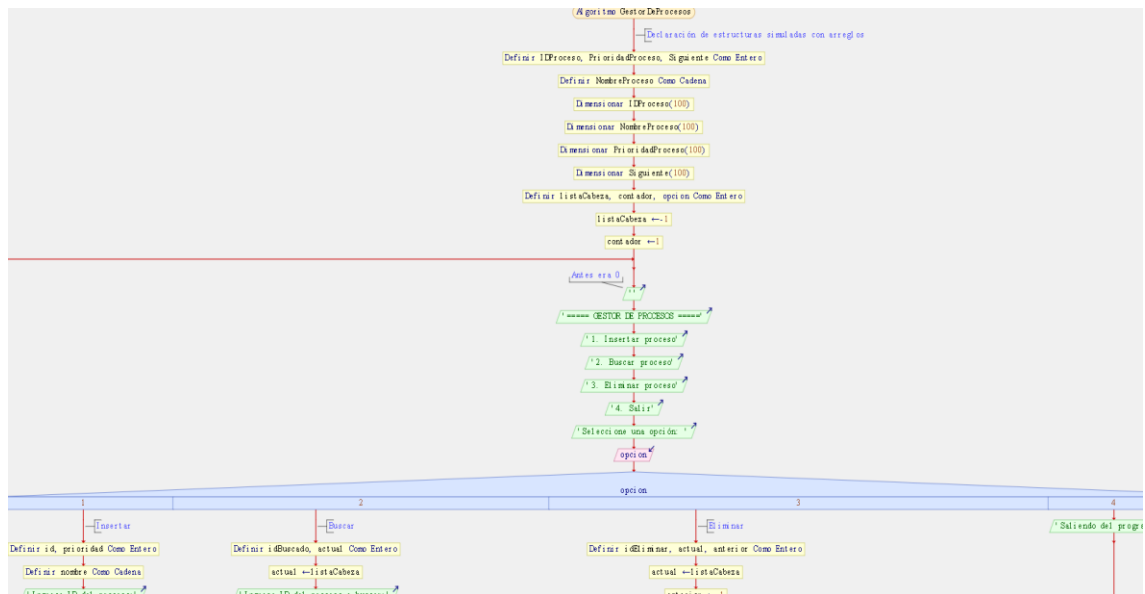
## Google Meet(Reunión Virtual):



## Whatsapp:



## Pseudocódigo en Pseint:



Link: <https://sistemagestionprocesosg2.netlify.app/>

## Diagrama de la estructura de datos:

Diagramas de las estructuras de datos a implementar

IBRAEL ARZOBARDO SANCHEZ DE TANCOURT | May 20, 2025

Diagrama 1 - Estructura de un nodo de proceso

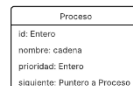
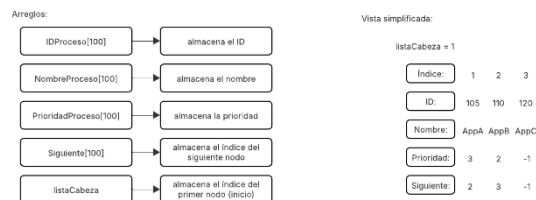


Diagrama 2 - Lista Enlazada de procesos



Diagrama 3 - Simulación con arreglos en PSeInt Arreglos



Lista enlazada visual (con nodos conectados)



Link: [https://lucid.app/lucidchart/457c69ba-9151-4eca-a34e-6c8fec21cab6/edit?viewport\\_loc=-855%2C-145%2C4231%2C2074%2C0\\_0&invitationId=inv\\_95398363-859b-4f55-9687-98137b853153](https://lucid.app/lucidchart/457c69ba-9151-4eca-a34e-6c8fec21cab6/edit?viewport_loc=-855%2C-145%2C4231%2C2074%2C0_0&invitationId=inv_95398363-859b-4f55-9687-98137b853153)

### Planificación de tareas y responsabilidades por integrante

Integrante	Semana 1: Planificación y diseño	Semana 2: Implementación y desarrollo	Semana 3: Finalización y pruebas
<b>Israel</b>	<ul style="list-style-type: none"> <li>- Participar en el análisis del problema.</li> <li>- Diseñar el Gestor de Procesos (lista enlazada).</li> <li>- Elaborar pseudocódigo de las operaciones: inserción, eliminación, búsqueda, modificación de prioridad.</li> </ul>	<ul style="list-style-type: none"> <li>- Implementar el módulo del Gestor de Procesos.</li> <li>- Probar operaciones de lista enlazada.</li> </ul>	<ul style="list-style-type: none"> <li>- Finalizar detalles del módulo.</li> <li>- Realizar pruebas de funcionamiento.</li> <li>- Apoyar en la documentación y presentación.</li> </ul>
<b>Juan</b>	<ul style="list-style-type: none"> <li>- Diseñar el Planificador de CPU (cola de prioridad).</li> <li>- Redactar pseudocódigo de encolamiento, desencolamiento y visualización.</li> </ul>	<ul style="list-style-type: none"> <li>- Desarrollar e implementar la cola de prioridad.</li> <li>- Simular ejecución de procesos.</li> </ul>	<ul style="list-style-type: none"> <li>- Completar y probar el módulo.</li> <li>- Apoyar en integración y documentación.</li> </ul>
<b>Luis</b>	<ul style="list-style-type: none"> <li>- Diseñar el Gestor de Memoria (pila).</li> <li>- Desarrollar pseudocódigo para push, pop y ver estado de memoria.</li> </ul>	<ul style="list-style-type: none"> <li>- Programar el gestor de memoria con pila.</li> <li>- Verificar asignación y liberación correcta.</li> </ul>	<ul style="list-style-type: none"> <li>- Realizar pruebas de memoria.</li> <li>- Ajustes finales y apoyo en presentación.</li> </ul>
<b>Vieri</b>	<ul style="list-style-type: none"> <li>- Coordinar la elaboración del documento de diseño.</li> <li>- Diseñar diagramas generales del sistema.</li> <li>- Apoyar a los demás integrantes en la redacción del plan.</li> </ul>	<ul style="list-style-type: none"> <li>- Integrar los módulos en un solo programa.</li> <li>- Realizar pruebas iniciales de integración.</li> <li>- Supervisar calidad del código.</li> </ul>	<ul style="list-style-type: none"> <li>- Dirigir pruebas generales del sistema.</li> <li>- Elaborar la documentación final.</li> <li>- Coordinar el ensayo de la presentación.</li> </ul>