

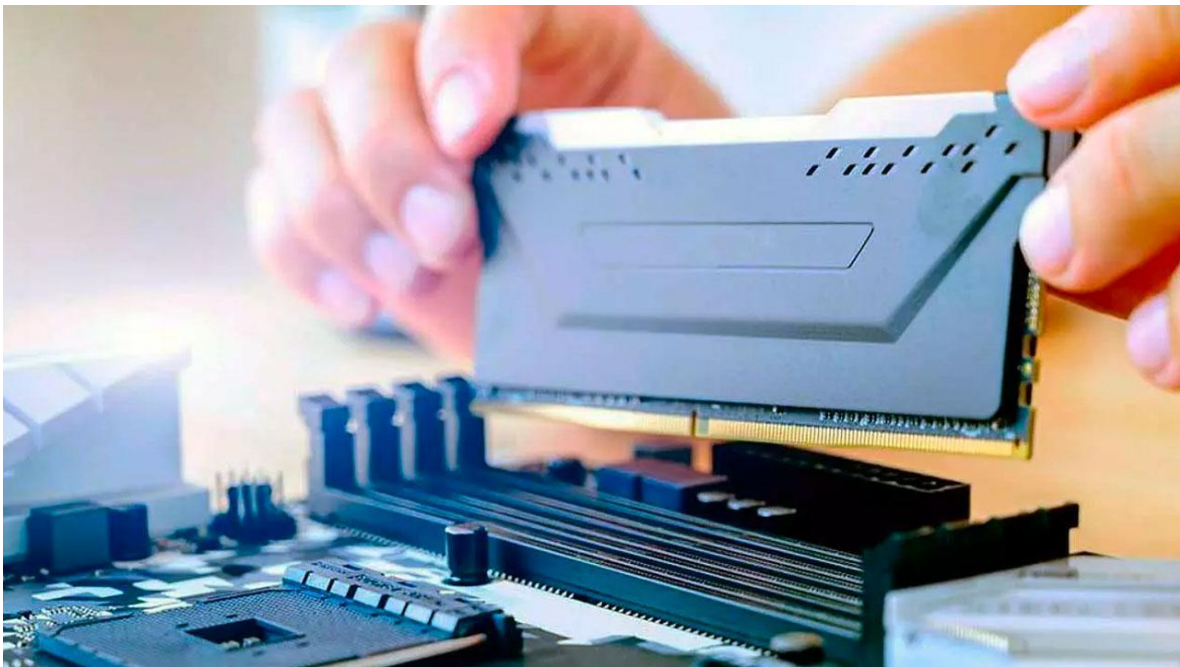
ARQUITECTURA DE COMPUTADORAS

REPORTE PRACTICA #3

JESUS ISRAEL GARCIA CORTES

EQUIPO 5

GRUPO 5-6PM



DDR: La primera generación de memoria DDR. Tiene una velocidad de transferencia de datos de 266, 333 o 400 MHz.

lanzada en el año 2000, no empezó a usarse hasta casi 2002.

Operaba a 2.5 V y 2.6 V y su densidad máxima era de 128 MB (por lo que no había módulos con más de 1 GB).

DDR2: La segunda generación de memoria DDR. Tiene una velocidad de transferencia de datos de 533, 667, 800 o 1066 MHz.

lanzada hacia 2004, funcionaba a un voltaje de 1.8 voltios, un 28% menos que DDR. Se dobló su densidad máxima hasta los 256 MB (2 GB por módulo).

DDR3: La tercera generación de memoria DDR. Tiene una velocidad de transferencia de datos de 1333, 1600, 1866 o 2133 MHz.

este lanzamiento se produjo en 2007, y supuso toda una revolución porque aquí se implementaron los perfiles XMP. Para empezar los módulos de memoria operaban a 1.5 V y 1.65 V, con velocidades base de 1.066 MHz, pero que llegaron mucho más allá, y la densidad llegó hasta a 8 GB por módulo.

DDR4: La cuarta generación de memoria DDR. Tiene una velocidad de transferencia de datos de 2133, 2400, 2666, 3200 o 3600 MHz.

este lanzamiento se hizo de rogar y no llegó hasta 2014, pero a día de hoy es ya el más extendido. Se reduce el voltaje hasta 1.05 y 1.2 V, aunque muchos módulos operan a 1.35 V. Actualmente ya hay módulos de 32 GB, pero esto también se va ampliando poco a poco.

DDR5: La quinta generación de memoria DDR. Tiene una velocidad de transferencia de datos de 4800, 5600, 6400 o 8400 MHz.

su lanzamiento comercial se produjo a finales en el 2021, llegará a anchos de banda de hasta 6.4 Gbps en sus modelos iniciales y va a ser la primera memoria DDR de doble canal en un solo chip.

Su capacidad de almacenamiento máximo en un módulo de memoria es de 128 GB y tiene la particularidad de traer por primera vez la capacidad de variar el voltaje y con ello la velocidad de reloj dentro de la propia unidad DIMM. Este controlador se denomina PMIC y representa el mayor salto evolutivo en la memoria RAM de la historia por las capacidades que posee.

DDR



DDR2



DDR3



DDR4



DDR5

