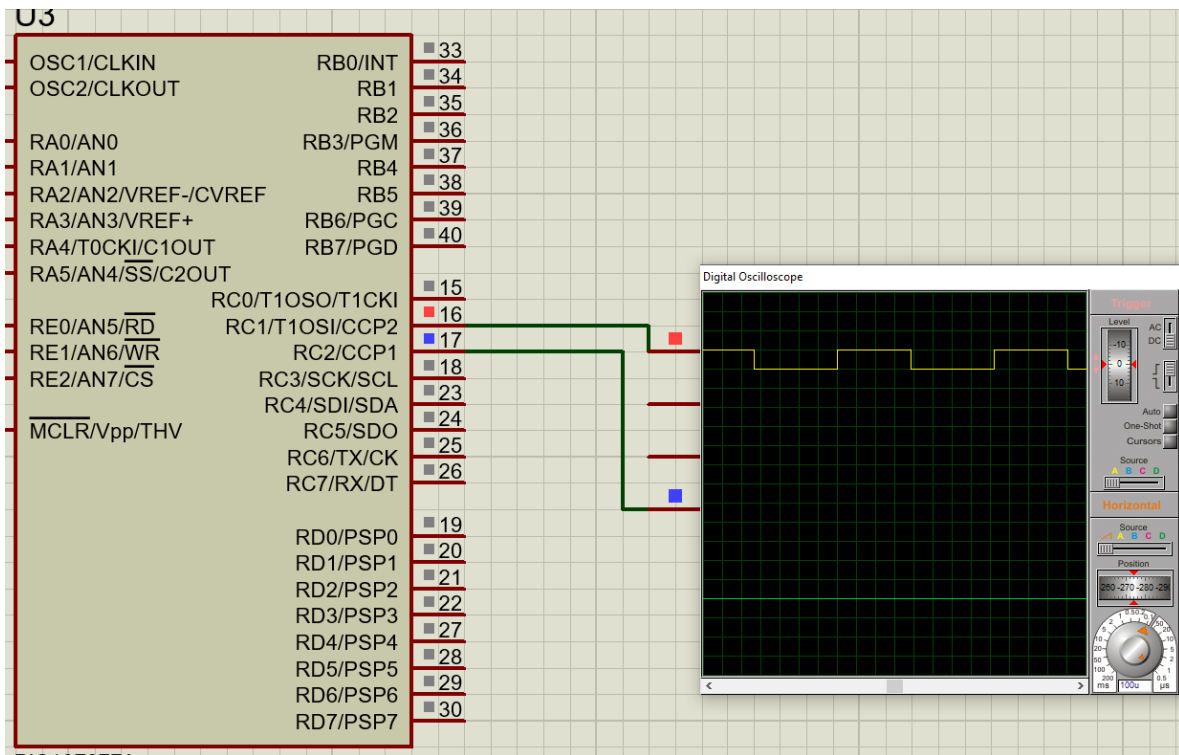


Tarea PWM



Muestra del primer ejercicio corriendo, como se puede apreciar cada cuadro horizontal vale 100 microsegundos mientras vertical vale 5V

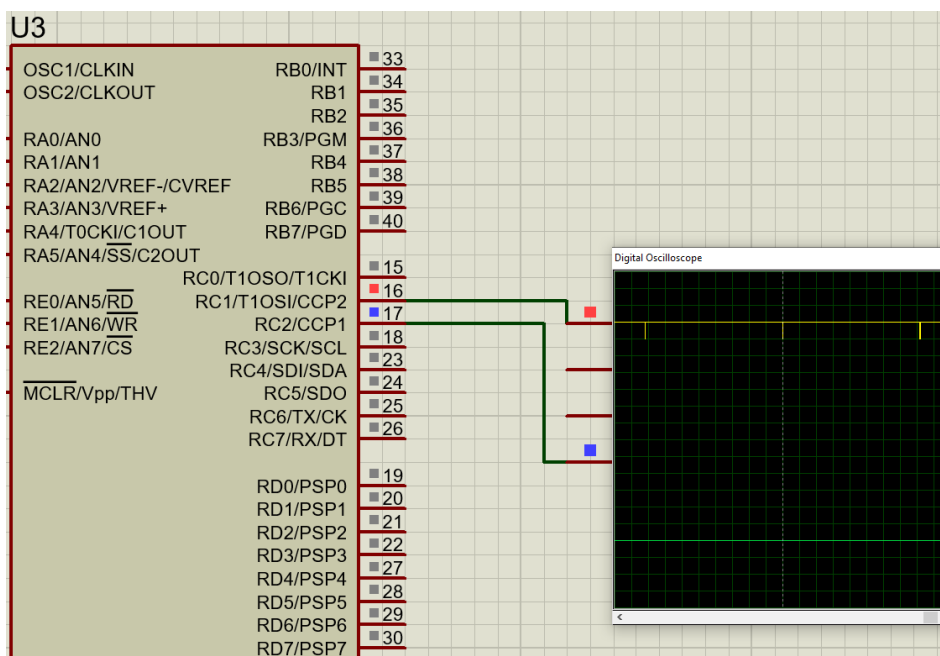
Tenemos un PWM con periodo de 819.2 microsegundos cambiando entre 0 y 5V

Con el periodo de 819.2 microsegundos se puede inferir que la frecuencia vale 1220.7 Hz dado que el PWM es de 10 bits en este sistema y asignamos d'120 a los 8 bits mas significativos de estos 10 bits, vemos que el ciclo de trabajo es del 46.875%

Dado que sabemos el periodo y el ciclo de trabajo podemos ver que el tiempo que pasa encendido es de 384 microsegundo mientras que apagado pasa 435.2 microsegundos

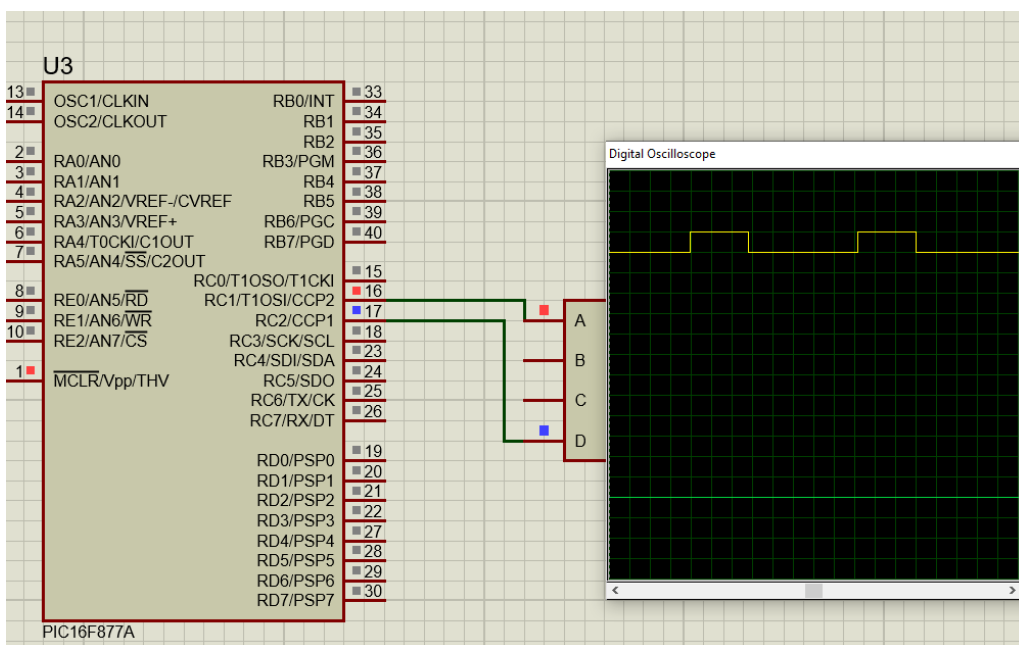
Como se ve en el grafico el puerto donde se ve reflejado el PWM es en el PuertoC,1 es decir el CCP2, esto se decidio cuando se hizo la configuración del CCP2CON

Modificando el ciclo de trabajo cargando 255 a CCPR2L



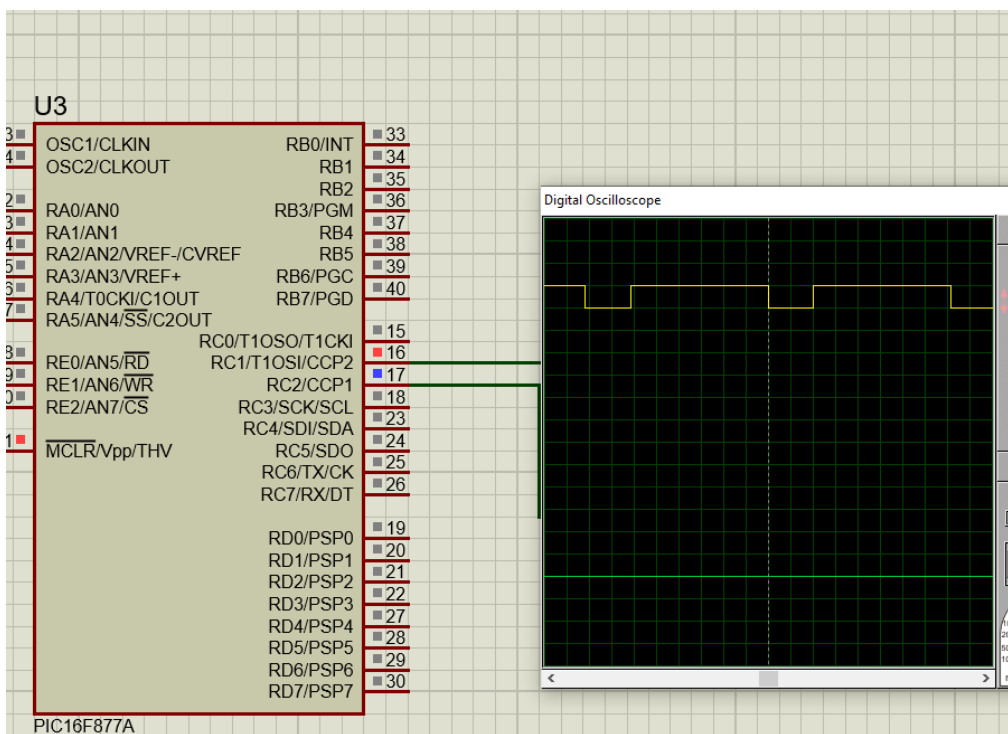
Como vemos el ciclo de trabajo se vuelve casi del 100%

Con un ciclo de trabajo del 34.76% se ve que pasa mucho menos tiempo en alto



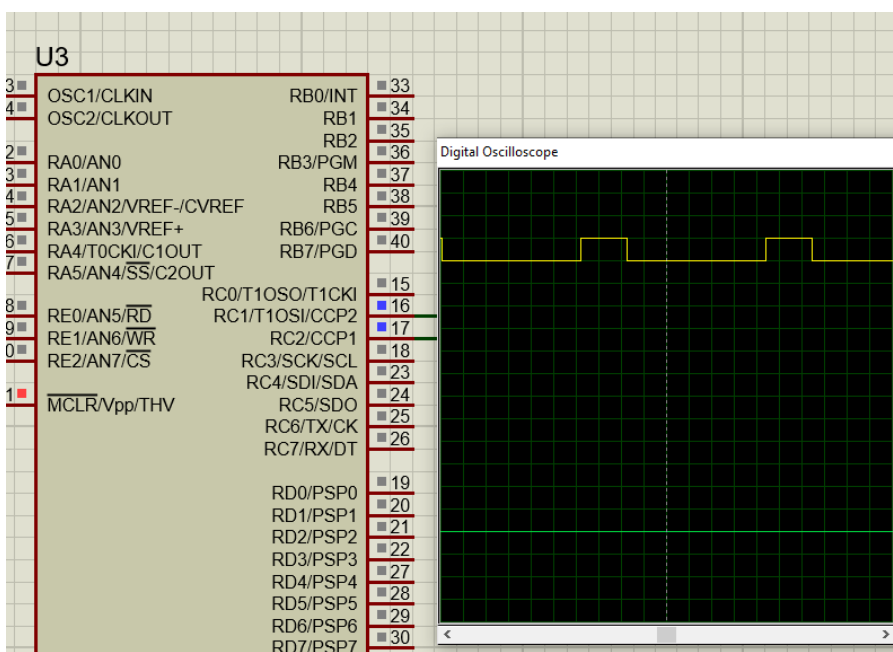
Ciclo de trabajo del 75%

Se nota que el menor tiempo se pasa apagado como debe de ser, en este caso se logro obtener un valor exacto



Con un ciclo de trabajo del 25% exacto

se obtiene el efecto contrario al ciclo de trabajo de 75%



Ciclo de trabajo del 66.01%

Se observa que pasamos 2 veces el tiempo apagado (2/3 on)

