IO_LOGIC_U AS_N_i CLK AS_N--CLK -ACK_N MACK_N_o fpgaClk_i fpgaClk_i RESET RESET -Rsel Rsel_o IN_INITin_init_i sdCas_bo sdCas_bo sdCe_bo sdCe_bo RACK_N-RACK_N_i sdCke_o sdCke_o SACK_N_i SACK_NsdClk_o sdClk_o sdDqmh_o sdDqmh_o sdClkFb_i sdClkFb_i sdDqml_o sdDqml_o sdRas_bo sdRas_bo WR_OUT_N-WR_N_i sdWe_bo sdWe_bo Ssel_o Card_Sel MAO(31:0) MA_i(31:0) STEP_EN step_en_o -WR_IN_N MDO(31:0) MD_i(31:0) WR_N_o A_o(9:0) -AI(9:0) R_DO(31:0)-RD_i(31:0) DO (31:0) -DO(31:0) sdAddr_o(12:0)> sdAddr_o(12:0) SDO(31:0) SD_i(31:0) sdBs_o(1:0)> sdBs_o(1:0) SdData_io(15:0) sdData_io(15:0)