CLK

AI(9:0)

MUX4_32bit

in_A(31:0)	A(31:0)	O(31:0)	D(31:0)
in_B(31:0)	B(31:0)		
in_C(31:0)	C(31:0)		
in_D(31:0)	D(31:0)		
AI(6:5)	sel(1:0)		

Control

CARDSEL	CARDSEL	SACK_N	ACK
WR_N	WR_N		
CLK	CLK		
AI(9:7)	BA(2:0)		

BUF5

| AI(4:0) | I(4:0) | O(4:0) | LSB_5_OUT(4:0) |