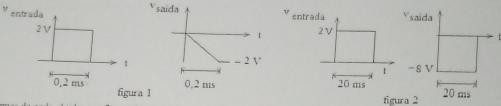
Aluno (a): Avaliação

 O circuito que representa um integrador tem a resistência de 20kΩ, de princípio, é para funcionar como um integrador. arabém pode funcionar como um inversor se for introduzido o resistor R. Introduziu-se na cinsada do carento um palso, mostrado na fig.ara 1. Observou-se na saida o aparecimento do sinal mostrado na mesma figura. Em seguida, colocou-se na entrada do circuito um novo pulso e na saida apareceu a resposta ao sinal de entrada. Ambos mostrados na figura 2. Su sor que o capacitor está inicialmente descarregado.

Faça o que se pede: (3 pontos)

Calcular, a- C b- R. c- Frequência de corte do circuito.



2- As formas de onda obtidas nas figuras 3 e 4 são de um circuito modificador de forma de onda, ou seja, um circuito não linear. Com os dados fornecidos nas figuras é possível identificar o circuito que proporcionou tais formas de onda bem como os valores dos seus componentes. Como o circuito é um circuito não linear ele faz uso de um capacitor de 19,1 μF e a frequência de corte do circuito é de 50

Faça o que se pede.

a- Desenhar o circuito que deu origem as formas de onda.

b- Calcular o valor de cada um dos componentes apresentados no circuito.

(2 pontos)



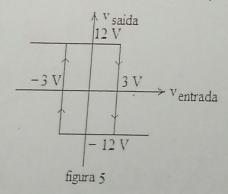
3- O gráfico mostrado na figura 5 representa a curva de histerese de um circuito modificador de forma de onda. Supõe-se que o circuito está inicialmente saturado positivamente e que na perdas de saturação de ± 2 V na saída do circuito. Na entrada do circuito se colocou um sinal schoidal

 $v_{entrada} = 5 \operatorname{scn} (400\pi 1) V.$

Faça o que se pede: (2 pontos)

a- Desenhar o circuito que deu origem a curva apresentada na figura 5 bem como a relação entre os elementos contidos no circuito.

b- Desenhar os gráficos da tensão de entrada e de saída em função do tempo. Nos gráficos apresentar a tensão de pico a pico e o período.

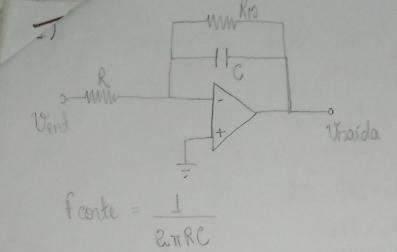


2- Vecessita-se gerar um sinal de onda quadrada para alimentar o circuito integrador para que apareça na saida do circuito um sinal triangular na mesma frequência do sinal de entrada cujo período é apresentado na figura 1. Supõe-se que o operacional usado na implementação do circuito é alimentado com uma tensão continua de ± 12 V e que não há perdas de saturação na saída do mesmo. O capacitor usado no circuito é de 10 nF e deve-se fazer o termo ln [(1 + B) / (1 - B)] na expressão que calcula o período do sinal da onda quadrada seja igual a 1.

Faça o que se pede: (2 pontos)

a- Calcular o resistor que faz parte do circuito do gerador de onda quadrada, bem como a relação entre os dois resistores que fazem parte ca realimentação positiva do circuito. Usar o periodo do sinal mostrado na figura 1.

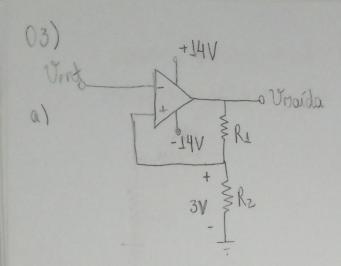
E-Calcular a tensão de saída do circuito integrador (sinal de onda triangular) quando na entrada for introduzido o sinal gerado da onda quadrada. Usar o resistor de R do circuito integrador e o capacitor obtidos na 1º questão.



The first < fe + cinculto inversor He fant >> fe + cinemito integrador

b) Vnaída =
$$-\frac{Rm}{R}$$
. Vent
 $-8 = -\frac{Rm}{R}$. $2 = \sqrt{2}Rm = 160 \cdot 10^{3}$

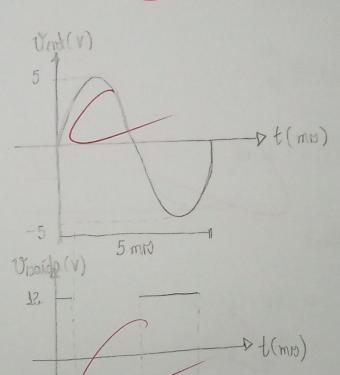
Fee Buears Dides Junior



Pordas de saturação de ±2V

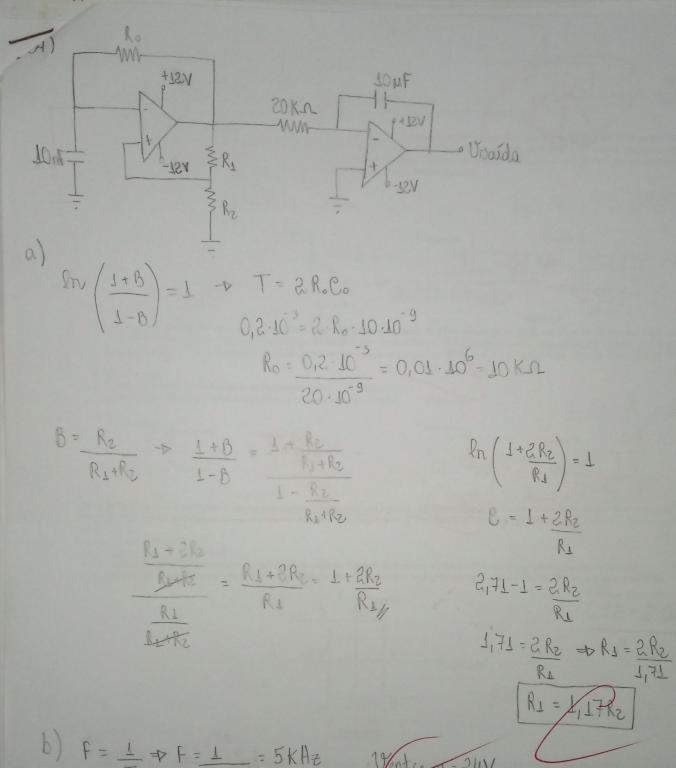
$$3 = \frac{R_Z}{R_1 + R_2} \cdot 12$$

b) Vent = 5 men (400 mb)



5mm

-75



b)
$$f = \frac{1}{T} \Rightarrow f = \frac{1}{0.2 \cdot 10^3} = 5 \text{ KHz}$$

Visaída (p-p) = Vint (p-p)

4 $f RC$

Visaída (p-p) = $\frac{24}{4 \cdot 5 \cdot 10^3 \cdot 20 \cdot 10^3 \cdot 10 \cdot 10^3} = 5 \text{ V}$

Feo buears Bades Joines

fert >> fe + circuito diferenciador

- Unaida fert « fe + circuito inversor

fconte = 50Hz ; C = 19, 1 pt

$$-9 = -\frac{R}{0.16 \cdot 10^{3}} \Rightarrow 3R = 1.444 \cdot 10^{3}$$

$$R = 0.49 R_{-0}$$

Teolonears Hades Junior