## תוכן עניינים:

2	נושאי המעבדה:	A.
2	חומר הכנה למעבדה:	В.
2	שאלות הכנה – MSP430 DMA module:	C.
3	חלק מעשי – כתיבת קוד המערכת (באופן גנרי ופורטאבילי):	.D
	צורת הגשה דוח מכין:	
	צורת הגשה דוח מסכם:	

# **DMA (Direct Memory Access)**

## A. נושאי המעבדה:

בניסוי מעבדה זה נעסוק בנושא DMA.

באופן כללי בעזרת מודול DMA נוכל להעביר בלוקי מידע ממודלי-חומרה (peripheral hardware) או מהזיכרון אל מודלי-חומרה או לזיכרון וזאת ללא שימוש ב- CPU. מאחר ומבחינה סטטיסטית העברת מידע רב היא בעלת התנהגות מודלי-חומרה או לזיכרון וזאת ללא שימוש ב- CPU מיותר ו"גוזל" זמן והספק יקרים הנדרשים לצורך לוקאלית (המידע מתפרס על פני ערכי כתובות סמוכים) שימוש ב- CPU מיותר ו"גוזל" זמן והספק יקרים הנדרשים לצורך ייבוא נתונים. בבקר MSP430x4xx (בקר משפחה 4, בשונה מבקר משפחה 2 בו לא קיים מודול (DMA) ישנו מודול DMA אחד בעל שלושה ערוצים שונים בלתי-תלויים, כאשר בו זמנית ניתן להפעיל רק אחד מהם. קובצי קוד לדוגמה בשימוש DMA נמצאים במודל.

## B. חומר הכנה למעבדה:

- MSP430x4xx family user guide עמודים 377-405 בספר DMA עמודים בפרק התיאורטי בפרק התיאורטי בפרק + קוד לדוגמה הנמצא במודל תחת לשונית חומר עזר)
  - הפעלת קוד לדוגמא והבנתו במקביל לחומר התיאורטי הנלמד.
    - על בסיס הנ"ל לבצע את מטלת המעבדה היישומית.

## C. שאלות הכנה – MSP430 DMA module:

- **1)** הסבר/י בפירוט את המוטיבציה לשימוש ב DMA ביחס ל- CPU לצורך העברת נתונים (מהו ה Tradeoff).
  - 2) הסבר/י בפירוט את ארבע השיטות המעון, רשמו דוגמה מתאימה עבור כל אחת מהשיטות.
- . הסבר/י בפירוט את שש השיטות להעברת מידע בשימוש DMA, רשמו דוגמה מתאימה עבור כל אחת מהשיטות.
- timerB, ADC12, DAC12, בר√י כיצד ניתן להשתמש ב DMA לצורך העברת מידע מהמודולים 7. TimerB, ADC12, DAC12, רשמו דוגמה מתאימה עבור כל אחת מהשיטות.
  - ומדוע יש צורך בו. DMA Channel Priorities הסבר/י את המושג
  - : ממן העברה בפועל + תקורה) במקרים הבאים: DMA Transfer Cycle Time (זמן העברה בפועל + הסבירו כיצד מורכב ה-
  - Case 1:

CPU Operating Mode - Active mode
CPU Clock Source MCLK - DCOCLK

Case 2:

CPU Operating Mode - Low-power mode LPM0/1 CPU Clock Source MCLK - DCOCLK

- 7) הסבר/י באילו תנאים תתבצע בקשת פסיקה של מודול DMA.
- 8) הסבר/י האם מודול פריפריאלי יכול לבצע בקשת DMA ובקשת פסיקה בו זמנית.

# D. <u>חלק מעשי – כתיבת קוד המערכת באופן גנרי ופורטאבילי (בסביבת פיתוח CCS בלבד):</u>

## הקדמה:

בניסוי זה, נממש מערכת Embedded מבוססת מאיץ חומרה DMA לצורך ביצוע מניפולציה ועיבוד מידע על מבני נתונים דורש פעולות load, store בכמות גדולה דבר אשר אינו מתאים מבנה נתונים. ביצוע עיבוד מידע על מבני נתונים דורש פעולות cPU בכמות גדולה דבר אשר אינו מתאים לביצוע בעזרת CPU מבחינה סיבוכיות זמן וניצול אנרגיה. בניסוי זה נלמד לשלב מימוש אלגוריתם לצורך עיבוד מידע המבוסס על שימוש ב CPU ובמאיץ חומרה DMA בצורה נכונה, מבחינה זמן תגובת המערכת וצריכת הספק במערכת Low Power MCU.

#### <u>דרישת חיבורי החומרה:</u>

## חיבורי חומרה של המערכת:

- 1. הלחצנים PB2 PB0 מחוברים לרגלי הבקר P1.0 P1.2 בהתאמה
- 2. מסך LCD נדרש לחבר את D7-D4 לרגליים P1.7-P1.4 בהתאמה (אופן עבודה של ה- LCD בארבע סיביות של מידע) + שלושת קווי הבקרה של ה- LCD לרגליים P2.7, P2.6, P2.5 (קוד עבור LCD נתון במודל, עליכם לעדכנו לצרכיכם).
  - 3. חיבור ה- Keypad ל P10 ואת רגל הפסיקה לרגל P2.1 (ראו נספח בנושא P10)

## ארכיטקטורת תוכנה של המערכת:

- 1. ארכיטקטורת התוכנה של המערכת נדרשת להיות מבוססת Simple FSM (כמתואר בדו"ח מכין 1) המבצעת אחת מתוך ארבע פעולות בהינתן בקשת פסיקה חיצונית של לחיצת לחצן מתוך שלושת הלחצנים.
- 2. קוד המערכת נדרש להיות מחולק לשכבות כך שהוא יהיה נייד (portable) בקלות בין משפחות MSP430ע"י החלפת שכבת ה- BSP בלבד.
- 3. טרם שלב כתיבת הקוד נדרש לשרטט גרף דיאגרמת FSM <u>מפורטת</u> של ארכיטקטורת התוכנה של המערכת ולצרפה לדו"ח מכין. המצבים אלו הצמתים והקשתות אלו המעברים ממצב למצב בגין בקשות פסיקה.
  - 4. <u>תזכורת</u>: אסור לבצע השהייה ע"י שימוש ב poling למעט עבור debounce ברוטינת שירות של בקשות פסיקה בגין לחצנים.

#### דרייברים שכבת ה HAL תוספות לתמיכה במערכת:

- 1. כתיבת פונקציות ה driver של ה LCD צריכות להיות ממוקמות ב HAL בעוד שלדוגמה פונקציה לכתיבת מחרוזת המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API
  - 2. כתיבת פונקציות ה driver של ה Keypad צריכות להיות ממוקמות ב HAL בעוד שלדוגמה פונקציה לקליטת מחרוזת מה Keypad המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API
  - 3. מצב 2 של המערכת מבוסס תכונת DMA של העברת מידע מטווח כתובות בזיכרון אחד לטווח כתובות אחר בזיכרון, הגדירו לכך דרייבר מתאים
- של העברת מידע מטווח כתובות בזיכרון לרכיב פריפריאלי, הגדירו לכך DMA א מצב 3 של המערכת מבוסס תכונת. דרייבר מתאים

## מבנה נתונים סטטיים של המערכת:

באופן הבא: char מטיפוס main נדרש להגדיר מטריצת מידע (מערך דו-ממדי סטטי) בשכבת ה

```
Char data_matrix[M][N] = {
    "An apple a day keeps the doctor away",
    "climb on the bandwagon",
    "Dot the i's and cross the t's",
    "He who pays the piper calls the tune",
    "The pen is mightier than the sword",
    "The pot calling the kettle black",
    "shed crocodile tears",
    "Close but no cigar",
    "Cut from the same cloth",
    "Strike while the iron's hot"
};
```

ומערך סטטי נוסף מטיפוס char בשם char בשם idiom\_recorder בגודל של 32 לאחסון הקלטת פתגם/ביטוי/ניב ע"י השערך השפח ביטוי/ניב ע"י השתמש דרך ה-Keypad (ראו מצב 1).

## :(state=idle=0)

בלחיצת RESET או בסיום ביצוע כל המצבים, הבקר נמצא/חוזר למצב שינה (Sleep Mode).

## בלחיצה על לחצן PB0):

לצורך מימוש idiom recorder נדרש להדפיס בקשה למשתמש דרך ממשק מתאים על גבי מסך ה- LCD לצורך קלט של פתגם (באמצעות הקלדה) עד מקסימום 32 תווים דרך הקלדתם על גבי ה Keypad ולאחסן במערך idiom\_recorder נדרש לבצע חיווי על גבי מסך ה LCD של התווים אותם מקליד המשתמש.

הערה: המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר.

# Keypad

1/G	2/H	3/I	C/J
4/K	5/L	6/M	D/N
7/0	8/P	9/Q	E/R
A/S/T	0/U/V	B/W/X	F/Y/Z

## בלחיצה על לחצן PB1):

הגדירו פונקציה לביצוע מיזוג (Merge) בין שתי שורות במטריצת למחת (שתי מחרוזות) בעזרת (שתי מחרוזות) בעזרת לתוך בלבד. הפונקציה מקבלת שתי מחרוזות ומעבירה שליטה ל DMA לצורך מיזוג שתי המחרוזות לתוך מערך בלבד, בשימוש אופן עבודה Block transfer בעזרת DMA בלבד, בשימוש אופן עבודה בלילה ע"י מקש Keypad (בשימוש כתיבה לשתי השורות עם יכולת גלילה ע"י מקש CDD (בשימוש כתיבה לשתי השורות עם יכולת גלילה ע"י מקש 6-0 לבחירת לבחירתם). בכניסה למצב זה, נדרש לבקש מהמשתמש לבחור בעזרת ה Keypad שני אינדקסים 0-9 לבחירת שתי שורות במטריצת למדם.

לדוגמה עבור בחירת אנדקסים 0,9 תוכן מחרוזת *strMerge הוא:* 

"An Strike apple while a the day iron's keeps hot the doctor away"

המצב מוגדר להסתיים לאחר הדפסת מערך strMerge על גבי מסך ה

## בלחיצה על לחצן PB2 (state=3):

בעזרת DMA בלבד, בשימוש אופן עבודה Block transfer נדרש להציג על מערך הלדים את הערכים הבאים (128,64,32,16,8,4,23,13,40) בצורה מחזורית משמאל לימין עם השהייה של חצי שנייה בעזרת טריגר של TimerB.

<u>הדרכה:</u> נגדיר מערך באורך 8 לשמירת ערכי ההדפסה ללדים, העברת המידע תהיה בנפרד תא אחר תא PORT9 במערך ל PORT9 **בשימוש DMA** ותזמון המעבר יהיה בעזרת טריגר חומרה TACCR2\_CCIFG במרווחי זמן של 500ms.

המצב מוגדר להסתיים בלחיצה על לחצן של מצב אחר בסיום מחזור הצגה (של הלד הבודד על מערך הלדים).

## E. צורת הגשה דוח מכין:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה id1\_id2.zip (כאשר id1 < id2), רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
  - התיקייה תכיל את שני הפרטים הבאים בלבד:
  - מכין מכין "ח מכין pre\_lab<sub>x</sub>.pdf מכיל תשובות לחלק תיאורטי דו"ח מכין ✓
  - אוהשנייה של (\*.c מכילה שתי תיקיות, אחת של קובצי source קבצים עם סיומת (\*.c מכילה שתי תיקיות, אחת של הובצי אחת של הובצי header (קבצים עם סיומת h.\*).

## F. צורת הגשה דוח מסכם:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה id1\_id2.zip (כאשר id1 < id2), רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
  - התיקייה תכיל את שני הפרטים הבאים בלבד:
  - תיאור והסבר לדרך הפתרון של מטלת זמן אמת. final\_lab<sub>x</sub>.pdf קובץ √
  - אחת של <u>קובצי source (</u>קבצים עם סיומת \*.c) השנייה של CCS תיקייה בשם מכילה שתי תיקיות, אחת של <u>קובצי source (</u>קבצים עם סיומת header (קבצים עם סיומת header

## בהצלחה.