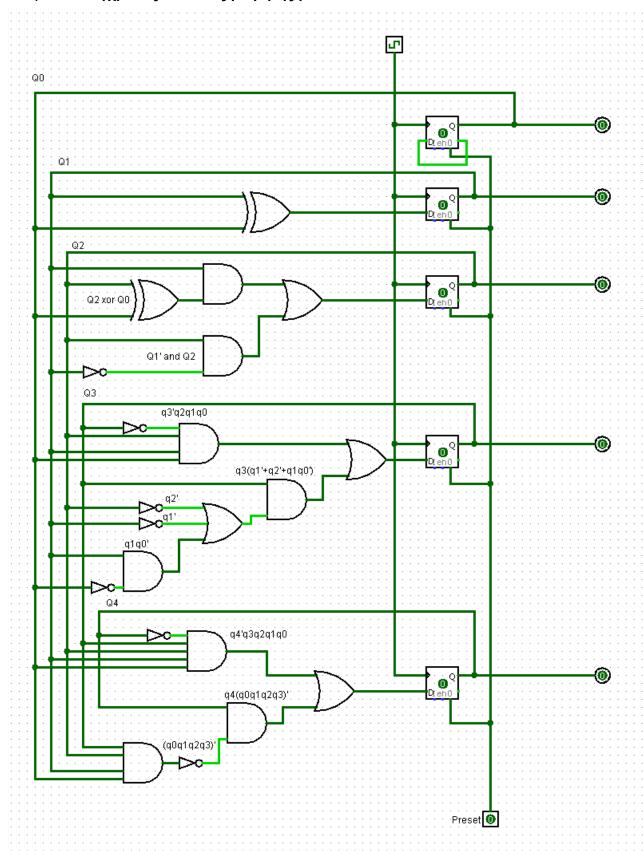
1) 5bit σύγχρονος δυαδικός μετρητής με D ff

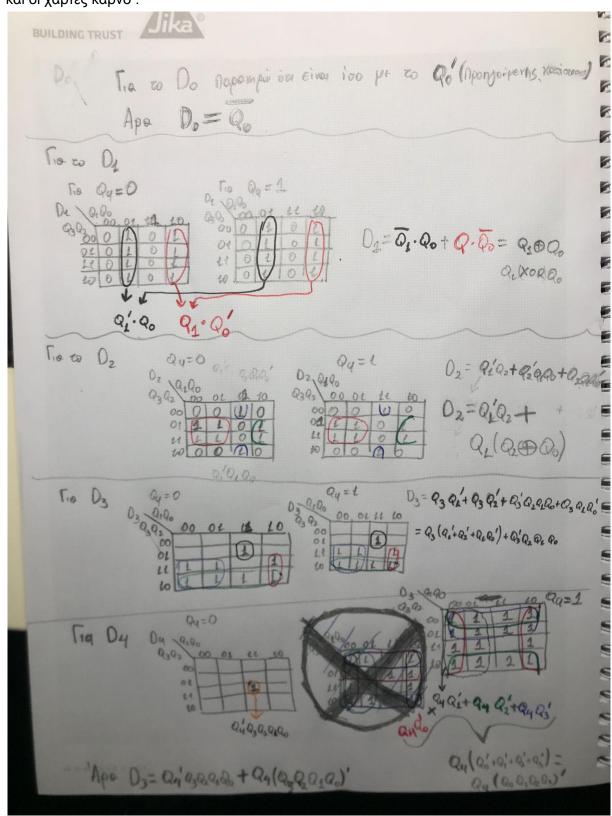


Αφού είναι σύγχρονος θα πρέπει να κάνουμε πινακάκι και χάρτες καρνό για κάθε ένα D(D0,D1,D2,D3,D4).

Ο πίνακας με τις τιμές:

	Α	В	С	D	E	F		G	Н	1	J	K	L
1					Προηγούμενη	Επόμενη							
2					Κατάσταση	Κατάσταση							
3					Q4 Q3 Q2 Q1 Q0	Q4 Q3 Q2	Q1 Q0	D4	D3	D2	D1	D0	
4		0	>	1	00000	00001		0	0	0	0	1	
5		1	>	2	00001	00010		0	0	0	1	0	
6		2	^	3	00010	00011		0	0	0	1	1	
7		3	^	4	00011	00100		0	0	1	0	0	
8		4	>	5	00100	00101		0	0	1	0	1	
9		5	>	6	00101	00110		0	0	1	1	0	
10		6	>	7	00110	00111		0	0	1	1	1	
11		7	>	8	00111	01000		0	1	0	0	0	
12		8	>	9	01000	01001		0	1	0	0	1	
13		9	>	10	01001	01010		0	1	0	1	0	
14		10	>	11	01010	01011		0	1	0	1	1	
15		11	>	12	01011	01100		0	1	1	0	0	
16		12	>	13	01100	01101		0	1	1	0	1	
17		13	>	14	01101	01110		0	1	1	1	0	
18		14	>	1 5	01110	01111		0	1	1	1	1	
19		15	>	16	01111	10000		1	0	0	0	0	
20		16	>	17	10000	10001		1	0	0	0	1	
21		17	>	18	10001	10010		1	0	0	1	0	
22		18	>	19	10010	10011		1	0	0	1	1	
23		19	>	20	10011	10100		1	0	1	0	0	
24		20	>	21	10100	10101		1	0	1	0	1	
25		21	>	22	10101	10110		1	0	1	1	0	
26		22	>	23	10110	10111		1	0	1	1	1	
27		23	>	24	10111	11000		1	1	0	0	0	
28		24	>	25	11000	11001		1	1	0	0	1	
29		25	>	26	11001	11010		1	1	0	1	0	
30		26	>	27	11010	11011		1	1	0	1	1	
31		27	>	28	11011	11100		1	1	1	0	0	
32		28	^	29	11100	11101		1	1	1	0	1	
33		29	>	30	11101	11110		1	1	1	1	0	
34		30	^	31	11110	11111		1	1	1	1	1	
35		31	>	0	11111	00000		0	0	0	0	0	
36													
37													

και οι χάρτες καρνό:



και έτσι βγαίνει το σωστό κύκλωμα.

το κάθε clock του D-ff συνδέεται με το ίδιο ρολόι (σύγχρονος)

και παίρνει για είσοδο το αποτέλεσμα του χάρτη καρνό

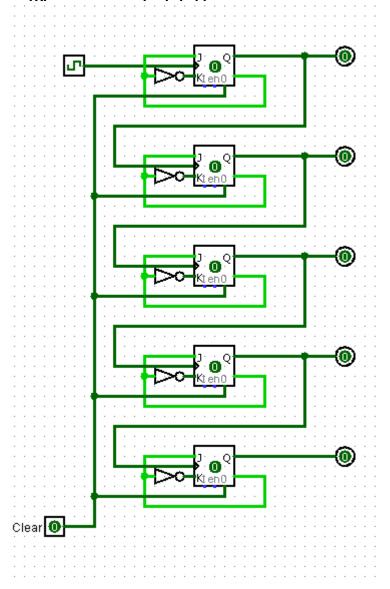
πχ για το D0 , D1 and D2 : D0=Q0' D1=Q0 Xor Q1

D2=(Q1'AND Q2) OR (Q1 AND (Q0 Xor Q2)) κτλ για τους άλλους.

Αν υπάρχει πιο σύντομη διαδικασία παρακαλώ στείλτε μου στο email:

cdtsingi@csd.auth.gr

2)5bit ασύγχρονο δυαδικό μετρητή με JK ff



η βασική λογική είναι ότι όταν J=0 K=1 έχουμε (reset) της εξόδου σε 0 ενώ όταν J=1 K=0 έχουμε (set) δλδ 1 στην έξοδο

Επιπλέον το αποτέλεσμα του πρώτου πάει σαν clock στο επόμενο JK-ff κτλ κτλ

Άρα όταν Π.Χ. Q0=1 συνεπάγεται ότι clock1=1 και:

-αν Q1=0 τότε Q1'=1 => J = Q1' = 1 και K = Q1 = 0 άρα θα γίνει (set) και το Q1 θα γίνει 1 το Q0 αφού είναι 1 το Q0'=0 => J = Q0 '= 0 και K = Q0 = 1 άρα θα γίνει (reset) δλδ Q0 θα γίνει 0

-αν Q1=1 τότε το Q1'=0 => J = Q1' = 0 και K = Q1 = 1 άρα θα γίνει reset δλδ το Q1 = 0 το ίδιο με πριν για το Q0 .