

	x0	x1	x2	x3	x4	x5	x6	x7	x8	x9	shah	xB	xC	xD	auto	xF
0x	NON 1 4	LD CB,d16 3 12	LD (C- B.),A 1 8	Inc C-B. 1 8	INC B 1 4 Z 0 H -	DEC B 1 4 Z 1 H -	LD B,d8 2 8	RLCA 1 4 0 0 0 C	Inc (a16),SP 3 20	AJOUTER HL,BC 1 8 - 0 CH	LD A,(CB) 1 8	DEC C-B. 1 8	INC C 1 4 Z 0 H -	DEC C 1 4 Z 1 H -	LD C,d8 2 8	RRCA 1 4 0 0 0 C
1 8x	ARRÊTER 0 2 4	LD DE,d16 3 12	LD (DE), A 1 8	INC DE 1 8	INC D 1 4 Z 0 H -	DEC D 1 4 Z 1 H -	LD D,d8 2 8	RLA 1 4 0 0 0 C	JR r8 2 12	AJOUTER HL, DE 1 8 - 0 CH	LD A, (DE) 1 8	DEC DE 1 8	INC E 1 4 Z 0 H -	DEC E 1 4 Z 1 H -	LD E,d8 2 8	RRA 1 4 0 0 0 C
2x	JR NZ,r8 2 12/8	LD HL,d16 3 12	LD (HL+), A 1 8	INC HL 1 8	POUCE 1 4 Z 0 H -	DEC H 1 4 Z 1 H -	LD H,d8 2 8	DAA 1 4 Z-0C	JR Z,r8 2 12/8	AJOUTER HL, HL 1 8 - 0 CH	LD A,(HL+) 1 8	DEC HL 1 8	INC L 1 4 Z 0 H -	Dec. L 1 4 Z 1 H -	RD L,d8 2 8	PCL 1 4 - 1 1 -
3x	JR NC,r8 2 12/8	LD SP,d16 3 12	LD (HL-),A 1 8	INC SP 1 8	INC (HL) 1 12 Z 0 H -	DEC (HL) 1 12 Z 1 H -	LD(HL),d8 2 12	FCS 1 4 - 0 0 1	JR C,r8 2 12/8	AJOUTER HL,SP 1 8 - 0 CH	LD A,(HL-) 1 8	DEC SP 1 8	INC A 1 4 Z 0 H -	DEC A 1 4 Z 1 H -	LD A,d8 2 8	FCC 1 4 - 0 0 C
4x	LD B,B 1 4	LD B,C 1 4	LD B,D 1 4	LD B, E 1 4	LD B,H 1 4	LD B,L 1 4	LD B,(HL) 1 8	LD B,A 1 4	LD C,B 1 4	LD C,C 1 4	LD C,D 1 4	LD C, E 1 4	LD C,H 1 4	LD C,L 1 4	LD C,(HL) 1 8	LD C,A 1 4
5x	LD D,B 1 4	LD D,C 1 4	RD D,D 1 4	LD D,E 1 4	LD D,H 1 4	LD D,L 1 4	LD D,(HL) 1 8	RD D,A 1 4	LD E,B 1 4	LD E,C 1 4	LD E,D 1 4	LD E, E 1 4	LD E,H 1 4	LD E, L 1 4	LD E,(HL) 1 8	LD E,A 1 4
6x	LD H,B 1 4	LD H,C 1 4	LD H,D 1 4	LD H,E 1 4	LD H,H 1 4	LD H,L 1 4	LD H,(HL) 1 8	LD H,A 1 4	LD L,B 1 4	LD L,C 1 4	LD L,D 1 4	LD L,E 1 4	LD L,H 1 4	LD L,L 1 4	LD L,(HL) 1 8	RD L,A 1 4
7x	LD(HL),B 1 8	LD(HL),C 1 8	LD(HL),D 1 8	LD(HL),E 1 8	LD(HL),H 1 8	LD(HL),L 1 8	ARRÊT 1 4	LD(HL),A 1 8	LD AB 1 4	LD A,C 1 4	RD A,D 1 4	LD A, E 1 4	LD AH 1 4	Droite A,L 1 4	LD A,(HL) 1 8	LD A,A 1 4
8x	AJOUTER A,B 1 4 Z 0 HC	AJOUTER A,C 1 4 Z 0 HC	AJOUTER A,D 1 4 Z 0 HC	AJOUTER A,E 1 4 Z 0 HC	AJOUTER A,H 1 4 Z 0 HC	AJOUTER A,L 1 4 Z 0 HC	AJOUTER A, (HL) 1 8 Z 0 HC	AJOUTER A,A 1 4 Z 0 HC	CAN A, B 1 4 Z 0 HC	CAN A,C 1 4 Z 0 HC	CAN A,D 1 4 Z 0 HC	CAN A,E 1 4 Z 0 HC	CAN A,H 1 4 Z 0 HC	CAN A,L 1 4 Z 0 HC	CAN A,(HL) 1 8 Z 0 HC	CAN A,A 1 4 Z 0 HC
9x	SOUS B 1 4 Z 1 HC	SOUS C 1 4 Z 1 HC	SOUS D 1 4 Z 1 HC	SOUS E 1 4 Z 1 HC	SOUS H 1 4 Z 1 HC	SOUS L 1 4 Z 1 HC	SOUS (HL) 1 8 Z 1 HC	SOUS A 1 4 Z 1 HC	CCS A, B 1 4 Z 1 HC	SBC A,C 1 4 Z 1 HC	SBC A,D 1 4 Z 1 HC	SBC A,E 1 4 Z 1 HC	SBC A,H 1 4 Z 1 HC	SBC A,L 1 4 Z 1 HC	SBC A,(HL) 1 8 Z 1 HC	SBC A,A 1 4 Z 1 HC
16x	ET B 1 4 Z 0 1 0	ET C 1 4 Z 0 1 0	ET D 1 4 Z 0 1 0	ET E 1 4 Z 0 1 0	ET H 1 4 Z 0 1 0	ET MOI 1 4 Z 0 1 0	ET (HL) 1 8 Z 0 1 0	ET UN 1 4 Z 0 1 0	XOR B 1 4 Z 0 0 0	XOR C 1 4 Z 0 0 0	XOR D 1 4 Z 0 0 0	XOR E 1 4 Z 0 0 0	XOR H 1 4 Z 0 0 0	XOR L 1 4 Z 0 0 0	XOR (HL) 1 8 Z 0 0 0	XOR A 1 4 Z 0 0 0
Bx	OU B 1 4 Z 0 0 0	OU C 1 4 Z 0 0 0	OU J 1 4 Z 0 0 0	OU E 1 4 Z 0 0 0	OU H 1 4 Z 0 0 0	OU L 1 4 Z 0 0 0	OU (HL) 1 8 Z 0 0 0	OU UN 1 4 Z 0 0 0	----- 1 4 Z 1 HC	Stocker 1 4 Z 1 HC	OP FACILE 1 4 Z 1 HC	CP E 1 4 Z 1 HC	----- 1 4 Z 1 HC	OFFRR 1 4 Z 1 HC	CP (HL) 1 8 Z 1 HC	CP A 1 4 Z 1 HC
Cx	DROIT NZ 1 20/8	POP C- B.	JP NZ,a16 3 16/12	JP a16 3 16	APPEL NZ,a16 3 24/12	PUSH BC 1 16	AJOUTER A,d8 2 8 Z 0 HC	RST 00H 1 16	DROITE Z 1 20/8	DROIT 1 16	JP Z,a16 3 16/12	PRÉFIXE CB 1 4	APPEL Z,a16 3 24/12	APPELEZ a16 3 24	CAN A,d8 2 8 Z 0 HC	RST 08H 1 16
DX	DROITE NC 1 20/8	POP DE 1 12	JP NC,a16 3 16/12	-----	APPEL NC,a16 3 24/12	APPUYEZ SUR 1 16	MOINS d8 2 8 Z 1 HC	RST 10H 1 16	DROITE C 1 20/8	----- 1 16	JP C,a16 3 16/12	-----	APPEL C,a16 3 24/12	-----	SBC A,d8 1 16 Z 1 HC	RST 18H 1 16
Ex	LDH (a8),A 2 12	POP HL 1 12	LD (C),A 2 8	-----	-----	POUSSER HL 1 16	ET d8 2 8 Z 0 1 0	RST 20H 1 16	AJOUT SP,r8 2 16 0 0 CH	JP (HL) 1 4	LD (a16),A 3 16	-----	-----	-----	CHOEUR d8 2 8 Z 0 0 0	RST 28H 1 16
Effet	LDH A(a8) 2 12	POP DE 1 12 ZNHC	LD A(C) 2 8	DE 1 4	-----	APPUYEZ SUR 1 16	OU d8 2 8 Z 0 0 0	RST 30H 1 16	LD HL,SP+r8 2 12 0 0 CH	LD SP,HL 1 8	LD A(a16) 3 16	NON 1 4	-----	-----	CP d8 2 8 Z 1 HC	TVD 38H 1 16

Préfixe CB

	x0	x1	x2	x3	x4	x5	x6	x7	x8	x9	shah	xB	xC	xD	auto	xF
0x	RLC B 2 8 Z 0 0 C	RLC C 2 8 Z 0 0 C	RLC D 2 8 Z 0 0 C	RLC E 2 8 Z 0 0 C	RLC H 2 8 Z 0 0 C	RLC L 2 8 Z 0 0 C	RLC (HL) 2 16 Z 0 0 C	RLC A 2 8 Z 0 0 C	CRR B 2 8 Z 0 0 C	CRR C 2 8 Z 0 0 C	CRR D 2 8 Z 0 0 C	CRR E 2 8 Z 0 0 C	CRR H 2 8 Z 0 0 C	CRR L 2 8 Z 0 0 C	CRR (HL) 2 16 Z 0 0 C	CRR A 2 8 Z 0 0 C
1 8x	RLB 2 8 Z 0 0 C	RLC 2 8 Z 0 0 C	RLD 2 8 Z 0 0 C	RL E 2 8 Z 0 0 C	RLH 2 8 Z 0 0 C	RL L 2 8 Z 0 0 C	RL (HL) 2 16 Z 0 0 C	RLA 2 8 Z 0 0 C	RRB 2 8 Z 0 0 C	R C 2 8 Z 0 0 C	RRD 2 8 Z 0 0 C	RE 2 8 Z 0 0 C	RRH 2 8 Z 0 0 C	RR L 2 8 Z 0 0 C	RR (HL) 2 16 Z 0 0 C	RR A 2 8 Z 0 0 C
2x	SLA B 2 8 Z 0 0 C	SLA C 2 8 Z 0 0 C	SLA D 2 8 Z 0 0 C	SLA E 2 8 Z 0 0 C	SLA H 2 8 Z 0 0 C	SLA L 2 8 Z 0 0 C	SLA (HL) 2 16 Z 0 0 C	SLA A 2 8 Z 0 0 C	SRA 2 8 Z 0 0 0	SRA C 2 8 Z 0 0 0	SRA D 2 8 Z 0 0 0	SRA E 2 8 Z 0 0 0	SRA H 2 8 Z 0 0 0	SRA L 2 8 Z 0 0 0	SRA (HL) 2 16 Z 0 0 0	SRA A 2 8 Z 0 0 0
3x	ECHANGE B 2 8 Z 0 0 0	ECHANGE C 2 8 Z 0 0 0	ECHANGE D 2 8 Z 0 0 0	SWAP E 2 8 Z 0 0 0	ECHANGE H 2 8 Z 0 0 0	ECHANGE L 2 8 Z 0 0 0	ECHANGE (HL) 2 16 Z 0 0 0	ECHANGE A 2 8 Z 0 0 0	SRL B 2 8 Z 0 0 C	SRL C 2 8 Z 0 0 C	SRL D 2 8 Z 0 0 C	SRL E 2 8 Z 0 0 C	SRL H 2 8 Z 0 0 C	SRL L 2 8 Z 0 0 C	SRL (HL) 2 16 Z 0 0 C	SRL A 2 8 Z 0 0 C
4x	BIT 0,B 2 8 Z 0 1 -	BIT 0,C 2 8 Z 0 1 -	BIT 0,D 2 8 Z 0 1 -	BIT 0,E 2 8 Z 0 1 -	BIT 0,H 2 8 Z 0 1 -	BIT 0, L 2 8 Z 0 1 -	BIT 0,(HL) 2 16 Z 0 1 -	BIT 0,A 2 8 Z 0 1 -	TBI 1,B 2 8 Z 0 1 -	TBI 1,C 2 8 Z 0 1 -	BIT 1,D 2 8 Z 0 1 -	BIT 1,E 2 8 Z 0 1 -	BIT 1, H 2 8 Z 0 1 -	BIT 1, L 2 8 Z 0 1 -	TBI 1, (HL) 2 16 Z 0 1 -	BIT 1,A 2 8 Z 0 1 -
5x	TBI 2,B 2 8 Z 0 1 -	TBI 2,C 2 8 Z 0 1 -	BIT 2,D 2 8 Z 0 1 -	TBI 2,E 2 8 Z 0 1 -	BIT 2, H 2 8 Z 0 1 -	TBI 2, L 2 8 Z 0 1 -	TBI 2, (HL) 2 16 Z 0 1 -	TBI 2,A 2 8 Z 0 1 -	TBI 3,B 2 8 Z 0 1 -	TBI 3,C 2 8 Z 0 1 -	BIT 3,D 2 8 Z 0 1 -	BIT 3,E 2 8 Z 0 1 -	BIT 3, H 2 8 Z 0 1 -	BIT 3, L 2 8 Z 0 1 -	TBI 3, (HL) 2 16 Z 0 1 -	BIT 3,A 2 8 Z 0 1 -
6x	TBI 4,B 2 8 Z 0 1 -	TBI 4,C 2 8 Z 0 1 -	BIT 4,D 2 8 Z 0 1 -	BIT 4,E 2 8 Z 0 1 -	BIT 4,H 2 8 Z 0 1 -	BIT 4, L 2 8 Z 0 1 -	TBI 4, (HL) 2 16 Z 0 1 -	BIT 4,A 2 8 Z 0 1 -	TBI 5,B 2 8 Z 0 1 -	TBI 5,C 2 8 Z 0 1 -	BIT 5,D 2 8 Z 0 1 -	TBI 5,E 2 8 Z 0 1 -	BIT 5,H 2 8 Z 0 1 -	BIT 5, L 2 8 Z 0 1 -	TBI 5, (HL) 2 16 Z 0 1 -	BIT 5,A 2 8 Z 0 1 -
7x	TBI 6,B 2 8 Z 0 1 -	TBI 6,C 2 8 Z 0 1 -	BIT 6,D 2 8 Z 0 1 -	TBI 6,E 2 8 Z 0 1 -	BIT 6, H 2 8 Z 0 1 -	BIT 6, L 2 8 Z 0 1 -	TBI 6, (HL) 2 16 Z 0 1 -	BIT 6,A 2 8 Z 0 1 -	TBI 7,B 2 8 Z 0 1 -	TBI 7,C 2 8 Z 0 1 -	TBI 7,D 2 8 Z 0 1 -	TBI 7,E 2 8 Z 0 1 -	BIT 7, H 2 8 Z 0 1 -	BIT 7, L 2 8 Z 0 1 -	TBI 7, (HL) 2 16 Z 0 1 -	TBI 7,A 2 8 Z 0 1 -
8x	RIEN 0,B 2 8	RÉS 0,C 2 8	RIEN 0,D 2 8	RÉS 0,E 2 8	RÉS 0,H 2 8	RIEN 0,L 2 8	RÉS 0,(HL) 2 16	RIEN 0,A 2 8	RIEN 1,B 2 8	RÉS 1,C 2 8	RIEN 1, D 2 8	RÉS 1, E 2 8	RÉS 1,H 2 8	RIEN 1,L 2 8	RÉS 1, (HL) 2 16	RIEN 1, UN 2 8
9x	RIEN 2,B 2 8	RÉS 2,C 2 8	RIEN 2,D 2 8	RES 2, E 2 8	RÉS 2,H 2 8	RIEN 2,L 2 8	RÉS 2, (HL) 2 16	RIEN 2, UN 2 8	RIEN 3,B 2 8	RÉS 3,C 2 8	RIEN 3, D 2 8	RÉS 3, E 2 8	RÉS 3,H 2 8	RIEN 3,L 2 8	RÉS 3, (HL) 2 16	RIEN 3, UN 2 8
16x	RIEN 4,B 2 8	RÉS 4,C 2 8	RIEN 4, D 2 8	RES 4, E 2 8	RÉS 4,H 2 8	RIEN 4, L 2 8	RES 4, (HL) 2 16	RIEN 4, UN 2 8	RIEN 5,B 2 8	RÉS 5,C 2 8	RIEN 5, D 2 8	RES 5, E 2 8	RÉS 5,H 2 8	RIEN 5,L 2 8	RÉS 5, (HL) 2 16	RIEN 5, UN 2 8
Bx	RIEN 6,B 2 8	RÉS 6,C 2 8	RIEN 6, D 2 8	RES 6, E 2 8	RES 6,H 2 8	RIEN 6, L 2 8	RÉS 6, (HL) 2 16	RIEN 6,A 2 8	RIEN 7,B 2 8	RÉS 7,C 2 8	RIEN 7,D 2 8	RÉS 7, E 2 8	RÉS 7,H 2 8	RIEN 7, L 2 8	RÉS 7, (HL) 2 16	RIEN 7, UN 2 8
Cx	JEU 0,B 2 8	JEU 0,C 2 8	JEU 0,D 2 8	JEU 0,E 2 8	JEU 0,H 2 8	JEU 0,L 2 8	JEU 0,(HL) 2 16	JEU 0,A 2 8	JEU 1,B 2 8	JEU 1,C 2 8	JEU 1,D 2 8	JEU 1,E 2 8	JEU 1, H 2 8	JEU 1, L 2 8	JEU 1,(HL) 2 16	JEU 1,A 2 8
DX	JEU 2,B 2 8	JEU 2,C 2 8	JEU 2,D 2 8	JEU 2,E 2 8	JEU 2, H 2 8	JEU 2, L 2 8	JEU 2,(HL) 2 16	JEU 2,A 2 8	JEU 3,B 2 8	JEU 3,C 2 8	JEU 3,D 2 8	JEU 3,E 2 8	JEU 3, H 2 8	JEU 3, L 2 8	JEU 3,(HL) 2 16	JEU 3,A 2 8
Ex	JEU 4,B 2 8	JEU 4,C 2 8	JEU 4,D 2 8	JEU 4,E 2 8	JEU 4, H 2 8	JEU 4, L 2 8	JEU 4,(HL) 2 16	JEU 4,A 2 8	JEU 5,B 2 8	JEU 5,C 2 8	JEU 5,D 2 8	JEU 5,E 2 8	JEU 5, H 2 8	JEU 5, L 2 8	JEU 5,(HL) 2 16	JEU 5,A 2 8
Effet	JEU 6,B 2 8	JEU 6,C 2 8	JEU 6,D 2 8	JEU 6,E 2 8	JEU 6, H 2 8	JEU 6, L 2 8	JEU 6,(HL) 2 16	JEU 6,A 2 8	JEU 7,B 2 8	JEU 7,C 2 8	JEU 7,D 2 8	JEU 7,E 2 8	JEU 7, H 2 8	JEU 7, L 2 8	JEU 7,(HL) 2 16	JEU 7,A 2 8

Divers/instructions de contrôle

Sauts/appels

Instructions de chargement/stockage/ déplacement 8 bits Instructions de chargement/ stockage/déplacement 16 bits Instructions arithmétiques/logiques 8 bits Instructions arithmétiques/logiques 16 bits Rotations/décalages 8 bits et instructions de bits

Longueur en octets →

INS reg 2 8

ZNHC

← Mnémorique d'instruction ←

Durée en cycles ← Drapeaux affectés

La durée des appels conditionnels et des retours est différente selon qu'une action est entreprise ou non. Ceci est indiqué par deux nombres séparés par "/". Le nombre supérieur (à gauche de "/") signifie la durée de l'instruction lorsqu'une action est entreprise, le nombre inférieur (à droite de "/") signifie la durée de l'instruction lorsqu'aucune action n'est entreprise.

L'instruction STOP a selon les manuels l'opcode 10 00 et a donc une longueur de 2 octets. Quoi qu'il en soit, il semble qu'il n'y ait aucune raison à cela, donc certains assembleurs le codent simplement comme une instruction d'un octet 10.

Les drapeaux affectés sont toujours affichés dans l'ordre ZNHC. Si le drapeau est marqué par "0", cela signifie qu'il est réinitialisé après l'instruction. S'il est marqué par "1", il est activé. S'il est marqué par "-", il n'est pas modifié. S'il est marqué par "Z", "N", "H" ou "C", le drapeau correspondant est affecté comme prévu par sa fonction.

d8 signifie données 8 bits immédiates d16 signifie données 16 bits immédiates a8 signifie données non signées 8 bits, qui sont ajoutées à \$FF00 dans certaines instructions (remplacement des instructions IN et OUT manquantes) a16 signifie adresse 16 bits r8 signifie données signées 8 bits, qui sont ajoutés au compteur de programme

LD A(C) a une mnémorique alternative LD A,\$(FF00+C)
LD C(A) a un autre mnémorique LD \$(FF00+C),A
LDH A(a8) a une mnémorique alternative LD A,\$(FF00+a8)
LDH (a8),A a un mnémorique alternatif LD \$(FF00+a8),A
LD A,(HL+) a un autre mnémorique LD A,(HL) ou LD I A,(HL)
LD (HL+),A a un autre mnémorique LD (HL),A ou LD I (HL),A
LD A,(HL-) a un autre mnémorique LD A,(HLD) ou LDD A,(HL)
LD (HL-),A a un autre mnémorique LD (HLD),A ou LDD (HL),A
LD HL,SP+r8 a un autre mnémorique LDHL SP,r8

Registres

15 8 . . .	0 7 . . .
A (accumulateur)	F (drapeaux)
B	C
ré	E
H	L

15 0 . . .
SP (pointeur de pile)
PC (compteur de programme)

Bits du registre de drapeau (F) :

7	6	5	4	3	2	1	0				
ZNHC	0	0	0	0							

Z - Drapeau zéro

N - Indicateur de soustraction

H - Drapeau demi-porté

C - Porter le drapeau

0 - Non utilisé, toujours zéro