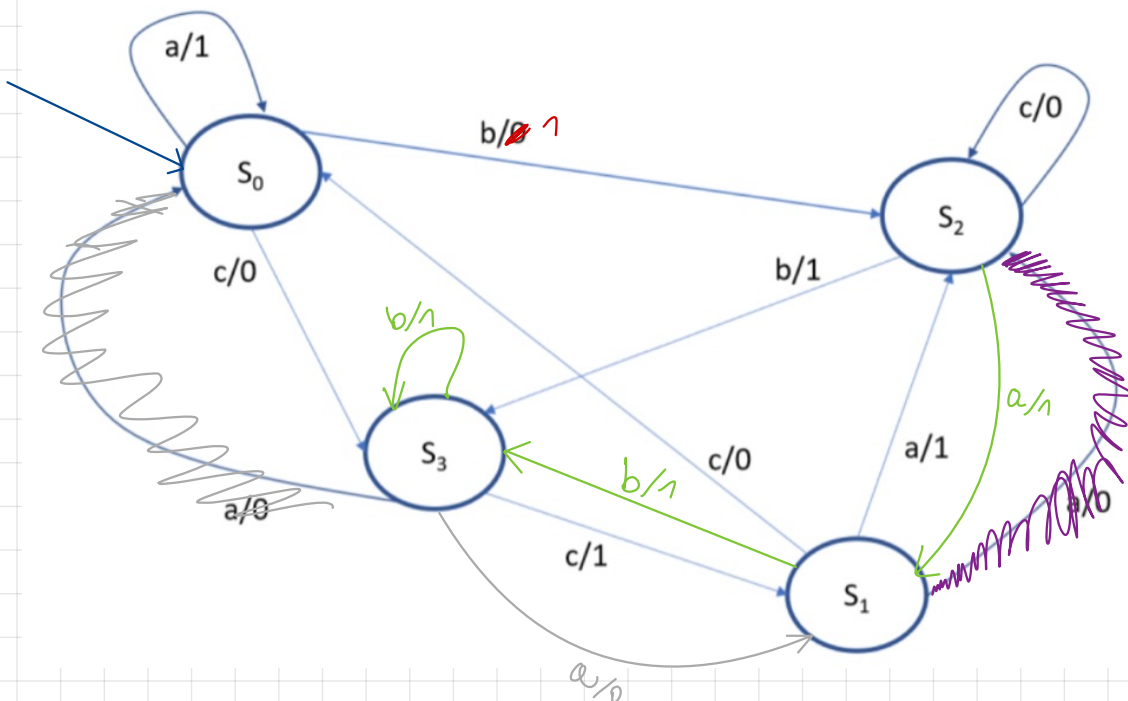


## Esercizio 4



LA MACCHINA NON È CORRETTA PERCHÉ:

- NON È COMPLETAMENTE DEFINITA  $\Rightarrow$  CORREZIONE IN ■
- NON È DETERMINISTICA  $\Rightarrow$  CORREZIONE IN ■
- NON È INIZIALIZZATA  $\Rightarrow$  CORREZIONE IN ■

TEST SEQUENCES:

- COPERTURA DEGLI STATI: bab
- COPERTURA DELLE TRANSIZIONI: abcabcabcba

Esempi di errori:

- OUTPUT FAULT: DISGNATO IN ■

VIENE INDIVIDUATO SIA DA TS1 CHE DA TS2. Esempio TS1:

OUTPUT ATTESO: 011

OUTPUT EFFETTIVO: 110

- TRANSITION FAULT: DISGNATO IN ■

NON VIENE INDIVIDUATO NÉ DA TS1 NÉ DA TS2

IN GENERALE:

- COPERTURA DEGLI STATI: NON GARANTISCE LA SCOPERTA DI ALCUN DIFETTO
- COPERTURA DELLE TRANSIZIONI:
  - SENZA STATUS: GARANTISCE LA SCOPERTA SOLO DEGLI OUTPUT FAULT
  - CON STATUS: GARANTISCE LA SCOPERTA DI TUTTI I DIFETTI (SIA OUTPUT CHE TRANSITION FAULT)