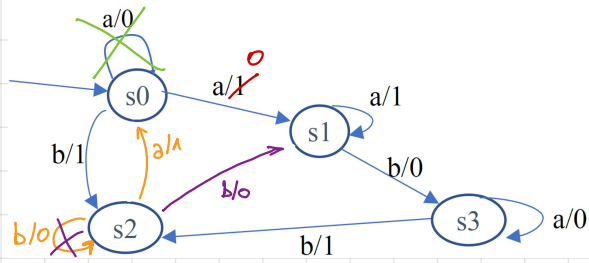


## SCHEMA ESAME - ESERCIZIO 4



la macchina mm è corretta:

- : mm è deterministica
- : mm è completamente definita

TS1: abb (copertura stati)

TS2: aabababb (copertura transizioni)

Esempi di errori:

- : output fault  $\rightarrow$  output atteso: 101  $\left. \vphantom{\begin{array}{l} \text{output atteso: 101} \\ \text{output effettivo: 001} \end{array}} \right\}$  viene rispettato sia da TS1 che da TS2  
 $\rightarrow$  output effettivo: 001
- : transfer fault: mm viene rilevato ME da TS1 e ME da TS2

Identificazione dei difetti:

- copertura degli stati: mm garantisce la copertura di  $L_{mm}$  difetto
- copertura delle transizioni:  $\rightarrow$  senza status garantisce la scoperta solo degli output fault  
 $\rightarrow$  con status garantisce la scoperta sia di output che di transfer fault