



1) MACCHINA CORRETTAMENTE URFINITA?  
 SÌ PRÈ OGNI STATO ESCE L'INPUT (SIA a CHE b)  
 → MANCA IN S0 → AGGIUNGO b/1

2) SCRIVO 2 TEST SOURCE:  
 - COPRURA STATI: a, b, b  
 - COPRURA TRANSIZIONI (TT) a, a, b, a, b, b, b, b, a, b

3) FAI ESEMPI DI ERRORI E VEDI SE PUOI A SCOPRIRE

- ERRORE DI OUTPUT: S0 → a/c → S1

• COP STATI:

ATTRE: a, b, b → 1, c, 1  
 EFFETTIVO: a, b, b → c, c, 1 } → ME NE ACCORGO

• TT: --- → ME NE ACCORGO

- ERRORE DI TRASFERIMENTO: S0 → b/1 → S1

• COP STATI: a, b, b → 1, c, 1  
 → 1, c, 1 } → NON LO PREVE

• TT: -- → NON ME NE ACCORGO CHE FINISCA CON 1.

NON LO SCOPRO SÌ MA SÌ  
 PREVE UNA VIA ALTERNATIVA  
 AN a, b, b PRÈ COPRURE  
 OI STATI  
 SE ANCHE ERRORI DOPIA DI  
 OUTPUT + TRANSF PENE,  
 NON ACCORGERE

• CON COP STATI NON  
 ME NE ACCORGO

• PER PREVENIRE DEVO  
 FARE TT + STATUS

S0/c/S1/1) ----- S0/1/S0, RRR: S0/1/S2