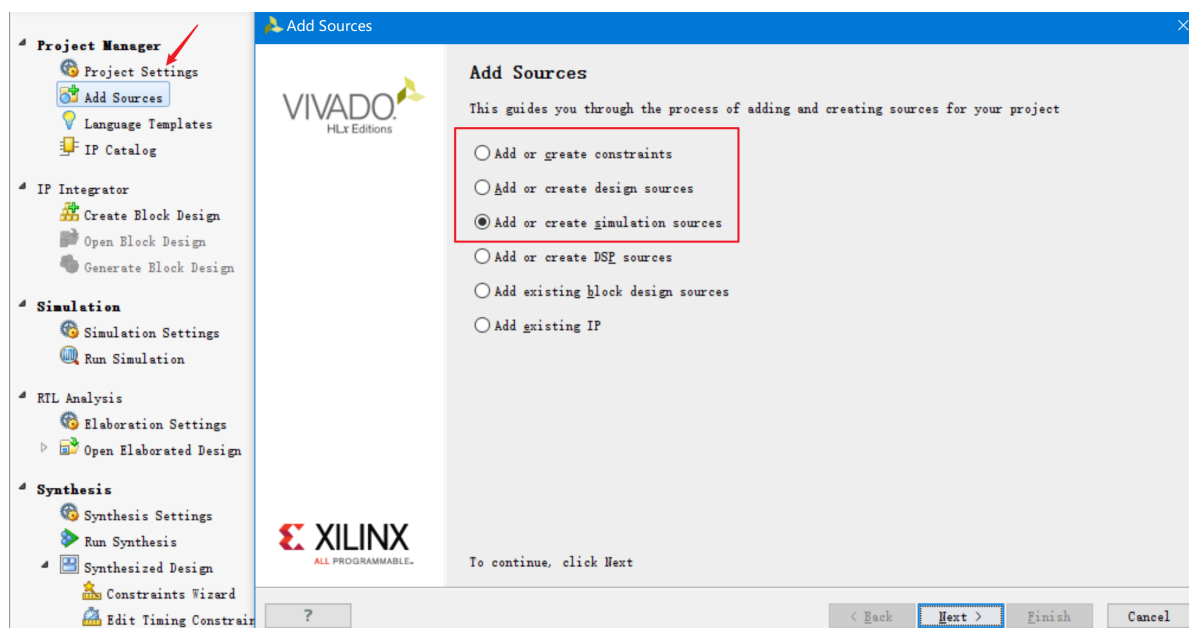
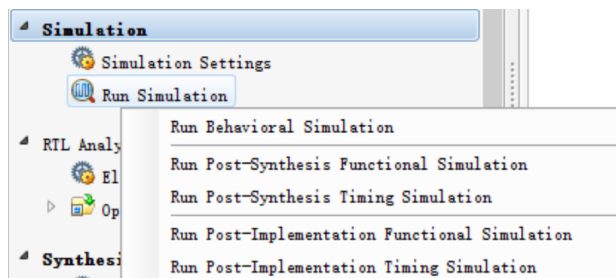


# 准备工作



在外面写完的代码，添加进工程的时候，注意要按照类别放。源代码文件添加到design sources，xdc文件添加到constraints，tb文件添加到simulation sources。

# 前仿真

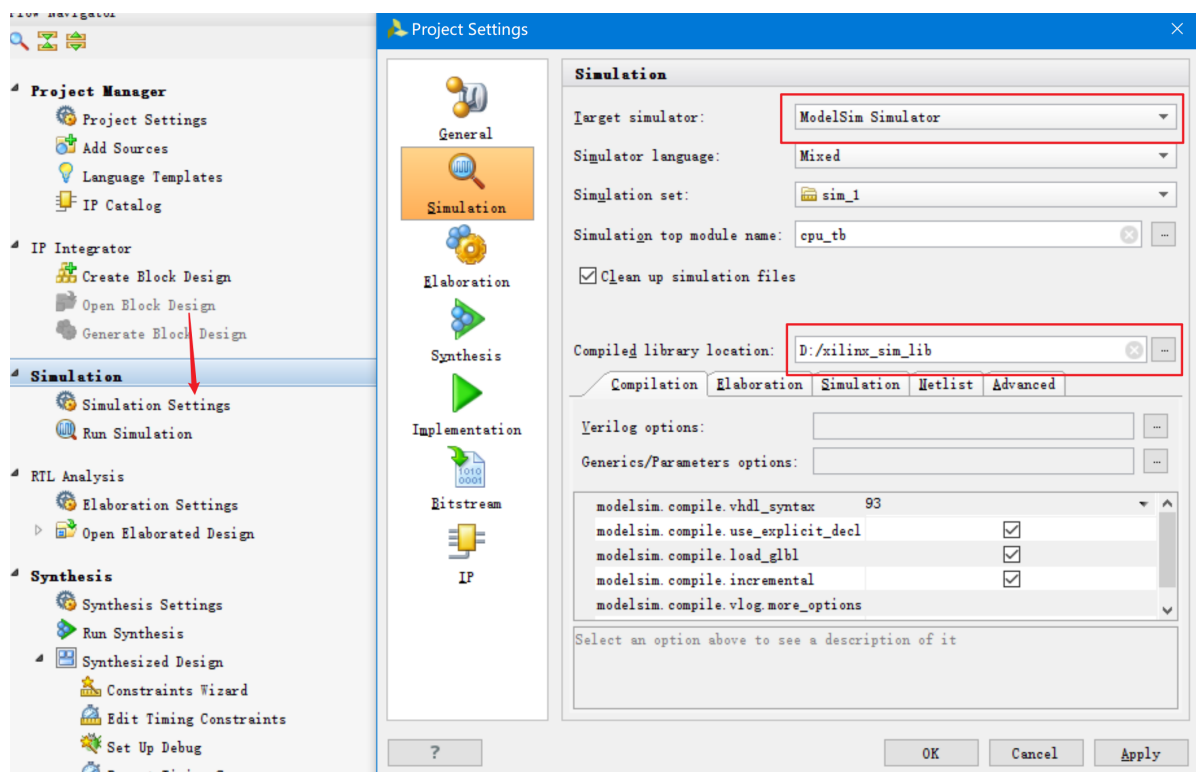


Run Behavioral Simulation为运行前仿真。

# 后仿真

运行Synthesis、Implementation之后再simulation，是运行后仿真。

后仿真还是使用Modelsim会好一点。要在settings里面修改。



后仿真注意以下几点：

1. 电脑需要连网，Modelsim需要；
2. Vivado不要求纯英文路径，Modelsim要求；
3. 可以考虑通过降频的方式使得后仿真结果正确。

## 下板

依次运行Synthesis、Implementation、Generate Bitstream来生成比特流，下板。可能需要写分频器。