

Anexo A: Nomenclatura de dispositivos

Circuitos básicos

Multiplexor

```
1 mux[elementos][tamaño][selector]
2
3 elementos: N número de señales de entrada
4 tamaño:    Tamaño en bits de las entradas y salida
5 selector:  Tamaño en bits de selector =  $\lceil \log_2(\text{elementos}) \rceil$ 
```

Demultiplexor

```
1 dmux[elementos][tamaño][selector]
2
3 elementos: N número de señales de salida
4 tamaño:    Tamaño en bits de las entradas y salida
5 selector:  Tamaño en bits de selector =  $\lceil \log_2(\text{elementos}) \rceil$ 
```

Contador

```
1 cont[tipo][tamaño][inicio][fin]
2
3 tipo:
4   a      ascendente
5   d      descendente
6 tamaño:  N bits
7 inicio:  Posición inicial ( $\text{inicio} < 2^N$ )
8 fin:     Posición final ( $\text{inicio} < \text{fin} < 2^N$ )
```

Decodificador

```
1 deco[tamaño entrada|código de entrada][tamaño salida|código de salida]
2
3 tamaño: Tamaño en bits
4 código: codificación (gray, 7seg, etc)
```

Dispositivos de memoria

Flip Flops

```
1 ff[tipo]
2
3 tipo:
4     D    0
5     T    1
6     SR   2
7     JK   3
```

Registros

```
1 reg[tipo][tamaño]
2
3 tipo:
4     PP  paralelo-paralelo    0
5     PS  paralelo-serie      1
6     SP  serie-paralelo      2
7     SS  serie-serie         3
8
9 tamaño: N bits
```

Banco de registros

```
1 bank[elementos][tamaño][sálida]
2
3 elementos: N registros, N>1
4 tamaño: 2^M bits
5 sálida: K registros, N>=1
```