

Bibliografía y Referencias electrónicas

- [1] Parhami Behrooz. Arquitectura de Computadoras, De los microprocesadores a las supercomputadoras, 1ra. Edición. McGraw Hill, México, 2007.
- [2] Fernando Pardo Carpió, José A. Boluda Grau. VHDL Lenguaje para síntesis y modelado de circuitos. RA-MA Editorial, España, 1999.
- [3] M. Morris Mano. Diseño digital. 3ra Edición. PEARSON EDUCACIÓN, México, 2003.
- [4] Luc Boulesteix. Respuesta a: What is the fastest von Neumann architecture or Harvard architecture? en Quora.com.

<https://www.quora.com/What-is-the-fastest-von-Neumann-architecture-or-Harvard-architecture>

- [5] Pablo Espeso. CISC frente a RISC, una batalla en blanco y negro en Xataka.com.

<https://www.xataka.com/componentes/cisc-frente-a-risc-una-batalla-en-blanco-y-negro>