Pavel Ruban
Samarin Roman
16.12.16 120
EM Lock ARM Cortex-M3
RESET
COM1
P2
P3
P4
P5
P6
P7
P10
P12
U2
Y1
D4
D5
F1
R16
R14
R29
R30
R31
C2
C4
C5
C7
C8
C12
C13
C22
C23
C24
C25
C26
C27