

1.

1. Алгоритми переведу цілих чисел з однієї позиційної системи до іншої для випадку коли $k_1 > k_2$
2. Комп'ютерне множення в ДК з обробкою знаків операндів і корекцією в кінці операції

2.

1. Алгоритми переведу цілих чисел з однієї позиційної системи до іншої для випадку коли $k_1 < k_2$
2. Комп'ютерне ділення без відновлення залишку

3

- 1 Алгоритм правильних дробів з однієї позиційної системи до іншої для випадку коли $k_1 > k_2$
3. Комп'ютерне множення зі старших розрядів множника в ПК із зсувом сумми часткових добутків.(4-ий алгоритм)

4

- 1 Алгоритм правильних дробів з однієї позиційної системи до іншої для випадку коли $k_1 < k_2$
- 2 Комп'ютерне множення з молодших розрядів множника в ПК із зсувом сумми часткових добутків. (1-ий алгоритм)

5.

1. Алгоритм переведу чисел с позиційних систем числення з від'ємною основою в позиційну систему з додатною основою.
2. Комп'ютерне множення зі старших розрядів множника в ПК із зсувом множеного. (3-ий алгоритм)

6.

1. Алгоритм переведу чисел с позиційних систем числення до СЗК(систем залишкових класів)
2. Комп'ютерне множення в двійково-десятковій системі числення.

7.

1. 1. Двійково-десяткові коди, вимоги щодо їх властивостей та застосування в комп. системах.
2. Алгоритми логічного прискорення комп. множення.

8.

1. 1.Алгоритмічно повні системи комп. операцій, класи мікрооперацій, відмінності між операціями та мікроопераціями.
2. Алгоритми логічного прискорення комп. ділення шляхом формування груп цифр однакових часток

9

1. ПК та ОК. Їх призначення, властивості і використання.
2. Алгоритм вирівнювання порядку операндів при їх +/- у формі з рухомою комою.

10.

1. Алгоритм переведу чисел в симетричні і кососиметричні системи числення. Зворотній перевід
2. Алгоритм апаратного першого порядку прискорення комп. множення з використанням чисел кратних множеному.

11.

1. Алгоритм переводу чисел в позиційні системи числення з від'ємною основою.
2. Алгоритм $+$ - чисел в ДК.

12.

1. Алгоритм переводу чисел з СЗК в позиційні системи числення.
2. Апаратний другого порядку алгоритм прискореного комп. ділення або Ітераційна мережа.

13.

1. Позиційні\непозиційні, канонічні\неканонічні позиційні системи числення. Їх основні характеристики та властивості.
2. Скорочене комп. множення. Оцінка похибок від скорочення довжини регістра суми часткових добутоків.

14

1. Порівняльна характеристика позиційних систем числення з довільною основою K , двійкових та двійково кодованих систем по довжині подання чисел.
2. Комп. множення з округленням. Оцінка похибок округлення.

15.

1. Алгоритм переводу чисел з позиційних систем числення в системи в 2 в степені r
2. Прискорене комп. множення з використанням зсуву на декілька розрядів у регістрах.

16

1. Алгоритм переводу чисел з системи 2 в степені r до позиційних систем
2. Апаратні другого порядку алгоритми прискореного множення, які використовують каскадні пристрої для додавання часткових добутоків.

17.

1. Табличні алгоритми переводу чисел з однієї системи числення до іншої
2. Комп. множення в ДК без обробки знаків операндів і з корекцією результату в кінці операції

18.

1. Основні правила побудови ГСА комп. арифметики.
2. Комп. множення в ДК з корекцією результату в процесі додавання часткових добутоків.

19.

1. Комп. ділення шляхом множення на обернену величину дільника.
2. ПК та ДК. Їх властивості та використання.

20.

1. Ітераційні формули для комп. ділення.
2. Комп. множення з молодших розрядів множника з зсувом множеного вліво. (2-й основний алгоритм)

21

1. Переповнення розрядної сітки і способи його виявлення.
2. Алгоритм $+$ - двійково-десятичних операндів.

22.

1. Алгоритм + - чисел в ПК з використанням ОК для віднімання.
2. Порівняльний аналіз комп. подання чисел в формі з фіксованою та плаваючою комою.

23.

1. Різновідності алгоритмів виконання операції зсуву
2. Комп. множення з обробкою чисел й корекцією результату в кінці операції

24.

1. Алгоритми нормалізації мантис результатів при виконанні операцій над числами у формі з плаваючою комою.
2. Апаратний другого порядку алгоритм прискореного множення з використанням пірамідальних пристроїв, для додавання часткових добутків

25.

1. Комп. подання чисел з фіксованою комою
2. Комп. множення в ДК з перетворенням цифр множника.