

Projekat Traffic Lights - Project Charter

Naziv projekta

Implementacija algoritama veštačke inteligencije na fpga (Traffic Lights)

Namena projekta

Razvoj sistema za upravljanje sistema za kontrolu semafora, čija je osnovna namena kontrola zagušenja vozila na raskrsnicama i bezbedniji prelazak pešaka. Kodiranje je urađeno korišćenjem Verilog hardverskog opisnog jezika i implementirano je na PYNQ-Z2 ploči.

Ciljevi projekta

- ❖ Definisanje i analiza principa rada sistema kao i potrebnih komponenti.
- ❖ Projektovanje i razvoj sistema kao i testiranje njegove funkcionalnosti.
- ❖ Finalizacija celokupnog projekta i izrada prateće dokumentacije.

Stejkholderi

Klijent: Aleksandar Peulić

Projekt menadžer: Ivan Miljković

Ključni događaji

- Definisan princip rada sistema (24. Jun 2022.)
- Testiranje i provera sistema (1. Jul 2022.)
- Finalizacija celokupnog projekta (5. Jul 2022.)

Pretpostavke, ograničenja i rizici

Postoji veliki broj potencijalnih kupaca; Dostupnost hardverskih komponenti / Kratak vremenski period.

Kontakt osoba

Ivan Miljković, Projekt menadžer

e-mail: ivanmiljkovic00@gmail.com