

## LEMBAR KERJA MODUL VI

NAMA : IVEN RIVAL PANGESTU

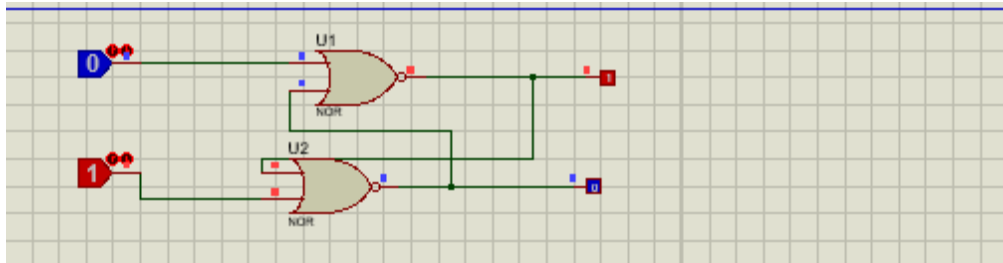
NIM : H1H024013

SHIFT AWAL : B

SHIFT AKHIR : A

1. - Rangkailah pada work area seperti pada gambar dibawah ini.

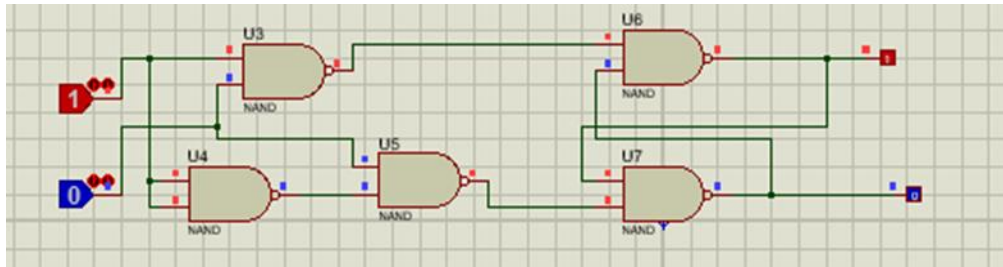
- Atur logicstate pada poisi 1
- Lakukan Debugging/Start simulasi.
- Atur switch input (A dan B) sesuai dengan tabel kebenaran dibawah ini.



INPUT		OUTPUT	
A	B	D1	D2
0	0	-	-
0	1	1	0
1	0	0	1
1	1	0	0

2. - Rangkailah pada work area seperti pada gambar dibawah ini.

- Atur logicstate pada poisi 1
- Lakukan Debugging/Start simulasi.
- Atur switch input (D dan Clk) sesuai dengan tabel kebenaran dibawah ini.



INPUT		OUTPUT	
D	CLOCK	D1	D2
0	0	-	-
0	0->1	0	1
0->1	1	1	0
1	1->0	1	0
1->0	0	1	0
0	0->1	0	1
0->1	1	1	0
1	1->0	1	0

### 3. Kesimpulan

Saya telah mempelajari dan mengetahui bahwa Flip-flop adalah komponen penting dalam sistem digital yang berfungsi sebagai penyimpan data biner. Dengan kemampuan mempertahankan keadaan keluarannya berdasarkan sinyal input dan clock, flip-flop memiliki peran krusial dalam berbagai aplikasi elektronik.

Ada beberapa jenis flip-flop, seperti SR, D, dan JK, masing-masing dengan mekanisme kerja yang berbeda. Misalnya, flip-flop D menyimpan data sesuai input saat clock aktif, sementara flip-flop JK dapat melakukan toggle ketika kedua inputnya bernilai tinggi. Selain itu, sinyal clock berperan dalam menentukan kapan suatu flip-flop merespons perubahan input, yang sangat penting dalam sistem sekuensial, seperti pencacah dan register.

### 4. Rangkaian sebuah Flip-Flop D Master Slave dengan menggunakan FlipFlop JK

