Inicio

Mis cursos

Cómputo de Alto Rendimiento 2025-1

UNIDAD 2

Pop Quiz 2

Cómputo de Alto Rendimiento 2025-1

♠ Regresar al curso

Comenzado en Sunday, 9 de February de 2025, 15:54

Estado Terminados

Finalizado en Sunday, 9 de February de 2025, 15:55

Tiempo 1 min 53 segundos
empleado

Calificación 5.00 de un total de 5.00 (100%)

Pregunta 1

Correcta

Puntúa 2.00 sobre 2.00

Es una técnica de implementación en la que se superpone la ejecución de varias instrucciones.

a. Pipelining

~

- b. Multiprocesamiento
- oc. Grafos Aciclicos dirigidos

Su respuesta es correcta.

La respuesta correcta es: Pipelining

Pregunta 2

Correcta

Puntúa 2.00 sobre 2.00

Relaciona las columnas con la definición correcta

Múltiple flujo de instrucciones - Múltiple flujo de datos (Múltiple-Instruction Múltiple-data Streams)

Se define como la secuencia de instrucciones que se llevan a cabo por la unidad de procesamiento.

Simple flujo de instrucciones - Simple flujo de datos (Single-Instruction Single-data Streams)

Múltiple flujo de instrucciones - Simple flujo de datos (Múltiple-Instruction Single-data Streams)

Se define como el tráfico de datos entre la memoria y la unidad de procesamiento

Simple flujo de instrucciones - Múltiple flujo de datos (Single-Instruction Múltiple-data Streams).



Su respuesta es correcta.

La respuesta correcta es:

Múltiple flujo de instrucciones - Múltiple flujo de datos (Múltiple-Instruction Múltiple-data Streams) → MIMD, Se define como la secuencia de instrucciones que se llevan a cabo por la unidad de procesamiento. → Flujo de instrucciones,

Simple flujo de instrucciones - Simple flujo de datos (Single-Instruction Single-data Streams) → SISD,

Múltiple flujo de instrucciones - Simple flujo de datos (Múltiple-Instruction Single-data Streams) → MISD,

Se define como el tráfico de datos entre la memoria y la unidad de procesamiento → Flujo de datos,

Simple flujo de instrucciones - Múltiple flujo de datos (Single-Instruction Múltiple-data Streams). → SIMD

Pregunta 3

Correcta

Puntúa 1.00 sobre 1.00

El paralelismo de tareas se refiera a implementar el paralelismo a nivel de subrutinas o segmentos de código, donde las piezas son pocas y de cómputo más intensivo

Elija una;

Verdadero

Falso

La respuesta apropiada es 'Verdadero

Aviso de Privacidad Integral