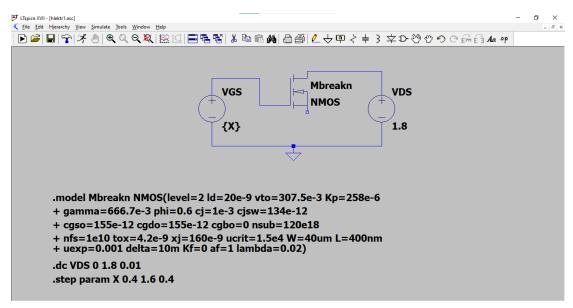
HAEKTPONIKH II

2^H ΣΕΙΡΑ ΑΣΚΗΣΕΩΝ

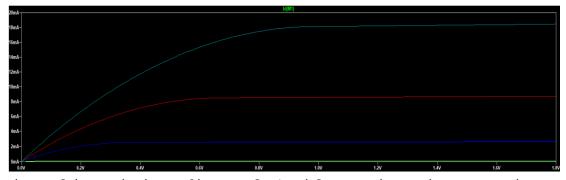
Ιωάννης Μπόσκοβιτς 03119640

1. ΑΣΚΗΣΕΙΣ ΜΟΝΤΕΛΟΥ MOS ΣΤΟ LTSPICE:

1) Το μοντέλο που χρησιμοποίησα φαίνεται παρακάτω μαζί με τις απαιτούμενες εντολές. Έτσι σχεδιάζεται η καμπύλη ID ως προς VDS (από 0 μέχρι 1.8V) και με VGS=0.4,0.8,1.6V

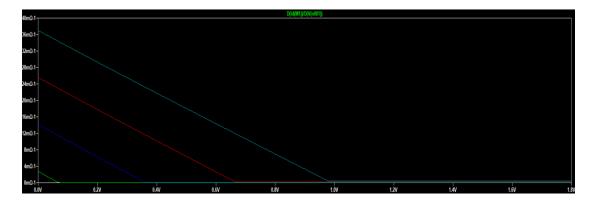


Και οι χαρακτηριστικές καμπύλες για τα VGS:

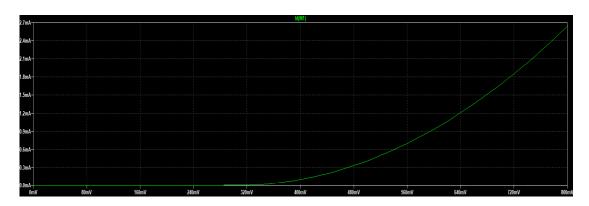


Είναι ευδιάκριτο ότι όσο αυξάνεται η διαφορά δυναμικού VGS τόσο και το ρεύμα ID που περνάει το MOSFET.

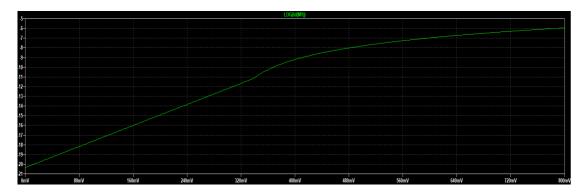
2) Με αλλαγή της παραπάνω επικεφαλίδας (Id(M1) σε D(Id(M1))/D(V(n001)) καθώς και gd=dId/dVDS και με τα ίδια δεδομένα



3) Θέτοντας VDS=1.8V και βάζοντας την εντολή .dc VGS 0 0.8 0.01 έχουμε την εξής γραφική:

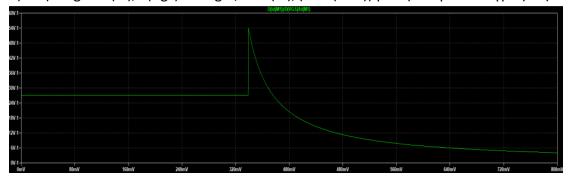


Με μετατροπή της επικεφαλίδας από Id(M1) σε LOG(Id(M1)) για να έχουμε το log(Id(VGS)) παίρνουμε την εξής γραφική:



Είναι ευδιάκριτο ότι για V<Vt έχουμε γραμμική εξάρτηση του log(ld) και VGS

4) Αφού gm=d(id)/d(Vgs) τότε gm/ld=d(ld)/(ld*d(VGS)) με την παρακάτω γραφική:



5) Με τις απαιτούμενες αλλαγές και με gm=d(Id)/d(VGS) παίρνουμε:



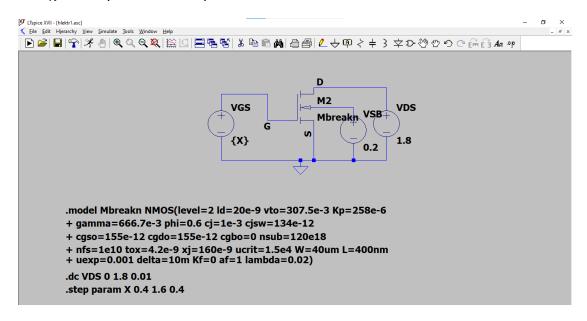
Φαίνεται ότι για VGS>Vt υπάρχει γραμμικότητα ανάμεσα σε gm και VGS.

6) Με αλλαγή της επικεφαλίδας σε SQRT(Id(VGS)) έχω την ακόλουθη γραφική:



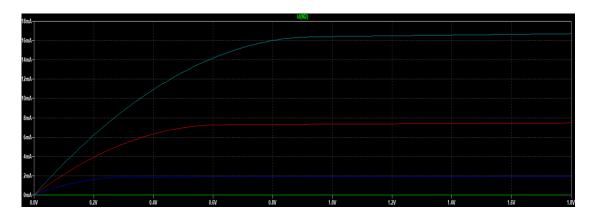
Ξανά για VGS>Vt υπάρχει γραμμικότητα ανάμεσα σε $(Id)^{1/2}$ και VGS.

7) Με προσθήκη NMOS με ακροδέκτη Β και τάση VSB για την διαφορά δυναμικού έχω το παρακάτω κύκλωμα:

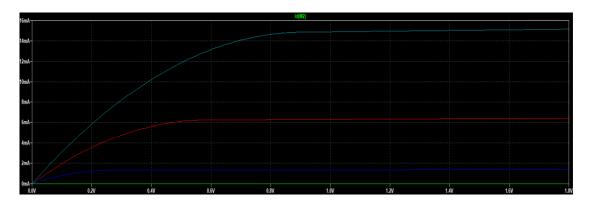


Το οποίο μας δίνει την εξής γραφική:

Για VSB=0.2V:

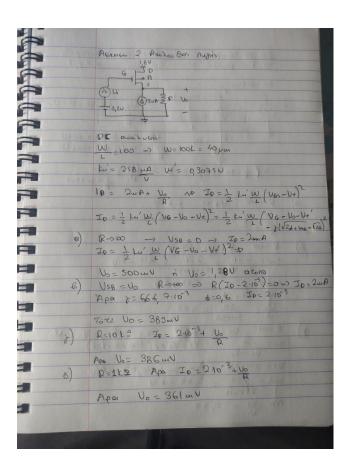


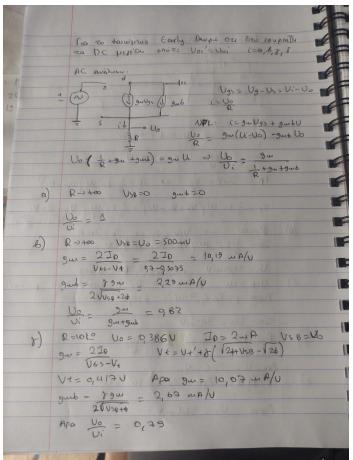
Για VSB=0.4V:

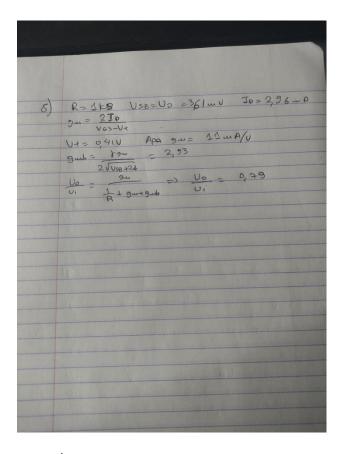


Παρατηρώ ότι σε σύγκριση με το ερώτημα 1 και τα αποτελέσματα του οι γραφικές ID(VDS) φτάνουν σε μικρότερο ρεύμα κορεσμού και με αύξηση της VDS επιτυγχάνεται και αύξηση στο ρεύμα κορεσμού. Αυτό γίνεται λόγω ότι αυξάνεται η Vt και η ID μικραίνει για ίδιες τιμές της VDS. Με αύξηση της VGS έχουμε αύξηση της ID ενώ με αύξηση του φαινομένου σώματος γίνεται το αντίθετο.

2. ΑΚΟΛΟΥΘΟΣ ΠΗΓΗΣ:







Με χρήση του spice :

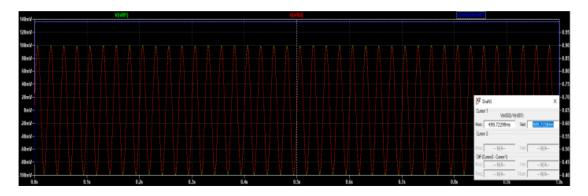
a) Χωρίς επίδραση σώματος και με R->άπειρο

Για λ=0:

Για την άπειρη αντίσταση βάζω μια αντίσταση 1GΩ, έπειτα μηδενίζω την Vin και μετράω την DC έξοδο Vo περίπου 531mV.



Για το κέρδος κάνω αλλαγή επικεφαλίδας σε V(n002)/V(n001) που είναι οι έξοδοι μετά τους πυκνωτές και παίρνω ότι uo/ui=0.99V/V.

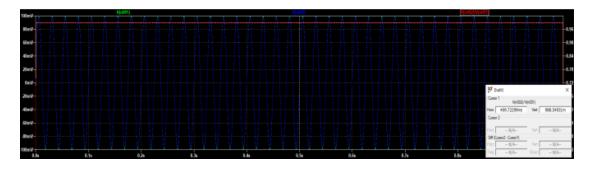


Για λ =0.02:

Vo=511.6mV



Kαι uo/ui=0.989V/V



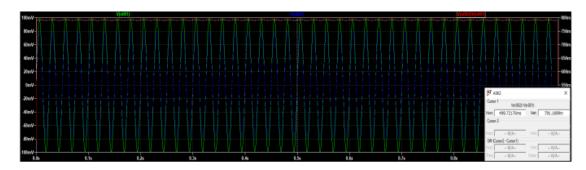
b) Με επίδραση σώματος και R->άπειρο

Για λ=0:

Απλά βραχυκυκλώνω το σώμα με την γείωση ώστε VSB=/=0V και εχω ότι Vo=414.7mV

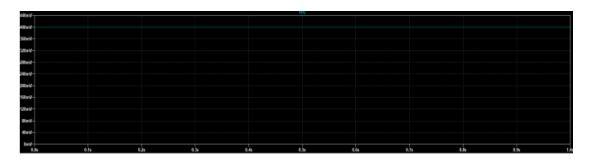


Eνώ uo/ui=0.91V/V

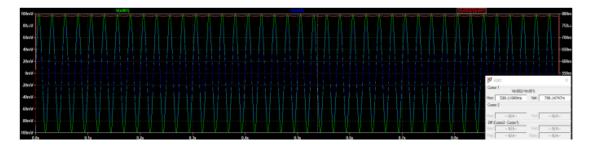


Για λ=0.02:

Vo=400mV



Kαι uo/ui=0.79V/V



c) Με επίδραση σώματος και R=10kΩ:

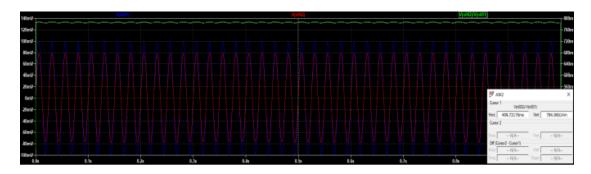
Αλλάζω την R σε 10ΚΩ

Για λ=0:

Vo=411.5mV

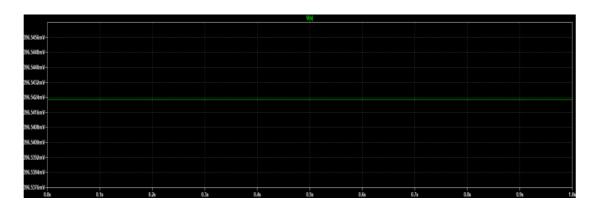


Kαι uo/ui=0.785V/V

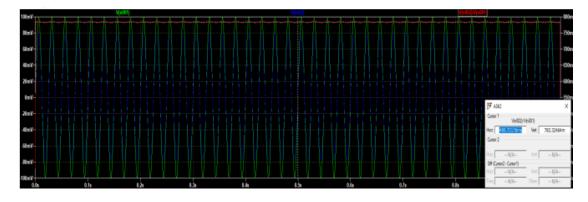


Για λ=0.02:

Vo=396mV



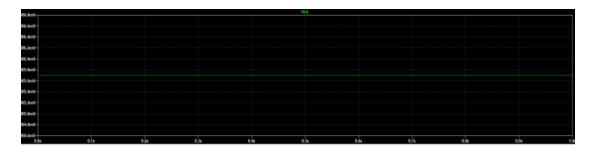
Kαι uo/ui=0.783V/V



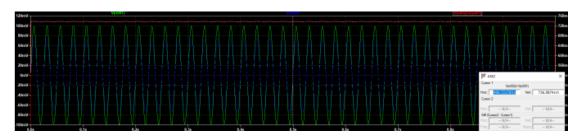
d) Με επίδραση σώματος και R=1Κ Ω

Για λ=0:

Vo=385mV



Kαι uo/ui=0.736V/V

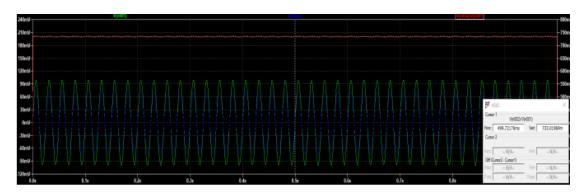


Για λ=0.02:

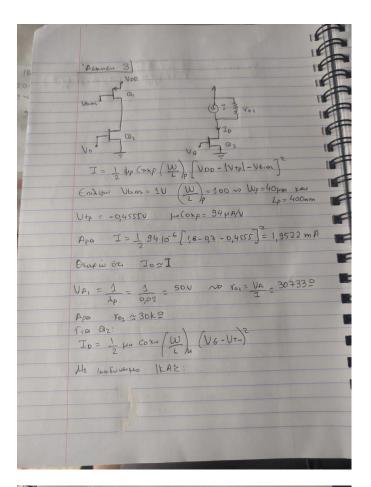
Vo=370mV

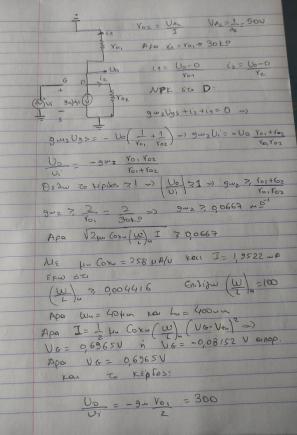


Kαι uo/ui=0.733V/V

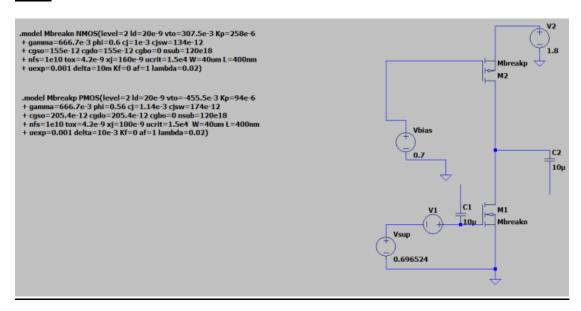


3. ΑΝΑΣΤΡΟΦΕΑΣ CMOS:

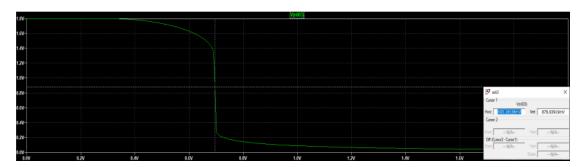




Έχω το παρακάτω κύκλωμα στο spice, με τους πυκνωτές να έχουν προστεθεί για την μέτρηση του ΑC σήματος. Για την DC τάση χρησιμοποιήθηκε η εντολή .dc Vsup 0 2 0.001



Η τάση εξόδου είναι η ακόλουθη:

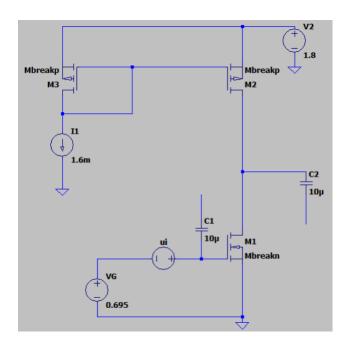


Παρατηρώ ότι η τάση ισορροπίας είναι Vo=879mV και Vbias=700mV, που έχουν ελάχιστη απόσταση από το θεωρητικό υπολογισμό.

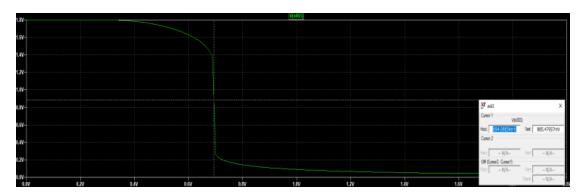
Με την προσθήκη δοκιμαστικού σήματος 1mV 40Hz παίρνω την ακόλουθη γραφική κέρδους uo/ui.



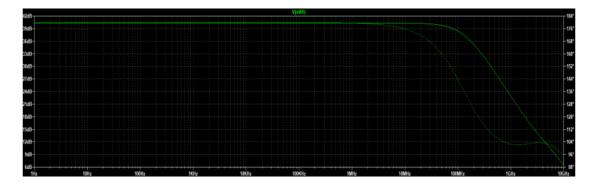
Λόγω της τάσης εξόδου είναι δύσκολη η διατήρηση της τάσεως ισορροπίας, έτσι χρησιμοποιώ έναν καθρέπτη ρεύματος, με Iref=1.6mA(αφού Id=1.6mA) και Vg=695mV. Έχω το ακόλουθο κύκλωμα:



Για την DC τάση εξόδου κάνω DC sweep στην Vg (.dc VG 0 2 0.001). Ισχύει ότι η τάση ισορροπίας είναι 694mV και gm1=-8.28m Ω^{-1} και A=-256V/V όπου έχουν υπολογισθεί γραπτώς.



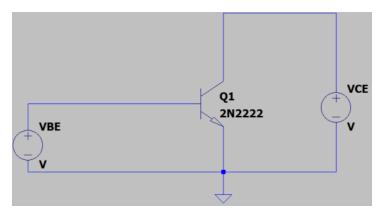
Για το διάγραμμα Bode χρησιμοποιήθηκε η .ac dec 100 1 10G με την ακόλουθη γραφική:



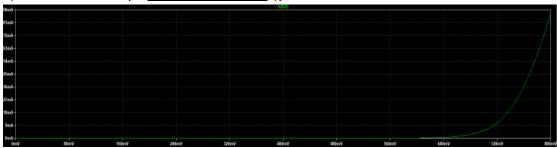
II. BJT ΣΤΟ LTSPICE

ΑΣΚΗΣΕΙΣ ΜΟΝΤΕΛΟΥ ΒΙΤ - ΕΝΙΣΧΥΤΗΣ ΚΟΙΝΟΥ ΕΚΠΟΜΠΟΥ

1.

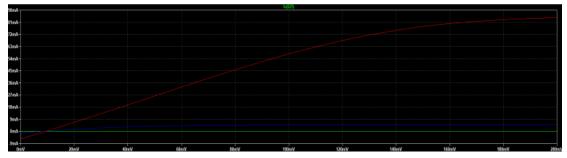


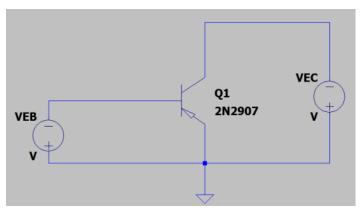
a) Για Vce=2V και με <u>.dc VBE 0 0.8 0.01</u> έχω :



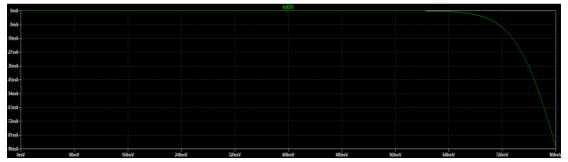
Φαίνεται για τάση Vbe<640mV το ρεύμα είναι 0 ενώ αυξάνεται εκθετικά για Vbe>0.64V (εκθετικός νόμος).

b) Με τις .dc VCE 0 2 0.01 και .step param X 0.6 0.8 0.1 (X=Vbe) παίρνω τις ακόλουθες γραφικές όπου βλέπω ότι και στις 3 γραφικές με το πέρας μιας τιμής της Vce η Ic παραμένει σταθερή, περιοχή κορεσμού. Για μεγαλύτερες τιμές της Vbe έχω μεγαλύτερο Ic (με ίδιο Vce) καθώς και ότι πριν τον κορεσμό έχω γραμμική σχέση μεταξύ Ic-Vbe.





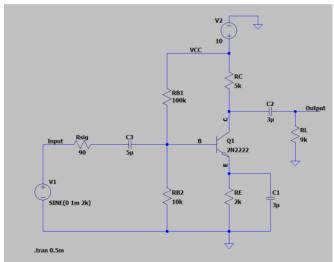
a) Με .dc VEB 0 0.8 0.01 και αφού Vce=2V, βλέπω ότι με npn το ρεύμα συλλέκτη είναι 0 για Vec<640mV ενώ για Vec>640mV και όσο αυξάνεται έχω ότι αυξάνεται και το ρεύμα συλλέκτη με εκθετικό τρόπο και με απόλυτη τιμή.



b) Με .dc VEC 0 2 0.01 και .step param X 0.6 0.8 1 (X=Veb) και με run, παρατηρώ ότι και στις 3 γραφικές ισχύει ότι στη περιοχή κορεσμού δηλαδή από μια τιμή της Vec και μετα το Ic παραμένει σταθερό καθώς επίσης ότι μεγαλύτερες τιμές της Veb αυξάνουν κατά απόλυτη τιμή τη Ic (Vec=σταθερό) και τέλος ότι πριν το κορεσμό έχω γραμμική σχέση Ic-Vec.



3. Για την διάταξη του ενισχυτή κοινού εκπομπού οι αντιστάσεις RB1,RB2 έχουν τις εξής τιμές ώστε: RBB=100/11kΩ=(RB1*RB2)/(RB1+RB2). Επειδή επιλέγω RB2=10kΩ προκύπτει ότι RB1=100kΩ. Επίσης RL=RBB=9kΩ Rsig=RL/100=90Ω. Με την χρήση της .op έχω τα DC αποτελέσματα:



```
--- Operating Point ---
V(c):
V(b):
                9.25587
                               voltage
                0.902845
                               voltage
V(e):
                0.299025
                               voltage
V(vcc):
                10
                               voltage
                2.49909e-13
V(output):
                               voltage
V(n001):
                4.0628e-16
                               voltage
V(input):
                               voltage
Ic (Q1):
                0.000148825
                               device_current
Ib (Q1):
                6.87068e-07
                               device current
Ie (Q1):
                -0.000149512
                               device current
I (C3):
                4.51422e-18
                               device_current
I (C2):
                -2.77676e-17
                               device_current
I(C1):
                8.97074e-19
                               device_current
                2.77676e-17
I(R1):
                               device_current
                4.51422e-18
I(Rsig):
                               device_current
I (Rc):
                0.000148825
                               device_current
I (Rb1):
                9.09716e-05
                               device_current
                9.02845e-05
I (Rb2):
                               device_current
                0.000149512
I (Re):
                               device_current
                -0.000239797
I (V2):
                               device_current
I(V1):
                4.51422e-18
                               device_current
```

Για το διάγραμμα Bode με την <u>.ac dec 100 1 10G</u> έχουμε ac πηγή και το ακόλουθο διάγραμμα με εύρος ζώνης [1kHz 1MHz] και κέρδος 25dB.

