

UERJ Zona oeste

Jonatha Salles Menezes  
2211312125

**Lista 05 - ALGEBRA BOOLEANA & CIRCUITOS DIGITAIS  
& ARQUITETURA**  
INF5312 - Organização de computadores

Rio de Janeiro  
2022

#### Exercício 10)

CISC são os processadores com um conjunto de instruções complexo, pode ser encontrada em processadores x86, podendo ultrapassar até 300 instruções, um conjunto maior de instruções facilitaria o trabalho do compilador com a unidade de processamento, porque diminuída o vão semântico. O que acabou não dando certo, os compiladores desprezavam a maioria das instruções e modos de endereçamento.

Na procura de processadores mais rápidos e baratos, surge a arquitetura RISC, os processadores com um conjunto de instruções reduzidos, com muitos estudos sobre as estruturas mais utilizadas, concluiu-se que a forma de obter mais rapidez no processamento é na definição de uma arquitetura mais simples. Um exemplo de RISC é o Nintendo DS.

## Referências

Mário Monteiro – Introdução à organização de computadores.

[RISC – Wikipédia, a enciclopédia livre \(wikipedia.org\)](https://pt.wikipedia.org/wiki/RISC)