

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
José Alberto Núñez R	2	Carlos Richardo	
Title: Instrucciones			
Keyword	Topic: RISC-V ISA 2		
- código máquina - op code - funct 7 - operador NOT	<p><b>Notes:</b> En este video se explican las instrucciones aritméticas y lógicas de tipo R en el conjunto de instrucciones RISC-V. Estas incluyen la suma (ADD), resta (SUB), AND, OR y XOR. Todas estas instrucciones comparten un formato común, compuesto por un inmediato, el registro destino y dos registros fuente, así como los campos de op-code, funct 3 y funct 7.</p> <p>Las operaciones lógicas (AND, OR, XOR) realizan cálculos a nivel de bits y pueden ser utilizadas para crear máscaras que permiten seleccionar o modificar grupos específicos de bits.</p>		
Questions	<p>Diferencias entre la instrucción ADD y SUB en el conjunto RISC-V</p>		

**Summary:** Se explican las instrucciones tipo R de RISC-V, como ADD, SUB, AND, OR y XOR. Todas tienen un formato uniforme compuesto por un registro destino, dos registros fuente y los campos OP-code, funct 3 y FUNCT7.