

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
José Alberto Núñez R.	4	Carlos Richards	
Title: Instrucciones			

Keyword	Topic: Instrucción RISC-V ISA 4																									
RISC-V																										
ADDI	Notes: Instrucciones de computo con constantes en RISC-V, conocidas como instrucciones tipo immediate. Estas instrucciones permiten operar con registros y valores constantes sin necesidad de usar otro registro.																									
ANDI																										
XORI																										
SLLI																										
SRLI	Se destacan instrucciones como suma inmediata (ADDI), AND immediate (ANDI) y XOR immediate (XORI) mostrando como funcionan a nivel de bits y su importancia en la optimización del código.																									
Questions	<table border="1"> <thead> <tr> <th>immediate</th> <th>Rs1</th> <th>Funct</th> <th>rd</th> <th>opcode</th> </tr> </thead> <tbody> <tr> <td>constante</td> <td>registro</td> <td></td> <td>registro</td> <td></td></tr> <tr> <td></td> <td>fuentes</td> <td></td> <td>destino</td> <td></td></tr> <tr> <td>12 bits</td> <td></td> <td></td> <td></td> <td></td></tr> <tr> <td>en C'2&gt;[-2^2^2] = -2048, 2047</td> <td></td> <td></td> <td></td> <td></td></tr> </tbody> </table>	immediate	Rs1	Funct	rd	opcode	constante	registro		registro			fuentes		destino		12 bits					en C'2>[-2^2^2] = -2048, 2047				
immediate	Rs1	Funct	rd	opcode																						
constante	registro		registro																							
	fuentes		destino																							
12 bits																										
en C'2>[-2^2^2] = -2048, 2047																										

Summary: Instrucciones de computo con constantes en la arquitectura RISC-V, conocidas como instrucciones de tipo immediate