

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Iago Alberto Niver R.	5	Carlos Richardo	
Title:	Instrucciones		
Keyword	Topic: Instrucciones RISC-V ISAs		
load-store memoria registros offset extensión de signo	<p>Notes: las instrucciones de carga permiten transferir datos de la memoria a los registros mientras que las de almacenamiento hacen lo contrario. Ambas utilizan un registro base con índice (offset) con extensión de signo y un registro destino (en carga) o fuente (en almacenamiento)</p> <p>Las instrucciones de carga incluyen</p> <p>LW (load word): Carga una palabra (4 bytes).</p> <p>LB (load byte): Carga un byte.</p> <p>LH (load halfword): Carga una mitad de palabra (2 bytes).</p> <p>LD (load doubleword): Carga una doble palabra (8 bytes).</p> <p>SW (store word): Almacena una palabra (4 bytes).</p> <p>SB (store byte): Almacena un byte.</p> <p>SH (store halfword): Almacena una mitad de palabra (2 bytes).</p> <p>SD (store doubleword): Almacena una doble palabra (8 bytes).</p>		
Questions	<p>¿Qué diferencia hay entre las instrucciones de tipo R y las de tipo I?</p> <p>Las instrucciones de almacenamiento incluyen</p> <p>SW (store word):</p> <p>SH (store halfword):</p>		

Summary: ~~¿Qué diferencia hay entre las instrucciones~~

El video explica las instrucciones de carga y almacenamiento en RISC-V, una arquitectura load-store donde la memoria responde byte o byte.