

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
José Alberto Nívar R	1	Carlos Pichardo	

Title: Instrucciones

Keyword

Topic: RISC-V ISA 1

- RISC-V
- Architecture RISC
- modularidad
- microarquitectura

Notes: Es un conjunto abierto y modular ideal tanto para fines educativos como industriales. RISC-V tiene un diseño simple y eficiente con un conjunto base de 47 instrucciones que se pueden reducir a 38.

En este video, el enfoque está en el diseño de hardware específicamente el diseño de una microarquitectura utilizando la microarquitectura de RISC-V, concretamente el conjunto base RV32I (32 bits).

Questions

- Cómo se implementan las instrucciones en un microprocesador
- Ventajas de este conjunto de instrucciones

Summary: Estos videos están orientados a enseñar como diseñar un microprocesador básico con la arquitectura RISC-V, centrándose en el diseño hardware y los principios de diseño que hacen que RISC-V sea tan eficiente.