

Title: Instrucciones

Keyword	Topic: RISC-V - ISA3
RISC-V Comparación Desplazamientos bits	<p>Notes: en este video se explican las instrucciones de comparación y desplazamientos en RISC-V.</p> <p>Comparaciones:</p> <p>menor que (set less than - SLT): si el registro 1 (rs1) es menor que el registro 2 (rs2), el resultado es 1; de lo contrario, es 0.</p> <p>menor que sin signo (set less than unsigned) - SLTU: Compara los registros sin considerar el bit</p> <p>Desplazamientos:</p> <p>Desplazamientos lógicos a la izquierda (SLL): Desplaza los bits del registro rs1 a la izquierda según el valor del registro rs2, llenando con ceros y perdando los bits menos significativos.</p>
Questions	
<p>¿Cuál es la diferencia entre SLT y SLTU en RISC-V?</p> <p>¿Cómo se comporta el bit de signo en una comparación con Complemento a 2?</p>	

Summary: aquí se explican las instrucciones de comparación y desplazamientos en RISC-V. se detallan SLT y SLTU, usadas para comparar números con y sin signo.