

1.º Teste de Introdução à Arquitetura de Computadores

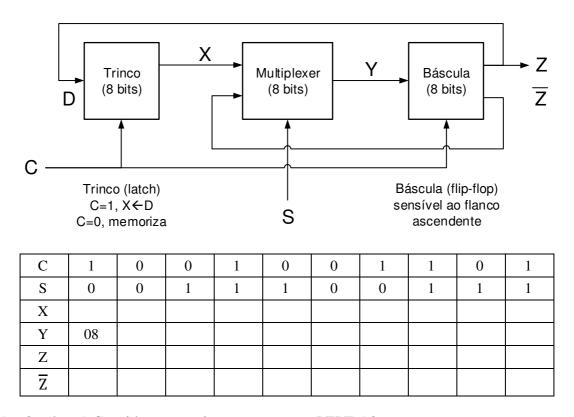
1.° Semestre 2017/2018

Duração: 60 minutos

IST – LEIC-Taguspark 23 outubro 2017

NOME		NÚMERO	
------	--	--------	--

(3 valores) Considere o seguinte circuito, com barramentos de 8 bits. C é o *clock* (tanto do trinco como da báscula) e S é o sinal de seleção do *multiplexer* (S=0 seleciona a entrada X). Assumindo que os sinais C e S evoluem ao longo do tempo da forma indicada na tabela seguinte, preencha os valores estáveis no resto da tabela (escreva todas as células, mesmo que o valor se mantenha). Todos os valores de 8 bits estão representados em hexadecimal (não é preciso colocar o H).



2. (2 + 1 + 3 valores) Considere o seguinte programa no PEPE-16:

MOV R1, -2734 ; constante em decimal MOV R2, 85FH ; constante em hexadecimal

ADD R1, R2

	a)	Indique ca	da um dos	16 bits d	o R1, após	o primeiro	MOV
--	----	------------	-----------	-----------	------------	------------	-----

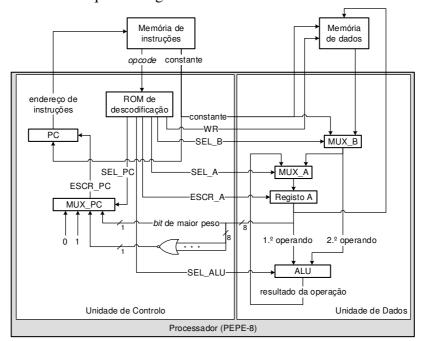
R1, em binário

b) Indique cada um dos 16 bits do R2, após o segundo MOV.

R2, em binário

c) Indique cada um dos 16 bits do R1 e o respetivo valor em decimal, após o ADD.

R1, em binário R1, em decimal 3. (2 valores) A figura seguinte representa o diagrama de blocos básico do PEPE-8, processador de 8 bits, bem como as memórias a que está ligado.



Na tabela seguinte estão referidos os sinais usados para comandar quer a Unidade de Dados, quer a Unidade de Controlo. Preencha esta tabela, especificando para cada sinal qual a indicação concreta que fornece no caso de o PEPE-8 estar a executar a instrução ADD 4FH (A \leftarrow A + 4FH). Para cada sinal, use a indicação que for mais conveniente:

- Ativo / Não ativo:
- Um valor numérico;
- Uma indicação simples que especifique a opção a selecionar (ex: esquerda / direita);
- Um simples traço horizontal, ou uma cruz (não interessa para esta instrução).

Constante	WR	SEL_A	SEL_B	ESCR_A	SEL_ALU	SEL_PC

4.	(2 valores) Considere que o PEPE (processador de 16 bits, <u>endereçamento de byte</u>) está ligado a uma
	memória com 11 bits de endereço cuja primeira célula está acessível a partir do endereço 6 K.

Qual o endereço (em hexadecimal) da primeira célula da RAM?

Н

Instrucão

5. (3 valores) Complete o programa do lado direito, preenchendo os retângulos com os valores corretos.

Qual a capacidade em bytes da RAM (valor em decimal)?

Registo – registo onde a instrução dessa linha armazena o resultado **Valor** – valor desse registo <u>após</u> a execução da instrução ROL – Rotação à esquerda

11	ısıı uç	au	Kegi	3 t
MOV			R2	
	R2,	5		
ROL		3	R2	
		4BA7H	R3	
AND	R2,	R3		

6. (1 + 3 valores) Considere o seguinte programa em linguagem assembly do PEPE-16.

Endereços			
	PLACE	2000H	
	MARCA	EQU	0FFFFH
	tabela:	WORD	6
		WORD	12
		WORD	7
		WORD	MARCA
	var:	WORD	0
	PLACE	0000Н	
	FLACE	MOV	D1 tobala
	ciclo:	MOV	R1, tabela
	CICIO.		R2, [R1]
	_	MOV	R3, MARCA
	4	CMP	R2, R3
		JZ	fim
	_	MOV	R4, var
		MOV	R5, [R4]
	_	ADD	R5, R2
		MOV	[R4], R5
		ADD	R1, 2
		JMP	ciclo
	fim:	JMP	fim

- a) Preencha os <u>endereços que faltam</u> (lado esquerdo, preencha apenas as linhas em que tal faça sentido). Considera-se que cada MOV com uma constante <u>ocupa apenas uma palavra</u>.
- b) Acabe de preencher a tabela com informação sobre os <u>acessos à memória</u> feitos pelo programa, de leitura (L) ou escrita (E). <u>Use apenas as linhas que necessitar</u>.

Endereço em que está a instrução que faz o acesso	Endereço acedido	L ou E	Valor lido ou escrito