МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МО ЭВМ

ОТЧЕТ

по лабораторной работе №2

по дисциплине «Организация ЭВМ и систем»

Тема: Изучение режимов адресации и формирования исполнительного адреса

Студент(ка) гр. 1381	 Денисова О.К.
Преподаватель	 Ефремов М.А.

Санкт-Петербург

Цель работы

Изучить режимы адресации и формирование исполнительного адреса.

Общая формулировка задачи

- 1. Получить у преподавателя вариант набора значений исходных данных (массивов) vec1, vec2 и matr из файла lr2.dat, приведенного в каталоге Задания и занести свои данные вместо значений, указанных в приведенной ниже программе.
- 2. Протранслировать программу с созданием файла диагностических сообщений; объяснить обнаруженные ошибки и закомментировать соответствующие операторы в тексте программы.
- 3. Снова протранслировать программу и скомпоновать загрузочный модуль.
- 4. Выполнить программу в пошаговом режиме под управлением отладчика с фиксацией содержимого используемых регистров и ячеек памяти до и после выполнения команды.
- 5. Результаты прогона программы под управлением отладчика должны быть подписаны преподавателем и представлены в отчете.

Выполнение работы

Вариант 6

В ходе выполнения лабораторной работы сначала были изменены наборы значений исходных данных в соответствии с вариантом. Затем программа была протранслирована с созданием файла листинга (приложение А), и были получены следующие ошибки:

1) lr2_comp.asm(41): error A2052: Improper operand type mov mem3,[bx]

Машинные команды не могут использовать сразу два операнда из оперативной памяти, поэтому нельзя производить чтение из памяти и запись в память одновременно. Следует сначала прочитать в регистр, и затем из регистра записывать в память.

2) lr2_comp.asm(48): warning A4031: Operand types must match mov cx,vec2[di]

Предупреждение из-за несоответствия размеров операндов: cx-2 байта, vec2[di]-1 байт

3) lr2_comp.asm(52): warning A4031: Operand types must match mov cx,matr[bx][di]

Предупреждение из-за несоответствия размеров операндов: cx-2 байта, matr[bx][di]-1 байт

4) lr2_comp.asm(53): error A2055: Illegal register value mov ax,matr[bx*4][di]

Умножение в данном случае вызывает ошибку, т.к. в адресации с базированием и индексированием используется сумма базового и индексного регистров, а также непосредственно смещение, поэтому умножение базового регистра на 4 вызывает ошибку.

- 5) lr2_comp.asm(72): error A2046: Multiple base registers mov ax,matr[bp+bx]

 Сложение двух базовых регистров, вместо базового и индексного.
- 6) lr2_comp.asm(73): error A2047: Multiple index registers mov ax,matr[bp+di+si]

Сложение базового и двух индексных регистров вместо базового и индексного.

7) lr2_comp.asm(80): error A2006: Phase error between passes Main ENDP

Ошибка говорит о наличии ошибок в Main.

Исправленная программа (файл программы – приложение A) была протранслирована (файл листинга – приложение Б), и был создан загрузочный модуль:

Начальные значения регистров:

$$AX = 0000$$
 $SI = 0000$ $CS = 1D9E$ $IP = 0000$ $Stack = 0000$

$$BX = 0000$$
 $DI = 0000$ $DS = 1D89$

$$CX = 00B0$$
 $BP = 0000$ $ES = 1D89$

$$DX = 0000 \quad SP = 0018 \quad SS = 1D99$$

Адрес	Символический	16-ричный код	Содержимое	регистров и
команды	код команды	команды	ячеек памяти	
			До	После
			выполнения	выполнения
0000	PUSH DS	1E	IP = 0000	IP = 0001
			DS = 1D89	DS = 1D89
			Stack = 0000	Stack = 1D89
			SP = 0018	SP = 0016
0001	SUB AX, AX	2BC0	AX = 0000	AX = 0000
			IP = 0001	IP = 0003
0003	PUSH AX	50	AX = 0000	AX = 0000
			SP = 0016	SP = 0014
			Stack = 1D89	Stack = 0000
			IP = 0003	IP = 0004
0004	MOV AX,	B89B1D	AX = 0000	AX = 1D9B
	1D9B		IP = 0004	IP = 0007

0007	MOV DS, AX	8ED8	AX = 1D9B	AX = 1D9B
			DS = 1D89	DS = 1D9B
			IP = 0007	IP = 0009
0009	MOV AX, 01F4	B8F401	AX = 1D9B	AX = 01F4
			IP = 0009	IP = 000C
000C	MOV CX, AX	8BC8	AX = 01F4	AX = 01F4
			CX = 00B0	CX = 01F4
			IP = 000C	IP = 000E
000E	MOV BL,24	B324	BL = 00	BL = 24
			BX = 0000	BX = 0024
			IP = 000E	IP = 0010
0010	MOV BH, CE	B7CE	BH = 00	BH = CE
			BX = 0024	BX = CE24
			IP = 0010	IP = 0012
0012	MOV [0002],	C7060200CEFF	IP = 0012	IP = 0018
	FFCE			
0018	MOV BX, 0006	BB0600	BX = CE24	BX = 0006
			IP = 0018	IP = 001B
001B	MOV [0000],	A30000	AX = 01F4	AX = 01F4
	AX		IP = 001B	IP = 001E
001E	MOV AL, [BX]	8A07	AL = F4	AL = 12
			AX = 01F4	AX = 0112
			BX = 0006	BX = 0006
			IP = 001E	IP = 0020
0020	MOV AL, [BX	8A4703	AL = 12	AL = 0F
	+ 03]		AX = 0112	AX = 010F
			BX = 0006	BX = 0006
			IP = 0020	IP = 0023
0023	MOV CX, [BX	8B4F03	CX = 01F4	CX = 0B0F

	+ 03]		BX = 0006	BX = 0006
			IP = 0023	IP = 0026
0026	MOV DI, 0002	BF0200	DI = 0000	DI = 0002
			IP = 0026	IP = 0029
0029	MOV AL,	8A850E00	AL = 0F	AL = E2
	[000E + DI]		AX = 010F	AX = 01E2
			DI = 0002	DI = 0002
			IP = 0029	IP = 002D
002D	MOV BX, 0003	BB0300	BX = 0006	BX = 0003
			IP = 002D	IP = 0030
0030	MOV AL, [0016	8A811600	AL = E2	AL = FF
	+BX + DI		AX = 01E2	AX = 01FF
			BX = 0003	BX = 0003
			DI = 0002	DI = 0002
			IP = 0030	IP = 0034
0034	MOV AX,	B89B1D	AX = 01FF	AX = 1D9B
	1D9B		IP = 0034	IP = 0037
0037	MOV ES, AX	8EC0	ES = 1D89	ES = 1D9B
			AX = 1D9B	AX = 1D9B
			IP = 0037	IP = 0039
0039	MOV AX,	268B07	AX = 1D9B	AX = 00FF
	ES:[BX]		ES = 1D9B	ES = 1D9B
			BX = 0003	BX = 0003
			IP = 0039	IP = 003C
003C	MOV AX, 0000	B80000	AX = 00FF	AX = 0000
			IP = 003C	IP = 003F
003F	MOV ES, AX	8EC0	ES = 1D9B	ES = 0000
			AX = 0000	AX = 0000
			IP = 003F	IP = 0041

0041	PUSH DS	1E	DS = 1D9B	DS = 1D9B
			SP = 0014	SP = 0012
			Stack = 0000	Stack = 1D9B
			IP = 0041	IP = 0042
0042	POP ES	07	ES = 0000	ES = 1D9B
			SP = 0012	SP = 0014
			Stack = 1D9B	Stack = 0000
			IP = 0042	IP = 0043
0043	MOV CX,	268B4FFF	CX = 0B0F	CX = FFCE
	ES:[BX - 01]		ES = 1D9B	ES = 1D9B
			BX = 0003	BX = 0003
			IP = 0043	IP = 0047
0047	XCHG AX, CX	91	AX = 0000	AX = FFCE
			CX = FFCE	CX = 0000
			IP = 0047	IP = 0048
0048	MOV DI, 0002	BF0200	DI = 0002	DI = 0002
			IP = 0048	IP = 004B
004B	MOV ES: [BX	268901	ES = 1D9B	ES = 1D9B
	+ DI], AX		BX = 0003	BX = 0003
			DI = 0002	DI = 0002
			AX = FFCE	AX = FFCE
			IP = 004B	IP = 004E
004E	MOV BP, SP	8BEC	BP = 0000	BP = 0014
			SP = 0014	SP = 0014
			IP = 004E	IP = 0050
0050	PUSH [0000]	FF360000	SP = 0014	SP = 0012
			Stack = 0000	Stack = 01F4
			IP = 0050	IP = 0054
0054	PUSH [0002]	FF360200	SP = 0012	SP = 0010

			Stack = 01F4	Stack = FFCE
			IP = 0054	IP = 0058
0058	MOV BP, SP	8BEC	BP = 0014	BP = 0010
			SP = 0010	SP = 0010
			IP = 0058	IP = 005A
005A	MOV DX, [BP	8B5602	DX = 0000	DX = 01F4
	+ 02]		BP = 0010	BP = 0010
			IP = 005A	IP = 005D
005D	RET Far 0002	CA0200	SP = 0010	SP = 0016
			Stack = FFCE	Stack = 1D89
			CS = 1D9E	CS = 01F4
			IP = 005D	IP = FFCE

Выводы

В ходе выполнения лабораторной работы были приобретены знания о режимах адресации и формировании исполнительного адреса в языке Ассемблера

ПРИЛОЖЕНИЕ А

ФАЙЛ ПРОГРАММЫ LR2_COMP.ASM

```
EOL EQU '$'
IND EQU 2
N1 EQU 500
N2 EQU -50
; СТЕК ПРОГРАММЫ
ASTACK SEGMENT STACK
DW 12 DUP(?)
ASTACK ENDS
; ДАННЫЕ ПРОГРАММЫ
DATA SEGMENT
; ДИРЕКТИВЫ ОПИСАНИЯ ДАННЫХ
MEM1 DW 0
MEM2 DW 0
MEM3 DW 0
VEC1 DB 18,17,16,15,11,12,13,14
VEC2 DB 30,40,-30,-40,10,20,-10,-20
MATR DB -4,-3,1,2,-2,-1,3,4,5,6,7,8,-8,-7,-6,-5
DATA ENDS
; КОД ПРОГРАММЫ
CODE SEGMENT
ASSUME CS:CODE, DS:DATA, SS:ASTACK
; ГОЛОВНАЯ ПРОЦЕДУРА
MAIN PROC FAR
 PUSH DS
 SUB AX, AX
 PUSH AX
MOV AX, DATA
MOV DS, AX
; ПРОВЕРКА РЕЖИМОВ АДРЕСАЦИИ НА УРОВНЕ СМЕЩЕНИЙ
; РЕГИСТРОВАЯ АДРЕСАЦИЯ
MOV AX, N1
MOV CX, AX
MOV BL, EOL
MOV BH, N2
; ПРЯМАЯ АДРЕСАЦИЯ
MOV MEM2, N2
MOV BX, OFFSET VEC1
MOV MEM1, AX
; КОСВЕННАЯ АДРЕСАЦИЯ
MOV AL, [BX]
; MOV MEM3, [BX]
; БАЗИРОВАННАЯ АДРЕСАЦИЯ
MOV AL, [BX] + 3
MOV CX,3[BX]
; ИНДЕКСНАЯ АДРЕСАЦИЯ
MOV DI, IND
MOV AL, VEC2[DI]
; MOV CX, VEC2[DI]
; АДРЕСАЦИЯ С БАЗИРОВАНИЕМ И ИНДЕКСИРОВАНИЕМ
MOV BX, 3
MOV AL, MATR[BX][DI]
; MOV CX, MATR[BX][DI]
; MOV AX, MATR[BX*4][DI]
; ПРОВЕРКА РЕЖИМОВ АДРЕСАЦИИ С УЧЕТОМ СЕГМЕНТОВ
```

```
; ПЕРЕОПРЕДЕЛЕНИЕ СЕГМЕНТА
; ----- ВАРИАНТ 1
MOV AX, SEG VEC2
MOV ES, AX
MOV AX, ES:[BX]
MOV AX, 0
; ---- ВАРИАНТ 2
 MOV ES, AX
 PUSH DS
 POP ES
MOV CX, ES:[BX-1]
XCHG CX, AX
; ----- ВАРИАНТ 3
MOV DI, IND
MOV ES: [BX+DI], AX
; ----- ВАРИАНТ 4
MOV BP, SP
; MOV AX, MATR[BP+BX]
; MOV AX, MATR[BP+DI+SI]
; ИСПОЛЬЗОВАНИЕ СЕГМЕНТА СТЕКА
PUSH MEM1
PUSH MEM2
MOV BP, SP
MOV DX, [BP]+2
RET 2
MAIN ENDP
CODE ENDS
END MAIN
```

приложение Б

ФАЙЛ ЛИСТИНГА LR2_COMP.LST

10/8/22 21:2	MICROSOFT 22:52	(R) M	IACRO	ASSEMBLER	VERSION	5.10					
1-1						PAGE					
1-1											
= 002 = 000 = 01F =-003	2 4	EOL EQU '\$' IND EQU 2 N1 EQU 500 N2 EQU -50 ; PЎC, ΡμΡЄ PΪCЂΡSΡΙCЂΡ° ΡJΡJC<									
0000	3333 000C[ASTACK	SEGMENT W 12 DUE	STACK							
]										
0018		ASTACK ENDS ; P"P°PSPSC <pµ pïc%pspic%p°pjpjc<<="" td=""></pµ>									
0000		DATA SE		€C,PËPIC<	PSPÏPËCĆP°	PSPËCU					
ХаннС			'	,		·					
0000 0002 0004 0006	12 11 10 OF	ME ME	M1 DW 0 M2 DW 0 M3 DW 0 C1 DB 18	3,17,16,15,11	,12,13,14						
000E		0A 14 VE	C2 DB 30	,40,-30,-40,	10,20,-10,-	20					
0016 8,-7,-6,-5	F6 EC FC FD 01 02 03 04 05 06 F8 F9 FA FB		TR DB	-4,-3,1,2,-2	2,-1,3,4,5,6	,7,8,-					
0026		DATA EN		0							
0000		CODE SE ASSUME	GMENT CS:CODE	PICTP°PJPJC , DS:DATA, S °CU PÏCTPSC†							
0000		MAIN PR	OC FAR	Сф ГІСПІВСТ	ιμιισιση						
0000 0001 0003 0004 0007		PUSH A	UB AX, AX X OV AX, DA	ATA	₽ ₽•₽=₽□	DH.DRD/					
РЂР″РЕСРТ	ЪР		·								
000C 000E	B8 01F4 8B C8 B3 24 B7 CE	; Р РµР М М		X DL							
0010	2, 02	1.1	11	•							

```
; PUCTCUPJP°CU P°PTCTPuCTP°C+PECU
     0012 C7 06 0002 R FFCE MOV MEM2, N2
     0018 BB 0006 R
                             MOV BX, OFFSET VEC1
     001B A3 0000 R
                             MOV MEM1, AX
                        ; PJPSCÍPIPµPSPSP°CŲ P°PҐCЪPµCÍP°C†PËCŲ
     001E 8A 07
                             MOV AL, [BX]
                        ; MOV MEM3, [BX]
                                          P'P°P·PËCTPSPIP°PSPSP°CU
P°PľCЂPµCЃP°C†PËCЏ
     0020 8A 47 03
                            MOV AL, [BX] + 3
     0023 8B 4F 03
                            MOV CX,3[BX]
                       ; P□PSPҐPµP€CЃPSP°CŲ P°PҐCЂPµCЃP°C†PËCU
    MICROSOFT (R)
                         MACRO ASSEMBLER VERSION 5.10
10/8/22 21:22:52
                                                              PAGE
1-2
     0026 BF 0002
                            MOV DI, IND
     0026 BF 0002 MOV DI, IND
0029 8A 85 000E R MOV AL, VEC2[DI]
                        ; MOV CX, VEC2[DI]
                             ΡЂΡΓʹϹЂΡμϹΓ΄Ρ°C†ΡЁСЏ
                                                               СЃ
P±P°P·PËCTPSPIP°PSPËPµP
                        J PË PËPSPҐPµP€CЃPËCЂPSPIP°PSPËPµPJ
     002D BB 0003
                             MOV BX, 3
     0030 8A 81 0016 R
                             MOV AL, MATR[BX][DI]
                        ; MOV CX, MATR[BX][DI]
                        ; MOV AX, MATR[BX*4][DI]
                              РЦР РЋР'ЕРРЉРЂ
                                                   Р Р•Р-Р□РЊРЋР′
РЪР"РЕСРЪР
                        ¦Р□Р□ РЎ УЧЕСРЋРЊ СЕГЌЕЍРЎРЋР′
                        ;
                                    ЏеренЯреХеленРЁРµ
CÍPuPIPJPuPSC,
                       P°
                        ; ----- PIP°CЪPËP°PSC, 1
     0034 B8 ---- R
                            MOV AX, SEG VEC2
     0037 8E C0
                            MOV ES, AX
     0039 26: 8B 07
                             MOV AX, ES:[BX]
     003C B8 0000
                            MOV AX, 0
                        ; ----- PIP°CЪPËP°PSC, 2
     003F 8E C0
                            MOV ES, AX
     0041 1E
                        PUSH DS
     0042 07
                        POP ES
     0043 26: 8B 4F FF
                             MOV CX, ES:[BX-1]
     0047 91
                        XCHG CX, AX
                        ; ----- PIP°CЪPËP°PSC, 3
     0048 BF 0002
                             MOV DI, IND
     004B 26: 89 01
                            MOV ES: [BX+DI], AX
                        ; ----- PIP°CTPËP°PSC, 4
     004E 8B EC
                            MOV BP, SP
                        ; MOV AX, MATR[BP+BX]
                        ; MOV AX, MATR[BP+DI+SI]
                                        Р□сЯнльзнванРЁРµ
                        ;
CÍPµPIPJPµPSC, P° C
                        ΓC, PuPEP°
```

0050	FF	36	0000	R		PUSI	H ME	M1	
0054	FF	36	0002	R		PUSI	H ME	M2	
0058	8B	ЕC				MOV	BP,	SP	
005A	8B	56	02			MOV	DX,	[BP]	+2
005D	CA	000	2			RET	2		
0060					MAIN	ENDP			
0060					CODE	ENDS			
					END	MAIN			

□MICROSOFT (R) MACRO ASSEMBLER VERSION 5.10

10/8/22 21:22:52

SYMBOLS-1

SEGMENTS AND GROUPS:

CLAS	S					N	J Z	A N	1 E	ב					LENGTH	ALIG	₹N	COMBIN	E
	ASTACK CODE . DATA .							•		•					0018 PARA 0060 PARA 0026 PARA	NONE	ζ		
	SYMBOL	s:																	
						N	J Z	A N	1 E]					TYPE VAL	JE	ATTF	3	
	EOL .	•			•	•			•					•	NUMBER	0024			
	IND .	•	•	•	•		•		•	•	•	•			NUMBER	0002			
0060	MAIN .	•	•	•	•		•	•	•	•	•	•	•		F PROC	0000	CODE	LENGTH	=
	MATR . MEM1 . MEM2 . MEM3 .											•			L BYTE L WORD L WORD L WORD	0000	DATA		
	N1 N2			•	•		•		•						NUMBER NUMBER	01F4 -0032	2		
	VEC1 . VEC2 .	•													L BYTE L BYTE	0006 000E			
	@CPU . @FILEN @VERSI	AMI	3	•	•										TEXT 0103 TEXT LR2 TEXT 510	LH _COMP			

⁸² SOURCE LINES

47776 + 444860 BYTES SYMBOL SPACE FREE

⁸² TOTAL LINES

¹⁹ SYMBOLS

- 0 WARNING ERRORS
- O SEVERE ERRORS