# МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МО ЭВМ

#### ОТЧЕТ

## по лабораторной работе №3

по дисциплине «Организация ЭВМ и систем»

Тема: Представление и обработка целых чисел, организация ветвящихся процессов

Студент гр. 0382	Самулевич В.А.
Преподаватель	Ефремов М.А.

Санкт-Петербург

2021

### Цель работы.

Изучить базовые операции над целыми числами, а также основные команды ветвления в языке Ассемблера.

#### Задание.

Вариант 23

Разработать на языке Ассемблера программу, которая по заданным целочисленным значениям параметров a, b, i, k вычисляет:

- а) значения функций i1 = f1(a,b,i) и i2 = f2(a,b,i);
- b) значения результирующей функции res = f3(i1,i2,k), где вид функций f1 и f2 определяется из табл. 2, а функции f3 из табл.3 по цифрам шифра индивидуального задания (n1,n2,n3), приведенным в табл.4.

Значения a, b, i, k являются исходными данными, которые должны выбираться студентом самостоятельно и задаваться в процессе исполнения программы в режиме отладки. При этом следует рассмотреть всевозможные комбинации параметров a, b и k, позволяющие проверить различные маршруты выполнения программы, а также различные знаки параметров a и b.

#### Выполнение работы.

Функции, соответствующие варианту 23, представлены на картинке:

$$f5 = <$$
  $/20 - 4*i$ , при  $a>b$   $f6 = <$   $/2*(i+1) - 4$ , при  $a>b$   $f4 = <$   $/\min(|i1 - i2|, 2)$ , при  $k<0$   $/\min(|i1 - i2|, 2)$ , при  $k>0$   $/\min(|i1 - i2|, 2)$ , при  $|i1 - i2|, 2$ 

## Рисунок 1. Функции для варианта 23

Для хранения входных данных, результата, а также временных значений, в сегменте DATA с помощью директивы DW были созданы переменные a, b, k, i, i1, i2, res ,ix2 ,ix3.

Для обеспечения ветвления программы использовались команды jmp, jg(переход если больше со знаком) , jl(переход если меньше со знаком) и

js(переход, если отрицательно). Для уменьшения объема кода были реализованы следующие модификации:

- Значения 2i и 3i вычисляются один раз в начале программы, после чего загружаются в память (в ячейки ix2 и ix3 соответственно). В процессе выполнения, при необходимости, эти значения загружаются обратно в АХ.
- Переменные а и b сравниваются один раз в начале программы, после чего происходит переход на соответствующие результату выражения в f1 и f2.

Файл диагностических сообщений, созданный при трансляции программы, представлен в приложении В.Исходный код программы см. в приложении А.

Тестирование.

Результаты тестирования представлены в табл. 1.

Таблица 1 – Результаты тестирования

ица 1 — гезультаты тестирования  выходные данные  Комментарии										
Входные данные	Выходные данные	Комментарии								
a=10	i1=FFF8 (-8)	Ответ корректен								
b = -15	i2 = 000C(12)									
k= -4	res = 0002(2)									
i=7										
a= 7	i1=0028(40)	Ответ корректен								
b= 4	i2=FFF4(-12)									
k=5	res=000C(12)									
i= -5										
a= -20	i1=FFC4(-60)	Ответ корректен								
b= -14	i2=FFE7(-25)									
k=-3	res=2									
i= 9										
a= 5	i1=0012(18)	Ответ корректен								
b= 5	i2=000E(14)									
k=4	res=FFFA(-6)									
i=-4										
	Входные данные  a=10 b= -15 k= -4 i=7 a= 7 b= 4 k= 5 i= -5 a= -20 b= -14 k= -3 i= 9 a= 5 b= 5 k=4	Входные данные       Выходные данные         a=10       i1=FFF8 (-8)         b= -15       i2= 000C(12)         k= -4       res= 0002(2)         i=7       i1=0028(40)         b= 4       i2=FFF4(-12)         k= 5       res=000C(12)         i= -5       i1=FFC4(-60)         b= -14       i2=FFE7(-25)         k= -3       res=2         i= 9       i1=0012(18)         b= 5       i2=000E(14)         res=FFFA(-6)       res=FFFA(-6)								

## Выводы.

Были изучены основные арифметические команды и команды ветвления в языке ассемблера, а также написана программа, использующая их.

# ПРИЛОЖЕНИЕ А ИСХОДНЫЙ КОД ПРОГРАММЫ

Название файла: lab3.asm

```
AStack SEGMENT STACK
   DW 12 DUP(?)
AStack ENDS
DATA SEGMENT
a DW 5
b DW 5
i DW -4
k DW 4
i1 DW 0
i2 DW 0
res DW 0
ix2 DW 0
ix3 DW 0
DATA ENDS
CODE SEGMENT
    ASSUME CS:CODE, DS:DATA, SS:AStack
Main PROC FAR
   push DS
    sub AX, AX
    push AX
    mov AX, DATA
    mov DS, AX
    mov AX,i
    shl AX,1
    mov ix2, AX
    add AX,i
    mov ix3, AX
    mov CX,a
    cmp CX, b
    jg first path ;a > b
second path:
f1_2: ;i1=-6-6i
    shl AX,1
    neg AX
    sub AX, 6
    mov i1, AX
f2_2: ;i2=-3i+2
    mov AX, ix3
```

```
neg AX
    add AX, 2
    mov i2,AX
    jmp f3
first path:
f1 1: ;i1=20-4i
    mov AX, ix2
    shl AX,1
    neg AX
    add AX,20
    mov i1, AX
f2 1: ;i2=2i-2
    mov AX, ix2
    sub AX,2
    mov i2, AX
f3:
    neg AX
    mov CX, k
    cmp CX,0
    jl f3 1 ; K<0
f3 2: ; res=max(-6,-i2)
    mov DX,-6
    cmp AX, DX
    jg f3_{res_1} : -i2 > -6
f3 res 2:
    mov res,DX
    jmp stop
f3_res_1:
    mov res,AX
    jmp stop
f3 1: ;res=min (| i1-i2|,2)
    add AX,i1
module:
    neg AX
    js module
    mov DX,2
    cmp AX, DX
    jl f3 res 1
    jmp f3_res_2
stop:
   ret
```

Main ENDP

CODE ENDS END Main

# ПРИЛОЖЕНИЕ Б ЛИСТИНГ

Microsoft	(R)	Macro	Assembler	Version	5.10	11/3/21 Page	19:09:02 1-1
0000			AStack	SEGMENT	STACK		

0000	3.3.5 000C[	AStack SEGMENT STACK DW 12 DUP(?)
0018		AStack ENDS
0000		DATA SEGMENT
0000 0002 0004 0006 0008 000A 000C 000E 0010	0005 0005 FFFC 0004 0000 0000 0000	a DW 5 b DW 5 i DW -4 k DW 4 i1 DW 0 i2 DW 0 res DW 0 ix2 DW 0 ix3 DW 0
0012		DATA ENDS
0000		CODE SEGMENT ASSUME CS:CODE, DS:DATA, SS:AStack
0000 0000 0001 0003 0004 0007	1E 2B CO 50 B8 R 8E D8	Main PROC FAR  push DS  sub AX, AX  push AX  mov AX, DATA  mov DS, AX
0009 000C 000E 0011 0015 0018 001C	A1 0004 R D1 E0 A3 000E R 03 06 0004 R A3 0010 R 8B 0E 0000 R 3B 0E 0002 R 7F 18	<pre>mov AX,i       shl AX,1 mov ix2,AX       add AX,i mov ix3,AX       mov CX,a       cmp CX,b       jg first_path ;a &gt; b</pre>
0022		second_path:
0022		f1_2: ;i1=-6-6i
0022 0024 0026 0029	D1 E0 F7 D8 2D 0006 A3 0008 R	shl AX,1 neg AX sub AX,6 mov i1,AX

```
002C f2_2: ;i2=-3i+2

002C A1 0010 R mov AX,ix3

002F F7 D8 neg AX
```

### Microsoft (R) Macro Assembler Version 5.10

11/3/21 19:09:02 Page 1-2

0034	05 0002 A3 000A R EB 17 90	add AX,2 mov i2,AX jmp f3
003A		first_path:
003A		f1_1: ;i1=20-4i
003D 003F 0041	A1 000E R D1 E0 F7 D8 05 0014 A3 0008 R	mov AX,ix2 shl AX,1 neg AX add AX,20 mov i1,AX
0047		f2_1: ;i2=2i-2
004A	A1 000E R 2D 0002 A3 000A R	mov AX,ix2 sub AX,2 mov i2,AX
0052 0056	F7 D8 8B 0E 0006 R 83 F9 00 7C 14	f3:  neg AX  mov CX, k  cmp CX, 0  jl f3_1; K<0
005B		f3_2: ;res=max(-6,-i2)
005E	BA FFFA 3B C2 7F 07	mov DX,-6 cmp AX,DX jg f3_res_1 ; -i2 > -6
0062 0062 0066	89 16 000C R EB 18 90	f3_res_2:  mov res,DX  jmp stop
0069 0069 006C	A3 000C R EB 12 90	f3_res_1:     mov res,AX     jmp stop
006F		f3_1: ;res=min (  i1-i2 ,2)
006F 0073 0073 0075 0077	03 06 0008 R F7 D8 78 FC BA 0002	<pre>add AX,i1 module:     neg AX     js module     mov DX,2</pre>

```
007A 3B C2
                                cmp AX, DX
 007C 7C EB
                                jl f3 res 1
 007E EB E2
                                jmp f3 res 2
 0800
                      stop:
                                                            11/3/21 19:09:02
Microsoft (R) Macro Assembler Version 5.10
                                                             Page 1-3
 0080 CB
                         ret
 0081
                     Main ENDP
 0081
                      CODE ENDS
                          END Main
Microsoft (R) Macro Assembler Version 5.10
                                                              11/3/21
19:09:02
                                                                Symbols-1
Segments and Groups:
                 N a m e Length Align Combine Class
                                     0018 PARA STACK
ASTACK . . . . . . . . . . . . . . .
0081 PARA NONE
                                     0012 PARA NONE
Symbols:
                 Name Type Value Attr
A . . . . . . . . . . L WORD 0000 DATA
                                      L WORD
                                                 0002 DATA
B . . . . . . . . . . . . . . .

      F1_1
      ...
      L NEAR
      003A CODE

      F1_2
      ...
      L NEAR
      0022 CODE

      F2_1
      ...
      L NEAR
      0047 CODE

      F2_2
      ...
      L NEAR
      002C CODE

      F3
      ...
      L NEAR
      0050 CODE

      F3_1
      ...
      L NEAR
      006F CODE

      F3_2
      ...
      L NEAR
      006F CODE

                                                 005B CODE
F3 2 . . . . . . . . . . . . . . . .
                                      L NEAR
L NEAR
                                                 0069 CODE
                                      L NEAR
                                                 0062 CODE
L NEAR
                                                  003A CODE
0004 DATA
                                      L WORD
0008 DATA
                                      L WORD
                                      L WORD 000A DATA
L WORD 000E DATA
L WORD 0010 DATA
IX2
L WORD
                                                 0006 DATA
K . . . . . . . . . . . . . . . . . .
```

MAIN . . . . . . . . . . . . . . . . F PROC 0000 CODE Length = 0081

MODULE	•	•	•					•	L	NEAF	}	0073	CODE
RES .	•	•						•	L	WORI	)	000C	DATA
SECOND_ STOP .	_									NEAF NEAF	-	0022 0080	CODE
@CPU . @FILENA @VERSIC	ME	]				 		•	ΤE	TXI EXT EXT	01011 lab3 510	n	

Microsoft (R) Macro Assembler Version 5.10 19:09:02

11/3/21

Symbols-2

- 110 Source Lines
- 110 Total Lines
  - 31 Symbols

47976 + 459284 Bytes symbol space free

- 0 Warning Errors
  0 Severe Errors