

# Compiler Construction (level 2)

Étienne Renault

May 15, 2018

## Contents

<b>1</b>	<b>Langage intermediaire</b>	<b>2</b>
1.1	Pourquoi langage intermediaire ? . . . . .	2
1.2	Comment savoir quand on est dans la representation inter- mediaire ? . . . . .	2
1.3	GCC . . . . .	3
1.4	Stack ou Registre . . . . .	3
1.5	Langage impur/ langage pur . . . . .	3
1.6	Pourquoi s'executer dans un registre ? . . . . .	3
1.7	Actions sur la Pile . . . . .	3
<b>2</b>	<b>Frame n recursion</b>	<b>4</b>
2.1	recursion . . . . .	4
2.2	MIPS . . . . .	4
2.3	Assembleur . . . . .	4
2.4	Linearisation . . . . .	4
2.5	CJUMP . . . . .	5
<b>3</b>	<b>Assembleur</b>	<b>5</b>
3.1	Blocks . . . . .	5
3.2	Difference processeur Cisc et Risq . . . . .	5

## Review Partiel

Difficultes sur regle d'inference. (Revoir les regles d'inference sur les types)

`ebreak(f())`, si `f() = readint()` alors c'est impossible de binder a la compilation.

Coercission aggrandissante, on stocke la variable dans un champs contenant plus de bits.

Coercission retrecissante, on stocke la variable dans un champs contenant moins de bit, Avec de la perte d'info.

## 1 Langage intermediaire

### 1.1 Pourquoi langage intermediaire ?

Reduire la quantite de code a ecrire, et les duplications de code.

Il faut trouver un point de convergence entre differents langage afin de produire un langage intermediaire.

Soit on le rapproche de la partie assembleur, soit on le rapproche des langages de plus haut niveau.

On a 4 etapes pour faire un compilateur :

- FrontEnd
- HIR (High Level Representation)
- LIR (Low Level Representation)
- Backend

Si on veut faire des optimisations, il faut les faire entre HIR et LIR, ainsi, cela profitera a tous les langages et tous les backends.

### 1.2 Comment savoir quand on est dans la representation intermediaire ?

A partir du moment ou le langage intermediaire est defini, on peut le savoir. Il faut s'assurer que notre traduction est correcte. Dans ce cas la le pretty printer est utile. Il y a differentes manieres de faire la representation intermediaire:

- fonctionnelle
- imperative

Cela depend des langages a traduire.

### 1.3 GCC

GCC traduit differents langages vers GENERIC qui est un premier langage intermediaire.

Apres il simplifie avec gsimplifier.

Apres il ne va avoir que des variables constantes. Donc beaucoup plus de variable mais avec un temps de vie plus petit.

### 1.4 Stack ou Registre

Le langage intermediaire va s'executer en utilisant soit des registres, soit la stack.

### 1.5 Langage impur/ langage pur

Dans un langage impur, on va avoir des effets de bord. Donc le retour de la fonction appelee est cast en void. Dans un langage pur, cette fonction ne peut pas exister.

### 1.6 Pourquoi s'executer dans un registre ?

Pour avoir des performances optimales.

Cependant le nombre de registres est limite.

Dans l'ideal il faudrait utiliser uniquement les registres.

En cas de manque de registre on peut utiliser les caches L1 et L2.

Ou la RAM.

Ou le disque.

Cependant plus l'on descend dans cette liste , plus l'execution va etre lente.

Pour les registres, l'ordre des arguments que l'on va passer dans les registres ne doit pas etre neglige. C'est le fondateur du langage qui decide de cette organisation.

### 1.7 Actions sur la Pile

Rappel du cours d'assembleur:

On va sauvegarder fp (frame ptr) et sp (stack ptr) dans la stack pour pouvoir les restaurer a la fin des appels de fonction.

Regle a respecter : je n'ai pas le droit d'accéder a de la memoire en dehors de ma frame, je peux cependant l'aggrandir.

## 2 Frame n recursion

### 2.1 recursion

On doit garder un static link sur les frames precedentes.

ONE
TWO
THREE

TWO garde un static ptr sur ONE  
et THREE garde un static ptr sur TWO.

ONE
TWO
TWO
TWO
TWO
TWO
THREE

chaque TWO garde un static ptr sur ONE  
et THREE garde un static ptr sur le TWO le plus profond.

### 2.2 MIPS

En MIPS le static link est stocke au debut de la frame.

### 2.3 Assembleur

Pour la partie Hir Level, on va devoir sauvegarder les variables locales par frame.

La connaissance de la taille de la frame sera faite a l'execution.

### 2.4 Linearisation

On va chercher a applatir l'arbre construit par le compilateur.

## 2.5 CJUMP

---

```
if condition
then
do A
else
do B
```

---

$\Longleftrightarrow$

---

```
JumpEqual condition labelA
labelB (Optional)
... (do B)
Jump labelendAB
labelA
...(do A)
labelendAB
```

---

## 3 Assembleur

### 3.1 Blocks

Il commence par un label.  
Il finit par 1 jump ou cjump.  
Il ne possède pas plus d'un label.

Pour organiser les blocks :  
On récupère les blocks de base, et on les réorganise.  
Ainsi la logique du programme est conservée.

### 3.2 Différence processeur Cisc et Risq

Cisc : Assembleur très riche, plus de 100 instructions, mais entre 6 et 12 registres.

Risq : Assembleur pauvre mais beaucoup de registres.