

Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Realizado por: Juan Camilo Restrepo Velez 000373886

MOOC1-HPC

Tabla de contenido	
1. La lectura de las notas y visualización de los videos.	2
2. Presentación del Quiz de las semanas 1,2, 3 y 5 y adjuntar la evaluación	8
Semana 1	8
Semana 2	9
Semana 3	10
Semana 5	12
3. Crear una cuenta en el clúster que Intel ofrece para el curso.	13
4. Descargar los códigos ejemplo de las unidades respectivas.	14
5. Compilarlos y correrlos en el clúster.	15
Semana 2	15
Stencil	15
Integral	16
Semana 3	16
Forks	16
Stencil	17
Semana 5	18
Stencil	18
Integral	19
6. REALIZAR el análisis de resultados.	20
Stencil	20
Integral	20

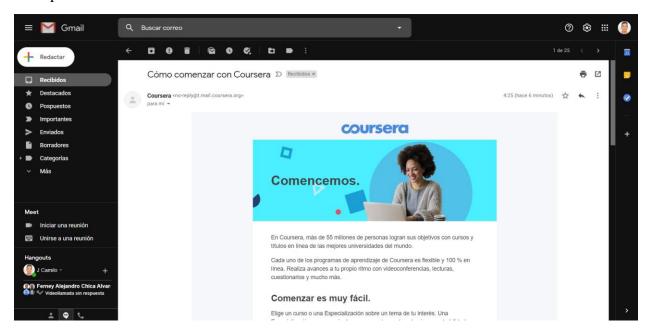


Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

1. La lectura de las notas y visualización de los videos.

Inscripción al curso



Seguimiento del curso



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Welcome

Lectura: Modern Code 10 min

✓ Vídeo: 1.0 Introduction 3 min

✓ Vídeo: 1.1 Why this course? 5 min

How computers get faster

Vídeo: 1.2 How Computers Get Faster 6 min

✓ Vídeo: 1.3 Intel Architecture 6 min.

Modern code

- **Vídeo:** 1.4 Modern Code 5 min
- ✓ Vídeo: 1.5 What You Are Going To Learn 1 min
- ✓ Vídeo: 1.6 Remote Access 11 min
- ✓ Herramienta externa sin calificación: Register for cluster access 1h



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Vector Arithmetics in Intel Architecture

✓ Lectura: Vectorization 10 min

✓ Vídeo: 2.1 Vector Operations 5 min.

Vídeo: 2.2 Vectorizing Your Code 5 min

Automatic Vectorization

✓ Vídeo: 2.3.1 Automatic Vectorization 5 min

✓ Vídeo: 2.3.2 Will This Vectorize? 15 min

Vídeo: 2.4 Guided Automatic Vectorization 4 min

Demo: Stencil Kernel

✓ Vídeo: 2.8.1 Stencil Introduction 2 min.

✓ Vídeo: 2.8 Stencil 9 min

✓ Lectura: Code Download 10 min



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Designing Vectorizable Code

- ✓ Vídeo: 2.5 SIMD-Enabled Functions 3 min
- **Vídeo:** 2.6 Vector Dependence 5 min
- **Vídeo:** 2.7 Strip Mining 1 min

Demo: Numerical Integration

- **Vídeo:** Numerical Integration Introduction ^{2 min}
- **Vídeo:** 2.9 Integral Vectorization ^{8 min}
- ✓ Lectura: Code Download 10 min

Homework

✓ Vídeo: 2.10 Learn More 1 min



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Multiple Cores in Intel Architecture

- ✓ Lectura: Multithreading with OpenMP 10 min
- ✓ Vídeo: 3.1 Cores and Threads 3 min
- **Vídeo:** Demo: Forks 9 min
- ✓ Lectura: Code Download 10 min

OpenMP

- **Vídeo:** 3.2 Creating Threads 4 min
- ✓ Vídeo: 3.3 Variable Sharing 1 min
- **Vídeo:** 3.4 Parallel Loops 5 min
- ✓ Vídeo: 3.5 Data Races Mutexes 4 min.
- **Vídeo:** 3.7 Parallel Reduction 4 min

Demo

- ✓ Vídeo: Stencil Introduction 2 min.
- ✓ Vídeo: Stencil Demonstration 3 min
- ✓ Lectura: Code Download 10 min



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Clusters with Intel Architecture

- Lectura: Clusters and MPI 10 min
- **Vídeo:** 5.1 Computing Clusters 2 min

Message Passing Interface, MPI

- **Vídeo:** 5.2 Message Passing Interface ^{5 min}
- ✓ Vídeo: 5.3 Programming with MPI 2 min
- ✓ Vídeo: 5.4 Compiling and Running with MPI 4 min
- ✓ Vídeo: 5.5 Peer-to-Peer Messaging 3 min
- ✓ Vídeo: 5.6 Collective Communication 5 min

Demo: Stencil

- ✓ Vídeo: Stencil Introduction 2 min
- ✓ Vídeo: Stencil Demonstration-MPI 9 min
- ✓ Lectura: Code Download 10 min

Demo: Numerical Integration

- ✓ Vídeo: Integral Introduction 2 min.
- **Vídeo:** Integral Demonstration 4 min
- ✓ Lectura: Code Download 10 min



icpc code.cc -o myApp

gcc code.cc -o myApp icpc code.cc myApp

Facultad de Ingeniería de Sistemas e Informática.

Sistemas Distribuidos $\ensuremath{\mathsf{MOOC}}$ - $\ensuremath{\mathsf{HPC}}$ - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

	Presentación del Quiz de las semanas 1,2, 3 y 5 y adjuntar la evaluación.	
	emana 1 Intel Xeon Phi processors are a	()
1.	intel Aeon Fili processors are a	1 punto
	specialized family of processors for applications requiring high clock speeds	
	computing platform for legacy applications	
	 more efficient computing platform than traditional CPUs for applications that have good thread and vector parallelism 	
2	. Multiple cores can share data in system memory	1 punto
	● True	
	○ False	
3.	In vector units, you can apply:	1 punto
	A single stream of instructions to a single data element in a vector	
	Multiple streams of instructions to multiple data elements in a vector	
4.	There are no mainstream processors with clock speeds above 4 GHz. What is the reason for that? (pick all answers that apply)	1 punto
	Adding parallel processing capabilities to CPUs gives better performance per watt than increasing clock speeds	
	✓ Increasing the clock speed would increase the power requirement, which make the required cooling solutions expensive and impractical	
	Clock speed above 4GHz would result in slower computational speed	
5.	Which of the following commands compiles a C++ application contained in a single file "code.cc" into an executable "myApp" using the Intel C++ compiler?	1 punto



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020 Fecha de entrega: septiembre 7 de 2020

Semana 2

1.	 Which of the two loops is safe to be vectorized with AVX-512 vector instructions acting on 512-bit vector registers "safe" we mean that the vectorized loop will produce the same results as the scalar loop. Here A is an array of type "double". 	
	Code A:	
	1 for (int i = 0; i < n-1; i++) 2 A[i] += A[i+1];	
	Code B:	
	1 for (int i = 4; i < n; i++) 2 A[i] += A[i-4];	
	Both	
	○ Code A	
	O Neither	
	○ Code B	
2.	Which of the following cannot be automatically vectorized by the compiler?	1 punto
	○ For loop	
	While loop	
3.	What compiler argument do you have to use with the Intel C++ compiler to produce an optimization report in Linux?	1 punto
	opt-report	
	• -qopt-report	
	○ /Qopt-report	
4.	In order to target multiple architectures, which compiler argument to use?	1 punto
	z[code]	
	-ax[code]	
	• -x[code]	
5.	Which compiler argument should be used to target the architecture on which the code is compiled?	1 punto
	-xAVX	
	xhost	
	-axAVX	
	-axMIC-AVX512	



Sistemas Distribuidos $\ensuremath{\mathsf{MOOC}}$ - $\ensuremath{\mathsf{HPC}}$ - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

α				
56	m	าดา	ท๑	4

	mana 3 OpenMP is a framework for
	multiprocessing in distributed-memory systems (clusters)
	multithreading and vectorization in shared-memory systems
2.	Which flag is required to compile your OpenMP application with Intel compiler?
	○ -fopenmp
	-xhost
	-qopenmp
	-qopt-report
	O -openmp
3.	Based on this snippet, which of the following is correct about the number of copies of a variable in memory at runtime if we are using 4 threads?
	<pre>int A, B; #pragma omp parallel private(B) { int C; //code to be executed } </pre>
	There is a single copy of A and there are 4 copies of both B and C
	There is a single copy of A and B and there are 4 copies of C
	There are 4 copies of A, B and C
4.	Which of these mutexes has the highest performance penalty?
	#pragma omp parallel
	#pragma omp atomic
	#pragma omp critical #pragma omp critical #pragma omp critical



Add a #pragma omp atomic clause

Facultad de Ingeniería de Sistemas e Informática.

Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

5. What is the default number of OpenMP threads in an application running on an Intel Xeon Phi processor hyper-threading? Feel free to look up the technical specifications of this processor model online		
	O 128	
	O 192	
	64	
	\bigcirc 1	
	256	
	O 236	
6.	Which of the following code snippets has a data race ("race condition"):	
	Code A:	
	1 #pragma omp parallel for	
	2 3 for (int i = 0; i < n-1; i++) 4	
	5 A[i] += A[i+1];	
	Code B:	
	1 #pragma omp parallel for 2	
	3 for (int i = 1; i < n; i++) 4	
	5 A[i] += A[i-1];	
	Both	
	Code A	
	Code B	
7.	Consider the following piece of code for computing (incorrectly?) the mean and standard deviation of values in an arra	/:
	<pre>1 * void ComputeStats(int n, double* x, double & mean, double & stdev) { 2 mean = 0.0;</pre>	
	3 stdev = 0.0; 4	
	5 #pragma omp parallel for 6	
	7 * for (int i = 0; i < n; i++) { 8 mean += x[i];	
	9	
	11 } 12	
	<pre>13 mean /= double(n); 14 stdev = sqrt(stdev/double(n) - mean*mean); 15 }</pre>	
	What should you change in this code to make it correct and efficient?	
	Add a reduction days in the appelled progress	
	Add a reduction clause in the parallel pragma	
	Add a #pragma omp critical clause	



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Semana 5

○ OpenMP	
○ Vectorization	
○ Ethernet	
● MPI	
The function MPI_Comm_size returns the	1 punto
number of processes in a given communicator	
number of communicators in the applications	
number of cores in the processor	
size of the last communicated message	
The MPI function that sends data from a group of processes to one process is	1 punto
MPI_Gather	
○ MPI_Scatter	
○ MPI_Bcast	
○ MPI_Send	
In a hybrid OpenMP+MPI application for a modern multicore processor, how do you manage the code of processes and threads? (choose the best answer)	1 punto
MPI processes replace multithreading with one process running per core	
MPI processes send and receive the code of their threads by way of passing message	
The code of MPI processes has multithreading	
Threads launch multiple MPI processes	
In this snippet, 2 processes are communicating, one is sending a message and the other is receiving it, in order to preventhis application from blocking, what are the correct values of DESTINATION and SOURCE?	nt 1 punto
<pre>1 if (myid == 1) 2</pre>	
DESTINATION=2 and SOURCE=1 or 2 DESTINATION=1 or 2 and SOURCE=1 DESTINATION=2 and SOURCE=1	
	number of communicators in the applications number of cores in the processor size of the last communicated message The MPI function that sends data from a group of processes to one process is MPI_Gather MPI_Scatter MPI_Bcast MPI_Send In a hybrid OpenMP+MPI application for a modern multicore processor, how do you manage the code of processes and threads? (choose the best answer) MPI processes replace multithreading with one process running per core MPI processes send and receive the code of their threads by way of passing message The code of MPI processes has multithreading Threads launch multiple MPI processes In this snippet, 2 processes are communicating, one is sending a message and the other is receiving it, in order to prever this application from blocking, what are the correct values of DESTINATION and SOURCE?

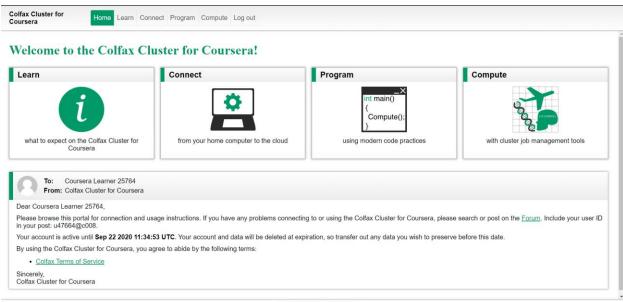


Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

3. Crear una cuenta en el clúster que Intel ofrece para el curso.

User ID: u47664@c008



Colfax International, 2016-2019



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

4. Descargar los códigos ejemplo de las unidades respectivas.

```
[u47664@c008 ~]$ ls -l && ls -l Semana\ 2 && ls -l Semana\ 3 && ls -l Semana\ 5 total 12 drwxrwxr-x. 4 u47664 u47664 4096 Sep 2 02:25 Semana 2 drwxrwxr-x. 4 u47664 u47664 4096 Sep 2 02:27 Semana 3 drwxrwxr-x. 4 u47664 u47664 4096 Sep 2 02:28 Semana 5 total 8 drwxrwxr-x. 3 u47664 u47664 4096 Apr 19 2017 integral drwxr-xr-x. 3 u47664 u47664 4096 Apr 12 2017 stencil total 8 drwxrwxr-x. 2 u47664 u47664 4096 Apr 11 2017 forks drwxr-xr-x. 3 u47664 u47664 4096 Apr 12 2017 stencil total 8 drwxrwxr-x. 3 u47664 u47664 4096 Apr 12 2017 stencil total 8 drwxrwxr-x. 3 u47664 u47664 4096 Apr 12 2017 integral drwxr-xr-x. 3 u47664 u47664 4096 Apr 12 2017 integral drwxr-xr-x. 3 u47664 u47664 4096 Apr 12 2017 stencil [u47664@c008 ~]$
```



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

5. Compilarlos y correrlos en el clúster.

Semana 2

Stencil

```
# u47664@c008:∼/Semana 2/stencil/solutions/1-simd

# u47664@c008:~/Semana 2/stencil/solutions/1-simd

# u47666@c008:~/Semana 2/stencil/solutions/1-simd

# u47666@c008:~/Semana 2/stencil/solutions/1-simd

# u47666@c008:~/Semana 2/stencil/solutions/1-simd

                                                                                                                                                                                                 X
                                                                                                                                                                                     П
[u47664@c008 2-openmp]$ cd ~/Semana\ 2/stencil/solutions/
                                                         5-nontemporal/ 7-mpi/
1-simd/
                               3-mcdram/
2-threads/
                              4-memkind/
                                                             6-pngbyte/
[u47664@c008 2-openmp]$ cd ~/Semana\ 2/stencil/solutions/1-simd/
[u47664@c008 1-simd]$ make -B
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o main.o main.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locati
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o image.o image.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locati
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o stencil.o stencil.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locati
icpc -qopenmp -lpng -o stencil main.o image.o stencil.o
[u47664@c008 1-simd]$ make queue
echo 'cd $PBS 0 WORKDIR ; ./stencil test-image.png' | qsub -l nodes=1:flat -N edgedetection
126451.c008
[u47664@c008 1-simd]$ qstat
[u47664@c008 1-simd]$ cat edgedetection.o126451
Colfax Cluster - https://colfaxresearch.com/
                                              Wed Sep 2 03:15:23 PDT 2020
                                              126451.c008
                                             u47664
            User:
   Resources:
                                              neednodes=1:flat,nodes=1:flat,walltime=00:02:00
Colfax Cluster
# End of output for job 126451.c008
  Date: Wed Sep 2 03:15:24 PDT 2020
```



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Integral

```
₫ u47664@c008:~/Semana 2/integral/solutions/1-simd

                                                                         X
                                                                     [u47664@c008 1-simd]$ cd ~/Semana\ 2/integral/solutions/1-simd/
[u47664@c008 1-simd]$ make -B
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o main.o main.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512
                                     -c -o library.o library.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
icpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o worker.o worker.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
icpc -qopenmp -o integral main.o library.o worker.o
[u47664@c008 1-simd]$ make queue
echo 'cd $PBS O WORKDIR ; ./integral' | qsub -l nodes=1:flat -N numintegr
126452.c008
[u47664@c008 1-simd]$
[u47664@c008 1-simd]$ cat numintegr.o126452
Colfax Cluster - https://colfaxresearch.com/
                 Wed Sep 2 03:17:07 PDT 2020
     Date:
                  126452.c008
   Job ID:
    User:
                 u47664
                 neednodes=1:flat, nodes=1:flat, walltime=00:02:00
 Resources:
Colfax Cluster
# End of output for job 126452.c008
# Date: Wed Sep 2 03:17:08 PDT 2020
```

Semana 3

Forks

```
u47664@c008:~/Semana 3/forks

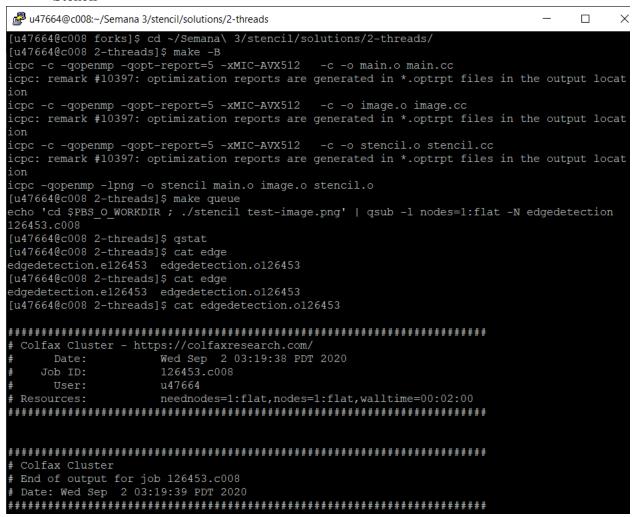
[u47664@c008 forks]$ cd ~/Semana\ 3/forks/
[u47664@c008 forks]$ make
icc -o multithreading fork-thread.c -pthread
icc -o multiprocessing fork-process.c
[u47664@c008 forks]$ # Ejecutar con hilos
[u47664@c008 forks]$ ./multithreading
In child thread at 0x6040e0: 'uninitialized':
In parent thread at 0x6040e0: 'I'm a little teapot, short and stout':
In child thread at 0x6040e0: 'I'm a little teapot, short and stout':
[u47664@c008 forks]$ # Ejecutar con procesos
[u47664@c008 forks]$ ./multiprocessing
In child process at 0x6040e0: 'uninitialized'
In parent process at 0x6040e0: 'I'm a little teapot, short and stout'
In child process at 0x6040e0: 'uninitialized'
[u47664@c008 forks]$
```



Sistemas Distribuidos

MOOC - HPC - agosto 15 de 2020 Fecha de entrega: septiembre 7 de 2020

Stencil





Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020

Semana 5

Stencil

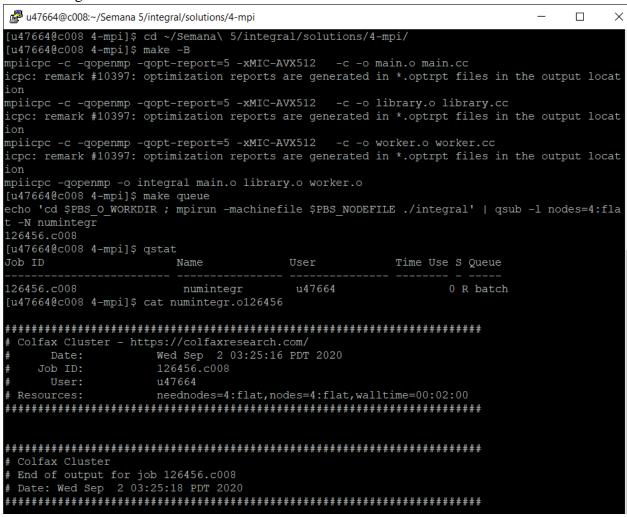
```
du47664@c008:~/Semana 5/stencil/solutions/7-mpi
                                                                        Х
[u47664@c008 2-threads]$ cd ~/Semana\ 5/stencil/solutions/7-mpi/
[u47664@c008 7-mpi]$ make -B
mpiicpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o main.o main.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
mpiicpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o image.o image.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
mpiicpc -c -qopenmp -qopt-report=5 -xMIC-AVX512 -c -o stencil.o stencil.cc
icpc: remark #10397: optimization reports are generated in *.optrpt files in the output locat
ion
mpiicpc -qopenmp -lpng -lmemkind -o stencil main.o image.o stencil.o
[u47664@c008 7-mpi]$ make queue
echo 'cd $PBS O WORKDIR ; mpirun -machinefile $PBS NODEFILE ./stencil test-image.png' | qsub
-l nodes=4:flat -N edgedetection
[u47664@c008 7-mpi]$ ls
image.cc image.o main.cc main.optrpt stencil image.h image.optrpt main.o Makefile stencil.co
                                                stencil.h stencil.optrpt
                                      stencil.cc stencil.o test-image.png
[u47664@c008 7-mpi]$ cat edgedetection.o126454
Colfax Cluster - https://colfaxresearch.com/
               Wed Sep 2 03:21:27 PDT 2020
                  126454.c008
    Job ID:
     User:
 Resources:
                  neednodes=4:flat,nodes=4:flat,walltime=00:02:00
# Colfax Cluster
# End of output for job 126454.c008
 Date: Wed Sep 2 03:21:29 PDT 2020
```



Sistemas Distribuidos

MOOC - HPC - agosto 15 de 2020 Fecha de entrega: septiembre 7 de 2020

Integral





Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

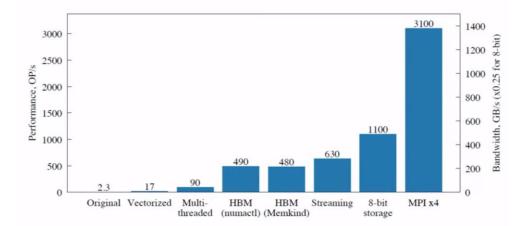
Fecha de entrega: septiembre 7 de 2020

6. REALIZAR el análisis de resultados.

Stencil

En cuanto a los resultados arrojados por la ejecución se ve la diferencia entre la ejecución de MPI (Semana 5) contra Vectorización (Semana 2) e Hilos (Semana 3), donde los nodos de trabajos pasan de 1 a 4, ya que la vectorización y los hilos se realizan en la misma máquina, mientras el uso de MPI se realiza para la ejecución distribuida, es decir, en diferentes maquinas.

En cuanto a las medidas de rendimiento (Op/s) de las implementaciones se hace evidente en las gráficas compartidas durante el curso, la importancia y el impacto que tiene la programación distribuida sobre la demás, donde se alcanza a optimizar una aplicación en una gran medida.



Integral

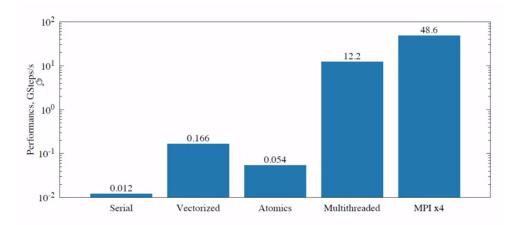
En el ejemplo de la integral se logra evidenciar lo explicado con el programa de Stencil; para la ejecución con MPI se asignan más de un equipo de trabajo (4 en este caso) mientras que para la aplicación de vectorización e hilos solo es requerido un equipo ya que estos se realizan internamente en la misma máquina.

En cuanto al rendimiento pasa lo mismo; la ejecución por medio de la programación distribuida logra alcanzar una mejor optimización del programa que por medio de la vectorización e hilos, que se evidencia en la gráfica compartida por el curso.



Sistemas Distribuidos MOOC - HPC - agosto 15 de 2020

Fecha de entrega: septiembre 7 de 2020



Forks

Cuando se ejecuta el código con la implementación de hilos lo que pasa es que ambos flujos de instrucciones comparten el mismo espacio de memoria, por lo que están apuntando a la misma varia y cuando un hilo, en este caso el padre, cambia la variable el otro hilo también se ve afectado por dicho cambio, es decir que es la misma variable para ambos hilos.

```
void *Child_Thread(void *tid) {
  printf("In child thread at %p: '%s':\n", &msg, msg);
  sleep(2);
  printf("In child thread at %p: '%s':\n", &msg, msg);
}

void Parent_Thread() {
  sleep(1);
  strcpy(msg, "I'm a little teapot, short and stout");
  printf("In parent thread at %p: '%s':\n", &msg, msg);
}
```

Por otro lado, cuando la implementación se realiza creando otro proceso, la ejecución es diferente debido a que cuando se crea el otro proceso, este tiene la misma imagen que el padre y mapea las variables a su propio espacio de memoria, por lo que no comparten un espacio en común, es decir que si un proceso cambia el valor de una variable no afecta al otro proceso porque son variables diferentes.

```
void Child Process() {
  printf("In child process at %p: '%s'\n", &msg, msg);
  sleep(2);
  printf("In child process at %p: '%s'\n", &msg, msg);
}

void Parent_Process() {
  sleep(1);
  strcpy(msg, "I'm a little teapot, short and stout");
  printf("In parent process at %p: '%s'\n", &msg, msg);
}
```