## 2009 年全国硕士研究生人学统一考试

## 计算机科学与技术学科联考计算机学科专业基础综合试题

	i(第 1~40 小题,每小 i项最符合试题要求)	>题 2 分, 共 80 分。下	列每题给出的四个选项	页中,
1. 为解决计算机	机主机与打印机之间速度	度不匹配问题,通常设	置一个打印数据缓冲区	区,主
机将要输出的数据依	次写入该缓冲区,而打	印机则依次从该缓冲区	中取出数据。该缓冲区	区的逻
辑结构应该是	• V			
A. 栈	B. 队列	C. 树	D. 图	
2. 设栈 S 和队列	列 Q 的初始状态均为空,	, 元素 a, b, c, d, e, f, g 名	次进入栈 S。若每个为	元素出
	,且7个元素出队的顺			
A. 1		C. 3		
3. 给定二叉树如	n右图所示。设N代表二	之对的根, L 代表根结	点的左子树,	$\widehat{}$
R代表根结点的右子	树。若遍历后的结点序码	列是 3, 1, 7, 5, 6, 2, 4, 贝	]其遍历方式	4
是。			(2)	(3)
A. LRN	B. NRL		(4)	5)
C. RLN	D. RNL			
4. 下列二叉排序	亨树中,满足平衡二叉村	对定义的是。	0	(7)
$\bigcirc$	$\cap$	Q	2	
2		ďδ	200	
Q	22		90-	
O	0 0	O	~	
Α.	В.	C	D.	
	全二叉树的第6层(设	根为第1层)有8个叶	结点,则该完全二叉构	对的结
点个数最多是				
A. 39		C. 111		
	为对应的二叉树,若在二		点 v 的父结点的父结。	点,则
	和 v 可能具有的关系是_	•		
	II. 兄弟关系	0.000		
	与v的父结点是兄弟关		598	
Michael 6: 1.01/32/7/07/02/0	B. I和II		D. I、II和III	
with a Sec of Sec.	向连通图特性的叙述中,	正确的是。		
I. 所有顶点的原				
II. 边数大于顶	点个数减1			
III. 至少有一个	顶点的度为1			

Α.	只有I	B. 只有 II	C.	I和II	D. I和III
8.	下列叙述中,不符	守合 m 阶 B 树定ジ	义要求的是_	o	
A.	根结点最多有 m	棵子树	В.	所有叶结点都在	同一层上
	各结点内关键字均				
9.	已知关键字序列 5	5, 8, 12, 19, 28, 20	, 15, 22 是人	小根堆 (最小堆),	插入关键字3,调整后
得到的	小根堆是。				
A.	3, 5, 12, 8, 28, 20,	15, 22, 19	В.	3, 5, 12, 19, 20, 1	5, 22, 8, 28
C.	3, 8, 12, 5, 20, 15,	22, 28, 19	D.	3, 12, 5, 8, 28, 20	, 15, 22, 19
10.	.若数据元素序列	11, 12, 13, 7, 8, 9,	23, 4, 5 是	采用下列排序方法	之一得到的第二趟排序
后的结果	果,则该排序算法。	只能是。			•
Α.	冒泡排序	B. 插入排序	C.	选择排序	D. 二路归并排序
11.	. 冯•诺依曼计算标	<b>乳中指令和数据均</b>	以二进制形	式存放在存储器中	,CPU 区分它们的依据
是	_°				
A.	指令操作码的译码	马结果	В.	指令和数据的寻	址方式
C.	指令周期的不同院	介段	D.	指令和数据所在	的存储单元
					·变量 x、y 和 z,其中 x
和z为i	int 型,y 为 short 型	덴。当 x = 127,y	=-9 时,抄	丸行赋值语句 z=z	x+y后,x、y和z的值
分别是_					
	x = 0000007FH,				
	x = 0000007FH,				
	x = 0000007FH,				
	x = 0000007FH,				
					入和判溢出等步骤。设
					2位符号位)。若有两个
	$2^7 \times 29/32$ , $Y = 2^5 \times 5$				•
	00111 1100010				
				发生溢出	
					每组 2 块)。每个主存块
	32B,按字节编址。				
Α.				4	
	-				M 区,按字节编址。现
			AM 芯片米	设计该存储器,	则需要上述规格的 ROM
	和RAM 芯片数分别		0	1 20	D 2 20
	1、15			1、30	
		:			由两个字节组成,第一
					每取一个字节 PC 自动
			1,作13711127	多里子权的内谷为	06H,则该转移指令成
	言的目标地址是 			200811	D 2000II
	2006H 下列关于 RISC 的			200011	ע. 4009H
	RISC 普遍采用微		· · · · · · · · · · · · · · · · · · ·		
л.	1/100日地水川豚	リモン 1. コエ いれは			

	B.	RISC 大多数指令在一个时钟周期内完成				
	C.	RISC 的内部通用寄存器数量相对 CISC 多	,			
	D.	RISC 的指令数、寻址方式和指令格式种类	类相	对 CISC 少		
	18.	某计算机的指令流水线由四个功能段组成	<b>戈</b> ,	指令流经各功能段	的时	间(忽略各功能段
之间	的组	爰存时间)分别为 90ns、80ns、70ns、和 60ns	,则	该计算机的 CPU 时	†钟)	周期至少是。
	A.	90ns B. 80ns	C.	70ns	D.	60ns
	19.	相对于微程序控制器,硬布线控制器的特	点表	是。		
	A.	指令执行速度慢,指令功能的修改和扩展	容易	<b>3</b>		
	B.	指令执行速度慢,指令功能的修改和扩展	:难			
	C.	指令执行速度快,指令功能的修改和扩展	容易	7		
	D.	指令执行速度快,指令功能的修改和扩展	难			
	20.	假设某系统总线在一个总线周期中并行何	专输	4B 信息,一个总统	线周	期占用 2 个时钟周
期,	总约	线时钟频率为 10MHz,则总线带宽是	_°			
	A.	10MB/s B. 20MB/s	C.	40MB/s	D.	80MB/s
	21.	假设某计算机的存储系统由 Cache 和主花	存组	成,某程序执行过	程口	中访存 1000 次,其
中访	i问(	Cache 缺失(未命中)50 次,则 Cache 的的	中命	率是。		
	A.	5% B. 9.5%	C.	50%	D.	95%
	22.	下列选项中,能引起外部中断的事件是_		°		
			B.	除数为0		•
	C.	浮点运算下溢	D.	访存缺页		
		单处理机系统中,可并行的是。				
		程与进程 II 处理机与设备			2备	与设备
		I、II和III				
		I、III 和 IV				
		下列进程调度算法中,综合考虑进程等符				
				短进程优先调度第		
		70717000000 43127112		高响应比优先调用		
		某计算机系统中有8台打印机,由K个进	程竟	竞争使用,每个进程	是最	多需要3台打印机
该系	统可	可能会发生死锁的 $K$ 的最小值是 $_{}$ 。				
	A.			•	D.	5
		分区分配内存管理方式的主要保护措施是				15 (= 1)
		界地址保护 B. 程序代码保护				
		一个分段存储管理系统中,地址长度为 32				
		2 <sup>8</sup> B B. 2 <sup>16</sup> B				2 <sup>32</sup> B
		下列文件物理结构中,适合随机访问且多			<u> </u>	
				索引结构	r ->	L.
		链式结构且磁盘块定长				
_b		假设磁头当前位于第 105 道,正在向磁道				
		为 35, 45, 12, 68, 110, 180, 170, 195,采用 S	CA]	N 调度(电梯调度	)第	<b>基本侍到的磁迫访问</b>
序列		0				
	Α.	110, 170, 180, 195, 68, 45, 35, 12				

	B. 110, 68, 45, 35, 1	2, 170, 180, 195		•	
	C. 110, 170, 180, 19	5, 12, 35, 45, 68			
	D. 12, 35, 45, 68, 11	0, 170, 180, 195			
	30. 文件系统中,文	<b>.</b> 件访问控制信息存储	的合理位置是	0	
	A. 文件控制块	B. 文件分配表	C. 用户口令表	D. 系统注册表	
	31. 设文件 F1 的当	前引用计数值为1, 先	记建立 F1 的符号链接	(软链接) 文件 F2, 再建立	Z
F1 É	的硬链接文件 F3,然	后删除 F1。此时,F2	和 F3 的引用计数值分	·别是。	
•	A. 0, 1	B. 1, 1	C. 1, 2	D. 2, 1	
	32. 程序员利用系统	证调用打开 I/O 设备时	,通常使用的设备标	识是。	
	A. 逻辑设备名		B. 物理设备名		
	C. 主设备号		D. 从设备号	·	
	33. 在 OSI 参考模型	<b>业中,自下而上第一个</b>	、提供端到端服务的层	次是。	
	A. 数据链路层	B. 传输层	C. 会话层	D. 应用层	
	34. 在无噪声情况下	,若某通信链路的带	宽为 3kHz,采用 4 个	相位,每个相位具有4种排	三
幅的	DQAM 调制技术,则	该通信链路的最大数	据传输速率是。	•	
	A. 12kbps	B. 24kbps	C. 48kbps	D. 96kbps	
	35. 数据链路层采用	后退 N 帧 (GBN)	协议,发送方已经发送	送了编号为 0~7 的帧。当记	+
时器	<b>器超时时,若发送方只</b>	收到 0、2、3 号帧的	确认,则发送方需要	重发的帧数是。	
	A. 2	B. 3	C. 4	D. 5	
			PDU 地址是。		
	A. 目的物理地址	B. 目的 IP 地址	C. 源物理地址	D. 源 IP 地址	
	•		e e	的电缆,传输速率为 1Gbps	
电缆	的中的信号传播速度为	/ 200000km/s。若最小	〉数据帧长度减少 8001	bit,则最远的两个站点之间	ij
的距	离至少需要。				
				D. 减少 80m	
				几乙发送了两个连续的 TCI	
			一个段的序列号为 200	,主机乙正确接收到两个段	又
后,	发送给主机甲的确认				
	A. 500		C. 800		
		•		方有足够多的数据要发送。	
				时间)时间内的 TCP 段的代	
		.4 个 RTT 时间内发现	医的所有 TCP 段都得	到肯定应答时,拥塞窗口为	て
小足		D 011D	G OVED	D 4677D	
	A. 7KB		C. 9KB		
			,使用的连接是		
			B. 建立在 TCP Z		
	C. 连丛仕 UDP 乙」	_的控制连接	D. 建立在 UDP	<b>∠</b> 上的	
	二、综合应用题(第	5 41~47 题, 共 70 分			
	41. (10 分) 带权图	](权值非负,表示边	连接的两顶点间的距	离)的最短路径问题是找出	4

从初始顶点到目标顶点之间的一条最短路径。假设从初始顶点到目标顶点之间存在路径,现有

一种解决该问题的方法:

- ① 设最短路径初始时仅包含初始顶点,令当前顶点 u 为初始顶点;
- ② 选择离 u 最近且尚未在最短路径中的一个顶点 v,加入最短路径中,修改当前顶点 u = v;
- ③ 重复步骤②,直到 u 是目标顶点时为止。

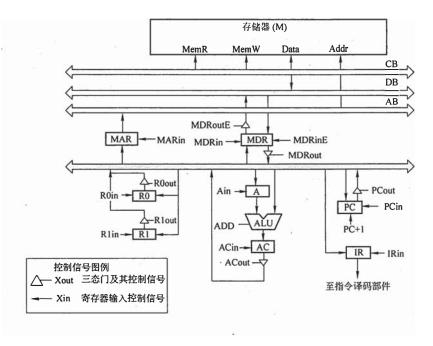
请问上述方法能否求得最短路径? 若该方法可行,请证明之;否则,请举例说明。

42. 5分)已知一个带有表头结点的单链表,结点结构为

data	link

假设该链表只给出了头指针 list。在不改变链表的前提下,请设计一个尽可能高效的算法,查找链表中倒数第 k 个位置上的结点(k 为正整数)。若查找成功,算法输出该结点的 data 域的值,并返回 1;否则,只返回 0。要求:

- 1) 描述算法的基本设计思想。
- 2) 描述算法的详细实现步骤。
- 3) 根据设计思想和实现步骤,采用程序设计语言描述算法(使用 C、C++或 Java 语言实现),关键之处请给出简要注释。
- 43. (8分) 某计算机的 CPU 主频为 500MHz, CPI 为 5 (即执行每条指令平均需 5 个时钟周期)。假定某外设的数据传输率为 0.5MB/s, 采用中断方式与主机进行数据传送,以 32 位为传输单位,对应的中断服务程序包含 18 条指令,中断服务的其他开销相当于 2 条指令的执行时间。请回答下列问题,要求给出计算过程。
  - 1) 在中断方式下, CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少?
- 2) 当该外设的数据传输率达到 5MB/s 时,改用 DMA 方式传送数据。假定每次 DMA 传送 块大小为 5000B,且 DMA 预处理和后处理的总开销为 500 个时钟周期,则 CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少(假设 DMA 与 CPU 之间没有访存冲突)?
- 44. (13 分) 某计算机字长为 16 位,采用 16 位定长指令字结构,部分数据通路结构如下图所示,图中所有控制信号为 1 时表示有效、为 0 时表示无效。例如,控制信号 MDRinE 为 1 表示允许数据从 DB 打入 MDR,MDRin 为 1 表示允许数据从内总线打入 MDR。假设 MAR的输出一直处于使能状态。加法指令 "ADD (R1),R0"的功能为(R0) + ((R1))→(R1),即将R0 中的数据与 R1 的内容所指主存单元的数据相加,并将结果送入 R1 的内容所指主存单元中保存。



第5页,共7页

下表给出了上述指令取指和译码阶段每个节拍(时钟周期)的功能和有效控制信号,请按表中描述方式用表格列出指令执行阶段每个节拍的功能和有效控制信号。

时钟	功能	有效控制信号
C1	MAR←(PC)	PCout, MARin
C2	MDR←M(MDR) PC←(PC)+1	MemR, MDRinE, PC+1
C3	IR←(MDR)	MDRout, IRin
C4	指令译码	无

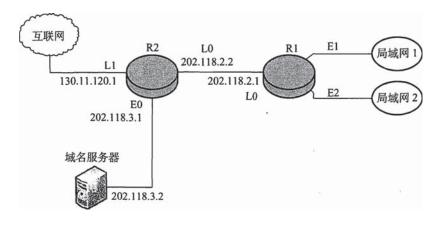
45. (7分) 三个进程  $P_1$ 、 $P_2$ 、 $P_3$  互斥使用一个包含 N (N > 0) 个单元的缓冲区。 $P_1$  每次用 produce()生成一个正整数并用 put()送入缓冲区某一空单元中;  $P_2$  每次用 getodd()从该缓冲区中取出一个奇数并用 countodd()统计奇数个数;  $P_3$  每次用 geteven()从该缓冲区中取出一个偶数并用 counteven()统计偶数个数。请用信号量机制实现这三个进程的同步与互斥活动,并说明所定义信号量的含义(要求用伪代码描述)。

46. (8分)请求分页管理系统中,假设某进程的页表内容见下表。

页号	页框(Page Frame)号	有效位 (存在位)
0	101H	1
1		0
2	254H	1

页面大小为 4KB,一次内存的访问时间为 100ns,一次快表(TLB)的访问时间为 10ns,处理一次缺页的平均时间为 10<sup>8</sup>ns(已含更新 TLB 和页表的时间),进程的驻留集大小固定为 2,采用最近最少使用置换算法(LRU)和局部淘汰策略。假设①TLB 初始为空;②地址转换时先访问 TLB,若 TLB 未命中,再访问页表(忽略访问页表之后的 TLB 更新时间);③有效位为 0表示页面不在内存中,产生缺页中断,缺页中断处理后,返回到产生缺页中断的指令处重新执行。设有虚地址访问序列 2362H、1565H、25A5H,请问:

- 1) 依次访问上述三个虚地址,各需多少时间?给出计算过程。
- 2) 基于上述访问序列,虚地址 1565H 的物理地址是多少?请说明理由。
- 47. (9分) 某网络拓扑如下图所示,路由器 R1 通过接口 E1、E2 分别连接局域网 1、局域网 2,通过接口 L0 连接路由器 R2,并通过路由器 R2 连接域名服务器与互联网。R1 的 L0 接口的 IP 地址是 202.118.2.1,R2 的 L0 接口的 IP 地址是 202.118.2.2,L1 接口的 IP 地址是 130.11.120.1,E0 接口的 IP 地址是 202.118.3.1,域名服务器的 IP 地址是 202.118.3.2。



## R1 和 R2 的路由表结构为

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口

- 1)将 IP 地址空间 202. , 分别分配给局域网 1、局域网 2,每个局域网需分配的 IP 地址数不少于 120 个。请给出子网划分结果,说明理由或给出必要的计算过程。
- 2)请给出 R1 的路由表,使其明确包括到局域网 1 的路由、局域网 2 的路由、域名服务器的主机路由和互联网的路由。
  - 3) 请采用路由聚合技术,给出 R2 到局域网 1 和局域网 2 的路由。