

PRÁCTICA #1

Compuertas Lógicas



Centro
de Ciencias
BÁSICAS

***Departamento de
Sistemas Electrónicos***

Asignatura:

"Lógica Digital"

Maestro:

José de Jesús Palos García

Alumnos:

- ▶ Luis Pablo Esparza Terrones
- ▶ Luis Manuel Flores García
- ▶ Juan Francisco Gallo Ramírez

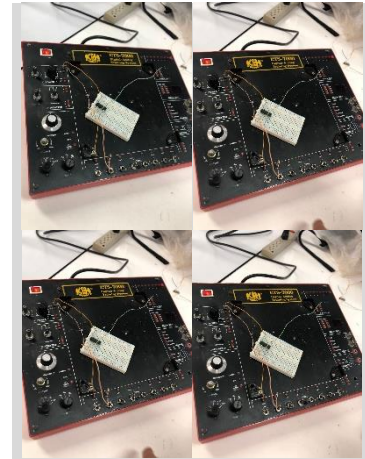
***Ingeniería en Computación
Inteligente
2do Semestre***

Documentación de Práctica

Compuerta	Resultados		Foto	
	Tabla de Verdad			
	Entradas	Salida		
AND (74LS08)	0	0	0	
	0	1	0	
	1	0	0	
	1	1	1	
OR (74LS32)	0	0	0	
	0	1	1	
	1	0	1	
	1	1	1	
NOT (74LS04)	0	1		
	1	0		

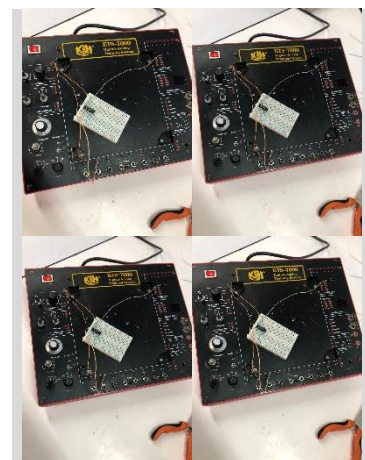
NAND (74LS00)

0	0	1
0	1	1
1	0	1
1	1	0



NOR (74LS02)

0	0	1
0	1	0
1	0	0
1	1	0



XOR (74LS86)

0	0	0
0	1	1
1	0	1
1	1	0

