



Aufgabenblatt 2

Ausgabe: 28.10., Abgabe: 11.11. 12:00

Gruppe	
Name(n)	Matrikelnummer(n)

Aufgabe 2.1 (Punkte 5+5)

Zahlenbereichh: Für präzise Zeitmessungen enthalten alle aktuellen x86-Prozessoren (ab dem Pentium) den sogenannten *Time-Stamp Counter*. Dieses 64-bit Spezialregister wird beim Einschalten auf Null gesetzt und anschließend bei jedem Taktimpuls inkrementiert. Der aktuelle Wert kann mit einem besonderen Befehl `rdtsc` ausgelesen werden.

- (a) Wie lange dauert es, bis das Register erstmals überläuft, wenn der Prozessor mit 3,1 GHz getaktet ist?
- (b) Wie lange würde es bis zum ersten Überlauf dauern, wenn das TSC-Register nur 32-bit hätte?

Aufgabe 2.2 (Punkte 5+5+5+5)

Umwandlung von Dezimalzahlen: Überführen Sie die folgenden Dezimalzahlen in ihre Dualdarstellung. Geben Sie jeweils auch die Oktal- und Hexadezimaldarstellung mit an (also jeweils drei Werte).

- (a) 49
- (b) 2011
- (c) 0,53125
- (d) 135,375

Aufgabe 2.3 (Punkte 5+5)

Umwandlung von Dualzahlen: Bestimmen Sie den dezimalen Wert der folgenden gebrochenen Dualzahlen:

- (a) $1010,1$
- (b) $11010,10011$

Aufgabe 2.4 (Punkte 10)

Addition im Dualsystem: Addieren Sie die Zahlen 27355_{10} und 16195_{10} im Dualsystem und kontrollieren Sie Ihre Ergebnisse im Dezimalsystem. Geben Sie dabei auch immer die hexadezimalen- und oktalen-Darstellungen mit an.

Aufgabe 2.5 (Punkte 10)

Multiplikation im Dualsystem: Multiplizieren Sie die Zahlen $1011\ 1001_2$ und $11\ 0101_2$ im Dualsystem. Geben Sie die Zwischenrechnungen (inklusive Überträge) mit an!

Aufgabe 2.6 (Punkte 5+5+5+5)

Komplemente: Mit Hilfe der Komplemente lässt sich die arithmetische Grundoperation Subtraktion auf die Addition zurückführen. Dadurch wird die Abbildung dieser Operation auf digitale Grundschaltungen erleichtert. Berechnen Sie anhand der in der Vorlesung eingeführten Regeln die folgenden Komplemente im Dezimalsystem und Dualsystem:

- (a) $K_{10}(4, 381)_{10}$
- (b) $K_9(0, 4172)_{10}$
- (c) $K_2(1, 011)_2$
- (d) $K_1(110, 01)_2$

Aufgabe 2.7 (Punkte 20·1)

Darstellung negativer Zahlen: Geben Sie für jedes der folgenden 8-bit Bitmuster die fünf (dezimalen) Werte an, die sich bei deren Interpretation als

- 1 Ganzzahl im Dualsystem,
- 2 Betrag und Vorzeichen,
- 3 Exzess-127 Kodierung,
- 4 Einerkomplement,
- 5 Zweierkomplement

ergeben. Bei der Betrag-und-Vorzeichen-Kodierung sei das Vorzeichen (wie üblich) im MSB kodiert.

- (a) 0000 1011
- (b) 0110 0110
- (c) 1000 0001
- (d) 1111 1110