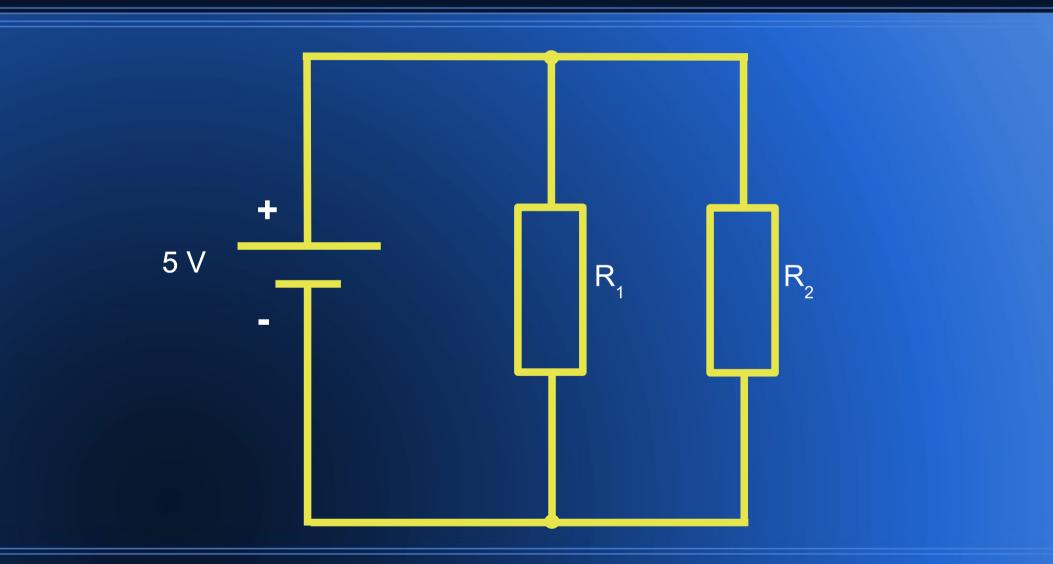
Epäteoreettisen elektroniikan perusteet

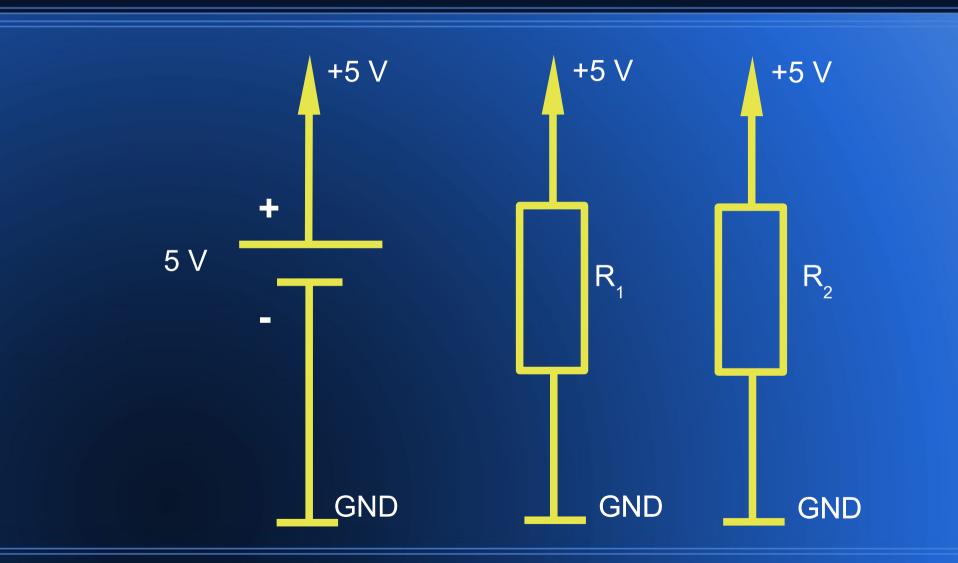


Jännitelähde kytkentäkaavioissa



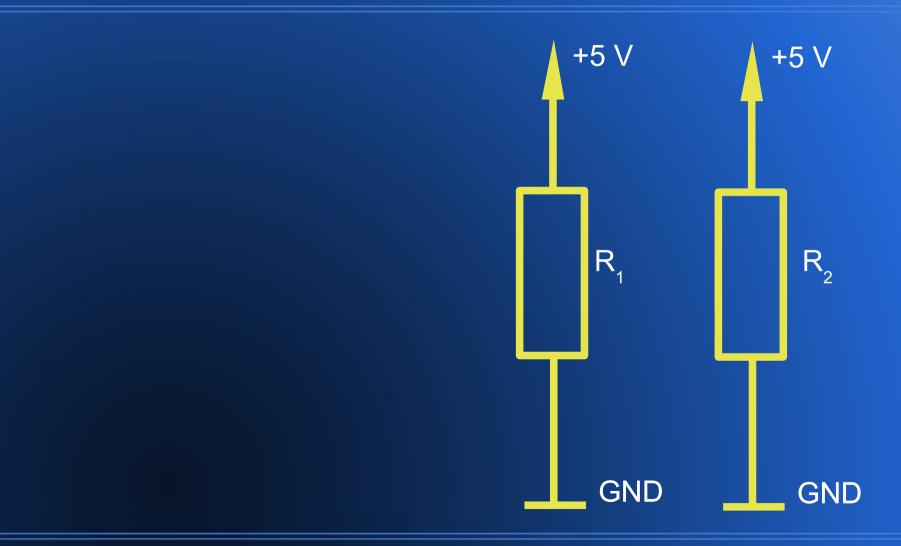


Jännitelähde kytkentäkaavioissa



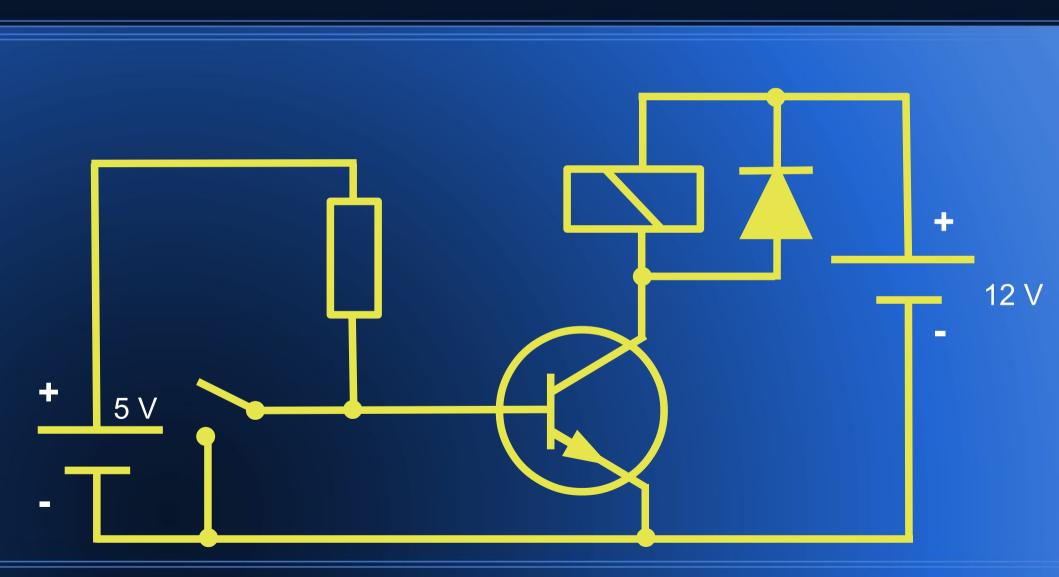


Jännitelähde kytkentäkaavioissa

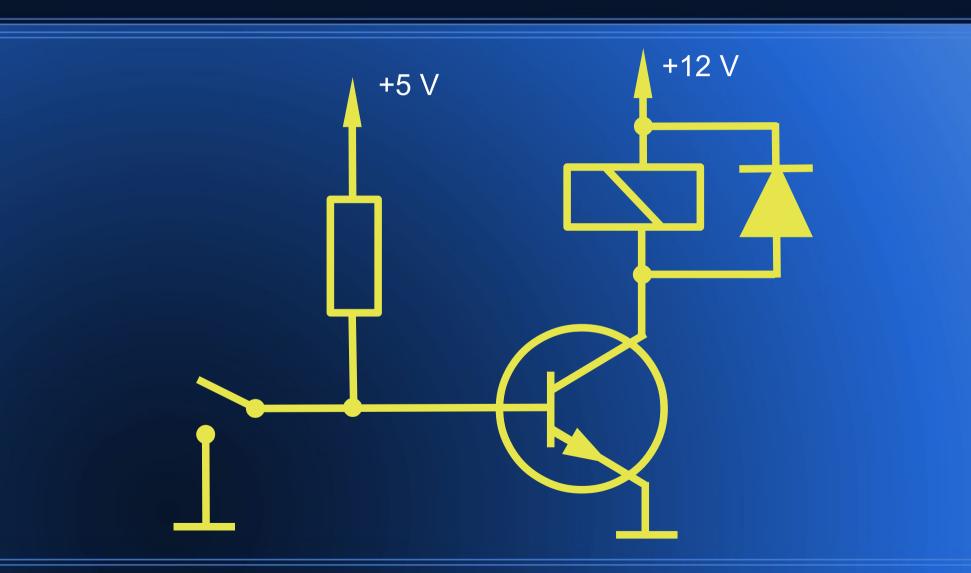




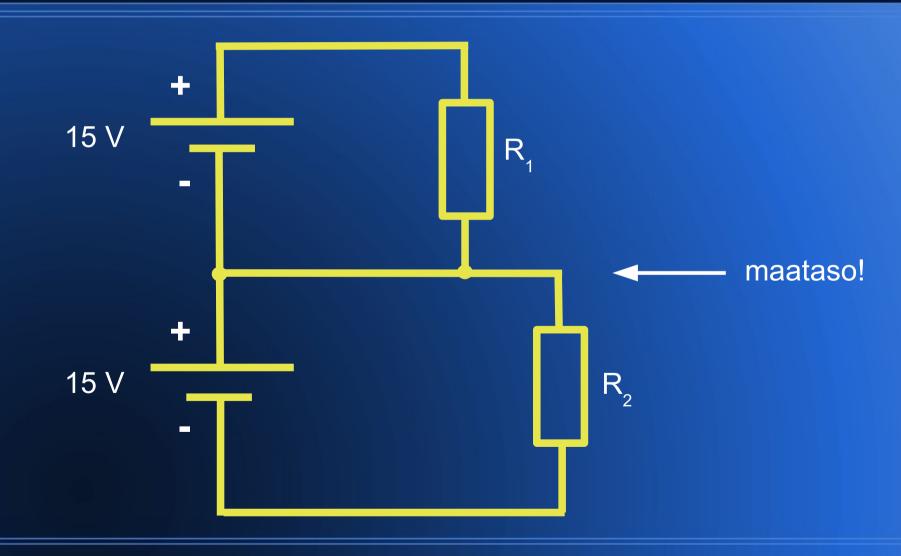
Useampi jännite



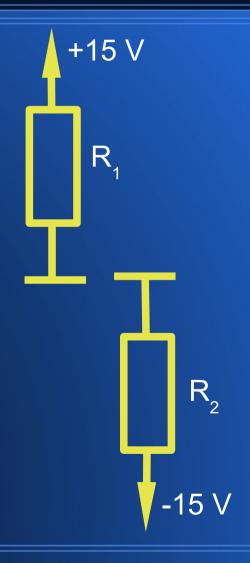
Useampi jännite



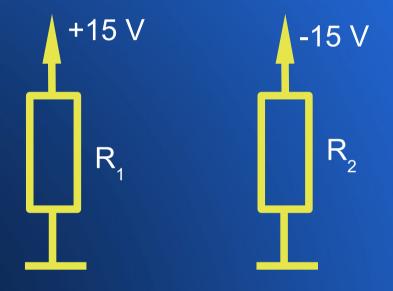
Kaksipuolinen jännitelähde



Kaksipuolinen jännitelähde

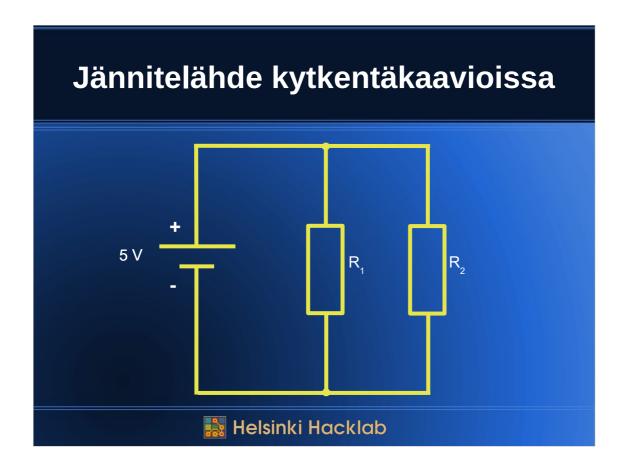


Kaksipuolinen jännitelähde

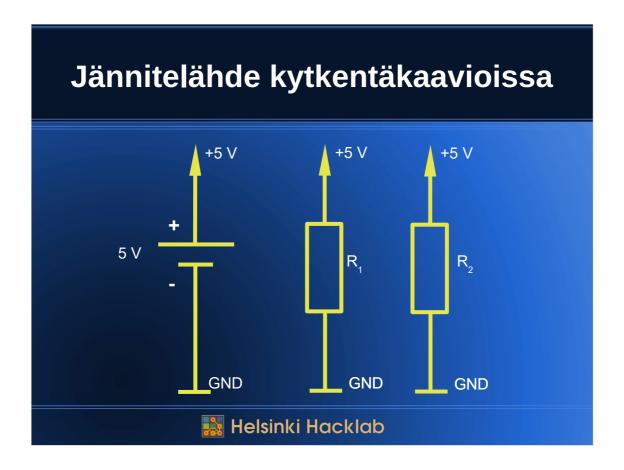




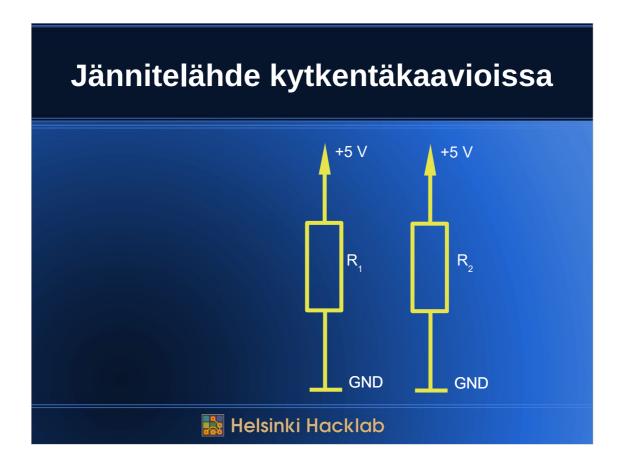
Jännitelähteen esittämistapoja kytkentäkaavioissa



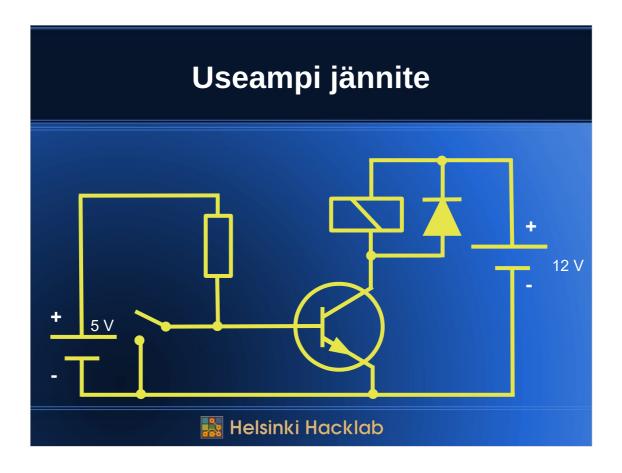
Tässä jännitelähde ja kaikki jännitevedot on piirretty näkyviin: plus-kisko ylhäällä ja miinus-kisko alhaalla.



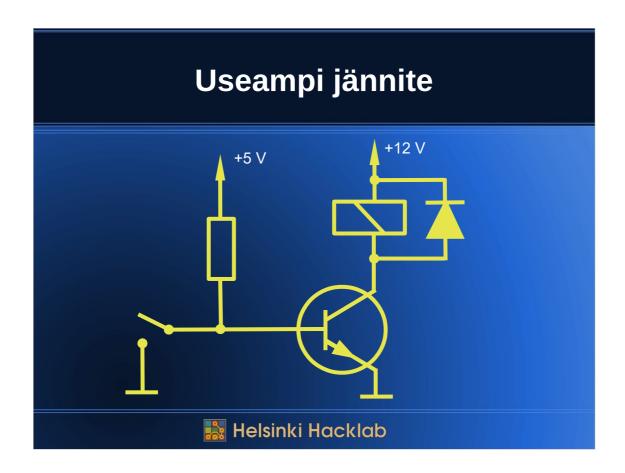
Jännitekiskot on jätetty piirtämättä. Plus-kisko on korvattu nuolenkärjillä ja miinus-kisko groundmerkeillä. Itse jännitelähde on edelleen näkyvillä.



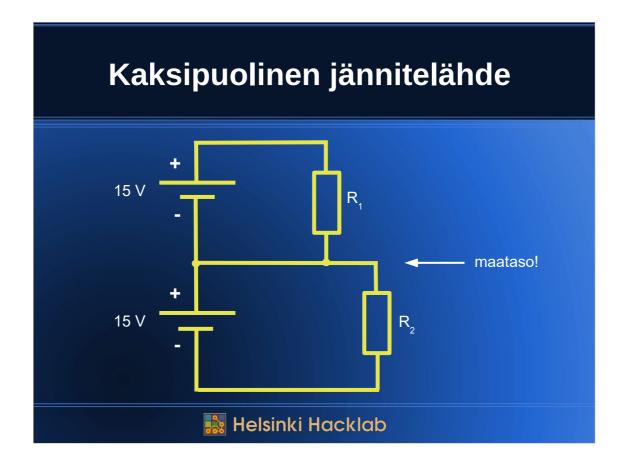
Normaali piirtämistapa: myös jännitelähde on jätetty piirtämättä. Eli ajatellaan, että jossain tämän kaavion ulkopuolella on 5V jännitelähde, jonka miinus-napa on kytketty maihin ja vastusten yläpäät menevät plus-napaan.



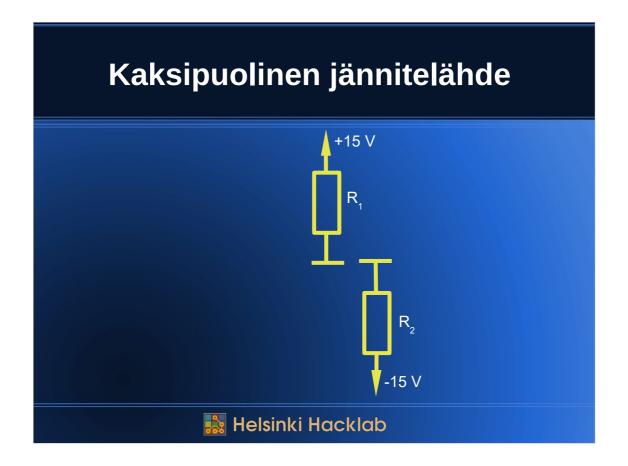
Jännitelähteitä voi olla myös seampia samassa kytkennässä. Esimerkki transistoripiiristä, jossa kaksi jännitelähdettä, piirretty "täydellisenä". Jännitelähteet ja kaikki jännitekiskot piirretty näkyviin.



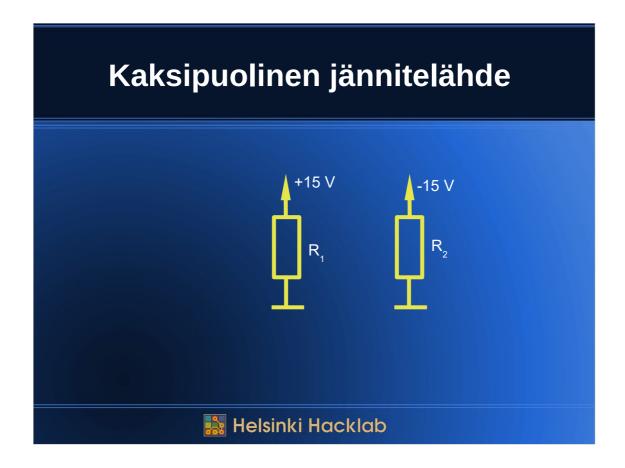
Sama kuva piirrettynä normaalitavalla, eli jännitelähteet ja jännitekiskot on jätetty piirtämättä.



Kaksipuolinen jännitelähde piirrettynä täydellisenä. Huomaa maatason sijainti.



Sama piirettynä normaalitavalla: jännitelähteet ja jännitekiskot piirtämättä.



Voitaisiin piirtää näinkin, mutta edellinen lienee selkeämpi? Makuasia.