M XIS								
pc_out M00	0000	0004		9000)		8000		000a
mem_address 00	0000	0000	000de	0004	00d8	9000	00da	80008
mem_read [								
mem_rdata		e06a	6200	00000	(6401	0000	(6e02	000a
mem_write						•		
mem_byte_enable 3								
mem_wdata 🖟-		e06a	6200	0000)	(6401	00000	(6e02	(000a
Registers 0000	.0000 000	0000 0000	0000 0000 0	0000 0000 0000	9D00	00000	0000 0000 0000	0000
[7] (00	0000							000a
[ 6 ]	0000							
[5]	0000				•		•	
[4] 00	0000		,				•	
[3] (00)	0000					•	•	
[2] (00)	0000	,				0000	•	
	0000							
[0] (0000	000	9000						
	-	 - - 	 - -	- - - - -	-			- - -
_ 0.00 n	ns -	- - -	500 ns	- - - -	1000 ns	- - -	1500 ns	2000
	. 1- 1- 1- 1- 1- 1- 1- 1- 1- 1- 1- 1- 1-	-	7		t t	•		