**{GPIOC->CRH&=0XFFFF0FFF;GPIOC->CRH|=8<<12;} 这两句**

**以及初始化定义和头文件预定义；**

设置的是GPIO11，因为对应为被清零(&=0操作)

CRL对应GPIO7~GPIO0, CRH对应GPIO15~GPIO8

|=8<<12表示将8 （1000）左移12位。这样操作后数据为0XFFFF8FFF；

GPIO11 对应的寄存器为CNF11[1:0] = 10, 上拉下拉输入模式，MODE11[1:0]为00， 即输入模式

如果将其设置为输出， 则设置为： {GPIOC->CRH&=0XFFFF0FFF;GPIOC->CRH|=3<<12;}， 设置结果为CRH=0xFFFF3FFF，对应寄存器为0011， 也就是CNF为00， 通用输出模式， MODE为11， 50MHz输出模式

下图为CRL情况，CHL情况依次对应，如8对应0；

如果设置其他的GPIO，例如GPIO7为输入或者输出，则对应代码如下

#define SDA\_IN() {GPIOB->CRL&=0X0FFFFFFF;GPIOC->CRH|=8<<28;}

#define SDA\_OUT() {GPIOB->CRL&=0X0FFFFFFF;GPIOC->CRH|=3<<28;}

