UNIVERSIDAD DE SAN CARLOS FACULTAD DE INGENIERIA ESCUELA DE SISTEMAS ARQUITECTURA DE COMPUTADORAS 1 / SECCION "B" SEGUNDO SEMESTRE DEL 2021

TERCER EXAMEN PARCIAL

TEMA No. 1: (100 puntos)

19) Transmisión serie asíncrona

Acierte el número de la izquierda dentro del cuadrado de la derecha, según si el titulo coincide con el enunciado o descrinción

el e	enunciado o descripción	
1)	BOUND	Sintaxis del comando colocado en la ultima Línea de una rutina de servicio por
2)	Tipo de vector de interrupción	Interrupción Nombre del auditor de tiempo máximo de Atención del CPU a un puerto bajo atención por interrupción, en una
3)	Bit de inicio	computadoras personal Nombre del tipo de transmisión serie que Permite la conexión en nodo
4)	Tabla de vectores de interrupción	Sintaxis del comando a bajo nivel que invoca
5)	DI	Una interrupción por software Nivel de voltaje para el "uno" lógico en el Protocolo RS-232
6)	EI	Nombre en ingles dado a la estructura estándar Para el envio de información en
7)	Estructure	transmisión serie asíncrona Característica única de la transmisión serie Síncrona
8)	Watch dog	Numero de tamaño byte que en una solicitud De interrupción identifica al puerto que
9)	RETURN	solicita atención Nombre del bit en transmisión serie asíncrona Que suple el trabajo de la línea "RELOJ" en
10)	RETINT	una transmisión serie síncrona Si el ancho de un bit de carácter fuera "Δtch" En una ráfaga de una transmisión serie asíncrona, el inverso = 1/ Δtch, seria?
11)	-12 voltios	asimorona, er inverso 1, Etcin, seria.
•	IRET	
	Posibilidad de conexión full duplex	
•	+ 12 voltios	
	Time out error	
-	Frame	
	Autoconfiguración de baudios	
TØI) Baudio	

- 20) Transmisión serie síncrona
- 21) Bit de parada

NOTA: todos los paréntesis tienen acertado un inciso