

N°Mec._____ Nome:____

Notas: - só é permitida calculadora sem capacidade de comunicação e material de escrita em papel; todo o restante material (incluindo pasta/mochila, portátil/tablet) deve ser depositado ao seu lado em lugar visível; o **telemóvel** (de preferência desligado) deve ser colocado sobre a mesa, bem visível, e **virado para baixo**;

- em cada questão só há uma resposta correcta; uma resposta certa vale 1 valor, uma errada desconta 0,2 valores e uma não resposta vale 0 valores; as respostas têm de ser assinaladas com um X na grelha abaixo; mais do que um X por coluna é considerado como resposta errada; a questão 1 vale 2 valores;
- duração do teste: 90 minutos, sem tolerância.

Entrega do exame: no fim do seu exame (sem esquecer de escrever o Nº e Nome), ligue o telemóvel, tire uma fotografia da pág.1, e envie-a imediatamente por email (para jeo@ua.pt), devendo o Assunto ser da forma: NºMec primeiroNome últimoNome. Certifique-se que o cabeçalho e as 2 grelhas de respostas estão presentes e legíveis na fotografia.

Leve o papel de rascunho consigo, deposite o exame na caixa existente na mesa do docente e abandone o anfiteatro.

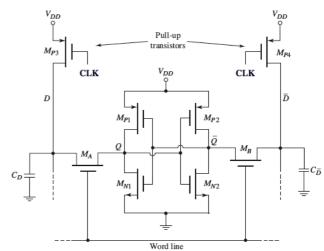
| | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | 17 | 18 | 19 |
|-----|---|---|---|---|---|---|---|---|----|----|----|----|----|----|----|----|----|----|
| (a) | | | | | | | | | | | | | | | | | | |
| (b) | | | | | | | | | | | | | | | | | | |
| (c) | | | | | | | | | | | | | | | | | | |
| (d) | | | | | | | | | | | | | | | | | | |

1.

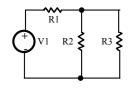
| Estado | CLK | WL | D | ~ <i>D</i> | Q | MN2 | MP1 | MP3 |
|---------|-----|----|---|------------|---|-----|-----|-----|
| 1 Read | 1 | 1 | | | | | Off | |
| 2 | 0 | 0 | | | | | | |
| 3 | 1 | 0 | | | | | | |
| 4 Write | 1 | 1 | 1 | 0 | | | | |

O circuito representa uma célula RAM.

Os estados 1 a 4 estabelecem-se sequencialmente. Preencha a tabela acima com o valor lógico (0 ou 1) de D, ~D, Q e com o estado (On ou Off) dos transistores.



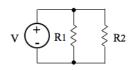
2. No circuito abaixo, $R1 = R2 = R3 = 1 \text{ k}\Omega$.



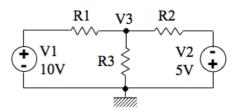
Se a potência fornecida por V1 é de 0,15W, que potência dissipa R3?

- (a) 25 mW
- **(b)** 50 mW
- (c) 100 mW
- **(d)** 150 mW

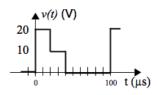
- **3.** A corrente em R1 é o dobro da corrente em R2. Então verifica-se que:
 - (a) $R_1 = R_2 / 4$
- **(b)** $R_1 = R_2 / 2$ **(c)** $R_1 = 2 R_2$
- (d) $R_1 = 4 R_2$



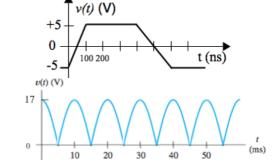
- **4.** No circuito à direita, $R1 = R2 = 3 \text{ k}\Omega$ $R3 = 6 k\Omega$ Aplicando sobreposição, V3 é dada pela soma:
 - (a) -4-2=-6 V
- **(b)** -4 + 2 = -2 V
- (c) 4 2 = 2 V
- (d) 4 + 2 = 6 V



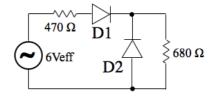
- **5.** A figura à direita representa um ciclo de uma onda periódica de 10kHz. Calcule o seu valor médio:
 - (a) 6 V
- **(b)** 10 V
- (c) 15 V
- (d) 60 V



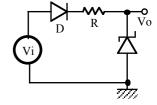
- **6.** Para o sinal da figura, determine o tempo de descida:
 - (a) 80 ns
- **(b)** 100 ns
- **(c)** 160 ns
- (d) 200 ns



- **7.** Determine a frequência e o valor eficaz do sinal:
 - (a) 50 Hz; 12 V
- **(b)** 50 Hz; 24 V
- (c) 100 Hz; 12 V
- (d) 100 Hz; 24 V
- **8.** Considere um circuito RC paralelo, com R=1k Ω e C=100nF, a funcionar à frequência de 1,6kHz. Determine, aproximadamente, a impedância equivalente em módulo e fase.
 - (a) $0.7k\Omega / -45^{\circ}$
- **(b)** $0.7k\Omega / +45^{\circ}$
- (c) $1.4k\Omega / -45^{\circ}$
- (d) $1.4k\Omega / +45^{\circ}$
- 9. Para o circuito à direita considere diodos ideais e que a tensão de entrada (Vi) é uma sinusoide com 6Veff. Pode afirmar-se que:
- (a) D1 está sempre cortado.
- **(b)** D2 está sempre cortado.
- (c) D1 está sempre a conduzir.
- (d) D2 conduz para Vi < 0.



- **10.** No circuito considere $V\gamma = 0.7V \mid Vz = 12V \mid R = 1k\Omega$. Calcule, aproximadamente, o valor máximo da corrente no zener quando o sinal de entrada é uma sinusoide de 500Hz com 14Vrms:
 - (a) 1,3 mA
- **(b)** 2,0 mA
- (c) 7.0 mA
- (**d**) 7,7 mA

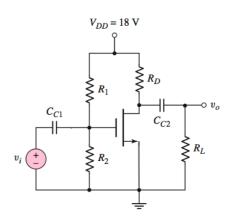


11. Considere: $R_1=130$ k Ω ; $R_2=50$ k Ω ; $R_D=3$ k Ω ; $R_L=6$ k Ω ; e que Vto=3V; K=0,75 mA/V².

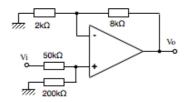
Considere que os condensadores se comportam como curtocircuitos para pequeno sinal e circuito-abertos para dc.

Calcule a tensão $V_{\rm DS}$ de polarização:

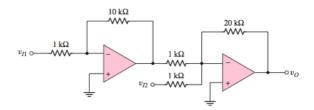
- (a) 6 V
- **(b)** 9 V
- (c) 12 V
- (d) 15 V
- **12.** Para o circuito anterior, calcule v_O/v_i :
 - (a) 9
- **(b)** 6
- **(c)** 6
- **(d)** 9



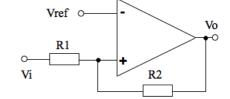
- **13.** Para o circuito à direita calcule o ganho Vo/Vi:
 - (a) +5
- **(b)** +4
- **(c)** 4
- **(d)** 5



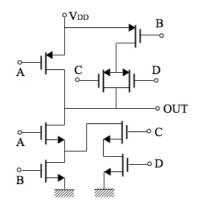
- **14.** No circuito à direita, calcule v_O quando v_{I1} =25mV e v_{I2} =200mV:
 - (a) +9 V
- **(b)** + 1V
- **(c)** -1 V
- (d) 9 V

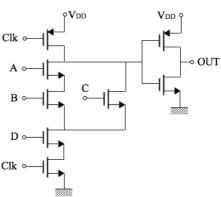


15. No comparador à direita, $R1=5k\Omega$, $R2=20k\Omega$ e VREF=-2V. O OpAmp satura a $\pm 10V$. As tensões de comparação inferior (VTL) e superior (VTH), referentes a Vi, são:



- (a) -5 V / + 5 V
- **(b)** -2 V / + 2 V
- (c) 0 V / + 4 V
- (d) 0 V / + 5 V
- **16.** Qual a função lógica do circuito abaixo?
- **17.** Qual a função lógica do circuito abaixo?





- (a) $\overline{A (B + CD)}$ (c) A (B + CD)
- **(b)** $\overline{AB + CD}$
- (d) A B + CD
- (a) $\overline{(A B + C) D}$
- **(b)** $\overline{A} B D + C$
- (c) (A B + C) D
- (d) A B D + C
- **18.** Considere uma DAC de 5 bits (b4 b3 b2 b1 b0) de resistências pesadas. A resistência associada ao bit menos significativo (b0) é de 400 kΩ. Qual o valor da resistência associada ao bit b2?
 - (a) $100 \text{ k}\Omega$
- **(b)** $200 \text{ k}\Omega$
- (c) $800 \text{ k}\Omega$
- (d) $1.6 \text{ M}\Omega$
- **19.** Numa ADC de contagem de 10 bits, com 1 LSB equivalente a 9,78 mV, o *clock* é de 1 MHz. Quando o sinal à entrada é de 5 V, determine, aproximadamente, o tempo de conversão:
 - **(a)** 10 μs
- **(b)** 11 μs
- **(c)** 512 μs
- **(d)** 1023 μs