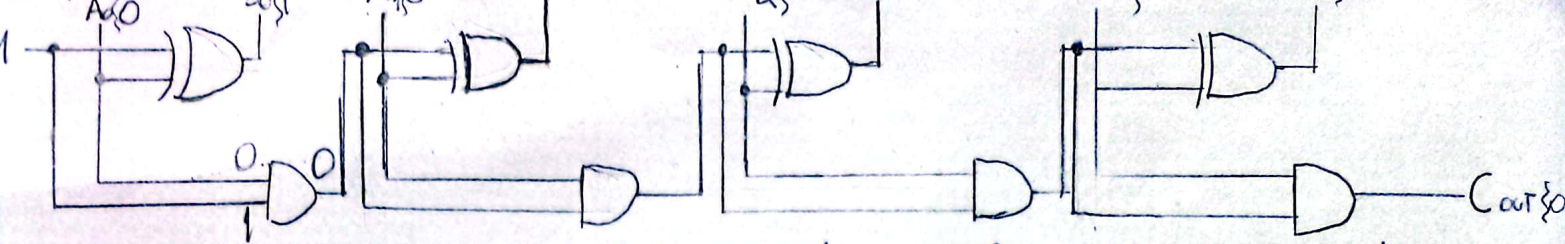


## Incrementador de 4 bits

DETAHADA



ANTES (entrada)

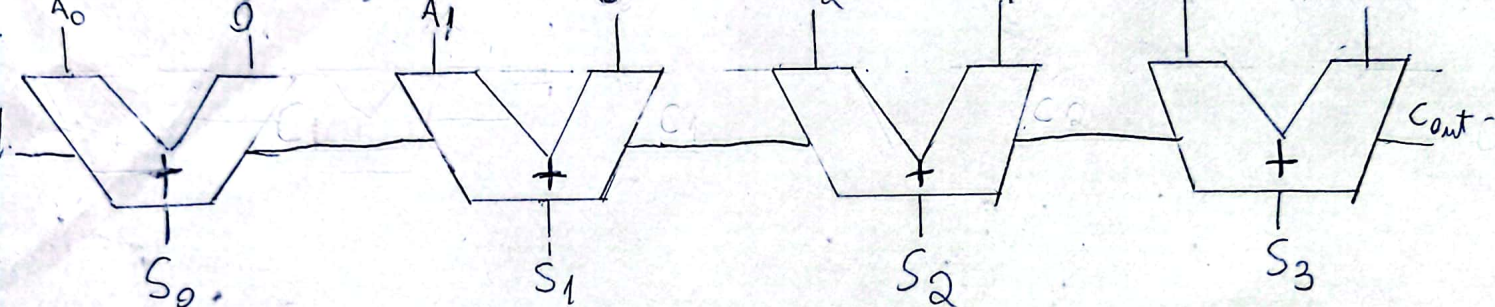
A <sub>0</sub>	A <sub>1</sub>	A <sub>2</sub>	A <sub>3</sub>
0	0	0	0

DEPOIS (Saída)

S <sub>0</sub>	S <sub>1</sub>	S <sub>2</sub>	S <sub>3</sub>
1	0	0	0

\* Circuito controlado pela mudança dos A's, que é ditado pelo Máquina de Controle.

SIMPLIFICADA



## DECREMENTADOR de 4 Bits

\* Ideia: Com a representação do complemento de dois vamos inserir o número 1<sub>2</sub> e soma-lo ao anterior usando um circuito parecido com o anterior.

$$1_{10} \rightarrow -1_{10} + \begin{array}{r} 1110 \\ 0001 \\ \hline 1111 \end{array} \text{ Ou } \begin{array}{r} 0001 \\ 1111 \\ \hline 1111 \end{array}$$

