

简单 MIPS 指令集 CPU 设计

2022 年 12 月 17 日

班	级:	计试 001
姓	名:	唐梓航
学	号:	2206113908

目录

1 支持的基本 MIPS 指令

3

1 支持的基本 MIPS 指令

- ADD rs rt rd ($rd = rs + rt$)
- SUB rs rt rd ($rd = rs - rt$)
- ADDI rs rd im ($rd = rs + im$)
- AND rs rt rd ($rd = rs \& rt$)
- OR rs rt rd ($rd = rs | rt$)
- BEQ rs rt im ($PC = (rs == rt) ? PC + 4 + im \ll 2 : PC + 4$)
- SLT rs rt rd ($rd = (rs < rt) ? 1 : 0$)
- SW rs rt im ($mem[rs + im] = rt$)
- LW rs rt im ($rt = mem[rs + im]$)
- J addr ($PC = (PC + 4)[31: 28], addr, 00$)