# birilloDEI

# sigilloLogoUnipd_CMYK2

**DIPARTIMENTO**

**DI INGEGNERIA**

**DELL’INFORMAZIONE**

**DIPARTIMENTO DI INGEGNERIA DELL’INFORMAZIONE**

# CORSO DI LAUREA IN INGEGNERIA ELETTRONICA

## Implementazione della CPU Z80 su FPGA: un primo approccio

**Relatore: Laureando:  
Prof. Daniele Vogrig Giacomo Biasin  
1216276**

**ANNO ACCADEMICO 2021/2022**

**Data di laurea 21/09/2022**