

❖ 芯片手册可多看，形成经验就好。

❖ JPEG 解码

(觉还是还粗读一遍，有个框架；之后需要细读)

(可先中文翻译+英，再英；可边走边看)

地址映射表

❖ arm 6 种指令中，只有

load/store 用于控制外部硬件，用于其寄存器

❖ 电脑 windows 设备管理器 属性 资源 示内存范围

❖ soc 手册中 关于 arm 的步，具体可去 arm 下

主要自己下，

创客学院 武老师

见下
map

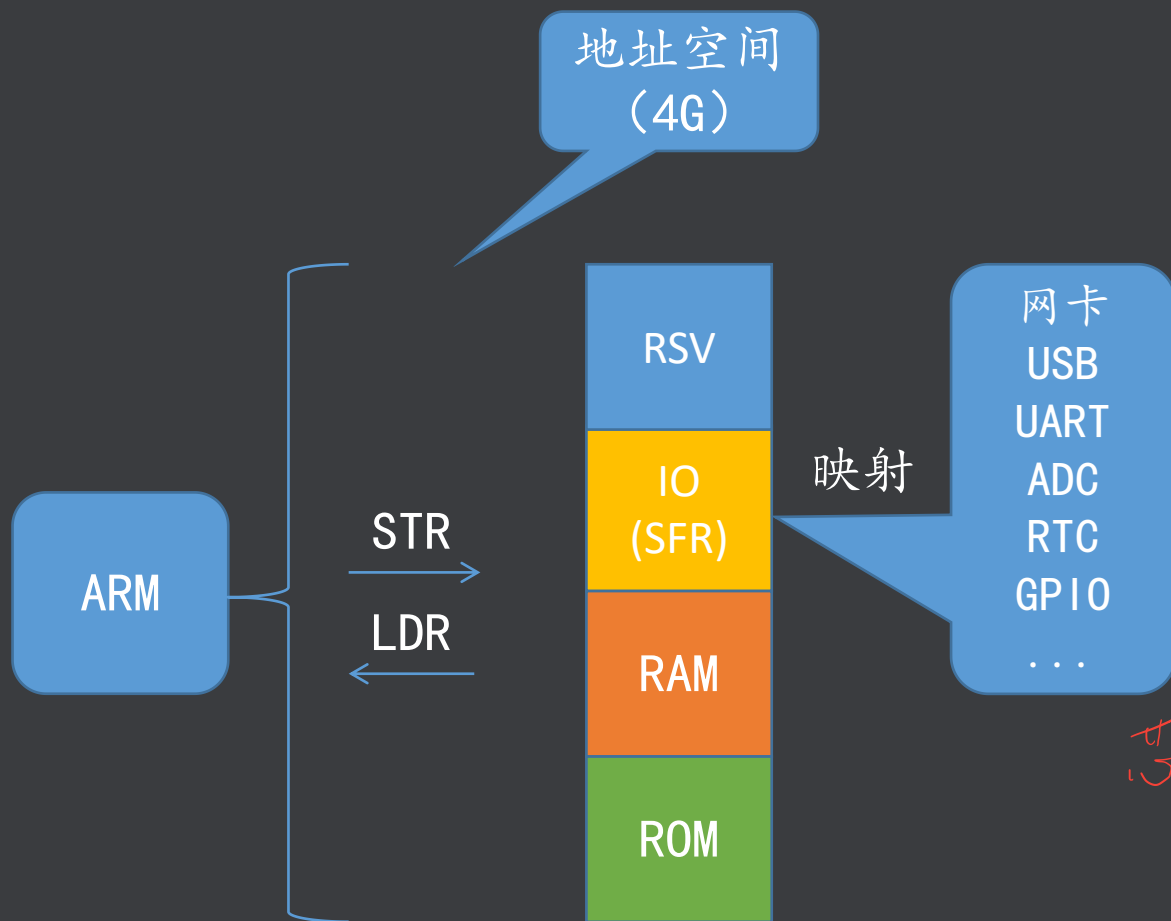
1. 概述 overview 2. 引脚及其作用 (主要给硬件开发人员看的) 3. memory

5. 启动过程

6. 各种控制器

----- 1. 外部引脚, 工作原理
具体讲 (先大概这样理解)

硬件控制原理



芯片
芯片手册中, 又分 RAM ROM IO 寄存, 具体章节

↑
RAM, ROM, IO 寄存器等地址映射到地址空间
↑
三

硬件控制原理

■ 硬件控制原理

CPU本身是不能直接控制硬件的，硬件一般是由其对应的控制器来控制，SOC中将各个硬件控制器的寄存器映射到了CPU地址空间中的一段范围，这样CPU就可以通过读写寄存器来间接控制硬件

注：这里的寄存器在SOC中但在CPU之外，有地址，访问方式与内存一样，常用于控制硬件

地址映射表

■ 地址映射表

在一个处理器中，一般会将Flash、RAM、寄存器等存储设备分别映射到寻址空间中的不同地址段，我们将这个映射关系成为这个处理器的地址映射表

扫一扫，获取更多信息



THANK YOU