**并行分布式计算**

**课程报告**

**姓名：林睿**

**学号：21307130150**

1. 任务描述
   1. 选题

使用OpenMP编程实现并行快速排序(PQS)算法

使用MPI实现Parallel sorting by regular sampling(PSRS)算法

选做部分：MPI与CUDA异构实现矩阵乘法与Megatron

* 1. 具体任务细节

在本实验的必做部分中主要实现了两个C++程序，分别使用OpenMP框架编程实现并行快速排序算法和使用MPI实现并行正则采样排序算法。程序分别通过命令行接收两个参数<desired\_num\_threads> 和 <desire\_size\_of\_array>来对并发进程数和待排序数组大小进行控制，并在程序中包含了对错误命令行参数的处理、给定数组大小的随机数组生成、排序算法具体实现、打印结果、结果比较与验证（和串行快速排序）、性能度量（以串行的快速排序作为基准）等具体任务细节。

* 1. 实验环境

Ubuntu 2 Linux(wsl)环境

1. 算法逻辑
   1. 并行快速排序算法
      1. 快速排序算法

快速排序算法的基本流程如下：

选择基准元素：从数组中选择一个元素作为基准（通常是数组中间的元素）。

划分阶段：将数组中的元素分为两部分，小于基准的元素放在左侧，大于基准的元素放在右侧。

递归阶段：对左右两个部分递归地应用快速排序。

合并阶段：在递归的过程中，数组逐渐变得有序。

* + 1. 并行化处理

在并行快速排序中，可以通过以下方式实现并行化：

任务分配：将划分和递归的过程分解为任务，使用多个进程同时处理这些任务。

并行递归：对数组划分后，左右两个部分的排序可以并行进行，从而加速整体排序过程。

阈值处理：为了避免过多的进程创建和管理开销，可以设置一个阈值，当子数组的大小小于阈值时，使用串行排序。（阈值为所设置的进程数）

通过这些并行化措施，可以在多核处理器上更有效地利用资源，加速排序过程。

* 1. 并行正则采样排序算法
     1. 正则采样排序算法

正则采样排序算法的基本流程如下：

无序序列的划分及局部排序：根据数据块的划分方法，将无序序列划分成p(p为处理器或进程数)部分，每个处理器对其中的一部分进行串行快速排序，这样每个处理器就会拥有一个局部有序序列。

正则采样：每个处理器从局部有序序列中选取第w,2w,...,(p-1)w共p-1个代表元素。其中w = n/p^2。

确定主元：每个处理器都将自己选取好的代表元素发送给处理器p0。p0对这p段有序序列做多路归并排序，再从这排序后的序列中选取第p-1,2(p-1), ...,(p-1)(p-1)共p-1个元素作为主元。

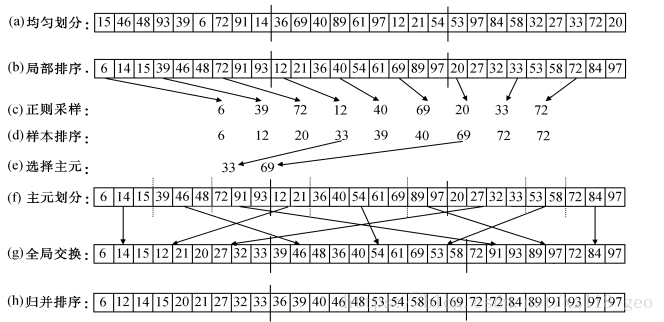
分发主元：将这p-1个主元分发给各个处理器。

局部有序序列划分：每个处理器在接收到主元后，根据主元将自己的局部有序序列划分成p段。

p段有序序列的分发：每个处理器将自己的第i段发送给第i个处理器，是处理器i都拥有所有处理器的第i段。

多路排序：每个处理器将上一步得到的p段有序序列做多路归并。

经过这7步后，一次将每个处理器的数据取出，这些数据是有序的。示例图如下：



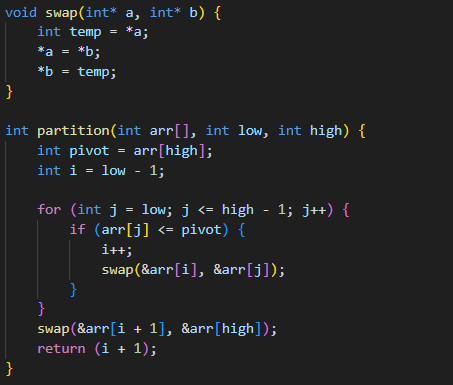
* + 1. 并行化处理

在正则采样排序中，可以通过以下方式实现并行化：

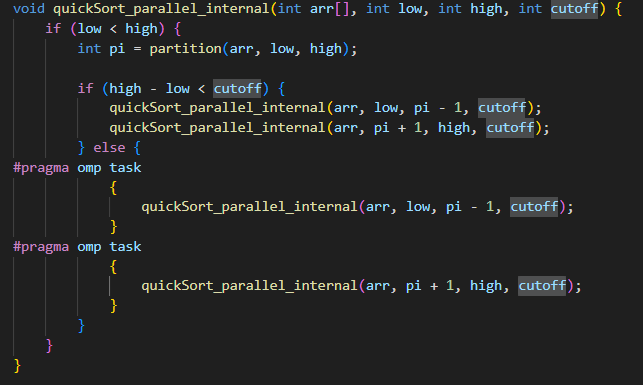
无序序列的划分及局部排序中，将无序序列划分成为p部分，并由每个处理器并行地对其负责的部分进行串行快速排序并一定间隔地选取样本。局部有序序列划分时也可以并行进行。p段有序序列的分发可以在每个处理器之间进行通讯，这个步骤也可以并行。最终的多路归并排序也可以并行。

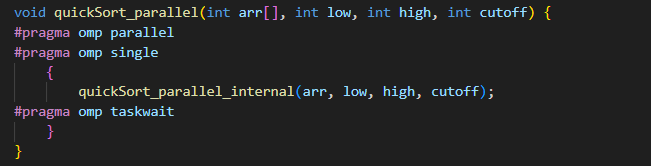
1. 编程代码实现
   1. 并行快速排序算法(OpenMP)

首先定义元素交换、划分的方法

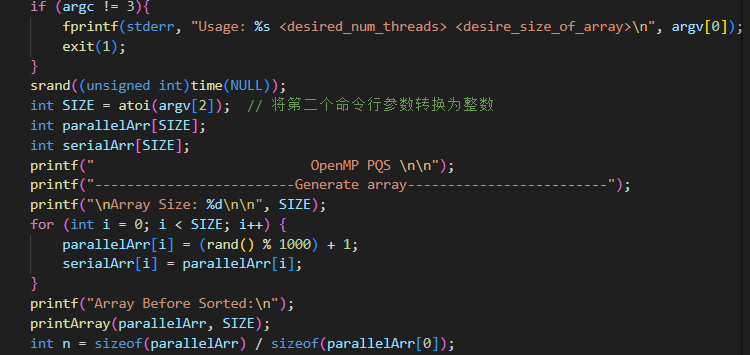


在快速排序实现的代码部分，将对两个子段的并行快速排序递归调用分配成两个任务（OpenMP调用），并且定义了一个cutoff值，如果此段数组的长度小于cutoff值（后面将其设为100），则直接使用串行化代码以提高速度并且防止无止境的递归调用。在quickSort\_parallel中创建一个进程执行内部的程序并且等待由当前进程创建的所有并行任务执行完。

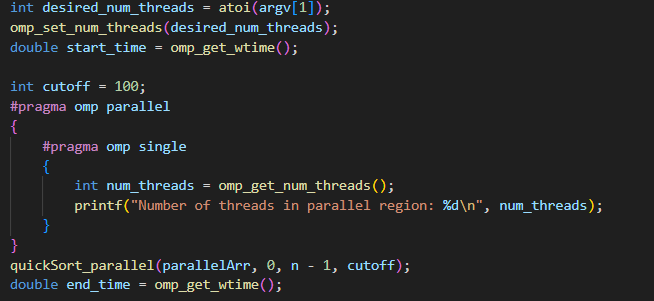




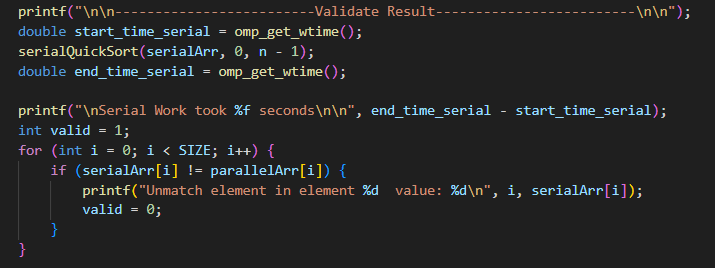
主程序中，先根据指定的数组大小，随机产生数组（元素不妨设置为1000以内，只要是int类型的，都不会改变排序算法的开销）



然后设置并行区域所使用的进程数，并且执行排序算法，以及测试时间。

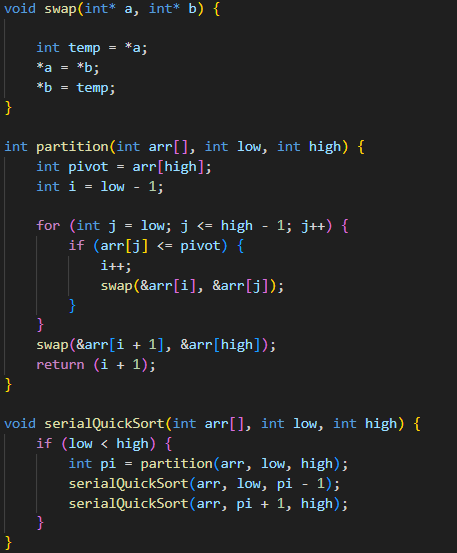
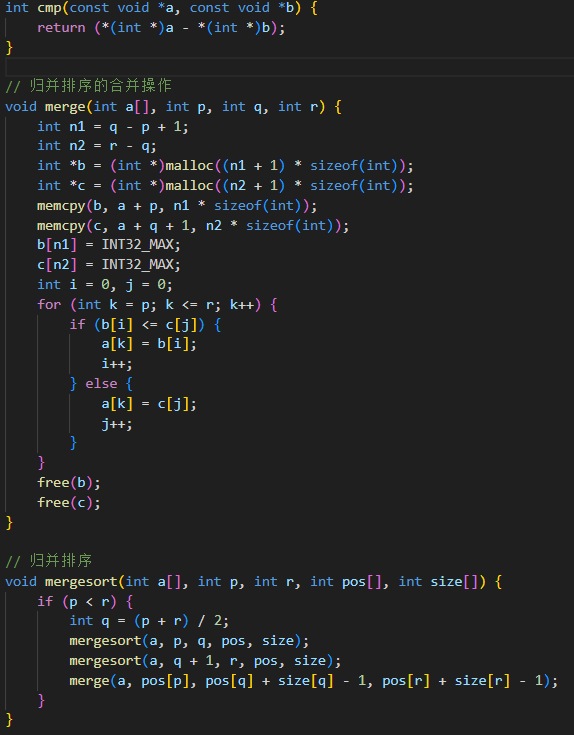
1701055763099

最后执行串行快速排序算法，比对结果与测试串行算法所需要时间以度量加速比。



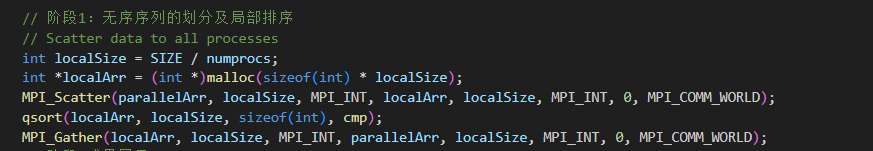
* 1. 并行正则采样排序算法(MPI)

定义归并排序和快速排序等算法方便后续使用。

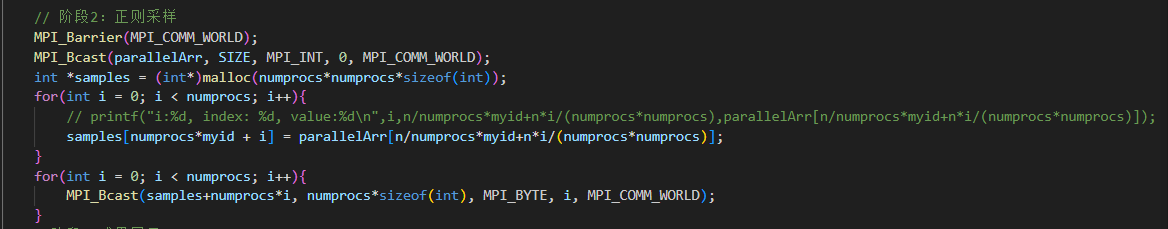


在主函数中，首先根据命令行参数指定的数组大小生成随机数组。（与3.1相同，代码不再展示）

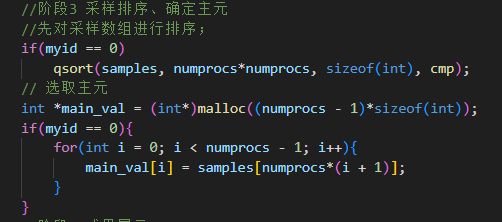
阶段1：无序序列的划分以及局部排序。使用localSize标记每个进程收到的数组数据，MPI\_Scatter方法将数据在进程中分发，再用MPI\_Gather方法将局部排好序的数组会聚到根进程中。



阶段2：正则采样，将局部排好序的数组进行正则采样，采样的数据存放在samples中，再使用MPI\_Bcast广播到所有的进程中。



阶段3：对采样数组进行排序并且间隔地选取主元。



阶段4：将这p-1个主元分发到所有的进程中。

1701070652902

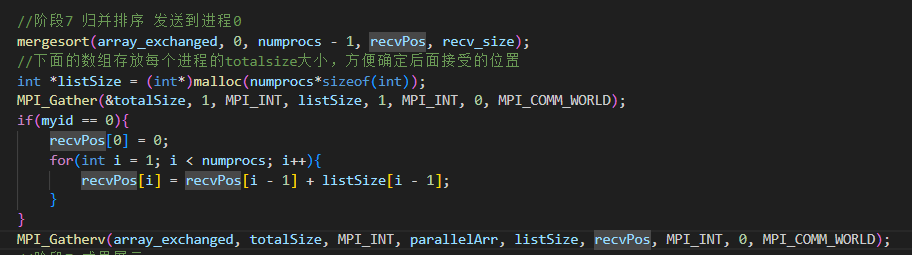
阶段5：根据这p-1个主元将有序序列划分成p段，这里定义了一个blocksize数组，每个处理器中都有这个数组，用于记录在该进程的局部数组中进行主元划分后p个小块，每个小块的元素个数，然后统一到一个blocksizes数组中，blocksizes[i]就表示第i//p号的进程需要传递到i%numproc号进程的元素个数。



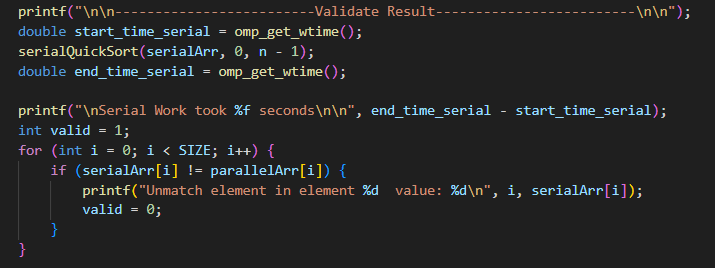
阶段6：全局交换，这也是代码中最核心的一部分，首先每个进程需要统计接收块的大小，这个通过调用MPI\_Alltoall方法传递blocksize数组中的元素来完成，然后统计每个进程最终处理的总元素数量，并把最后的数组存在array\_exchanged中，其中sendPos为每隔进程需要发送给其他进程的位置标记。然后调用MPI\_Barrier来设同步点，MPI\_Alltoallv来执行可变通信。



阶段7：归并排序并统一发送到进程0。其中listSize存放每个进程的总元素数，方便确定后面接收的位置。

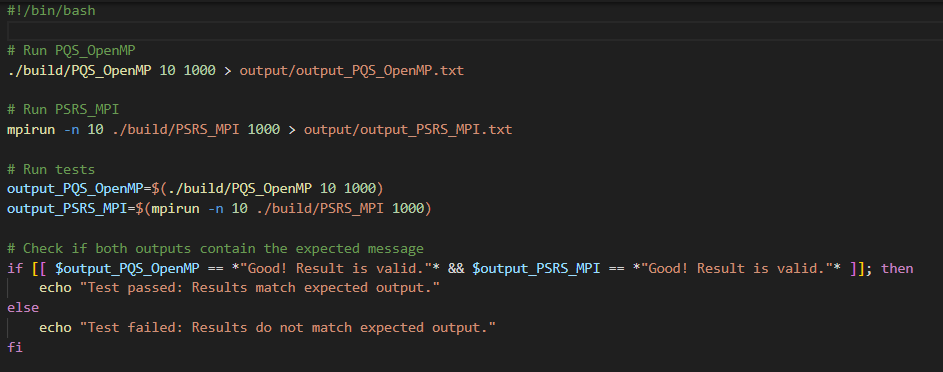


最后执行串行快速排序算法，比对结果与测试串行算法所需要时间以度量加速比。



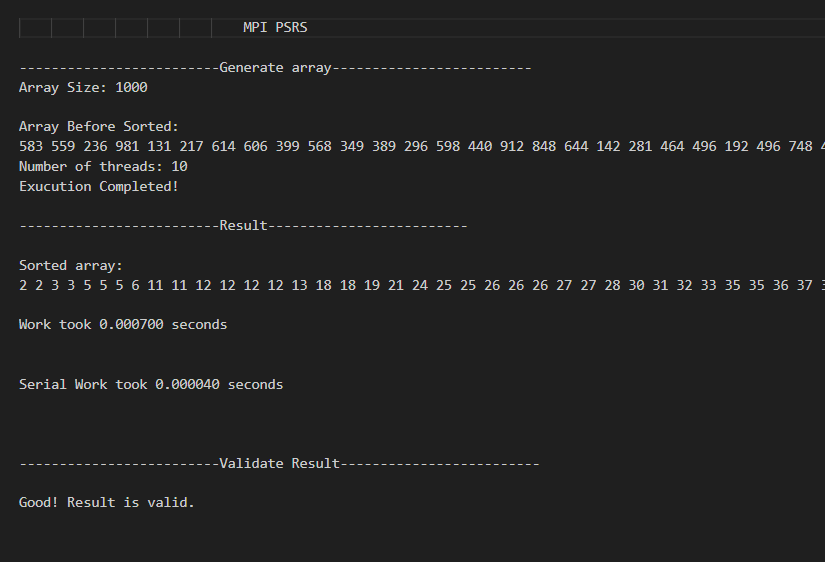
1. 实验测试
   1. 实验结果测试

运行test\_correct.sh脚本，得到输出符合预期，也可以在output目录下的txt文件中查看具体的输出情况。

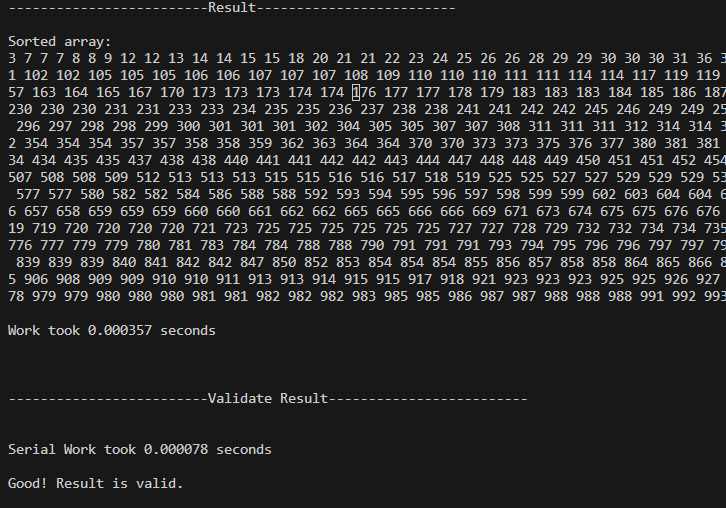


1701098123015

output\_PSRS\_MPI.txt文件如下图所示，输出结果符合预期。



也可以在终端中运行可执行文件。例如./build/PQS\_OpenMP 10 1000和mpirun -np 4 ./build/PSRS\_MPI 1000，得到的输出如下。当然也可以在examples中查看运行的样例。如./PQS\_OpenMP.sh，结果也将如下图所示。



* 1. 实验性能测试

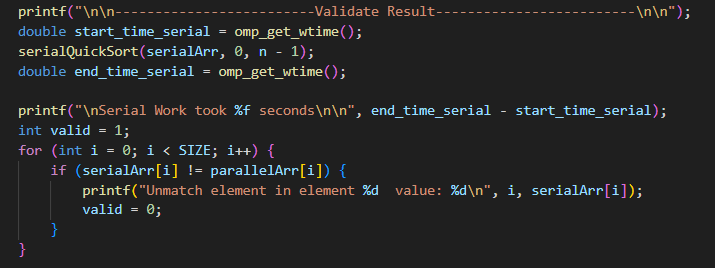
在实验的源代码PQS\_OpenMP.cpp和PSRS\_MPI.cpp中有串行快速排序的算法，我们可以用它来验证并行算法的正确性以及度量性能。

* + 1. 串行快速排序算法性能测试

在PQS\_OpenMP.cpp中指定不同的数据量大小，串行快速排序算法可以打印出对应的执行时间。如下表，对900000个元素的数组和1000000数组分别做测试的原因是在并行快速排序(OpenMP)算法中，指定数据量为1000000会出现内存不够的段错误，故只能指定数据量为900000，但并行正则采样排序(MPI)算法中可以指定数据量为1000000。

窗体底端

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| n | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 900000 | 1000000 |
| time | 0.000062 | 0.00037 | 0.000846 | 0.007533 | 0.022737 | 0.417134 | 1.199372 | 1.477752 |

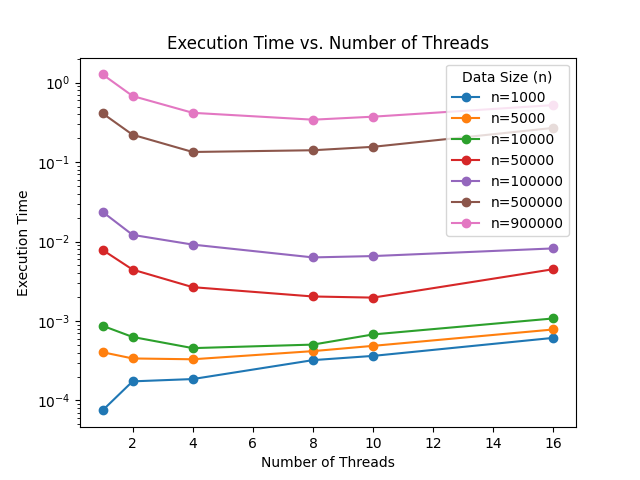


* + 1. 并行快速排序(OpenMP)的性能测试

在PQS\_OpenMP.cpp中指定不同的数据量大小和并行线程数测试时间如下表。

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 900000 |
| 1 | 0.000075 | 0.000405 | 0.000872 | 0.007855 | 0.023664 | 0.41136 | 1.271363 |
| 2 | 0.000174 | 0.000338 | 0.00063 | 0.004438 | 0.012143 | 0.221102 | 0.679611 |
| 4 | 0.000186 | 0.00033 | 0.000456 | 0.002668 | 0.009162 | 0.134183 | 0.417525 |
| 8 | 0.000322 | 0.000418 | 0.000505 | 0.002037 | 0.00632 | 0.141105 | 0.342172 |
| 10 | 0.000364 | 0.000487 | 0.000678 | 0.001971 | 0.006571 | 0.155878 | 0.373318 |
| 16 | 0.000614 | 0.000783 | 0.001078 | 0.004493 | 0.008205 | 0.269768 | 0.522037 |

绘制图像如下（图像存在plot\_data目录中）：



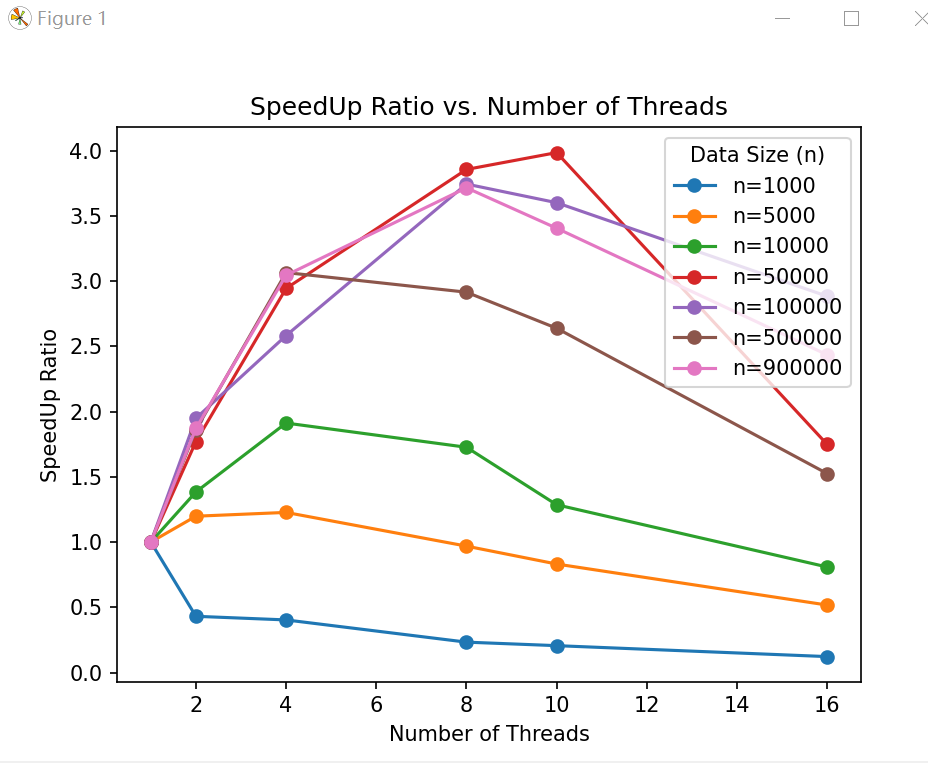
发现当线程数为1时执行时间与串行代码执行时间接近，可将其作为串行执行的基准时间，使用如下公式计算加速比：

SpeedUp =

得到加速比如下：

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 900000 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |
| 2 | 0.431 | 1.1982 | 1.3841 | 1.7699 | 1.9488 | 1.8605 | 1.8707 |
| 4 | 0.4032 | 1.2273 | 1.9123 | 2.9442 | 2.5828 | 3.0657 | 3.0450 |
| 8 | 0.2329 | 0.9689 | 1.7267 | 3.8562 | 3.7443 | 2.9153 | 3.7156 |
| 10 | 0.206 | 0.8316 | 1.2861 | 3.9853 | 3.6013 | 2.6390 | 3.4056 |
| 16 | 0.1221 | 0.5172 | 0.8089 | 1.7483 | 2.8841 | 1.5249 | 2.4354 |

绘制加速比与线程数、数据量的关系如下：



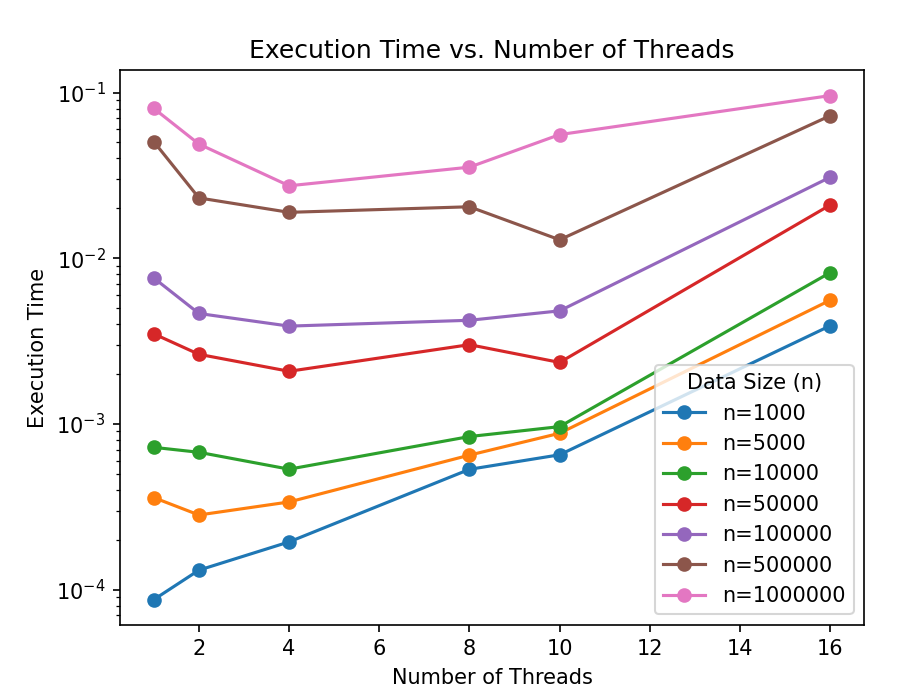
可以发现，加速比在线程数为4、8、10时都有可能达到最大值，当线程数超过10时会引起性能下降。

* + 1. 并行正则采样排序(MPI)的性能测试

在PSRS\_MPI.cpp中指定不同的数据量大小和并行线程数测试时间如下表。

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 1000000 |
| 1 | 0.000087 | 0.000359 | 0.000722 | 0.003496 | 0.007597 | 0.05052 | 0.080214 |
| 2 | 0.000131 | 0.000282 | 0.000674 | 0.002631 | 0.00464 | 0.023125 | 0.048881 |
| 4 | 0.000194 | 0.000338 | 0.000533 | 0.002078 | 0.003893 | 0.018926 | 0.027372 |
| 8 | 0.000532 | 0.000648 | 0.000839 | 0.003008 | 0.004222 | 0.020449 | 0.035462 |
| 10 | 0.000651 | 0.000878 | 0.000963 | 0.00235 | 0.004813 | 0.012921 | 0.055755 |
| 16 | 0.003912 | 0.00558 | 0.008192 | 0.020949 | 0.030838 | 0.072493 | 0.095872 |

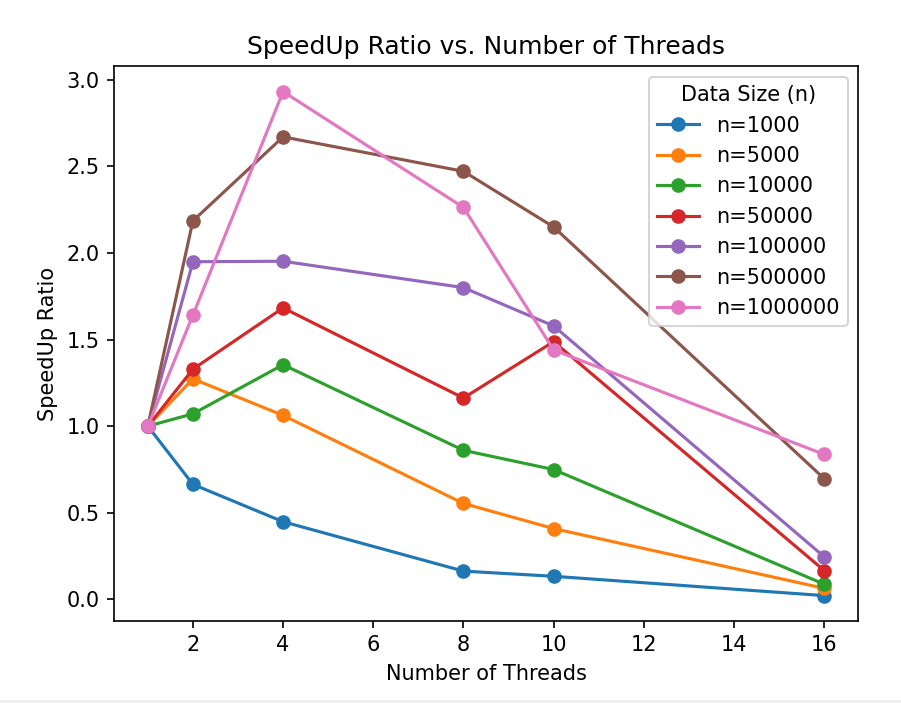
绘制图像如下（图像存在plot\_data目录中）：



当线程数为1时执行时间与串行快速排序算法执行时间不同，仍然将其作为串行执行的基准时间（确保使用的是同一个算法），使用同样的公式计算加速比。绘制加速比表格如下：

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 1000000 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |
| 2 | 0.6641 | 1.273 | 1.0712 | 1.3288 | 1.9488 | 2.1846 | 1.641 |
| 4 | 0.4485 | 1.0621 | 1.3546 | 1.6824 | 1.9515 | 2.6693 | 2.9305 |
| 8 | 0.1635 | 0.554 | 0.8605 | 1.1622 | 1.7994 | 2.4705 | 2.262 |
| 10 | 0.1336 | 0.4089 | 0.7497 | 1.4877 | 1.5784 | 2.1495 | 1.4397 |
| 16 | 0.0222 | 0.0643 | 0.0881 | 0.1669 | 0.2464 | 0.6969 | 0.8367 |

绘制加速比与线程数、数据量的关系如下：



可以发现，加速比在线程数为4时达到最大值，当线程数超过10时会引起性能的大幅度下降，当线程数为16时，数据量达到1000000执行时间都比串行算法还慢。

* 1. 实验结果分析
     1. 在串行快速排序算法性能测试中使用了不同规模的数据量，并记录了相应的执行时间。随着数据量的增加，执行时间也相应增加，这是符合预期的。串行算法的执行时间呈现出明显的线性关系，即随着问题规模的增加，执行时间线性增长。
     2. 在并行快速排序算法(OpenMP)中，使用了不同的线程数和数据量，并记录了相应的执行时间。根据加速比的计算结果，可以得出以下结论：

当线程数较小时，加速比呈现出增加的趋势，说明并行算法在一定范围内能够有效地提高性能。

然而，当线程数超过一定阈值时，加速比开始下降。这可能是因为线程数增加导致了额外的开销，例如线程间的通信和同步，从而抵消了并行化带来的好处。

并且当线程数为1时，算法的执行时间与串行快速排序算法执行时间基本吻合，证明了算法的正确性。

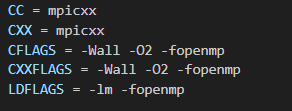
* + 1. 在并行正则采样算法(MPI)中，同样使用了不同的线程数和数据量，并记录了相应的执行时间，执行时间基本符合：

在一定范围内增加并行线程数，运行时间减少；增加数据量，运行时间增大。

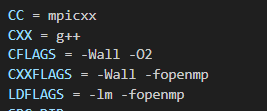
根据加速比的计算结果，可以得出以下结论：和OpenMP的快速排序相似，当线程数较小时，加速比呈现出增加的趋势，说明并行算法在一定范围内能够有效地提高性能。当线程数超过一定阈值时，加速比开始下降。这也可能是因为线程数增加导致了额外的通信和同步开销。

但是当并行正则采样算法(MPI)的线程数设置为1时，算法的运行时间会比串行化快速排序或OpenMP快速排序线程设为1时快一些，经过对照试验，发现是-O2编译优化选项带来的优化MPI其他编译优化共同作用的结果（就是会比串行算法快一点）。编译器对代码进行优化的方式，以及对循环展开、内联等优化技术的应用会影响程序的性能，但有时也可能引入一些复杂性。一般来说，开启优化选项有助于提高程序的执行效率，但在特定情况下，可能需要根据具体问题进行调整。

改进后（CXXFLAGS是PQS\_OpenMP的编译指令）：



改进前：



于是我使用-O2编译优化选项，重新做了OpenMP的测速实验，如4.3.4中所示。

* + 1. 编译优化选项下的并行快速排序(OpenMP)实验

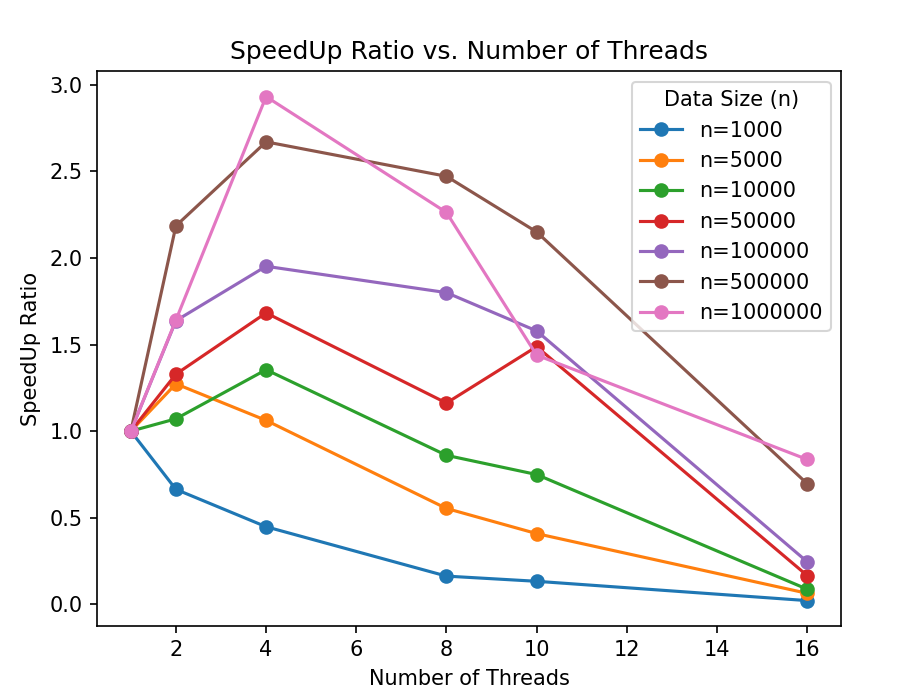
执行时间表格如下：

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 900000 |
| 1 | 0.000057 | 0.000253 | 0.000469 | 0.003451 | 0.008454 | 0.126038 | 0.275193 |
| 2 | 0.000124 | 0.000376 | 0.000364 | 0.002401 | 0.005476 | 0.0833 | 0.192562 |
| 4 | 0.000243 | 0.000433 | 0.000457 | 0.001882 | 0.004327 | 0.078546 | 0.201898 |
| 8 | 0.000296 | 0.000545 | 0.000637 | 0.002485 | 0.007944 | 0.123499 | 0.256894 |
| 10 | 0.00042 | 0.000819 | 0.000822 | 0.0024 | 0.009752 | 0.157787 | 0.323109 |
| 16 | 0.000622 | 0.000844 | 0.001079 | 0.004288 | 0.011036 | 0.24176 | 0.522001 |

加速比表格如下：

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| n/thread | 1000 | 5000 | 10000 | 50000 | 100000 | 500000 | 1000000 |
| 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |
| 2 | 0.664122137 | 1.273049645 | 1.071216617 | 1.32877233 | 1.637284483 | 2.184648649 | 1.641005708 |
| 4 | 0.448453608 | 1.062130178 | 1.354596623 | 1.68238691 | 1.951451323 | 2.66934376 | 2.930512933 |
| 8 | 0.163533835 | 0.554012346 | 0.860548272 | 1.162234043 | 1.799384178 | 2.470536457 | 2.26197056 |
| 10 | 0.133640553 | 0.408883827 | 0.749740395 | 1.487659574 | 1.57843341 | 2.149512828 | 1.438687113 |
| 16 | 0.022239264 | 0.064336918 | 0.088134766 | 0.166881474 | 0.246351903 | 0.696894873 | 0.836678071 |

绘制加速比图像如下：



1. 选做部分

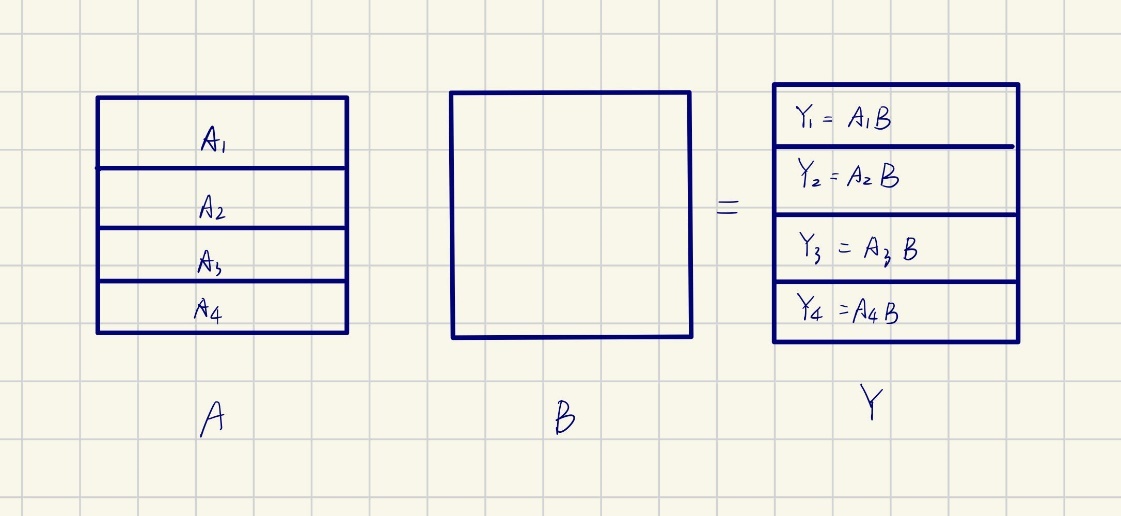
参考PPT上的选题与此前读论文所得到的启发[1]，本次实验选做部分选择了MPI与CUDA实现矩阵乘法以及对于Megatron中矩阵乘法的简析。

* 1. 算法逻辑

矩阵乘法可以使用两种切分方式以实现并行化：

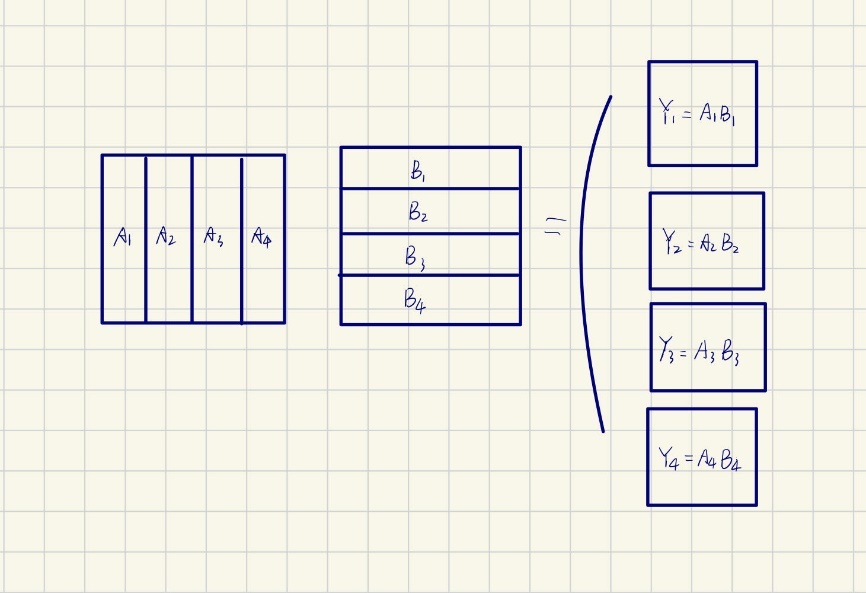
5.1.1

我们考虑矩阵A·B，可以使用下图所示切分方式，将A按行切分，然后分发给每个处理器；B不切分（直接分发给所有处理器），所得到的结果在每个处理器上只有完整矩阵的一部分，最后将其拼接起来（这里使用MPI\_Gather操作将其汇总）得到结果矩阵。A不切分，B按列切分的逻辑与这种切分方式的逻辑本质上是相同的，在此不再赘述。



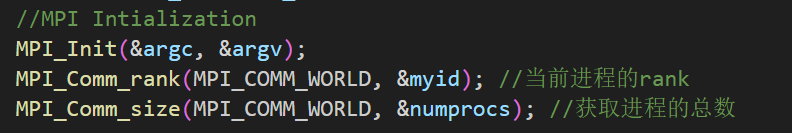
5.1.2

也可以将A按列切分，B按行切分，如下图所示，这样每个处理器作乘法之后会得到一个与结果矩阵大小相同的矩阵，再将这些矩阵作一个MPI\_Reduce操作将其相加汇总到根进程即可得到结果矩阵（如果需要对结果矩阵在每个处理器上进行下一步计算的话，可以使用MPI\_AllReduce操作，再传回所有的处理器。

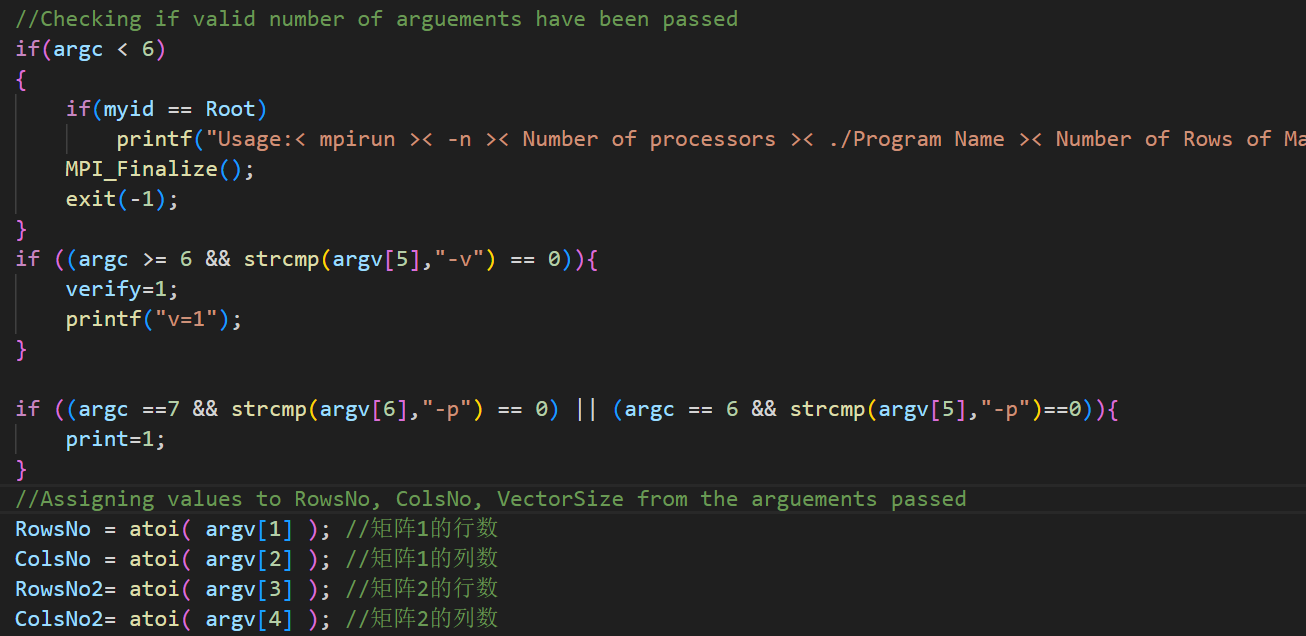


* 1. 代码实现
     1. A按行切分，B不切分

首先进行MPI的初始化。



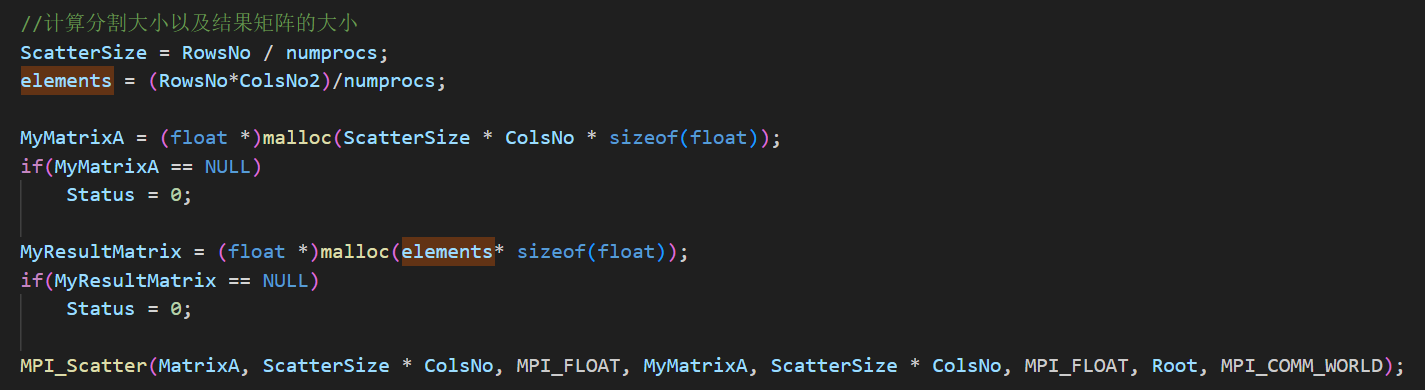
传入命令行参数并解析等。



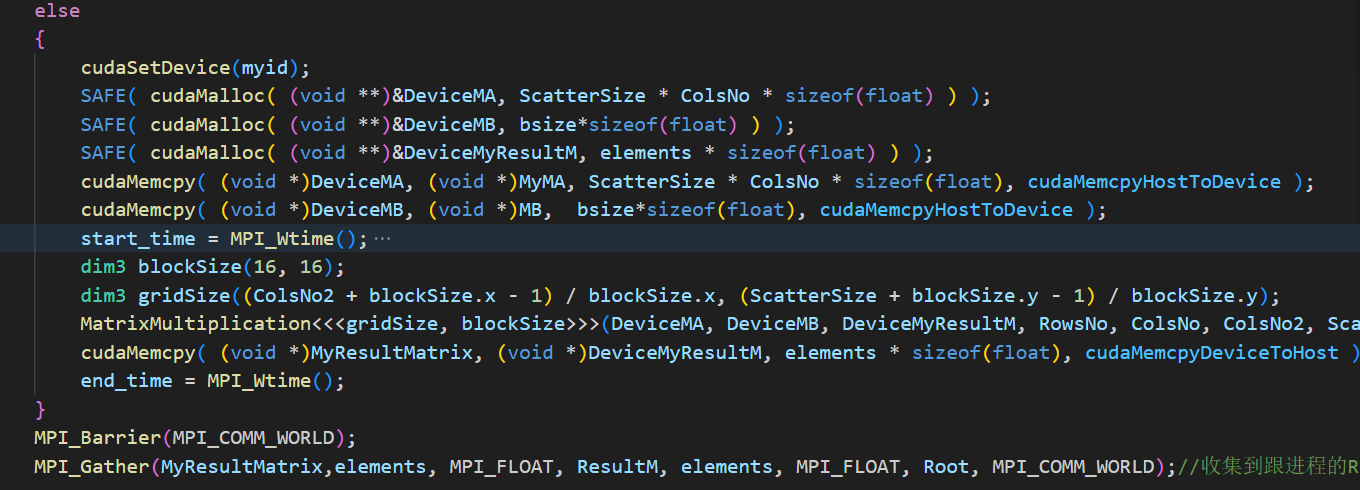
矩阵的初始化：在根进程中，对A、B矩阵初始化，并将结果矩阵初始化为0。



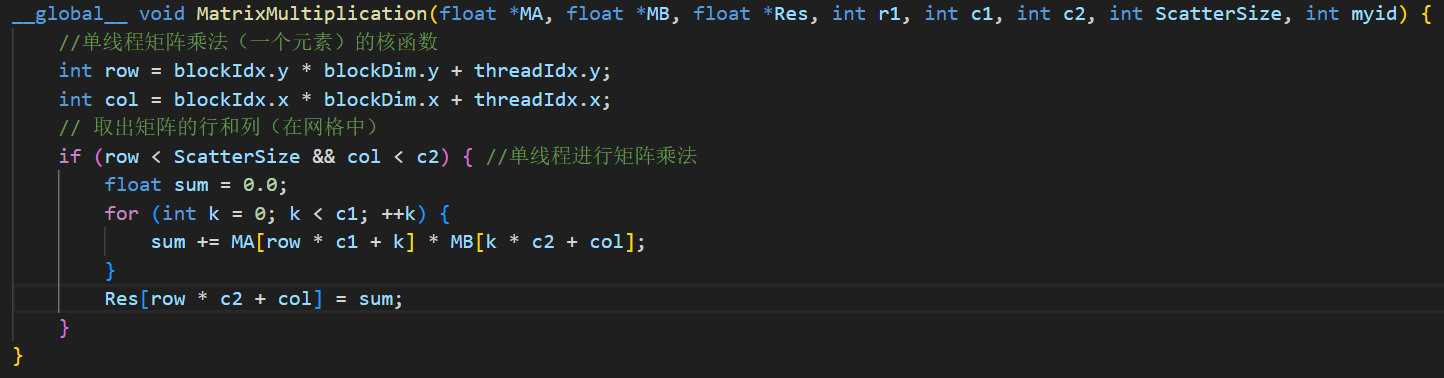
计算分割矩阵的大小和部分结果矩阵的大小，然后将矩阵A分割并传输给各个进程。



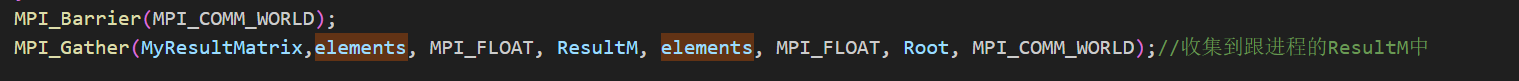
对GPU进行内存分配与内存拷贝，然后进行计算，其中blockSize为每一个线程块（二维）的大小，gridSize整个网格（grid）中包含的线程块数，保证blockSize\*gridSize为一个进程结果矩阵（也就是最终矩阵结果）行和列的大小，这样可以保证网格中的一个单元由一个线程计算，最大化利用并行性。



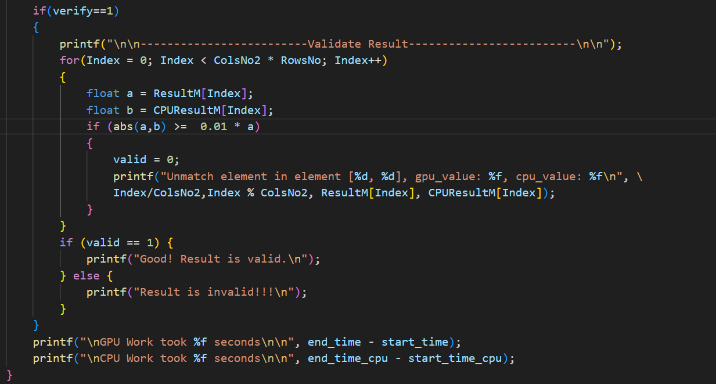
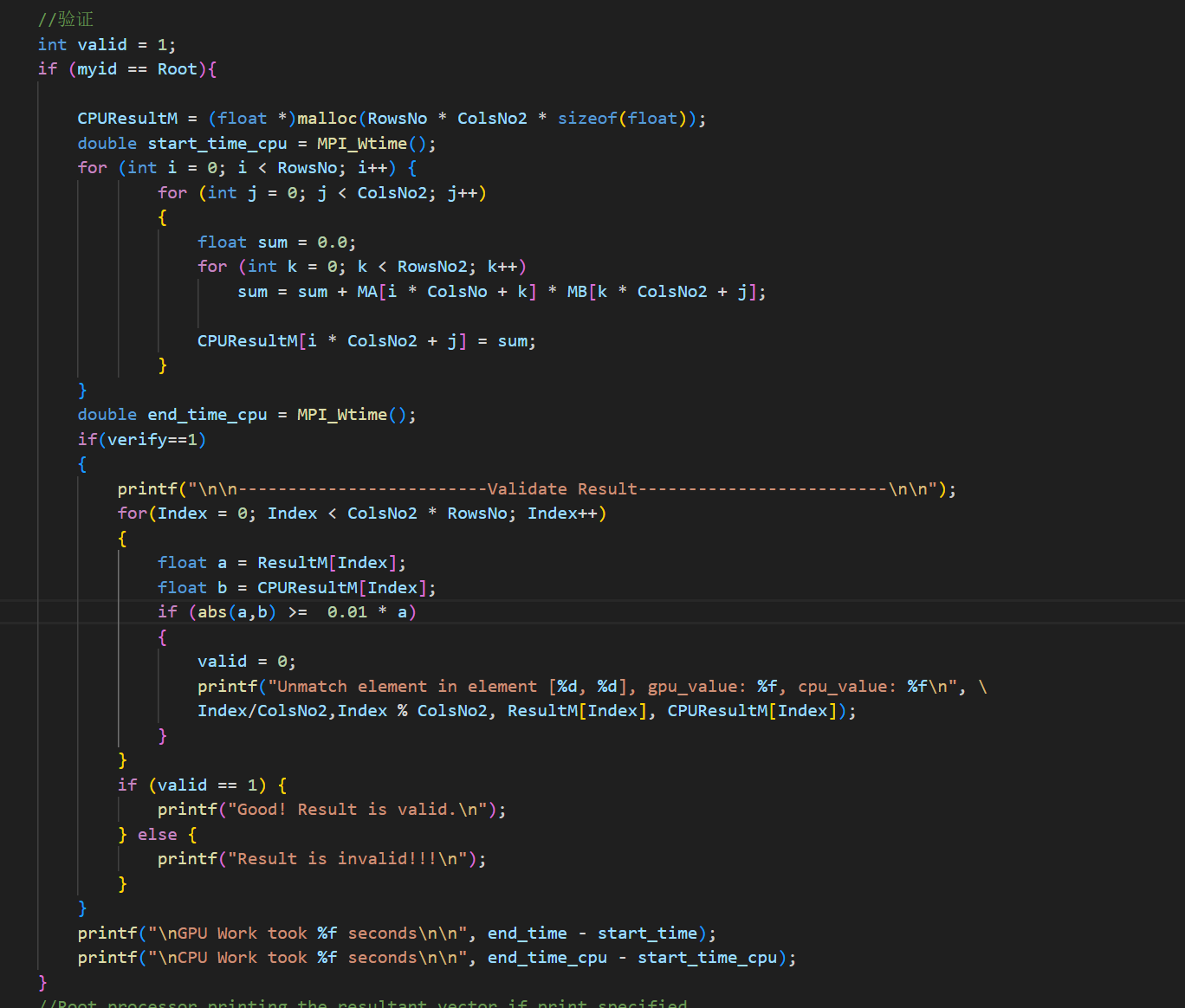
其中CUDA矩阵乘法核函数的定义如下：



进程同步与矩阵收集（拼接）。

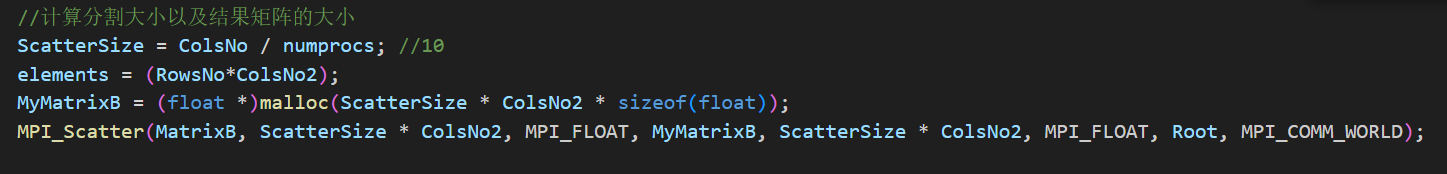


测试结果与运行时间的实验：

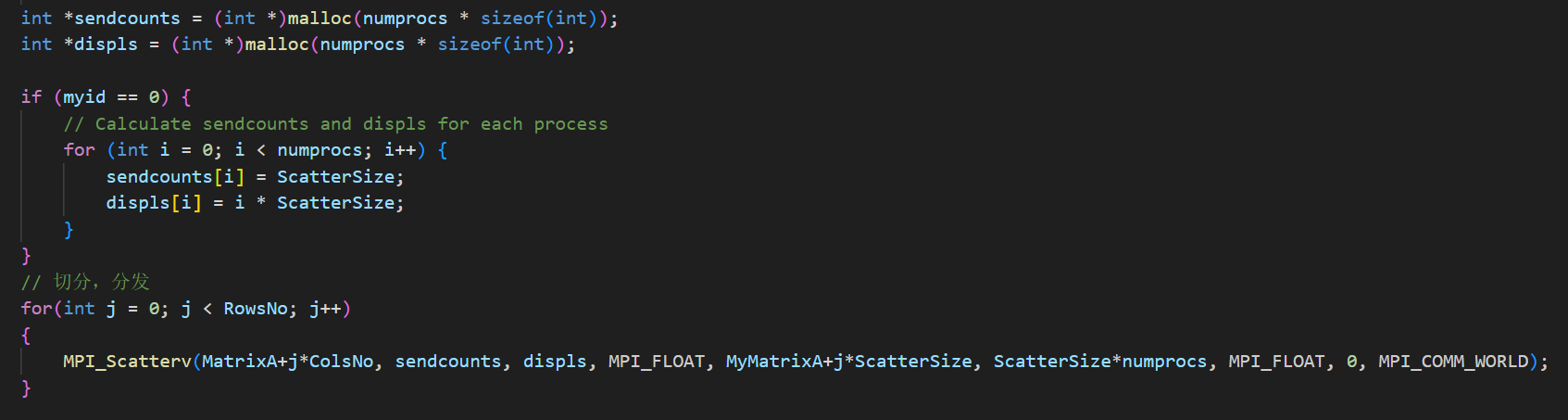


* + 1. A按列划分，B按行划分

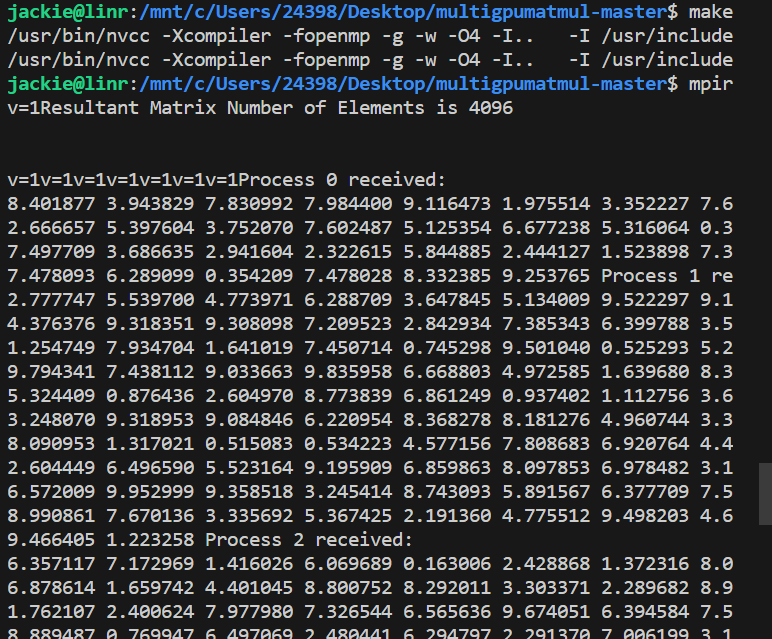
其余部分都与5.2.1相同，不同的只有矩阵的分割、分发与核函数的定义和调用：

对B矩阵进行分割与分发。

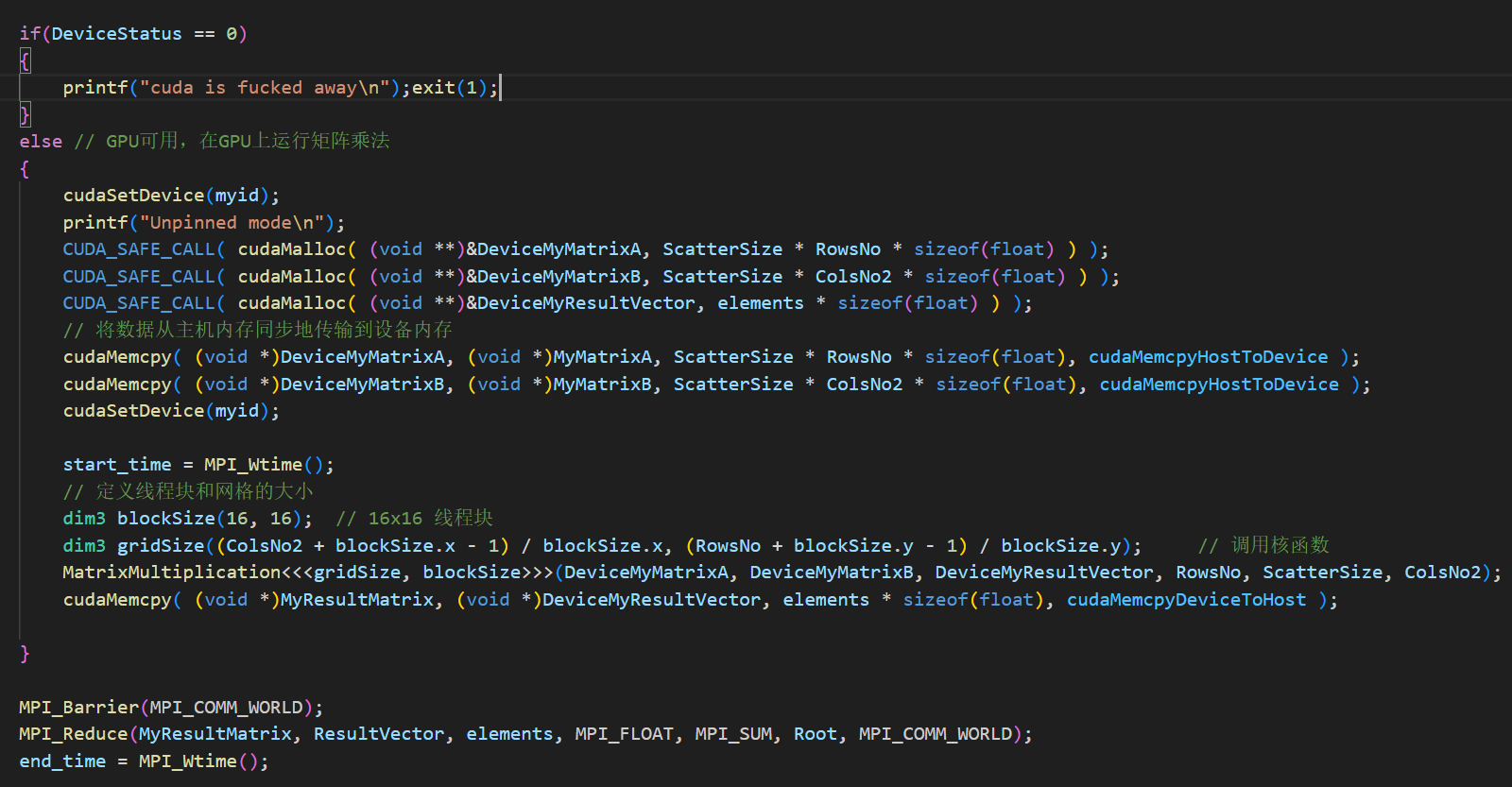
使用MPI\_Scatterv()方法对A矩阵进行分割与分发，



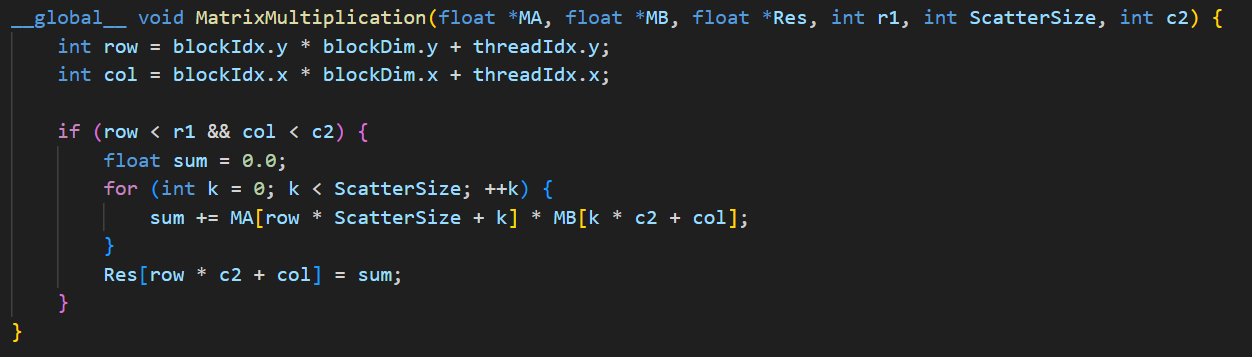
测试发现每个矩阵能够正确收到所需要的元素。



然后对GPU进行内存分配与内存拷贝，然后进行计算，其中blockSize为每一个线程块（二维）的大小，gridSize整个网格（grid）中包含的线程块数，保证blockSize\*gridSize为一个进程结果矩阵（也就是最终矩阵结果）行和列的大小，这样可以保证网格中的一个单元由一个线程计算，最大化并行程度。



其中CUDA矩阵乘法单线程核函数的定义如下：



* 1. 性能测试
     1. A按行切分，B不切分

计算时间：

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| matrix\_sz/cpuorgpu | cpu\_serial | proc:1 | proc:2 | proc:4 | proc:8 |
| 64x64 | 0.000158 | 0.000539 | 0.000161 | 0.000062 | 0.000060 |
| 128x128 | 0.001588 | 0.000543 | 0.000172 | 0.000151 | 0.000073 |
| 256x256 | 0.013893 | 0.000836 | 0.000646 | 0.000296 | 0.00021 |
| 512x512 | 0.122866 | 0.001543 | 0.00075 | 0.000591 | 0.00034 |
| 1024x1024 | 2.057214 | 0.005913 | 0.003038 | 0.001733 | 0.00117 |
| 2048x2048 | 23.973938 | 0.033998 | 0.030786 | 0.016537 | 0.005348 |

当数据量达到128×128时，**MPI-CUDA混合并行**矩阵乘法相比cpu的串行矩阵乘法就已经有极大的性能提升。使用如下公式计算加速比：

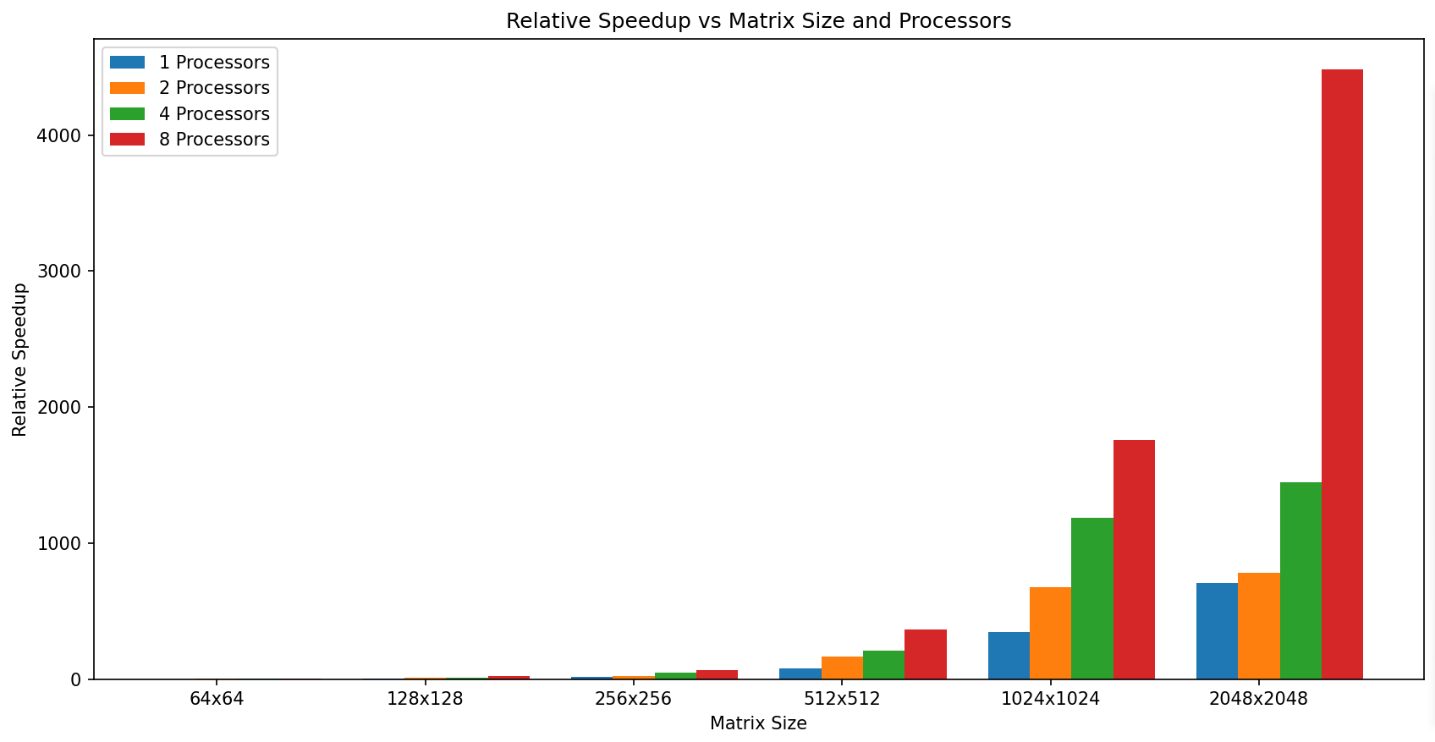
SpeedUp =

加速比的理论峰值为：matrix\_sz^2，即每个线程并行计算结果矩阵的一个元素。

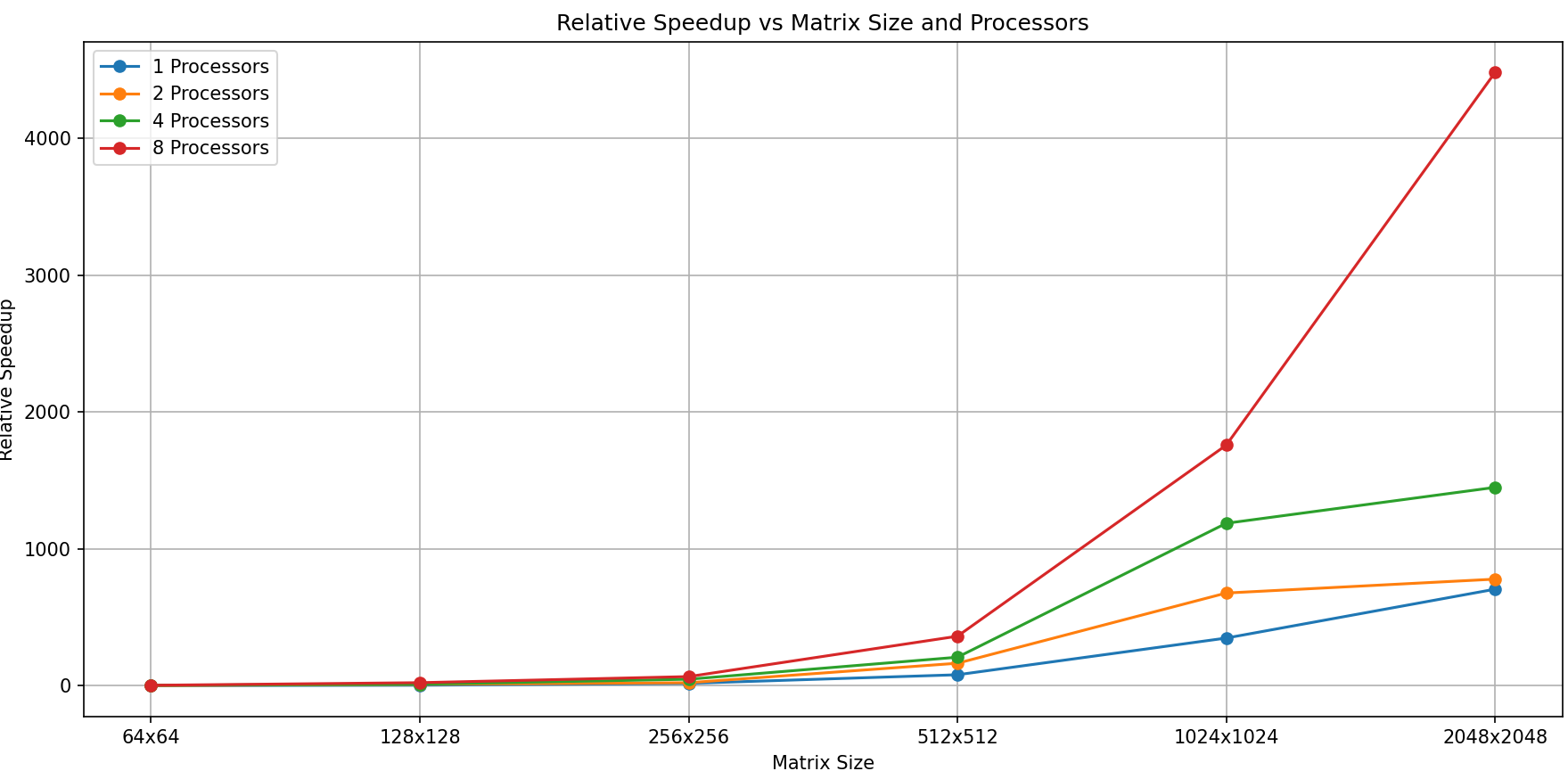
|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| matrix\_sz/cpuorgpu | cpu | proc:1 | proc:2 | proc:4 | proc:8 |
| 64x64 | 1 | 0.293135436 | 0.98136646 | 2.548387097 | 2.633333333 |
| 128x128 | 1 | 2.924493554 | 9.23255814 | 10.51655629 | 21.75342466 |
| 256x256 | 1 | 16.61842105 | 21.50619195 | 46.93581081 | 66.15714286 |
| 512x512 | 1 | 79.62799741 | 163.8213333 | 207.8950931 | 361.3705882 |
| 1024x1024 | 1 | 347.9137494 | 677.160632 | 1187.082516 | 1758.302564 |
| 2048x2048 | 1 | 705.1573034 | 778.7285779 | 1449.715063 | 4482.785714 |

加速比随着MPI进程数变大和数据量增大而变大。

绘制加速比柱状如下：



绘制曲线图如下：



* + 1. A按列切分，B按行切分

计算时间：

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| matrix\_sz/cpuorgpu | cpu | proc:1 | proc:2 | proc:4 |
| 64x64 | 0.000173 | 0.000562 | 0.000656 | 0.00087 |
| 128x128 | 0.001511 | 0.000568 | 0.000656 | 0.000544 |
| 256x256 | 0.014307 | 0.000691 | 0.000926 | 0.000774 |
| 512x512 | 0.129245 | 0.001575 | 0.001872 | 0.003138 |
| 1024x1024 | 2.048039 | 0.005821 | 0.008031 | 0.01062 |

使用如下公式计算加速比：

SpeedUp =

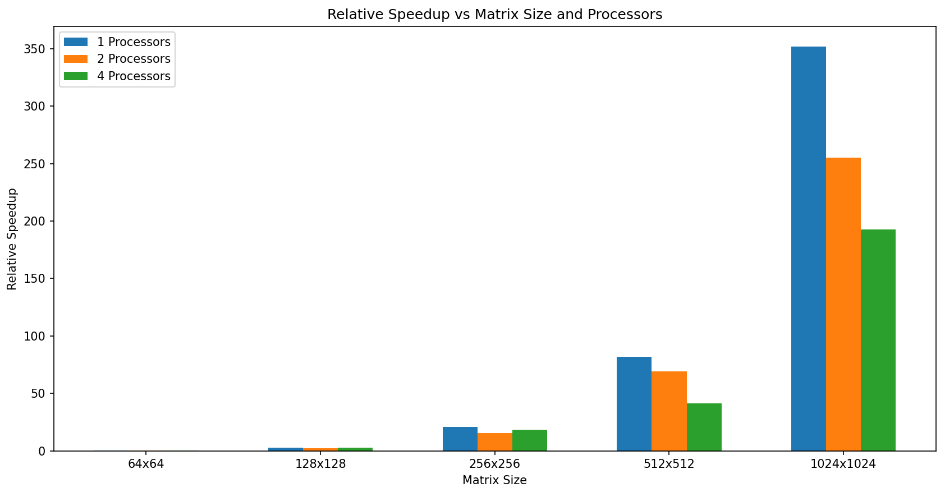
加速比的理论峰值为：matrix\_sz^2，即每个线程并行计算结果矩阵的一个元素。

加速比表格如下：

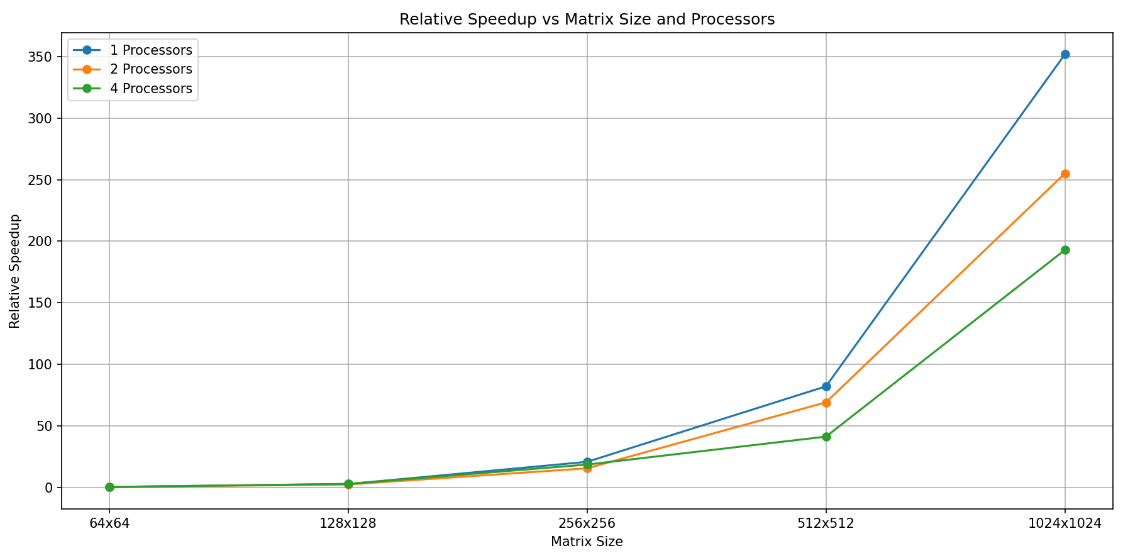
|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| matrix\_sz/cpuorgpu | cpu | proc:1 | proc:2 | proc:4 |
| 64x64 | 1 | 0.307829181 | 0.263719512 | 0.198850575 |
| 128x128 | 1 | 2.660211268 | 2.303353659 | 2.777573529 |
| 256x256 | 1 | 20.70477569 | 15.45032397 | 18.48449612 |
| 512x512 | 1 | 82.06031746 | 69.04113248 | 41.18706182 |
| 1024x1024 | 1 | 351.8362824 | 255.0166853 | 192.8473635 |

加速比随着MPI进程数增大而减小，随着数据量增大而变大。

绘制加速比柱状如下：

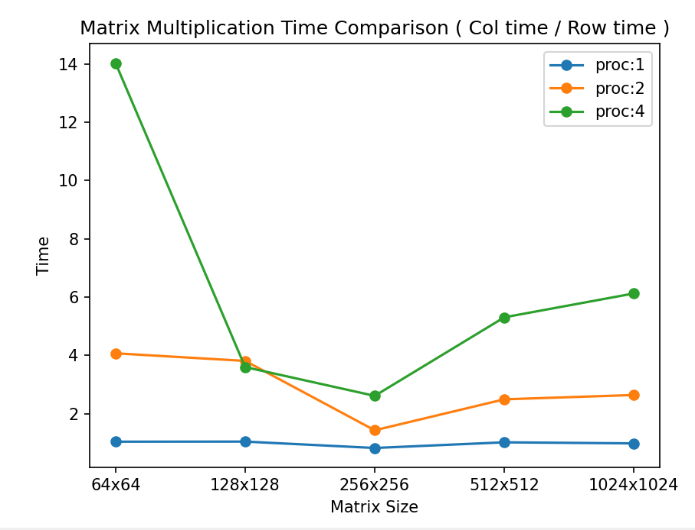


绘制曲线图如下：



可以发现，当MPI进程数变大时，加速比反而减小，原因可能是MPI\_Reduce 操作是一个集体通信操作，它需要在所有进程之间进行通信，将局部结果合并为全局结果。通信成本的增加可能会抵消并行计算带来的加速，尤其是在进程数较多的情况下。

5.3.3横向对比

将A按列划分所花费的时间除以A按行划分计算所花费的时间得到图像如下，当进程数为1时，时间比为1，这两种算法的本质是相同的，也说明了**代码的正确性。**

但是A按列划分在进程数增加时相比A按行划分性能更差，原因可能是：

1. 单个进程的结果矩阵的每一个元素所涉及的输入A和B矩阵的元素更少（其他的元素给到其他进程了），并没有很好地利用A矩阵元素存储的空间局部性和计算的连续性。
2. 多个进程的结果需要作一个Reduce(AllReduce)操作，这个操作需要每个进程(GPU)都和根进程通信，切分地越多，通讯量就越大。

6. 实验结论

本次实验共用时约50h。

本次实验成功实现了使用OpenMP框架编程的并行快速排序算法（PQS）以及使用MPI实现的Parallel Sorting by Regular Sampling（PSRS）算法。以下是实验结论的总结：

1. 正确性验证： 通过对比并行算法和串行快速排序算法的结果，确认它们产生相同的有序数组，从而验证了并行算法的正确性。这为进一步的性能分析提供了基础。

2. 性能度量： 在并行算法中，通过记录程序的运行时间，得到了并行快速排序算法和PSRS算法在不同处理器数量和数组大小下的性能表现。通过计算加速比，我们可以清晰地了解并行算法在多处理器环境中的性能提升。

3. 实验结果： 根据具体的实验数据，观察到在给定的条件下，如不同数组大小和处理器数量，程序表现出了一定的性能差异。这些数据对于评估算法的实际效果和选择合适的算法提供了重要依据。

4. 可伸缩性： 通过在MPI和OpenMP算法中测试不同处理器数量下的性能，评估了算法的可伸缩性。实验结果表明，随着处理器数量的增加，加速比逐渐提高，但在一定点后可能出现饱和，这提示在选择处理器数量时需要权衡。

通过对MPI和CUDA混合并行矩阵乘法的实现以及性能测试，我们得到了以下结论：

1. 切分方式影响性能： 两种切分方式（A按行切分，B不切分 vs. A按列切分，B按行切分）在性能上表现出差异。从实验数据中可以观察到，A按列切分在增加MPI进程数时性能反而下降，可能是因为通信成本的增加抵消了并行计算的优势。

2. 通信开销： MPI\_Reduce 操作作为一个集体通信操作，需要在所有进程之间进行通信，将局部结果合并为全局结果。在A按列切分的情况下，通信开销更大，可能导致性能下降。

3. 并行加速比： 在适当的情况下，MPI与CUDA混合并行矩阵乘法能够实现显著的性能提升。特别是在数据量较大时，加速比明显增加，说明并行计算在大规模问题上有优势。

4. 横向对比： 通过对A按列划分所花费的时间与A按行划分所花费的时间进行对比，我们可以看到两者的性能差异。这对比也说明了实验代码的正确性，因为在单进程的情况下，两种划分方式的时间比为1。

5. 优化空间： 实验中我们注意到性能可以通过调整切分方式、优化通信等手段进一步提高。这提示我们在实际应用中需要综合考虑切分方式、通信开销等因素，以达到最佳性能。

总而言之，这次实验加深了我对于排序算法、矩阵乘法、并行计算以及如何在并行的基础上优化的理解，锻炼了我对于MPI、OpenMP和CUDA等的架构的编程能力，同时也对以后科研工作经常会接触的大模型如何并行化训练有了一定的了解，算是一次很有收获的打基础过程。

**项目已开源至**[**https://github.com/JacklE0niden/ParallelComputing2023**](https://github.com/JacklE0niden/ParallelComputing2023)**。**

7. 参考文献

[1] SHOEYBI M, PATWARY M, PURI R, et al. Megatron-lm: Training multi-billion parameter language models using model parallelism [J]. arXiv preprint arXiv:190908053, 2019.