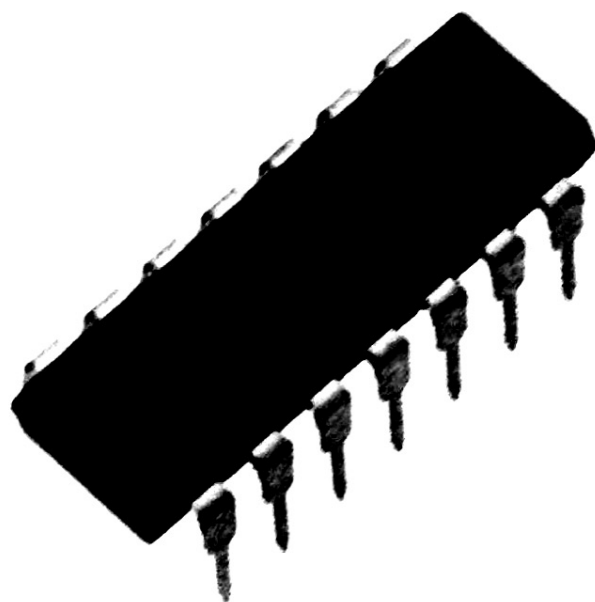


Logic Circuits and Digital Systems – Spring 94

Sharif University of Technology

Electrical Engineering Department

Dr. M. Tabandeh



پیش نیاز :

• مدار های آنالوگ و آزمایشگاه

• مبانی برنامه سازی

منابع :

(۱) مدار های منطقی و سخت افزار کامپیوتر، دکتر محمود تابنده، مهندس سید محمود مکی

2) Fundamentals of Digital Logic with Verilog Design, Brown

3) Digital Logic Circuit Analysis and Design, Nelson

4) Digital Design, Mano

نمره درس :

میان ترم : ۵ نمره پایان ترم : ۸ نمره کوییز : ۲ نمره تمرین : ۱ نمره

آزمایشگاه : ۳ نمره پروژه : ۱.۵ نمره تشویقی : ۰.۵ نمره

○ در صورتی که نمره میان ترم ضربدر ۰,۳۵ به اضافه نمره پایان ترم ضربدر ۰,۶۵ برابر G باشد و G کمتر از ۱۰ باشد، نمره نهایی دانشجوی G خواهد بود.

امتحان میان ترم: سه شنبه ۱۳۹۴/۰۲/۸ - ساعت برگزاری هماهنگ خواهد شد.

امتحان پایان ترم: شنبه ۱۳۹۴/۳/۳۰ ساعت ۹

زمان TA کلاس حل تمرین: چهارشنبه ۱۵۱۲

زمان TA ورپلاک: چهارشنبه ۱۵۱۲

ارتباط با دستیاران آموزشی:

| | | | |
|----------------------------|---------------|----------------|---|
| omiduu@yahoo.com | کلاس حل تمرین | آقای صادقی | ۱ |
| sam_razavian@yahoo.com | کلاس ورپلاک | آقای رضویان | ۲ |
| najafiaghdam@ee.sharif.edu | آزمایشگاه | آقای نجفی | ۳ |
| forouzandeh.amir@gmail.com | آزمایشگاه | آقای فروزنده | ۴ |
| mrs2021@yahoo.com | تصحیح تمرینات | خانم روح صداقت | ۵ |