

محمد اسلم 72102147

(۱۲) ۸۹۶. ارتکوب لغوی و مسقط استواء است و ۶ است انحراف است

74506، آرکندوئی ++ کرسور و آنتی اموتیرال

۴۲) (۱-۱)  $\text{NaT}$  و (۱-۲)  $\text{NaT}$  حالت‌های یون تعادلی است. حالت یون تعادلی است. (۱-۳) فقط در صورتی که یون تعادلی (Active Ion) و در (۱-۴) یون تعادلی یون تعادلی

در حال صرف توان است (passive load) یعنی توان‌های را با هم می‌زنند

(۳) عرض کنیم هدف از اینست تا آسانتر بتوانیم یاد کنیم با این نامی که دلیل بر بودن نماد است  $Not$

ورد در خواص عبد الله بن مسعود ۸۵ آیه مانند آنچه در این باب است و در آنجا نیز آمده که هر کس از این کتاب را بخواند، خداوند او را بهشت دهد.

تاریخ باسجنا در دهی شهاب آ ۵۵۱ خرامه دایت.

(۴) اگر فرض کنیم دودوی اولیه همیشه در سطح اول سی از ۲۰۸۶ استوار و سی چهار 3۰۸۶ دودوی می شود

و عن طوله افرس ثمانية ٥ قبا ١٢٥٨ طوله افرس و ردى ١٣٥٨

حالت یکسره در این صورت در مجموع  $50 \text{ nm}$  از سطح مایع است. (در طایفه  $5 \text{ MHz}$  می شود).

(۵) خرجی یا تقصیر به این که بعد از آنکه هارون حج است حال در مدینه ایستاده است.

(۶) در شکل ۱-۱ اگر  $V_{out} = 5V$  است ترانزیستور قطع است و  $V_{out} = 5V$

مکان ترانزیستور روی  $V_{BE} = 0.7V$  قرار داریم و  $\beta = 110$

$$I_B = \frac{5 - 0.7}{22} = 0.12 mA, \quad I_C = 110 \times 0.12 = 22 mA, \quad V_{out} = 5 - 10 \times 22 < 0$$

پس ترانزیستور اشباع است و  $V_{out} = 0$  است.

شکل ۱-۲ الف) از دو بخش PMOS و NMOS به ترتیب در بالا و پایین ساخته شده است در ترانزیستور

گیت PMOS معادله گیت بین درین و سورس ایستاده و در ترانزیستور بالا معادله گیت ایستاده است و سورس آن به زمین می باشد.

نوعی اتصال در CMOS (گیت گیت و درین به درین) بود که هر دو می توانند به سورس و درین و ترانزیستور NMOS معادله گیت و PMOS معادله گیت ایستاده می دهد و درین صورت به هم می رسد و به این ترتیب می توان در درین ایستاده.

شکل ۱-۳ ب) اگر در ترانزیستور بالا معادله گیت NMOS معادله گیت ایستاده می دهد و درین صورت به هم می رسد و به این ترتیب می توان در درین ایستاده.