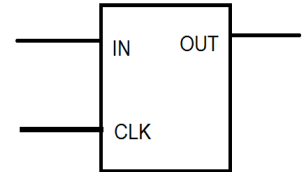
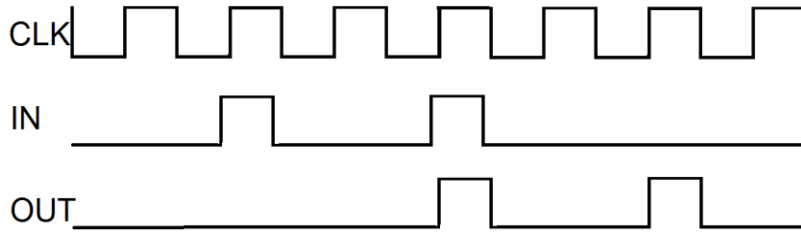


1- با توجه به مساله حل شده در کلاس مداری طراحی کنید که با گرفتن ورودی زیر خروجی out را تولید کند.



2- جدول حالت را در موارد زیر مینیمم کنید

Present State	Next State/Output	
	X=0	X=1
A	A/1	E/0
B	A/0	E/0
C	G/1	E/0
D	H/1	F/0
E	C/0	E/1
F	C/0	F/1
G	E/0	D/1
H	F/0	C/1
I	A/0	F/0

Present state	Next state				Output z
	$w_2w_1 = 00$	01	10	11	
A	A	F	C	–	0
B	A	B	–	H	1
C	G	–	C	D	0
D	–	F	–	D	1
E	G	–	E	D	1
F	–	F	–	H	0
G	G	B	J	–	0
H	–	B	E	H	1
J	G	–	J	–	0

3- مدار موری طراحی کنید که یک ورودی سریال می گیرد (w) که سری ای از صفرها و یک هاست. مدار باید دو سری را شناسایی کند و به ازای آن ها برای مدت یک کلاک خروجی را یک کند. این دو سری خاص، ورودی تماماً صفر یا تماماً یک به ازای 4 کلاک پشت سر هم است. اورلپ در نظر گرفته شود. برای فهم بیشتر عملکرد مدار، تصاویر گویاست.

