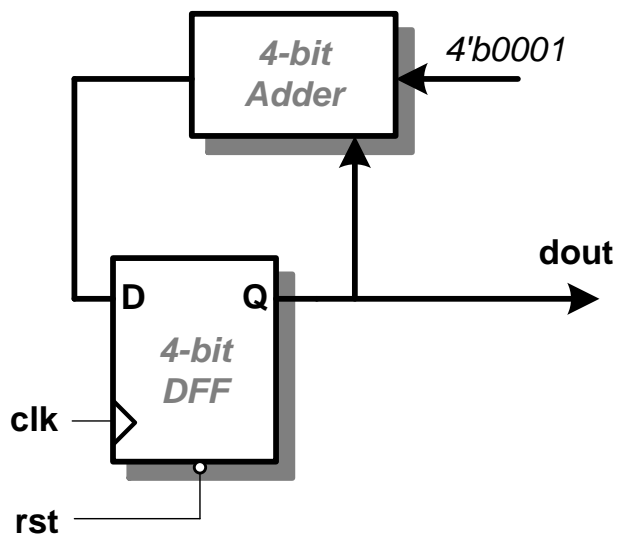


Lab 4 – 4-bit Counter Design



設計一個 4-bit binary counter

- ### 1. 編寫 counter.v 並利用 TM.v 並進行模擬

TM.v
counter.v

